

Universidade Federal da Fronteira Sul Curso de Ciência da Computação

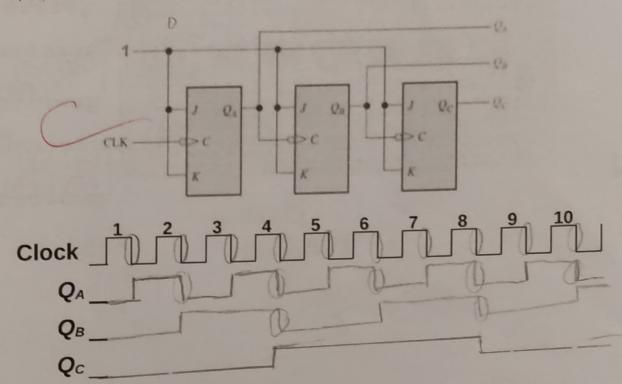
Disciplina: Circuitos Digitais

Professores: Luciano L. Caimi - Geomar A. Schreiner

Nome: Luon Lucos L. Poloso

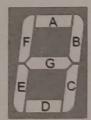
1. (2,5) Considerando circuitos aritméticos implemente um somador de dois números (a e b) de 4 bits. Para criar sua solução você pode criar uma composição de somadores completos e meio somadores (ou apenas somadores completos), apresentando a construção dos componentes utilizados através de diagramas de blocos e lógicos.

2. (2,5) Considerando o circuito de Flip-Flops JK abaixo, apresente as respectivas saídas



3. (3,0) Apresente circuito simplificado e os mapas de karnaugh de cada uma das saídas do decodificador de código GRAY para 7 segmentos expresso na tabela abaixo.

Entrada	Saída
Gray	7 segmentos
000	U
001	F
011	F
010	S
110	2
111	0
101	2
100	4



## 4. (2.0) Dada a expressão booleana:

3 (



$$y = B + A\overline{B}(\overline{\overline{A}}\overline{\overline{C}})$$

Implemente a mesma na protoboard abaixo:

- a) Identifique os CIs utilizados (1 7404 2 7408 3 4934 )
- b) Faça a interconexão entre os CIs na protoboard conforme a expressão acima (inclusive as ligações de alimentação – VCC e GND);
- c) Conecte as entradas utilizando Pull-Down;

