Ciao ragazzi,

vi riporto di seguito alcune considerazioni e alcuni plot che, tempo permettendo, sarebbe interessante fare.

- 1. Plot con confronto della dispersione di soglia (non ottimizzata) di SLIDER32 per tutti gli ASIC e per i soli classe A.
- 2. Plot con confronto della dispersione di soglia (non ottimizzata) di SLIDER32 e di pSLIDER32 (misure di Paolo-Matteo in tesi) per tutti gli ASIC.
- 3. Plot con confronto della dispersione di soglia prima e dopo ottimizzazione di SLIDER32 per i soli ASIC di classe A. Ottimizzazione però fatta utilizzando anche la Global Threshold.

Per questo tipo di ottimizzazione va inserita nello script la seguente analisi.

- 1. Calcolo la soglia media di tutti gli ASIC e tutti i canali Vth_m (in keV)
- 2. Definisco la larghezza di un bin della Global Threshold Vth_gb=4 keV (questo numero potrebbe essere da ritoccare)
- 3. Per un ASIC calcolo la sua soglia media (dopo l'ottimizzazione) Vth ma
- 4. Calcolo la differenza tra D = Vth_ma Vth_m.
- Se D > Vth_gb allora alla soglia di ogni canale sottraggo 4 keV
- Se D < -Vth gb allora alla soglia di ogni canale sommo 4 keV
- Se non rientro in nessuno di questi due casi non faccio nulla

Ovviamente potrebbe esserci anche il caso in cui $D \in \{0, 1\}$ di $2*Vth_gb$ per cui o \underline{si} \underline{fa} una iterazione oppure si valuta la <u>parte intera di D/Vth gb</u> e si corregge di conseguenza.

Questo lavoro va ripetuto per tutti gli ASIC.