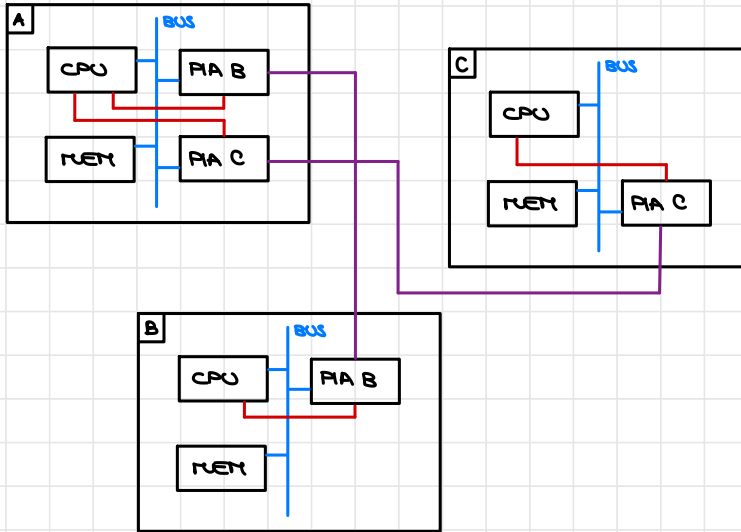
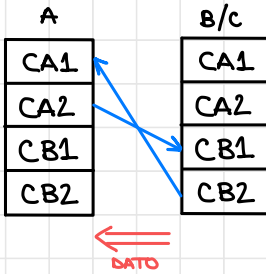


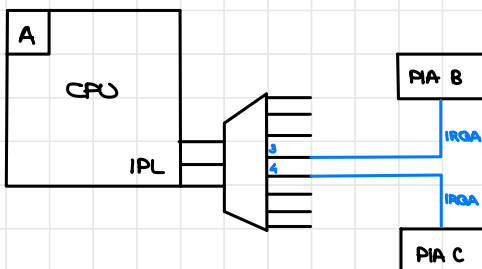
• ARCHITETTURA :



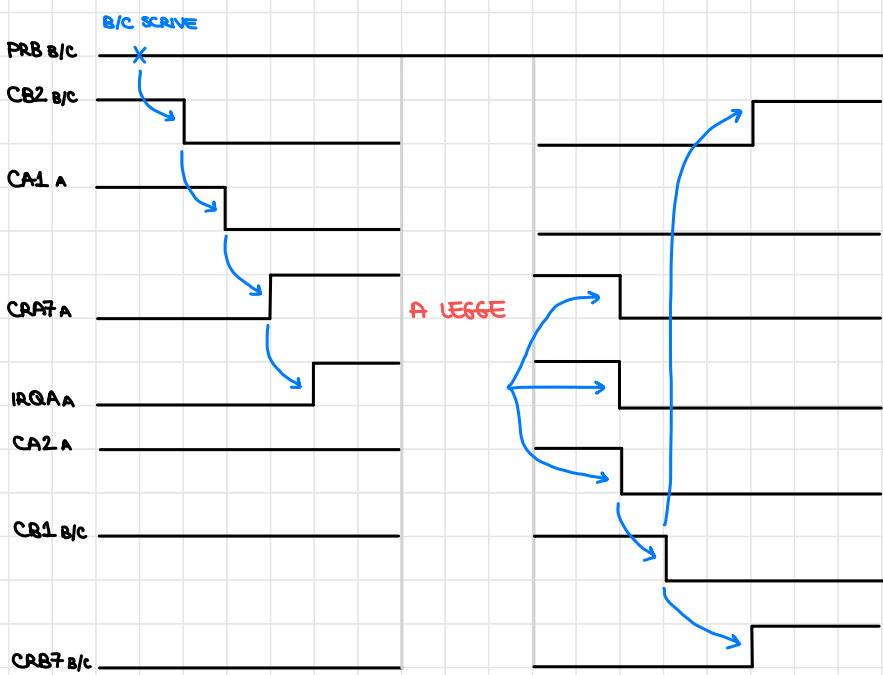
• COLLEGAMENTO PERIFERICHE :



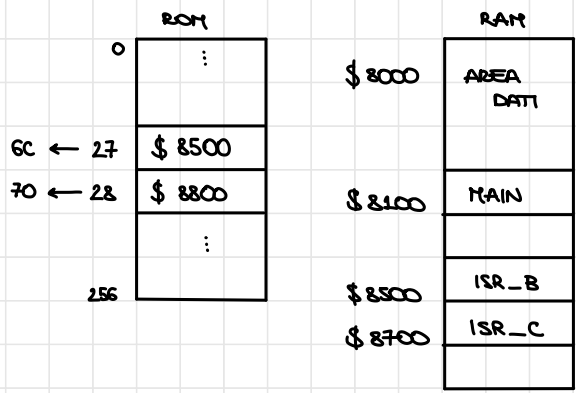
• LINEE DI INTERRUZIONE :



• PROTOCOLLO DI COMUNICAZIONE:



• MAPPA DELLA MEMORIA:



- PSEUDO - CODICE :

```

MAIN {
    inizializzazione periferiche
    smaschera interrupt
    loop}

```

```

ISR_B {
    if (TAS(LOCK) == FREE){
        FUNCTION_B
        if (C è sospeso) {
            FUNCTION_C
        }
        UNLOCK
    } else {
        B è sospeso
    }
}

```

IL CODICE DELLA ISR DI
C È ESATTAMENTE
SPECULARE A QUESTO.

```

FUNCTION_B {
    if (POSSESSO ≠ C) {
        POSSESSO = B
        leggi HA B
        count_char_B++
        if (count_char_B == N) {
            count_char_B = 0
            count_msg_B++
            if (count_msg_B == 2) {
                if (count_msg_C == 1) {
                    count_msg_B = 0
                    count_msg_C = 0
                    count_iter++
                    if (count_iter == K)
                        DISATTIVA
                }
                POSSESSO = 0
            } else {
                POSSESSO = C
            }
        } else {
            if (count_msg_C == 1) {
                POSSESSO = B
            } else {
                POSSESSO = 0
            }
        }
    }
}
} else { B è sospeso } }

```

