Lenguaje de máquina: control

95.57/75.03 Organización del computador

Docentes: Patricio Moreno y Adeodato Simó

2. do cuatrimestre de 2020 Última modificación: Tue Aug 4 14:36:17 2020 -0300

Facultad de Ingeniería (UBA)

Créditos

Para armar las presentaciones del curso nos basamos en:



R. E. Bryant and D. R. O'Hallaron, *Computer systems: a programmer's perspective*, Third edition, Global edition. Boston Columbus Hoboken Indianapolis New York San Francisco Cape Town: Pearson, 2015.



D. A. Patterson and J. L. Hennessy, *Computer organization and design: the hardware/software interface*, RISC-V edition. Cambridge, Massachusetts: Morgan Kaufmann Publishers, an imprint of Elsevier, 2017.



J. L. Hennessy and D. A. Patterson, *Computer architecture: a quantitative approach*. 2017.

Tabla de contenidos

1. Condition codes

2. Saltos condicionales

3. Ciclos

4. Switch

Tabla de contenidos

1. Condition codes

2. Saltos condicionales

- 3. Ciclos
- 4. Switch

Estado parcial del procesador (x86-64)

- Información sobre el proceso que se está ejecutando
 - Datos temporales (%rax, ...)
 - Ubicación del stack (%rsp)
 - Ubicación del program counter (%rip)
 - Estado de los últimos test (CF, ZF, SF, OF)

%rsp: tope del stack



Registros de un único bit

```
CF Carry Flag (para unsigned) SF Sign Flag (para signed)

ZF Zero Flag OF Overflow Flag (para signed)
```

Seteo implícito (como efecto secundario) de operaciones aritméticas

```
Ejemplo: addq src, dst \iff t = a + b

CF set si el carry/borrow llega a ser 1 (unsigned overflow)

ZF set si t == 0

SF set si t < 0 (signed)

OF set si hay overflow en complemento a dos (signed)

(a > 0 && b > 0 && t < 0) | | (a < 0 && b < 0 && t >= 0)
```

leag no tiene efectos secundarios

ZF se activa cuando:

0000000000 · · · 00000000000

SF se activa cuando:

```
x?????????...
+ y????????...
1????????...
```

CF se activa cuando:

```
1????????... Carry

+ 1????????...

1 ?????????...

- 1?????????...

Borrow

1?????????...
```

OF se activa cuando:

$$(a > 0 \&\& b > 0 \&\& t < 0) \mid \mid (a < 0 \&\& b < 0 \&\& t >= 0)$$

Instrucción de comparación

```
cmpq der,izq
```

cmpq b,a: a - b sin almacenar el resultado

Instrucción de pruebas (test)

- testq der,izq
- testq b,a: a & b sin almacenar el resultado
- Activa los códigos de condición con el resultado de un AND binario ZF set si (a & b) == 0 SF set si (a & b) < 0</p>

Útil para testear registros: testq %rax, %rax

Condiciones: lectura explícita

Instrucciones set

- setX dst: pone a 0 o 1 el byte menos significativo de dst en función de uno o más bits de condición.
- No altera los demás bytes

set	condición	descripción		
sete	ZF	Igual / Cero		
setne	\sim ZF	No igual / No cero		
sets	SF	Negativo		
setns	\sim SF	No negativo		
setg	${\sim}$ (SF^OF)& ${\sim}$ ZF	Mayor (signado)		
setge	\sim (SF^OF)	Mayor o igual (signado)		
setl	SF^OF	Menor (signado)		
setle	\sim (SF^OF) ZF	Menor o igual (signado)		
seta	\sim CF& \sim ZF	Mayor (unsigned)		
setb	CF	Menor (unsigned)		

Registros x86-64

%rax	%al	%r8	%r8b
%rbx	%bl	%r9	%r9b
%rcx	%cl	%r10	%r10b
%rdx	%dl	%r11	%r11b
%rsi	%sil	%r12	%r12b
%rdi	%dil	%r13	%r13b
%rsp	%spl	%r14	%r14b
%rbp	%bpl	%r15	%r15b

Condiciones: lectura explícita

Instrucción set

- Modifica únicamente un byte, dejando igual el resto
- Recibe registros de un byte
 - NO modifica los bytes superiores
 - Se ponen a cero, típicamente, usando movzbl
 - Instrucciones de 32 bits ponen a cero los bits superiores

```
int gt(long a, long b)
{
   return a > b;
}
```

```
Registro Uso(s)

%rdi Argumento a
%rsi Argumento b
%rax Valor de retorno
```

```
cmpq %rsi, %rdi # Compara a e b
setg %al # Setea %al si > (~(SF^OF)&~ZF)
movzbl %al, %eax # Pone a cero el resto de %rax
```

4 ret

Tabla de contenidos

1. Condition codes

2. Saltos condicionales

3. Ciclos

4. Switch

Saltos (branch)

Instrucciones de salto

saltan en función de los códigos de condición

j	condición	descripción
jmp	1	Incondicional
jе	ZF	Igual / Cero
jne	\sim ZF	No igual / No cero
js	SF	Negativo
jns	\sim SF	No negativo
jg	\sim (SF^OF)& \sim ZF	Mayor (signado)
jge	\sim (SF^OF)	Mayor o igual (signado)
jl	SF^OF	Menor (signado)
jle	\sim (SF^OF) ZF	Menor o igual (signado)
ja	\sim CF& \sim ZF	Mayor (unsigned)
jb	CF	Menor (unsigned)

Saltos (branch)

Instrucciones de salto

```
gcc -std=c99 -Wall -pedantic -Og -S absdiff.c
```

```
long absdiff(long x, long y) {
    long result;

    if (x > y)
        result = x - y;
    else
        result = y - x;

    return result;
}
```

```
absdiff:
    cmpq %rsi, %rdi  # cmpq y, x
    jle .L2  # (x - y) <= 0
    movq %rdi, %rax  # result = x
    subq %rsi, %rax  # result -= y
    ret

.L2:
    movq %rsi, %rax  # result = y
    subq %rdi, %rax  # result -= x
    ret
```

```
Nuevamente: %rdi \leftarrow x, %rsi \leftarrow y, %rax \leftarrow valor de retorno.
```

Saltos: expresados con goto (!)

- goto se utiliza para saltos absolutos
- se puede ver un paralelismo entre goto y assembly

```
long absdiff(long x, long y) {
    long result;

if (x > y)
    result = x - y;
else
    result = y - x;

return result;
}
```

```
long absdiff_j(long x, long y) {
    long result;
    int ntest = x <= y;</pre>
    if (ntest) goto Else;
    result = x - y;
    goto Fin;
Else:
    result = y - x;
Fin:
    return result;
```

Saltos: expresados con goto (!)

- goto se utiliza para saltos absolutos
- se puede ver un paralelismo entre goto y assembly

```
absdiff:
    cmpq %rsi, %rdi  # x:y
    jle .L2
    movq %rdi, %rax  # result = x
    subq %rsi, %rax  # result -= y
    ret
.L2:
    movq %rsi, %rax  # result = y
    subq %rdi, %rax  # result -= x
    ret
```

```
long absdiff_j(long x, long y) {
    long result;
    int ntest = x <= y;
    if (ntest) goto Else;
    result = x - y;
    goto Fin;
Else:
    result = y - x;
Fin:
    return result;
```

Operador condicional: análisis

Código C:

```
val = test ? expr_si : expr_else ;
val = x > y ? x - y : y - x;
```

Pseudo C/goto

```
ntest = !test;

if (ntest) goto Else;

val = expr_si;

goto Fin;

Else:

val = expr_else;

Fin:
```

Movimientos condicionales: ¿qué hace el compilador?

Instrucciones de movimiento condicional

- Si es soportada, realiza: if (test) dest ← src
- Soporte en x86 desde 1995 (más de 20 años ya)
- gcc las usa, cuando es seguro

Motivación

- Los saltos son instrucciones disruptivas en el flujo a través de pipelines ¿y qué es un pipeline?
- Los movimientos condicionales no requieren de transferencias de control

Código C:

Versión "goto":

```
result = expr_si;
aux = expr_else;
nt = !test;
if (nt) result = aux;
no tiene goto ⇒ no hay saltos, no
hay ramificaciones del código
```

Movimiento condicional: ejemplo

```
long absdiff(long x, long y) {
   long result;

if (x > y)
    result = x - y;
else
   result = y - x;

return result;
}
```

Nuevamente:

```
%rdi \leftarrow x,

%rsi \leftarrow y,

%rax \leftarrow valor de retorno.
```

```
absdiff:
           %rdi, %rdx # x
   movq
    subq
           %rsi,%rdx
                      # auxiliar = x - y
           %rsi,%rax
                      # u
   movq
    subq
         %rdi, %rax # resultado = y - x
          %rsi,%rdi
                       # compara x e y
    cmpq
    cmovg
           %rdx,%rax
                       # if (x > y) resultado = auxiliar
    ret
```

Movimiento condicional: casos malos

Cálculos costosos

```
valor = test(x) ? hard1(x) : hard2(x);
```

Ambos cálculos deben ser simples

Mala performance

Cálculos inseguros

```
valor = p ? *p : 0;
```

Inseguro

Puede tener efectos indeseados.

Cálculos con efectos secundarios

```
valor = x > 0 ? x *= 7 : x += 3;
llegales
```

Deben NO tener efectos secundarios

Ejercicio

set	condición	descripción		
sete	ZF	Igual / Cero		
setne	\sim ZF	No igual / No cero		
sets	SF	Negativo		
setns	\sim SF	No negativo		
setg	\sim (SF^OF)& \sim ZF	Mayor (signado)		
setge	\sim (SF^OF)	Mayor o igual (signado)		
setl	SF^OF	Menor (signado)		
setle	\sim (SF^OF) ZF	Menor o igual (signado)		
seta	\sim CF& \sim ZF	Mayor (unsigned)		
setb	CF	Menor (unsigned)		

		%rax	SF	CF	OF	ZF
xorq	%rax,%rax					
subq	\$1,%rax					
cmpq	\$2,%rax					
setl	%al					
movzbl	%al,%eax					

Ejercicio

set	condición	descripción
sete	ZF	Igual / Cero
setne	\sim ZF	No igual / No cero
sets	SF	Negativo
setns	\sim SF	No negativo
setg	${\sim}$ (SF^OF)& ${\sim}$ ZF	Mayor (signado)
setge	\sim (SF^OF)	Mayor o igual (signado)
setl	SF^OF	Menor (signado)
setle	\sim (SF^OF) ZF	Menor o igual (signado)
seta	\sim CF& \sim ZF	Mayor (unsigned)
setb	CF	Menor (unsigned)

		%rax	SF	CF	OF	ZF
xorq	%rax,%rax	0x0000 0000 0000 0000	0	0	0	1
subq	\$1, %rax	OxFFFF FFFF FFFF	1	1	0	0
cmpq	\$2, %rax	OxFFFF FFFF FFFF	1	0	0	0
setl	%al	OxFFFF FFFF FFF01	1	0	0	0
movzbl	%al,%eax	0x0000 0000 0000 0001	1	0	0	0

Tabla de contenidos

1. Condition codes

2. Saltos condicionales

- 3. Ciclos
- 4. Switch

Ciclo: do-while

```
long pcount_do (unsigned long x)
    {
    long resultado = 0;

    do {
       resultado += x & 0x1;
       x >>= 1;
    } while (x);

    return resultado;
}
```

```
long pcount_goto (unsigned long
    x) {
    long resultado = 0;

loop:
    resultado += x & 0x1;
    x >>= 1;
    if (x) goto loop;

    return resultado;
}
```

- Cuenta la cantidad de unos (1s) en el argumento x (popcount)
- Usa un salto condicional para seguir iterando o salir del ciclo

Compilación de do-while

```
long pcount_goto (ulong x) {
    long resultado = 0;
loop:
    resultado += x & 0x1;
    x >>= 1;
    if (x) goto loop;
    return resultado;
}
```

Registro Uso %rdi x %rax resultado

```
pcount_goto:
                $0, %eax
                             \# resultado = 0
       Tvom
2
   .L2:
                             # loop:
3
       movq
                %rdi, %rdx
4
       andl
                $1, \%edx # temp = x \& Ox1
5
                %rdx, %rax # resultado += temp
       addq
6
                %rdi
                            \# x >>= 1
       shrq
                .1.2
       jne
                             # if (x) goto loop;
8
                             # https://repzret.org/p/repzret/
       rep ret
9
```

"Traducción" general #1 do-while

(pseudo)código C

```
do {
    cuerpo
} while (test);
```

```
cuerpo: {
    instrucción<sub>1</sub>;
    instrucción<sub>2</sub>;
    instrucción<sub>n</sub>;
}
```

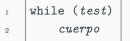
(pseudo)"código" C

```
loop:
    cuerpo
    if (test)
    goto loop;
```

"Traducción" general #1 del while

"traducción" jump-to-middle (-0g)

(pseudo)código C





(pseudo)"código" C

```
goto prueba;
loop:
cuerpo
prueba:
if (test)
goto loop;
fin:
```

Ejemplo

código C

```
long pcount_while (unsigned
   long x) {
   long resultado = 0;

while (x) {
    resultado += x & 0x1
    ;
    x >>= 1;
   }

return resultado;
}
```

jump-to-middle

```
long pcount_goto_jtm (
    unsigned long x) {
    long resultado = 0;
    goto test;
loop:
    resultado += x & 0x1;
    x >>= 1;
test:
    if (x) goto loop;
    return resultado;
```

Ejemplo

código assembly

```
movl
                 $0, %eax
1
                .L2
        jmp
    .1.3:
                 %rdi, %rdx
        movq
4
        andl
                 $1, %edx
5
                 %rdx, %rax
        addq
6
        shrq
                 %rdi
    .L2:
                 %rdi, %rdi
        testq
9
        jne
                 .L3
10
        rep ret
11
```

jump-to-middle

```
long pcount_goto_jtm (
    unsigned long x) {
    long resultado = 0;
    goto test;
loop:
   resultado += x & 0x1;
    x >>= 1;
test:
    if (x) goto loop;
    return resultado;
```

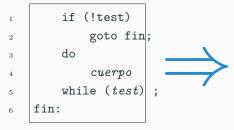
"Traducción" general #2 del while

while

while (test)
cuerpo

- Conversión a do-while
- Se obtiene con -01

"do-while"



(pseudo)"código" C

Ejemplo

código C

```
long pcount_while (unsigned
    long x) {
   long resultado = 0;
    while (x) {
        resultado += x & 0x1
       x >>= 1:
    return resultado;
```

método #2

```
long pcount_goto_dw (
    unsigned long x) {
    long resultado = 0;
    if (!x) goto fin;
loop:
    resultado += x & 0x1;
    x >>= 1;
    if (x) goto loop;
fin:
    return resultado;
```

Una prueba antes del "do-while"

Ejemplo

código assembly

```
pcount_while:
        testq
                %rdi, %rdi
2
               .L4
        jе
3
        movl $0, %eax
4
    .1.3:
                %rdi, %rdx
        movq
6
                $1, %edx
        andl
7
                %rdx, %rax
        addq
8
        shrq
                %rdi
9
        jne
                 .L3
10
        rep ret
11
    .L4:
12
                $0, %eax
        movl
13
        ret
14
```

método #2

```
long pcount goto dw (
    unsigned long x) {
    long resultado = 0;
    if (!x) goto fin;
loop:
    resultado += x & 0x1:
    x >>= 1;
    if (x) goto loop;
fin:
    return resultado;
```

Ciclos: for

```
for (init; test; update)
cuerpo
```

```
#include <stdlib.h>
#define WSIZE 8*sizeof(int)
long pcount_for (unsigned long x) {
    size_t i;
    long resultado = 0;
    for (i = 0; i < WSIZE; i++) {</pre>
        unsigned bit =
            (x >> i) & 0x1;
        resultado += bit;
    }
    return resultado;
```

```
init
```

```
i = 0
```

test

i < WSIZE

update

i++

cuerpo

```
1  {
2     unsigned bit =
3     (x >> i) & 0x1;
4     resultado += bit;
5  }
```

Ciclos: de un for a un while

```
Versión for
   for (init; test; update)
        cuerpo
2
          Versión while
    init;
1
    while (test) {
        cuerpo
3
        update;
4
5
```

5

Ciclos: for a while

```
#include <stdlib.h>
init
                              #define WSIZE 8*sizeof(int)
i = 0
                              long pcount_for_while (unsigned
                                  long x) {
test
                                  size_t i;
i < WSIZE
                                  long resultado = 0;
update
                                  i = 0:
                                  while(i < WSIZE) {
i++
                                      unsigned bit =
cuerpo
                                           (x >> i) & 0x1;
                                      resultado += bit:
                                      i++;
      unsigned bit =
 2
           (x >> i) & 0x1;
3
                                  return resultado;
      resultado += bit;
4
    }
```

Ciclos: for a do-while

código C

```
#include <stdlib.h>
#define WSIZE 8*sizeof(int)
long pcount_for (unsigned long x) {
    size t i;
    long resultado = 0;
    for (i = 0; i < WSIZE; i++) {
        unsigned bit =
             (x >> i) & 0x1:
        resultado += bit;
    return resultado:
```

reversionado

```
long pcount for goto dw (unsigned
    long x) {
    size_t i;
    long resultado = 0;
    i = 0: // init
    if (!(i < WSIZE)) goto fin;
loop:
    unsigned bit =
        (x >> i) & 0x1; // cuerpo
    resultado += bit:
    i++; // update
    if ((i < WSIZE)) goto loop;
                         // test
fin:
    return resultado;
```

Ciclos: for a do-while

código C

```
#include <stdlib.h>
#define WSIZE 8*sizeof(int)
long pcount_for (unsigned long x) {
    size t i;
    long resultado = 0;
    for (i = 0; i < WSIZE; i++) {
        unsigned bit =
             (x >> i) & 0x1:
        resultado += bit;
    return resultado:
```

Se puede eliminar la primera prueba

reversionado

```
long pcount for goto dw (unsigned
    long x) {
    size_t i;
    long resultado = 0;
    i = 0: // init
loop:
    unsigned bit =
        (x >> i) & 0x1; // cuerpo
    resultado += bit:
    i++; // update
    if ((i < WSIZE)) goto loop;
                         // test
fin:
    return resultado;
```

Tabla de contenidos

1. Condition codes

2. Saltos condicionales

- 3. Ciclos
- 4. Switch

switch: ejemplo

```
long switch_fun (long x, long y, long z) {
 1
          long w = 1;
 2
          switch (x) {
 3
               case 1:
 4
                   w = y*z;
 5
                   break;
               case 2:
                   w = y/z;
 8
                   /* Fall Through */
 9
               case 3:
10
                   w += z;
11
                   break:
12
               case 5:
13
               case 6:
14
                   w -= z;
15
                   break;
16
               default:
17
                   w = 2:
18
          }
19
          return w:
20
      }
21
```

Particularidades del

switch

- Etiquetas múltiples:
 - En los casos 5 y 6
- Fall Through:
 - En el caso 2
- Casos faltantes:
 - El caso 4

switch: jump table

```
switch en C
                               jump table
                                            jump targets
                                                           Code Block
                                  Targ0
                                                Targ0:
    switch (x) {
 1
         case val_0:
                                  Targ1
 2
             bloque 0
                                                           Code Block
 3
                                                Targ1:
                                  Targ2
         case val 1:
 4
             bloque 1
                                                           Code Block
                                                Targ2:
6
                                                                2
         case val n-1:
                                 Targn-1
             bloque n-1
10
11
                                                           Code Block
                                                Targn-1:
                                                               n-1
versión goto: goto *jtab[x];
```

switch: ejemplo

código C

código assembly

Nuevamente:

```
%rdi ← x,
%rsi ← y,
%rdx ← z,
%rax ← valor de retorno.
¿y w?
```

switch: ejemplo

código C

código assembly

```
Inicialización
    switch fun:
1
                 %rdx, %rcx
        movq
2
                 $6, %rdi
                                   # x:6
        cmpq
3
                 .L8
                                   # default
        ja
4
                 *.L4(,%rdi,8)
                                   # salto
        jmp
5
```

jump table

```
section
                 rodata
        .align 8
 2
        .align 4
 3
4
      .L4:
        .quad .L8 \# x = 0
 5
        .quad .L3
        .quad .L5
                   \# x = 2
        .quad .L9
                   \# x = 3
 8
        .quad .L8
9
                   #x = 4
        .quad .L7
                    \# x = 5
10
        .quad
              .L7
                    # x = 6
11
```

switch: assembly

Estructura de la tabla

- Cada destino requiere 8 bytes
- Dirección base en .L4

Saltos

- Directo: jmp .L8
- La dirección es la etiqueta .L8
- Indirecto: jmp *.L4(, %rdi,8)
- Comienzo de la tabla: .L4
- Se debe escalar por un factor de 8
- Obtener el destino de la dirección efectiva
 .L4 + x*8
 - Únicamente para $0 \le x \le 6$

jump table

```
section
                 rodata
 1
        .align 8
 2
        .align 4
 3
      .L4:
        .quad .L8 \# x = 0
 5
        .quad .L3 \# x = 1
 6
        .quad .L5 \# x = 2
        .quad .L9 \# x = 3
 8
        .quad .L8 \# x = 4
9
        .quad .L7
                    #x = 5
10
        .quad .L7
                    \# x = 6
11
```

switch: relaciones

jump table

```
section
              .rodata
   .align 8
   .align 4
.L4:
   .quad
            .L8
                  \# x =
   .quad
            .L3
   .quad .L5
   .quad .L9
           .L8
   .quad
            .L7
   .quad
            .L7
   .quad
```

```
switch (x) {
    case 1:
        w = y*z;
        break;
    case 2:
        w = y/z;
        /* Fall Through */
    case 3:
        w += z;
        break;
    case 5:
    case 6:
        W = Z;
        break;
    default:
        w = 2;
```

Code blocks: x == 1

```
1 .L3:
2 movq %rsi, %rax
3 imulq %rdx, %rax
4 ret
```

Code blocks: Fall-Through

```
long w = 1;
...
switch (x) {
...
case 2:
    w = y/z;
    /*Fall Through*/
case 3:
    w += z;
    break;
...
}
```

```
case 2:
    w = y/z;
    goto merge;
```

1

2

3

1

```
case 3:

w = 1;

merge:

w += z;
```

Code blocks: x == 2, 3

```
long w = 1;
...
switch (x) {
...
case 2:
    w = y/z;
    /*Fall Through*/
case 3:
    w += z;
    break;
...
}
```

```
.L5:
                           # case 2
 1
       movq %rsi, %rax
 2
                           # extender
       cqto
 3
                           # con signo
 4
       idivq %rcx
                           \# y/z
 5
              .L6
                          # jmp a merge
       jmp
 6
     .L9:
                           # case 3
 7
       movl $1, %eax
                          \# w = 1
8
     .L6:
                           # merge:
9
       addq %rcx, %rax # w += z
10
11
       ret
```

Code blocks: x == 5, 6, default

```
.L7:
                        # case 5, 6
1
            $1, \%eax # w = 1
      movl
2
      subq %rdx, %rax # w -= z
3
     ret
4
    .L8:
                        # default
5
      movl $2, %eax
                        # w = 2
6
      ret
7
```

Licencia del estilo de beamer

Obtén el código de este estilo y la presentación demo en

github.com/pamoreno/mtheme

El estilo *en sí* está licenciado bajo la Creative Commons Attribution-ShareAlike 4.0 International License. El estilo es una modificación del creado por Matthias Vogelgesang, disponible en

github.com/matze/mtheme

