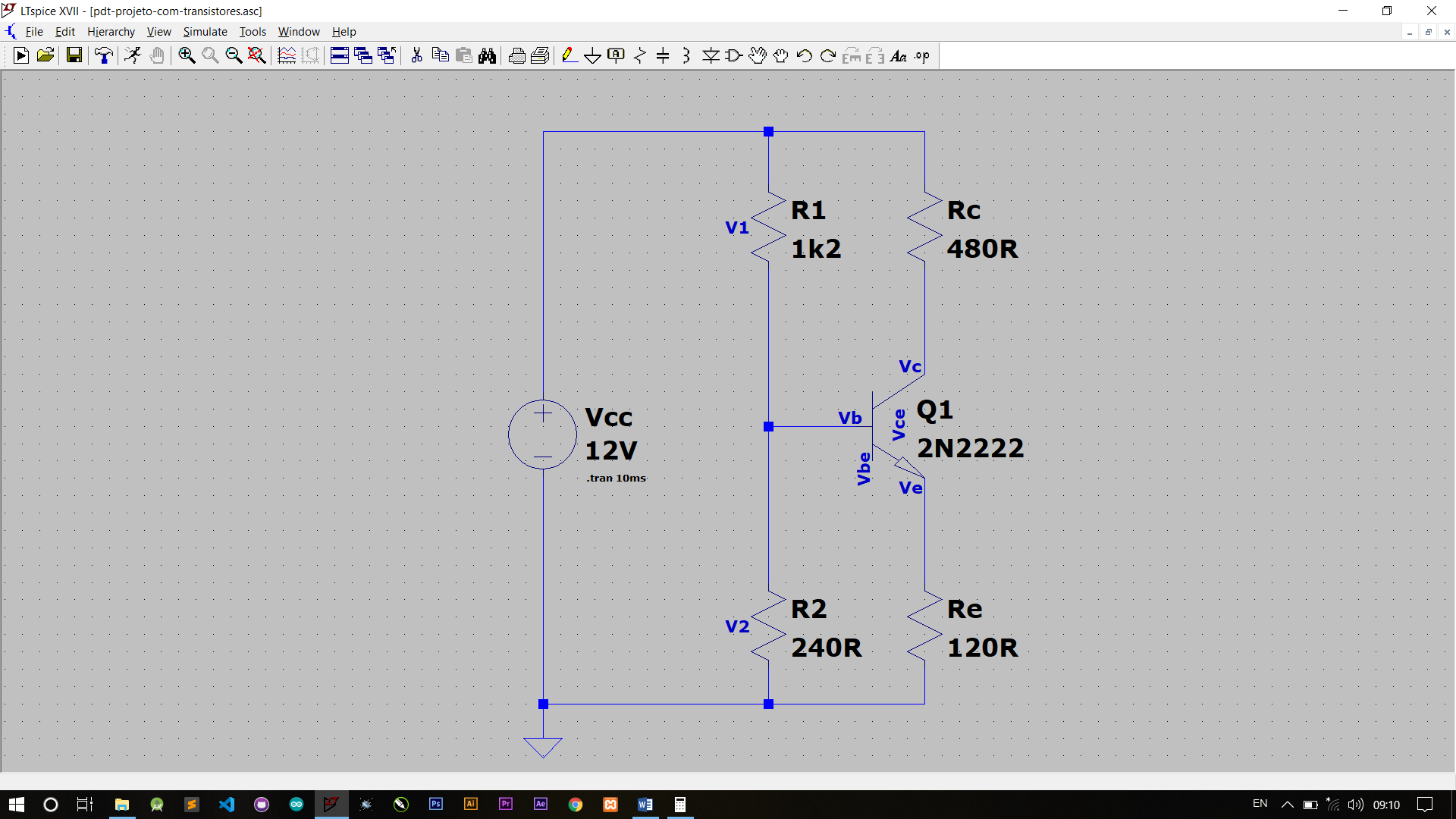
# PDT – Polarizacao por Divisor de Tensao

## Pré-requisitos do projeto:

* Para maior equilíbrio da potência e melhor desempenho, o transistor deve operar no ponto médio da reta de carga. Logo:
* O ponto médio da reta de carga e chamado de Q (quiescente / repouso)

Formulas:

## A tensão no Emissor

A tensão no emissor deve ser 1 decimo da tensão da fonte. Logo:

## Resistor de Emissor

A resistência de emissor e dada na formula:

## Resistor de Coletor

A resistência de coletor de deve ser aproximadamente 4 vezes maior que a resistência de emissor. Logo:

## Divisor de tensão estável

Use a regra do 100:1 sobre a resistência e o do transistor para projetar o divisor de tensão estável. R2 deve sempre ser de valor menor que R1.

### Calculando R2.

Logo:

### Calculando V2

### Calculando V1

### Calculando R1

Logo: