Códigos de Correção de Erros

Organização e Arquitetura de Computadores I

Prof. Eduardo Ribeiro UFOP-ICEA-DECSI

Bibliografia







Bibliografia

[PATTERSON] >> Section 5.5 - Dependable Memory Hierarchy

[TANEMBAUM] >> Seção 2.2.4 - Códigos de correção de erro

[STALLINGS] >> Seção 5.2 - Correção de Erro

Código de Hamming

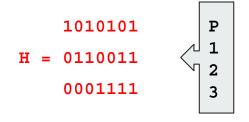
- Richard Hamming at Bell Laboratories
- Potências de 2 são paridades
- Não potências são dados
- Exemplo: Hamming 7x4. 7 bits e 4 bits de dados

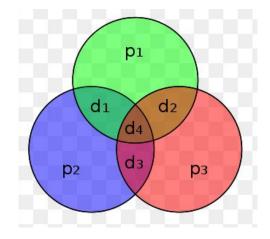
A1	A 2	A 3	A4	A 5	A 6	A 7
P1	P2	D1	Р3	D2	D3	D4
2°	2 1		22			

Hamming (7,4)

D :	1 2 3	4
	\\	
	1101	#P1
	1011	#P2
	1000	#D1
G =	0111	#P3
	0100	#D2
	0010	#D3
	0001	#D4

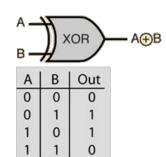
001	010	011	1 00	101	110	111
A1	A 2	A 3	A4	A 5	A 6	A 7
P1	P2	D1	Р3	D2	D3	D4





P1	P2	D1	Р3	D2	D3	D4
0	0	1	1	0	0	1

P1	P2	D1	Р3	D2	D3	D4
0	0	1	1	0	0	1



			P1	P2	D1	P3
Н	Sequencia		0	0	1	1
	Codificada					
1010101	. 0 = 2	2 =	(mod 2	2) = 0		
0110011	. 0 2	2		0		
0001111	. 1 2	2		0		
	1					

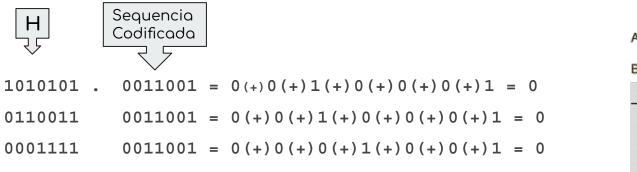
D2

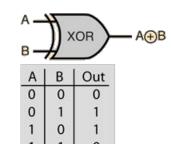
D3

0

D4

P1	P2	D1	Р3	D2	D3	D4
0	0	1	1	0	0	1





P1	P2	D1	Р3	D2	D3	D4
0	0	0	1	0	0	1