

## OFERTA de Prácticas Externas GRADO Y MÁSTER

Entidad	IKERLAN S. COOP.
Dirección	Paseo José Maria Arizmendiarrieta 2, 20500, Arrasate (Guipúzcoa)
Perfil Demandado	
	Seleccionar la titulación o titulaciones adecuada(s) para la plaza ofertada.
Referencia Oferta	STS01 Número de vacantes ofertadas para este perfil: 1
Titulaciones solicitadas para este perfil (grado se puede indicar más de una; máster SÓLO se puede indicar una)	
	☐ Ingeniería de Telecomunicación
	☐ Ingeniería Informática
	☐ Ciencia e Ingeniería de Datos
	☐ Ingeniería en Tecnologías Industriales
GRADO	☐ Ingeniería de Organización Industrial
	☐ Ingeniería Mecánica
	☐ Ingeniería Química Industrial
	☐ Ingeniería Eléctrica
	☐ Ingeniería Electrónica Industrial y Automática
	Ingeniería de Telecomunicación
MÁSTER	Ingeniería Informática
WASTER	Ingeniería Industrial
	Ingeniería de Automatización e Informática Industrial
Fechas, jornada, duración y tipo de prácticas	
Especificar las fechas y la dedicación aproximadas, indicando la flexibilidad ofrecida, si procede. La fecha de inicio se puede acordar con el candidato (en ese caso indicarlo). Dedicación diaraia: se recomienda no exceder de 4 horas	
	te compagina las prácticas con sus estudios. En caso de dedicación en exclusiva a las prácticas, la
cuarido er estadiari	dedicación se puede acordar con el candidato.
Fecha inicio	Se acordará con el futuro estudiante, según su disponibilidad.
Fecha fin	Se acordará con el futuro estudiante, según su disponibilidad.
Nº total de horas	Pendiente de definir, dependerá de las fechas y tipo de jornada acordado con el
	estudiante.
Nº horas/día	En caso de compaginarlo con los estudios, 4h/día y en caso de disponibilidad completa
	7h/día.
Nº días/semana	5, de lunes a viernes. Con flexibilidad de poder adaptarnos a la disponibilidad del
	estudiante.
Horario	Flexible, con posibilidad de adaptarlo a las necesidades del estudiante.
Tipo de prácticas	□ Presenciales
(Seleccionar la	□ Semipresenciales
opción adecuada)	<del> </del>
	Remotas
Descripción de las prácticas y el TFG/TFM	
	Describir las tareas a realizar:
	En el mercado algunos sistemas son considerados safety o críticos y por tanto, su
	desarrollo debe cumplir con una serie de características. Un ejemplo del mismo podría
	ser un sistema que monitoriza la velocidad y ante una sobre velocidad activa un freno de emergencia (trenes, ascensores, máquina herramienta). El objetivo del proyecto es
	desarrollar el sistema utilizando un ciclo de vida basado en modelos (MBD) y crear un
	entorno de validación automatizado del sistema.
Tareas	Virtualizar los diferentes componentes del sistema (Planta [Encoder,
	Visualizador, freno] y Control [algoritmo decisión]) en Mathworks Simulink
	• Implementar demostrador en tarjeta Evaluación (p.ej. ST, NXP, ZU+) con
	generación de código y comparar con el manual.
	• Crear el entorno de validación basado en SpeadGoat y/o CompactRio de la
	planta para validar automáticamente la fase anterior.
	Analizar uso de IA para crear automáticamente los tests cases.
Conocimientos	En caso afirmativo indicar cuáles:
específicos	
☐ Sí / ⊠ No	
	EN CASO AFIRMATIVO SE DEBEN RELLENAR LOS SIGUIENTES CAMPOS
	Título orientativo/descriptivo:

Sistema parada emergencia, entorno validación. Emergency Braking System Validation environment. Objetivos (mínimo 50 palabras): Crear la versión virtual del sistema y embarcar en una tarjeta evaluación Crear entorno de validación automatizado del sistema. Metodología (mínimo 50 palabras): En este proyecto, se adoptara la siguiente metodología: Primero, se llevará a cabo un Análisis del Estado del Arte (SoA) para establecer una base sólida y comprender el contexto actual. A partir de los hallazgos del SoA, se trabajará en un planteamiento detallado del modelo. Finalmente, se implementará el modelo en un demostrador y se evaluará cuantitativamente su desempeño en diferentes entornos, asegurando una evaluación exhaustiva y precisa del sistema. Adicionalmente, en este proyecto se seguirá la metodología Model Based Engineering (MBE). Primero, se desarrollará y se validará el modelo utilizando Model-In-the-Loop Posibilidad de (MIL). Luego, se procederá a la generación de código, que en ocasiones será realizar TFG/TFM autogenerado. A continuación, se realizarán pruebas en el entorno Software-In-the-Loop (SIL). Finalmente, se llevará a cabo la validación en entornos automatizados Sí / □ No mediante plataformas Hardware-In-the-Loop (HIL), asegurando así una validación exhaustiva del sistema. Resultados previstos (mínimo 50 palabras): En el proyecto, se logrará con éxito la virtualización de los componentes del sistema en MathWorks Simulink, lo que permitirá una simulación precisa de la planta y el control. La implementación del demostrador en la tarjeta de evaluación (ST, NXP, ZU+) con generación de código resultará en una correspondencia exacta con los resultados manuales, confirmando la validez del código generado. El entorno de validación automatizado creado con herramientas como Speedgoat y CompactRIO validará de manera exhaustiva la fase de implementación, asegurando el correcto funcionamiento del sistema en condiciones reales. Además, el análisis del uso de inteligencia artificial para la generación automática de casos de prueba mejorará significativamente la eficiencia del proceso de validación, garantizando una cobertura más completa y eficiente de los escenarios de prueba. Bolsa o ayuda al En caso afirmativo, indicar €/mes estudio La cuantía puede variar desde 661,5€/mensuales a 1125€/mensuales dependiendo del ⊠ Sí / □ No

tipo de estancia.

## Envío de solicitudes y CV

Indicar nombre, apellidos y correo electrónico de la persona de contacto

Nombre y apellidos: Leire Arruti Correo electrónico: larruti@ikerlan.es Teléfono de contacto: 618 002 469