

OFERTA de Prácticas Externas GRADO Y MÁSTER

Entidad	IKERLAN S. COOP.
Dirección	Paseo José Maria Arizmendiarrieta 2, 20500, Arrasate (Guipúzcoa)
Perfil Demandado	
	Seleccionar la titulación o titulaciones adecuada(s) para la plaza ofertada.
Referencia Oferta	EAP01 Número de vacantes ofertadas para este perfil: 1
Titulaciones solicitadas para este perfil (grado se puede indicar más de una; máster SÓLO se puede indicar una)	
GRADO	☐ Ingeniería de Telecomunicación
	☐ Ingeniería Informática
	☐ Ciencia e Ingeniería de Datos
	☐ Ingeniería en Tecnologías Industriales
	☐ Ingeniería de Organización Industrial
	☐ Ingeniería Mecánica
	☐ Ingeniería Química Industrial
	☐ Ingeniería Eléctrica
	☐ Ingeniería Electrónica Industrial y Automática
MÁSTER	Ingeniería de Telecomunicación
	Ingeniería Informática
	Ingeniería Industrial
	Ingeniería de Automatización e Informática Industrial Fechas, jornada, duración y tipo de prácticas
Especificar las fechas y la dedicación aproximadas, indicando la flexibilidad ofrecida, si procede. La fecha de inicio se	
puede acordar con el candidato (en ese caso indicarlo). Dedicación diaraia: se recomienda no exceder de 4 horas	
cuando el estudiante compagina las prácticas con sus estudios. En caso de dedicación en exclusiva a las prácticas, la	
	dedicación se puede acordar con el candidato.
Fecha inicio	Se acordará con el futuro estudiante, según su disponibilidad.
Fecha fin	Se acordará con el futuro estudiante, según su disponibilidad.
Nº total de horas	Pendiente de definir, dependerá de las fechas y tipo de jornada acordado con el
	estudiante.
№ horas/día	En caso de compaginarlo con los estudios, 4h/día y en caso de disponibilidad completa
NO días/samana	7h/día.
Nº días/semana	5, de lunes a viernes. Con flexibilidad de poder adaptarnos a la disponibilidad del estudiante.
Horario	Flexible, con posibilidad de adaptarlo a las necesidades del estudiante.
Tipo de prácticas	
(Seleccionar la	
opción adecuada)	Semipresenciales
opeion aaccaaaa)	Remotas
	Descripción de las prácticas y el TFG/TFM
	Describir las tareas a realizar:
Tareas	Este Trabajo Fin de Grado (TFG) tiene como objetivo desarrollar un diseño de referencia
	para un PLC que integre múltiples interfaces de comunicación, incluyendo buses
	industriales y sistemas de carga de vehículos eléctricos, utilizando Codesys sobre una
	plataforma de Linux embebido. Se desarrollarán los drivers y módulos de software
	necesarios para implementar los protocolos de comunicación, garantizando el
	determinismo temporal, la eficiencia energética y la alta capacidad de cómputo
	requerida por estos sistemas.
Conocimientos	En caso afirmativo indicar cuáles:
específicos	Se recomiendan conocimientos básicos de sistemas embebidos, y preferentemente
⊠ Sí / □ No	conocer/haber trabajado con Linux embebido
EN CASO AFIRMATIVO SE DEBEN RELLENAR LOS SIGUIENTES CAMPOS	
Posibilidad de realizar TFG/TFM ☐ Sí / ☐ No	Título orientativo/descriptivo:
	En Español: Diseño de referencia de PLC con interfaces de buses industriales y carga
	de vehículos eléctricos
	In English Objectives (minimo 50 nalabras):
	Objetivos (mínimo 50 palabras): El desarrollo de sistemas embebidos de alto rendimiento abarca técnicas y
	funcionalidades avanzadas, convirtiéndolos en elementos complejos y

multitecnológicos. En este contexto, los PLCs (Controladores Lógicos Programables) son componentes críticos en la automatización industrial y la gestión de infraestructuras, incluyendo la carga de vehículos eléctricos. Por tanto en este marco, los objetivos del proyecto presentado serían los siguientes: - Desarrollar una plataforma de PLC robusta y versátil que integre interfaces de comunicación industrial y soporte protocolos de carga de vehículos eléctricos - Implementar drivers y módulos de software específicos para las interfaces definidas. - Optimizar el rendimiento y la eficiencia energética del sistema - Validar y probar el sistema Metodología (mínimo 50 palabras): El proyecto se desarrollará según las siguientes fases: 0- Contextualización proyecto y revisión del SoA 1- Especificación de los requisitos del sistema 2- Diseño de la arquitectura del sistema, selección de herramientas y entorno de desarrollo 3- Implementación del sistema; desarrollo software, optimización e integración 4- Validación del sistema 5- Conclusiones, memoria Resultados previstos (mínimo 50 palabras): Este trabajo tiene como objetivo desarrollar un diseño de referencia para un PLC que integre múltiples interfaces de comunicación, incluyendo buses industriales y sistemas de carga de vehículos eléctricos, utilizando Codesys sobre una plataforma de Linux embebido. Para ello se hará uso de una placa de evaluación preseleccionada sobre la que se llevarán a cabo las personalizaciones e implementaciones requeridas. Se desarrollarán los drivers y módulos de software necesarios para implementar los protocolos de comunicación, garantizando el determinismo temporal, la eficiencia energética y la alta capacidad de cómputo requerida por estos sistemas.) Bolsa o ayuda al En caso afirmativo, indicar €/mes La cuantía puede variar desde 661,5€/mensuales a 1.125€/mensuales dependiendo del estudio

⊠ Sí / □ No

tipo de estancia.

Envío de solicitudes y CV

Indicar nombre, apellidos y correo electrónico de la persona de contacto

Nombre y apellidos: Leire Arruti Correo electrónico: larruti@ikerlan.es Teléfono de contacto: 618 002 469