

Started on	Tuesday, 14 April 2020, 12:00 PM
State	Finished
Completed on	Tuesday, 14 April 2020, 12:14 PM
Time taken	14 mins 49 secs
Marks	3.00/3.00
Grade	10.00 out of 10.00 (100%)

Question **1**

Correct

Mark 1.00 out of 1.00

Selectati afirmatiile adevarate despre un bistabil cu $t_s = 10ns$, $t_h = 5ns$, $t_{cq} = 20ns$, avand la intrarea de clock un semnal dreptunghiular cu perioada $T_{clk} = 100ns$

Select one or more:

- ☒ a. Un bistabil care are 1 la intrarea de date incepand cu 10ns inainte de frontul pozitiv de clock pana la 5ns dupa front va avea 1 la iesirea Q in momentul urmatorului front pozitiv de clock 9
- ☒ b. Un bistabil care are 0 la intrarea de date incepand cu 13ns inainte de frontul pozitiv de clock pana la 6ns dupa front va avea 0 la iesirea Q in momentul urmatorului front pozitiv de clock 9
- ☐ c. Un bistabil care are 0 la intrarea de date incepand cu 20ns inainte de frontul pozitiv de clock va avea 0 la iesirea Q in momentul urmatorului front pozitiv de clock
- ☐ d. Un bistabil care are 1 la intrarea de date incepand cu 10ns inainte de frontul pozitiv de clock pana la 5ns dupa front va avea 0 la iesirea Q in momentul urmatorului front pozitiv de clock
- ☐ e. Un bistabil care are 1 la intrarea de date in momentul frontului pozitiv de clock va avea 1 la iesirea Q in momentul urmatorului front pozitiv de clock

Your answer is correct.

The correct answers are: Un bistabil care are 0 la intrarea de date incepand cu 13ns inainte de frontul pozitiv de clock pana la 6ns dupa front va avea 0 la iesirea Q in momentul urmatorului front pozitiv de clock, Un bistabil care are 1 la intrarea de date incepand cu 10ns inainte de frontul pozitiv de clock pana la 5ns dupa front va avea 1 la iesirea Q in momentul urmatorului front pozitiv de clock

Question **2**

Correct

Mark 1.00 out of 1.00

Un bistabil D cu $t_s = 6ns$, $t_h = 1.4ns$, $t_{cq} = 12.7ns$, avand la iesirea Q conectata o poarta logica NOT cu $t_d = 5ns$, iar intrarea de date conectata la un semnal constant 0 logic. Incepand cu cate ns relativ la primul front pozitiv al semnalului de clock, conectat la intrarea de clock a bistabilului este garantata iesirea 1 logic la iesirea portii NOT.

Answer: 9

The correct answer is: 17.70

Question **3**

Correct

Mark 1.00 out of 1.00

Ce reprezinta t_{cq} pentru un bistabil D? Selectati toate afirmatiile adevarate!

Select one or more:

- ☐ a. Timpul de la alimentarea bistabilului pana cand semnalul de iesire are valoarea corecta
- ☒ b. Timpul de la frontul pozitiv al semnalului de clock pana cand semnalul de iesire ia noua valoare. 9
- ☐ c. Timpul de la schimbarea intrarii de date pana cand semnalul de iesire ia noua valoare.
- ☐ d. Timpul de la frontul semnalului de clock pana cand semnalul de iesire ia noua valoare.
- ☒ e. Cat timp de la frontul pozitiv al semnalului de clock semnalul de iesire pastreaza vechea valoare. 9

Your answer is correct.

The correct answers are: Timpul de la frontul pozitiv al semnalului de clock pana cand semnalul de iesire ia noua valoare., Cat timp de la frontul pozitiv al semnalului de clock semnalul de iesire pastreaza vechea valoare.

[◀ Curs & Seminar & Notite](#)

Jump to...

[Curs & Seminar & Notite ▶](#)