<u>Dashboard</u> / <u>Courses</u> / <u>Licentă</u> / <u>Domeniul Calculatoare și tehnologia informației</u> / <u>Anul 2</u> / <u>Semestrul 2</u> / <u>Seria CD</u> / <u>L-A2-S2-ED-CD</u> / 20 April - 26 April / <u>Test Curs</u>

Started on	
	• Finished
Completed on	Friday, 8 May 2020, 10:15 AM
	14 mins 40 secs
Grade	Not yet graded
uestion 1	Descrieti in cateva cuvinte principala diferenta intre un "latch" si un bistabil de tip D (prezentate la curs)
arked out of	Latch-ul de tip D copiaza inputul la iesire in momentul in care acesta primeste inputul, cu o intarziere Tcq, a propagarii semnalului prin componenta de circuit, in timp ce un bistabil de tip D copiaza inputul la iesire doar la fronturile crescatoare de ceas.Desigur si cu o intarziere Tcq de la frontul crecator de ceas.
uestion 2	Pentru latchaul de tin Diprezentat la curs calculati timpul minim (in me) cat compalul de date D trobuie ca ramana
	Pentru latch-ul de tip D prezentat la curs, calculati timpul minim (in ns) cat semnalul de date D trebuie sa ramana stabil inainte de frontul pozitiv al semnalului \bar{E} astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d = 4ns$
correct	Pentru latch-ul de tip D prezentat la curs, calculati timpul minim (in ns) cat semnalul de date D trebuie sa ramana stabil inainte de frontul pozitiv al semnalului \bar{E} astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului $ar{E}$ astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d = 4ns$
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului $ar{E}$ astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului $ar{E}$ astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d = 4ns$
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului $ar{E}$ astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului \bar{E} astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.
uestion 2 correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului \bar{E} astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.
correct ark 0.00 out of	stabil inainte de frontul pozitiv al semnalului $ar{E}$ astfel incat valoare D sa fie stocata corect. Pentru inversor $t_d=4ns$, pentru restul portilor $t_d=12ns$.