Nom :	
Prénom :	
Identifiant :	Groupe :



École Supérieure d'Informatique Bachelor en Informatique

vendredi 8 juin 2018 INT1 /20

INT1 - Cours d'introduction à l'informatique

Examen quadrimestre 2

Consignes

- $\,\triangleright\,$ Ne détachez pas les feuilles.
- ▶ Répondez soigneusement et au bic.
- ⊳ Pour les QCM, veillez à ce qu'il n'y ait pas d'ambiguïté sur votre choix.
- $\, \triangleright \,$ La calculatrice est interdite.
- ▷ L'examen se termine à 11h.

	Espace réservé aux correcteurs	
Bonus	Ordinateur	Réseaux
Logiciel	Système	Industriel

Total

90

I – Introduction à l'ordinateur

Donnez la table de vérité d'un circuit diviseur de 2 nombres signés. Ce circuit possède :

\triangleright 4 entrées :

- \triangleright 2 entrées, a_1 et a_0 , qui codent en représentation signée en complément à deux l'entrée A, dont les valeurs vont donc de -2 à 1;
- \triangleright 2 entrées, b_1 et b_0 , qui codent en représentation signée en complément à deux l'entrée B;

\triangleright 3 sorties :

 \triangleright 3 sorties, q_2 , q_1 et q_0 , qui codent en représentation signée en complément à deux la sortie Q;

Q représente le quotient entier Q=A DIV B codé en représentation signée en complément à deux sur 3 bits Q $(q_2q_1q_0)$.

Par exemple, avec A=-2 et B=-2, c'est-à-dire $A=a_1a_0=10$ et $B=b_1b_0=10$, on a $q_2=0$, $q_1=0$ et $q_0=1$ car -2 divisé par -2 donne un quotient de 1.

En plus de la table de vérité, donnez les tables de Karnaugh et les expressions algébriques réduites par Karnaugh, mais ne dessinez pas le circuit.

Dans le cas d'une division par 0 (A quelconque et $B = b_1b_0 = 00$), vous choisirez dans les tables de Karnaugh les valeurs qui permettent la meilleure minimisation.

$\underline{}$	a_0	b_1	b_0	$ q_2 $	q_1	q_0
0	0	0	0			
0	0	0	1			
0	0	1	0			
0	0	1	1			
0	1	0	0			
0	1	0	1			
0	1	1	0			
0	1	1	1			
1	0	0	0			
1	0	0	1			
1	0	1	0			
1	0	1	1			
1	1	0	0			
1	1	0	1			
1	1	1	0			
1	1	1	1			

Table de Karnaugh de q_2 :

$\begin{array}{c c} a_1 a_0 \\ \hline b_1 b_0 \end{array}$	00	01	11	10
00				
01				
11				
10				

Expression simplifiée $q_2 =$

Table de Karnaugh de q_1 :

$\begin{array}{c c} a_1 a_0 \\ b_1 b_0 \end{array}$	00	01	11	10
00				
01				
11				
10				

Expression simplifiée $q_1 =$

Table de Karnaugh de q_0 :

$\begin{array}{c c} a_1 a_0 \\ b_1 b_0 \end{array}$	00	01	11	10
00				
01				
11				
10				

Expression simplifiée $q_0 =$

3 Le standard IEEE 754 définit la simple précision sur 32 bits de la manière suivante :
▷ 1 bit pour le signe de la mantisse : 0 pour +, 1 pour -;
▷ 8 bits pour l'exposant : il est codé en représentation par position avec un biais de +127;
▷ 23 bits pour la valeur absolue de la partie fractionnaire de la mantisse.

Selon ce standard, quelle est la valeur décimale codée en simple précision par le motif hexadéci-

 mal suivant : C0440000.



- 1. Fournissez la table de transition d'états de la bascule RS synchrone sur plateau (niveau) haut et fournissez l'équation caractéristique de cette bascule.
- 2. Fournissez la table de transition d'états de la bascule D synchrone sur plateau (niveau) haut et fournissez l'équation caractéristique de cette bascule.
- 3. Qu'apporte la bascule D synchrone par rapport à celle asynchrone?

II – Introduction aux réseaux

Quelle couche du modèle OSI offre une interface et des services au protocole IP? Quelle(s) technique(s) de compression peut-on utiliser pour limiter la bande passante nécessaire à la diffusion en streaming de la vidéo numérique?
Quelle(s) technique(s) de compression peut-on utiliser pour limiter la bande passante nécessaire
a la diffusion en streaming de la video fidinerique :
Que dit le critère de Nyquist concernant le débit maximal de transmission d'un canal?
Qualifiez les 3 contraintes de base de la QoS exigée pour la transmission satisfaisante d'un streaming vidéo compressé en MPEG4?
Dans le modèle OSI quelle est la couche responsable de bout en bout du transfert fiable et performant de données entre 2 terminaux ?
Lorsqu'un signal se propage sur un support de transmission, celui-ci est déformé, ce qui a pour effet de limiter la densité binaire de modulation d'un signal. Quel phénomène explique cette limitation?
Quelle est l'utilité de coder l'information transmise sur le canal selon un algorithme de codage de Huffman?

	Quelle couche du modèle OSI offre son interface (API) au programme de l'utilisateur final?
	Une caméra enregistre un flux vidéo non compressé de trames de 800×600 pixels codées en images N/B de 1024 niveaux de gris avec une fréquence de rafraichissement de 100 Hz. La caméra filme en continu durant 30 minutes.
	Quelle est la taille du fichier vidéo stockée sur le disque dur? Donnez le résultat avec la formule atilisée.
	Si le flux de la caméra ci-dessus était transmis directement en streaming sur un canal Wifi de 108 Mbps, quel est le rapport de compression minimum nécessaire pour éviter la saturation du canal?
	Quelle couche est responsable de la modulation du signal?
I	Dans le modèle OSI, quelle couche s'occupe de la mise en paquets de l'information?
	Quelles sont les trois étapes de la numérisation d'un signal?
ι	Un signal porteur d'informations peut-être codé selon deux familles de techniques. Lesquelles?
ו ו	Dans le modèle OSI, quelle couche s'occupe de la commutation des trames?
	Quelle technique de modulation du signal (en passe-bande) permet d'encoder 6 bits par symbole transmis?

/2

III – Introduction au logiciel

Citez et dennissez	les 6 grandes étapes de		i logiciei.	
Comment se distir	ngue un compilateur d'i	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'u	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme ?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme ?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'i	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'i	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'i	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme?
Comment se distir	ngue un compilateur d'	ın interpréteur pour	exécuter un progra	mme?

Donner un exemple de maintenance corrective et un exemple de maintenance évolutive.	
Décrivez les termes gratuiciel et logiciel libre en mettant en avant leurs différences.	

IV – Introduction au système d'exploitation

28	À l'écriture de quel système d'exploitation a participé Dennis Ritchie?	
29	Quelle commande a permis de créer le fichier f2? -rw-rw-r 1 marco marco 0 nov 30 14:10 f1 lrwxrwxrwx 1 marco marco 2 nov 30 14:10 f2 -> f1	
30	En Linux, où est stockée la mémoire virtuelle?	
31)	Quel est l'intrus parmi : Ubuntu, Gnome, Debian, Fedora, Suse? Et pourquoi?	
32)	Que veut dire MBR? Que contient-il?	
33)	Expliquez en quelques mots ce qu'est le FHS (File Hierarchy Standard). Donnez deux exemples de dossiers qui y sont repris et expliquez leur usage.	

V-Introduction à l'informatique industrielle

(34) L'architecture de type Harvard, signifie :

/1

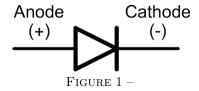
- O Une méthode de calcul
- O Un language de programmation
- O Une structure d'organisation de l'unité centrale d'un ordinateur
- (35) Un semi conducteur est:

/1

/1

/1

- O Un language de programmation
- O Un matériau utilisé dans la fabrication des composants électroniques et des microproces-
- O Une représentation graphique d'un algorithme de calcul
- 36 Donnez le nom du composant représenté à la figure 1 :



Donnez le nom de la porte logique, dont le circuit électronique à transistors est représenté à la figure 2 :

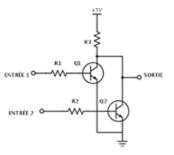


Figure 2-

(38) Quels sont les trois principaux constituants d'un système minimum à microprocesseur?

/1

- O Registre d'état
- O Unité centrale
- O Registre d'instruction
- O Interfaces entrées/sorties
- O Mémoires vive RAM et mémoire morte ROM

39	Pour configurer le port d'un microcontrôleur en entrée, il faut mettre les bits de son registre de direction à : $ \bigcirc \ 1 $ $\bigcirc \ 0$	/1
40	L'automate programmable industriel (API) est un appareil qui permet : O La gestion des fichiers O La commande des processus industriels O L'affichage des messages d'erreur	/1
41	La figure 3 représente un bout de code d'un API en représentation (language) : START STEP T1 STEPA N ACTION D1 D ACTION D2 T2 STEPB N ACTION D3 D ACTION D4 FIGURE 3 —	/1
	O Ladder diagram (LD) O Function bloc diagram (FBD) O Grafcet	
42	Pour mettre en réseau deux automates distants de 3 km l'un de l'aute, on peut utliser : O Un bus de terrain "INTERBUS" O Un bus de terrain "ASI"	/1
43	Si on compare les bus de terrain ASI et PROFIBUS, quelles affirmations sont vraies? O Le bus PROFIBUS permet des réseaux plus long que le bus ASI	/1

O Le coût d'installation du bus ASI et réduit par rapport au PROFIBUS

O Le bus PROFIBUS permet des réseaux en ligne , alors que le bus ASI doit être installé en

 $\ensuremath{\mathsf{O}}$ Le bus ASI et plus rapide que le PROFIBUS

anneau