

Aluno:

UNIVERSIDADE FEDERAL DE PERNAMBUCO CURSO DE ENGENHARIA DA COMPUTAÇÃO

Disciplina: Sistemas Digitais (IF675)
Prof. Abel Guilhermino

Primeira Prova --- Turma: E2 -- Data: 09/04/2012

NOTA	

NOTA.

	1 (Quest	
Porta	Àrea mm²	
AND	10	
OR	3	
NAND	10	
NOR	10	
XXOR	23	
VOR	1.9	

NOT barramento



(Questão 1) Dado a seguinte expressão booleana: F = C'.(A'.B'.D' + D) + A.(B'.C + D') encontre:

| Area mm² | a) O circuito lógico que representa esta expressão booleana e a Tabela da verdade (sem otimizações). Usar portas lógicas de 2 entradas. (usar barramento)(1,0ponto)

Matrícula:

b) Usando Mapa de Karnaugh, <u>reduza</u> ao máximo a expressão booleana e construa o <u>circuito digital reduzido</u>. Indicar a área total em ambos os casos (usar barramento e incluir área dos inversores no barramento nas análises) (1,0ponto)

c) Usando os postulados e teoremas da álgebra booleana, informe <u>se as expressões são</u> <u>equivalentes</u> e prove (1,0 ponto). X.Y + W.X.Y.Z' +X'.Y = X.Y (Escreva SIM ou NÃO) (não provar por tabela da verdade e indicar postulados) (1,0 ponto)

d) Encontre as expressões em função dos **maxtermos** e **mintermos**. (*duas expressões - considere também o barramento ao lado*). (1,0ponto)

Obs: usar apenas portas lógicas de duas entradas, assim como, a tabela abaixo para responder o item c)

(Questão 2) Reescreva as funções abaixo usando apenas portas NAND e Desenhe o circuito lógico. (Obs: Não usar o barramento nesta questão, apenas NAND) (2.0 pontos)

(Questão 3) Projete um circuito Digital que implemente o jogo BATALHA. Deve-se ter duas

a) F = (A'.C.(B+(D.A)')')' b) G = (A'.C+B)'.((C'.B)+D)'

palavras A (A₁A₀) e B (B₁B₀) de 2 bits cada uma, um botão de Enable (E) e dois LEDs de saída. Os dois jogadores devem colocar as cartas que quiserem. O jogo apenas inicia quando o sinal de Enable for para '1', caso contrário os LEDs permanecem apagados. Quando o sinal de Enable for para '1' então o circuito irá comparar qual a maior carta, sendo representada pela entrada binária. Ganhará o jogador que tiver a maior carta. Para o jogador que ganhar, apenas o LED correspondente ao

jogador (LEDA ou LEDB) deverá ser ligado, indicando quem ganhou. Quando for empate ambos os

Leds devem acender. (2,0 pontos) $\begin{array}{c|c}
A_0 \\
A_1 \\
\hline
B_0 \\
B_1
\end{array}$ Circuito $\begin{array}{c|c}
LEDA \\
Logico
\end{array}$ LEDB

(Questão 4) Considere palavras binárias de 2 bits para as entradas F,G,X,Y,Z. **Projete** um circuito digital completo que implemente a lógica abaixo. As entradas não possuem bit de sinal. Considere no projeto, tabela da verdade, mapa k e circuito digital completo (2,0 pontos).