**逻辑设计期末卷**

1.若在编码器中有50个编码对象，则输出二进制代码位数至少需要（B）位。

A）5B）6C）10D）50

2.一个16选1的数据选择器，其选择控制（地址）输入端有（C）个，数据输入端有（D）个，输出端有（A）个。

3、时序逻辑电路通常包含\_\_\_\_\_\_\_电路和\_\_\_\_\_\_\_\_\_电路两部分组成。

4、时序逻辑电路的基本构成单元是\_\_\_\_\_\_\_\_\_\_\_\_。

5、构造一个模6计数器，电路需要个状态，最少要用个触发器，它有个无效状态。

6、四位扭环形计数器的有效状态有 个。