

PLANIFICACIÓN TEMPORAL DE CED-ISW (GRUPO 3) 2024/25 (versión v1.0, susceptible a cambios)

SEPTIEMBRE																									
L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	
					9	10	11	12	13	16	17	18		19	20	23	24	25	26	27	30				
						T			T		T			T			T		T						
					T0(Presentación)/T1(Binario)					T1(Álgebra)					T2 (Análisis y diseño CC)										
Semana 0					Semana 1					Semana 2					Semana 3										

OCTUBRE																									
L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	
	1	2	3	4	7	8	9	10	11	14	15	16		17	18	21	22	23	24	25	28	29	30		31
	T & L15	L11, L13		L14		T			T		T & L15	L11, L13		L14			T			T		T & L15	L11, L13		
T2 (Análisis y diseño CC)					T3 (Subsistemas combinacionales)					T3 (Subsistemas combinacionales)					T4 (Circ. Aritméticos)					T4 (Circ. Aritméticos)					
Semana 3					Semana 4					Semana 5					Semana 6					Semana 7					

NOVIEMBRE																									
L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	
4	5	6	7	8	11	12	13		14	15	18	19	20	21	22	25	26	27		28	29				
	T			Prueba1		T & L15	L11, L13		L14			T			T		T & L15	L11, L13		L14					
T4 (Circ. Aritméticos)					T5 (CSS)					T5 (CSS)					Tema 5 (CSS)										
Semana 8					Semana 9					Semana 10					Semana 11										

DICIEMBRE																			
L	M	X	J	V	L	M	X	J	V	L	M	X	J	V	L	M	X	J	V
2	3	4	5	6	9	10	11		12	13	16	17	18	19	20				
	T					T & L15	L11, L13		L14		T			Prueba2					
T6 (Subsistemas Secuenciales)					T6 (Subsistemas Secuenciales)					T6 (Subsistemas Secuenciales)									
Semana 12					Semana 13					Semana 14									

Clases de Laboratorio

L11: (Lab. G1.32) (19:40-21:30) (Prof. Gemma Sánchez)
 L13: (Lab. G1.35) (19:40-21:30) (Prof. Andreea Oprescu)
 L14: (Lab. G1.35) (15:30-17:20) (Prof. Andreea Oprescu)
 L15: (Lab. G1.35) (19:40-21:30) (Prof. Alejandro Millán)

	PROGRAMA (TEORÍA Y PROBLEMAS)
T0	Presentación de la Asignatura CED-ISW
T1	Fund. Matemáticos del diseño Lógico
T2	Diseño de Circ. Combinacionales
T3	Subsistemas Combinacionales
T4	Circuitos Aritméticos
T5	Circ. Secuenciales Síncronos
T6	Subsistemas Secuenciales (Registros y Contadores)

Sesión	PRÁCTICAS DE LABORATORIO	L15	L11, L13
1	Instrumental de laboratorio	01-oct	02-oct
2	Caracterización del inversor	15-oct	16-oct
3	Circuito con puertas NAND (azares)	29-oct	30-oct
4	Descripción de funciones combinacionales con Verilog	12-nov	13-nov
5	Descripción de funciones comb. con Verilog (cont.)	26-nov	27-nov
6	Descripción de subsistemas combinacionales con Verilog	10-dic	11-dic
7			

Aclaraciones:

T: clases de aula (Teoría y Problemas)