Sem Pipeline																							
Ciclo 1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
subi \$t2, \$t2, 4 IF Iw \$t1, 0(\$t2) add \$t3, \$t1, \$t4 add \$t4, \$t3, \$t3	: ID	EX	WB	IF	ID	EX	MEM	WB	IF	ID	EX	WB	IF	ID	EX	WB							
sw \$t4, 0(\$t2) beq \$t2, \$0, loop																	IF	ID	EX	MEM	IF	ID	EX
Ciclo 1	2	Com Pip	eline	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
1 subi \$t2, \$t2, 4 MEN		EX	MEM	WB	,	•	3	3	10	-11			1-7		10	/	10	23	20			-3	
2 lw \$t1, 0(\$t2)	MEM		EX	MEM	WB																		
Conflito de Dados (\$t1) Conflito Estrutural		stall																					
(componente MEM nas instruções 2 e 4)			stall																				
Conflito Estrutural (componente MEM nas				stall																			
instruções 2 e 3) 3 add \$t3, \$t1, \$t4					MEM	REG	EX	MEM	WB														
4 add \$t4, \$t3, \$t3						MEM	REG	EX	MEM	WB													
5 sw \$t4, 0(\$t2)							MEM	REG	EX	MEM	WB												