

Fecha: _____

UNASYN

Estructura

8) En una ~~estructura~~ de bus en la que mas de un dispositivo posee una cache y utiliza memoria compartida, existen aproximaciones para mantener la coherencia, nombre estas aproximaciones (p.127)

9) Segun el principio de localidad (p.128)

- Bloques muy grandes de cache aumentan la tasa de aciertos
- " " " " disminuyen " " " "
- la relacion entre bloques y tamaño es muy compleja y depende del programa en ejecucion

