

ARQUITECTURA AVANZADA DEL COMPUTADOR

(072-4663)

UNIDAD I

CONTEXTO EN ARQUITECTURAS AVANZADAS DEL COMPUTADOR

Dr. Alfonso Alfonsi

Grupo de Investigación de Arquitecturas de Sistemas de Control

Semestre I-2015



ARQUITECTURA AVANZADA DEL COMPUTADOR



Contenido Unidad I

- 1.1 Estilo Arquitectónico: Definición, ¿qué representa? Arquitectura de Sistemas: definición, características.
- 1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.
- 1.3 Procesadores. Microcontrolador (μC): Características. Modos de direccionamiento. Modos de programación. Conjunto de instrucciones. *DSP* (*Digital Signal Processors*): Características.
- 1.4 Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

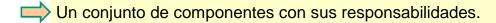


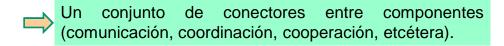


1.1 Estilo Arquitectónico

Un estilo arquitectónico <u>define</u> una familia de sistemas en términos de patrones estructurales, de control, de comunicación, etcétera.

Un estilo arquitectónico describe:





Restricciones que definen cómo se integran los componentes para formar el sistema.

Modelos que permiten comprender las propiedades de un sistema general en función de las propiedades conocidas de las partes que lo integran.

A. Alfonsi Arquitecturas Avanzada del Computador

3



Arquitectura Avanzada del Computador



1.1 Estilo Arquitectónico

Un estilo arquitectónico <u>define</u> (a alto nivel) la arquitectura de un sistema.

Arquitectura de un Sistema

La estructura conceptual y la organización lógica de una computadora o de un sistema basado en computadoras, desde el punto de vista de su uso o diseño; una realización particular de esto.







1.1 Estilo Arquitectónico

La <u>Arquitectura de Computadoras</u> se refiere a los atributos de un sistema que son visibles a un programador, es decir aquellos atributos que tienen un impacto directo en la ejecución lógica de un programa.

ARQUITECTURA VON NEUMANN

ARQUITECTURA HARVARD





A. Alfonsi

Arquitecturas Avanzada del Computador

5



Arquitectura Avanzada del Computador



1.1 Estilo Arquitectónico

La <u>Arquitectura del Software</u> es la organización fundamental de un sistema formada por sus componentes, las relaciones entre ellos y el contexto en el que se implantarán, y los principios que orientan su diseño y evolución. (IEEE Std 1471-2000)

Taxonomía de Estilo de Arquitecturas del Software

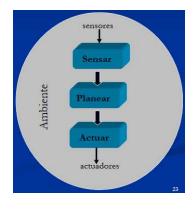
- 1. Centrada en los datos.
- 2. De flujo de datos.
- 3. De Llamar y regresar.
- Orientada a objetos.
- En capas.

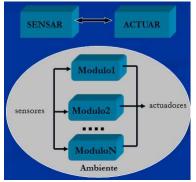




1.1 Estilo Arquitectónico

Arquitecturas de Control de Robots







Arquitectura Deliberativa de Control de Robots

Arquitectura Reactiva de Control de Robots

Arquitectura Híbrida de Control de Robots

A. Alfonsi

Arquitecturas Avanzada del Computador

7

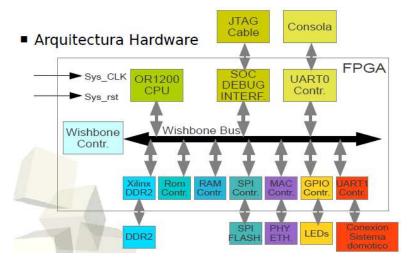


Arquitectura Avanzada del Computador



1.1 Estilo Arquitectónico

Arquitecturas de Hardware Control de un Sistema Domótico





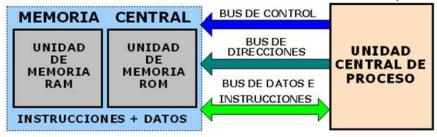


1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.

Arquitectura de Von Neumann o Arquitectura Princeton



John von Neumann (1903-1957)



A. Alfonsi

Arquitecturas Avanzada del Computador

9

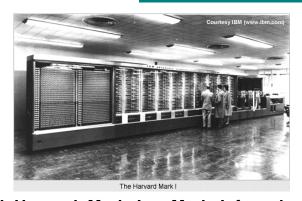


Arquitectura Avanzada del Computador



1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.

Arquitectura de Harvard





El Harvard Mark I o Mark I fue el primer ordenador electromecánico construido en la Universidad Harvard por Howard H. Aiken en 1944, con la subvención de IBM. Tenía 760.000 ruedas y 800 kilómetros de cable y se basaba en la máquina analítica de Charles Babbage.

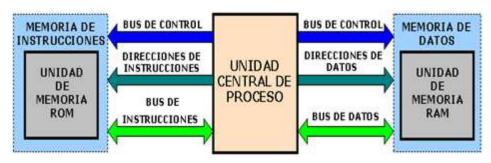




1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.

Arquitectura de Harvard

- √ Utiliza dos memorias independientes (datos e instrucciones).
- ✓ Cada palabra (datos e instrucciones) tiene un tamaño adecuado.
- ✓ Ejecuta las instrucciones en menor cantidad de ciclos por instrucción, pues logra un paralelismo a nivel de una instrucción mayor.



A. Alfonsi

Arquitecturas Avanzada del Computador

11



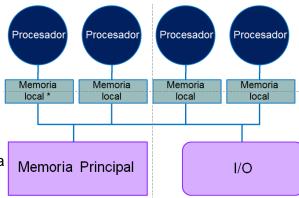
Arquitectura Avanzada del Computador



1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.

Arquitectura Multiprocesador

- Ventajas
 - ✓ Procesamiento paralelo
 - ✓ Cercanía entre CPUs permite altas tasas de transferencia de datos
- Desventajas
 - ✓ No todo es paralelizable.
 - ✓ Problemas de coherencia de memoria local con memoria principal.







1.2 Evolución y Desempeño del Computador: Arquitecturas, estructura y características.

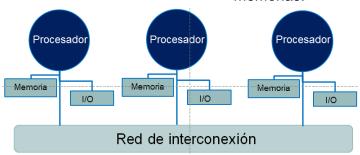
Arquitectura de Sistemas Distribuidos

Ventajas

- Procesamiento paralelo.
- Facilidad de incorporar y quitar nodos del sistema.

Desventajas

- No todo es paralelizable.
- Overhead en la transferencia de datos es considerablemente mayor.
- Problemas de coherencia de memorias.



A. Alfonsi

Arquitecturas Avanzada del Computador

13

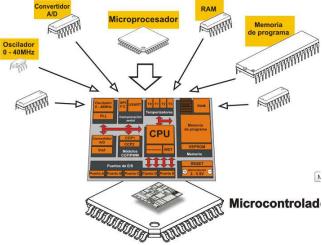


Arquitectura Avanzada del Computador



1.3. Procesadores: Microcontrolador (µC), Procesador Digital de Señales (DSP: Digital Signal Processors), FPGA (Field Programmable Gate Array).

Un <u>microcontrolador (μ C)</u> es un sistema autocontenido donde el procesador, soporte, memoria y entrada/salida se presentan dentro de un mismo integrado.



A. Alfonsi

Arquitecturas Avanzada del Computador





1.3. Procesadores: Microcontrolador (µC)

Tipos de Microcontroladores

Microcontroladores de 8 bits.

- Todos los recursos necesarios están incluidos en el circuito integrado.
- Solo necesitan alimentación y reloj.
- Proporcionan control e interfaz con dispositivos externos de manera programable.
- Repertorio de instrucciones RISC.

Disponen de:

Procesador de 8 bits, Reset, Reloj, Procesador, Memoria ROM para el programa e interfaz de programación, Memoria RAM para variables, Puertos I/O.

Adicionalmente pueden incluir:

Capacidad de depuración (*debugging*), Interrupciones, Temporizadores (*Timers*). I/O analógica, Puertos de Comunicación, Interfaz con memoria.

A. Alfonsi Arquitecturas Avanzada del Computador

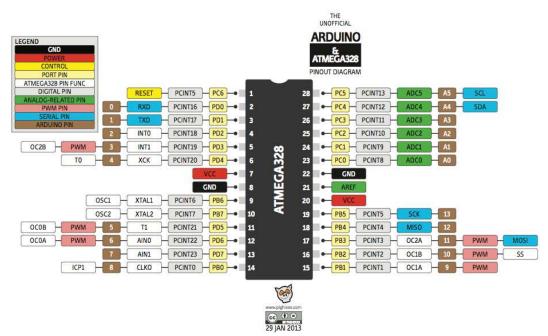
15



Arquitectura Avanzada del Computador



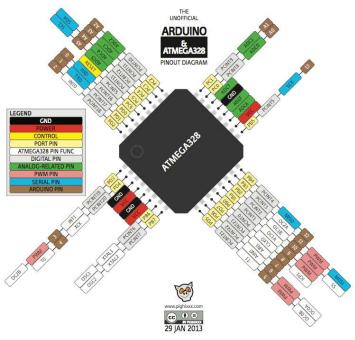
1.3. Procesadores: Microcontrolador (µC)







1.3. Procesadores: Microcontrolador (µC)



A. Alfonsi

Arquitecturas Avanzada del Computador

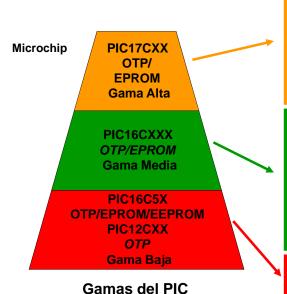
17



Arquitectura Avanzada del Computador



1.3. Procesadores: Microcontrolador (µC)



Se pueden configurar sistemas similares a los que utilizan los microprocesadores convencionales, capaces de ampliar la configuración interna, añadiendo nuevos dispositivos de memoria y de E/S externas. Admiten interrupciones, poseen puerto serie, varios temporizadores y mayores capacidades de memoria.

Admiten interrupciones, poseen comparadores de magnitudes analógicas, convertidores A/D, puertos serie y diversos temporizadores.

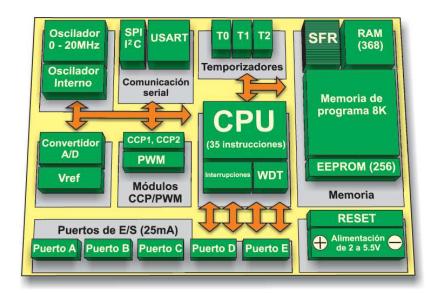
Algunos modelos disponen de una memoria de instrucciones del tipo *OTP* (*One Time Programmable*), que sólo la puede grabar una vez el usuario y que resulta mucho más económica en la implementación de prototipos y pequeñas series.

Sistema POR (POWER ON RESET), Perro guardián, (Watchdog), Código de protección, Líneas de E/S de alta corriente (20 y 25 mA), Modo de reposo (bajo consumo o SLEEP)





1.3. Procesadores: Microcontrolador (µC)





Microcontrolador PIC16F887

A. Alfonsi

Arquitecturas Avanzada del Computador

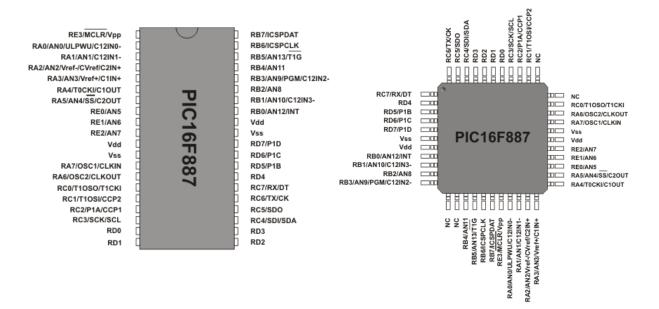
19



Arquitectura Avanzada del Computador



1.3. Procesadores: Microcontrolador (µC).



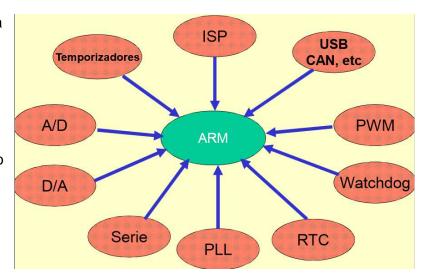




1.3. Procesadores: Microcontrolador (µC)

Microcontroladores de 16-32 bits.

- Se basa en Arquitectura RISC.
- Todos las familias de procesadores ARM comparten el mismo repertorio de instrucciones.
- Estructura del bus tipo Von Neuman (ARM7), tipo Harvard (Cortex y ARM9.
- Bus de 32 bits para datos e instrucciones.



A. Alfonsi

Arquitecturas Avanzada del Computador

21

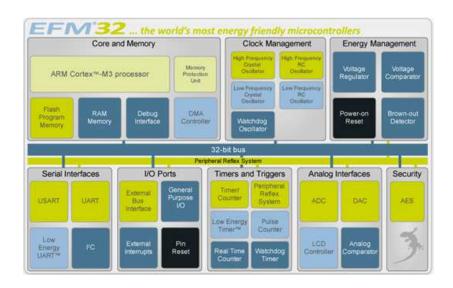


Arquitectura Avanzada del Computador



1.3. Procesadores: Microcontrolador (µC)

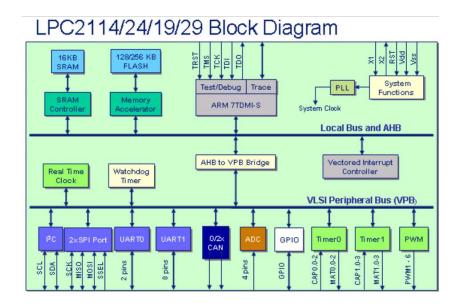
Microcontroladores de 16-32 bits.







1.3. Procesadores: Microcontrolador (µC)



A. Alfonsi

Arquitecturas Avanzada del Computador

23



Arquitectura Avanzada del Computador



1.3. Procesadores: Procesador Digital de Señales (DSP: Digital Signal Processors)

La idea ha sido explicar como el desarrollo de la tecnología informática nos permite procesar señales del mundo real mediante el uso de sistemas digitales. La meta final es el procesamiento digital de las señales en tiempo real.

Algoritmos para DSP.- El modelo matemático básico para las señales continuas está basado en las transformadas de Fourier y Laplace.



Por simple extensión y conveniente interpretación la transformada de Laplace da lugar a la transformada Z, fueron tratadas allá por el 1.730, cuando De Moivre introdujo el concepto "función generatriz" en la teoría de las probabilidades. Los años 40 trajo consigo un incremento y aplicación en la transformada Z.

La transformada de Fourier también tiene una forma equivalente para las señales digitales y es la transformada discreta de Fourier se popularizó durante los años 40 y 50. En 1.965 Cooley y Tukey publican un artículo poco prometedor titulado "Un algoritmo de las series complejas de Fourier para máquinas computadoras" o de la forma más refinada DFT. En él proporcionan un nuevo algoritmo conocido como la Transformada Rápida de Fourier (Fast Fourier Transform o FFT) el cual reduce de forma espectacular el número de multiplicaciones requeridas para el cálculo.





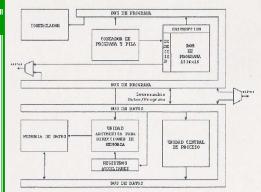
1.3. Procesadores: Procesador Digital de Señales (DSP: Digital Signal Processors)

En los dos primeros años de la década de los 80, se presentaros cuatro procesadores digitales de monocircuito:

- ✓El mérito al primer DSP en un solo circuito se le acredita a la empresa American Microsystems Inc. (AMI)S2811.
- ✓El Intel 2920 y el NEC mPD7720 estuvieron disponibles por la misma época.
- ✓Un poco más tarde, en 1.982, Texas Instruments introdujo el TMS32010 y con él llegó realmente el DSP monopastilla.

Diagrama del TMS32010

Los primeros DSP usan la arquitectura Harvard para separar la memoria de datos y la memoria de programa, utilizar ésta arquitectura significa que el flujo de datos no necesita interrumpirse a causa de la lectura de instrucciones.



A. Alfonsi

Arquitecturas Avanzada del Computador

25

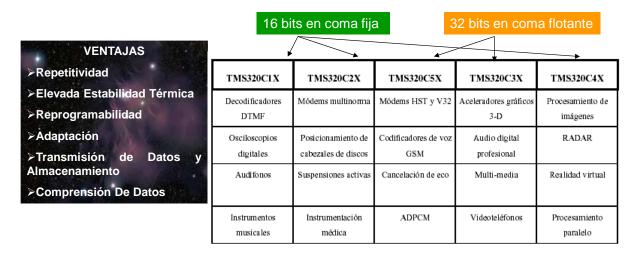


Arquitectura Avanzada del Computador



1.3. Procesadores: Procesador Digital de Señales (DSP: Digital Signal Processors)

SISTEMAS DSP EN LA PRÁCTICA

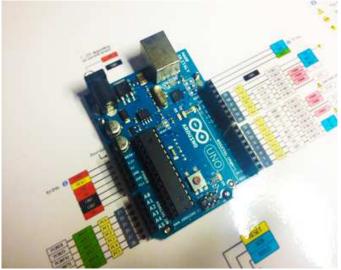






1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

Sistema de desarrollo: Arduino Uno



A. Alfonsi

Arquitecturas Avanzada del Computador

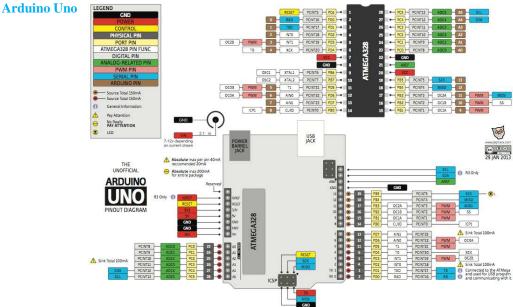
27



Arquitectura Avanzada del Computador



1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.



A. Alfonsi

Arquitecturas Avanzada del Computador



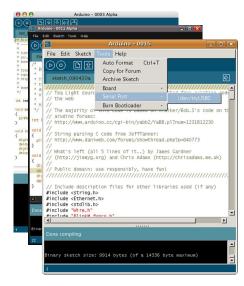


1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

Entorno de Desarrollo para Arduino

El entorno de Desarrollo Arduino está constituido por un editor de texto para escribir el código, un área de mensajes, una consola de texto, una barra de herramientas con botones para las funciones comunes, y una serie de menús. Permite la conexión con el hardware de Arduino para cargar los programas y comunicarse con ellos.

http://arduino.cc/es/Guide/HomePage



A. Alfonsi

Arquitecturas Avanzada del Computador

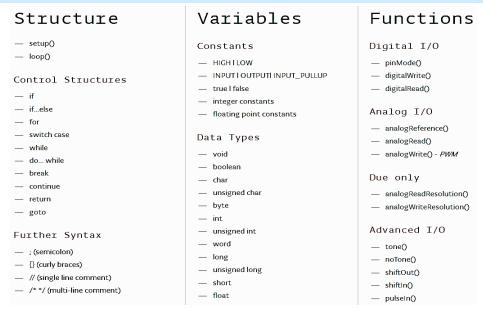
29



Arquitectura Avanzada del Computador



1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

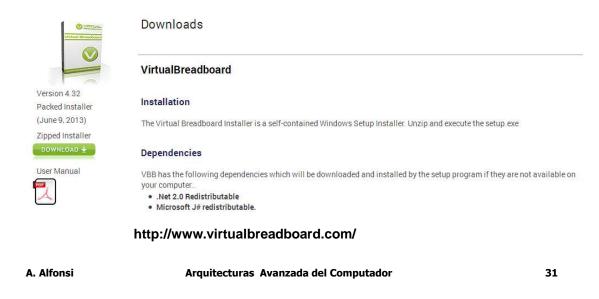






1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

Simulador libre de Arduino para Windows





Arquitectura Avanzada del Computador



1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

Aplicación de software libre



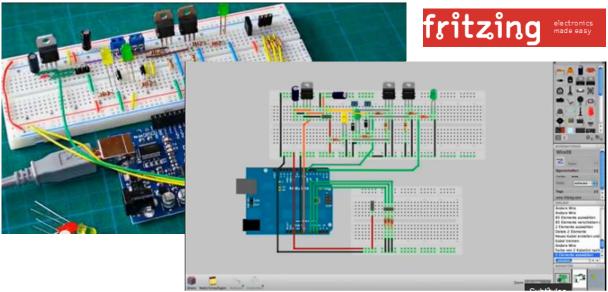
Fritzing es una aplicación de software libre que sirve para dibujar esquemáticos de forma muy visual, se puede visualizar el esquema real, simbólico y trazar las pistas para crear nuestro PCB.

http://fritzing.org/download/





1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.



http://fritzing.org/download/

A. Alfonsi

Arquitecturas Avanzada del Computador

33



Arquitectura Avanzada del Computador



1.4. Lenguajes de programación. Sistema de desarrollo. Herramientas computacionales para el desarrollo de aplicaciones.

ArduLab

Laboratorio Virtual con Arduino

ArduLab es un entorno de trabajo que permite interactuar con una placa Arduino (Diecimilia, Duemilanove o UNO) para conseguir crear un laboratorio virtual. Mediante **ArduLab** podemos realizar una serie de actividades y experimentos orientados principalmente al aprendizaje de conceptos sencillos relacionados con la tecnología (principalmente electrónica y robótica).

ArduLab no es un entorno de programación, es un Laboratorio Virtual de Experimentación que permite al usuario, aprender, probar y conocer como paso previo a la programación de sistemas, con sensores y actuadores, basados en Arduino.

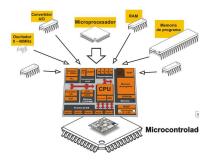
http://complubot.educa.madrid.org/proyectos/arduino/ardulab/ayuda/ardulab.html

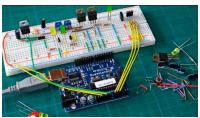




FIN

UNIDAD I CONTEXTO EN ARQUITECTURAS AVANZADAS DEL COMPUTADOR







A. Alfonsi

Arquitecturas Avanzada del Computador

35