Practica 9.- "Direccionamientos Multiples".

2.2.2.2- Modos de direccionamiento indizados complejos.

OBJETIVO DEL SUBTEMA. Modificar el programa que se diseño en el punto 2.2.2.1. El programa actualizado además, deberá generar el código máquina de los direccionamientos indexados complejos.

2.2.2.3- Modos de direccionamiento indizados indirectos.

OBJETIVO DEL SUBTEMA. Modificar el programa que se diseño en el punto 2.2.2.2. El programa actualizado además, deberá generar el código máquina de los direccionamientos indexados indirectos.

Introducción

DIRECCIONAMIENTO INHERENTE POR REGISTRO

Y los inherentes por registro, que si llevan operando pero hacen referencia únicamente a registros internos, en otras palabras no ocupan de la memoria:

CONLOC COP eb <etiqueta> INST r1,r2 ; por registro

En donde r1 y r2 significan registro 1 y 2 (respectivamente); un ejemplo de esto podría ser la siguiente instrucción en lenguaje ensamblador:

En la cual se indica que se copie lo que contiene el acumulador A en el acumulador B. Otro ejemplo podría ser el siguiente:

exg X,S

El cual dice que se cambie lo que contenga el registro X en el registro S.

Los valores del postbyte eb se pueden obtener de la tabla 3 pg 22 del archivo CPU12RG.PDF

DIRECCIONAMIENTO RELATIVO DE 9 BITS.

CONLOC 04 lb rr	<etiqueta></etiqueta>	DBEQ abdxys,rel9
CONLOC 04 lb rr	<etiqueta></etiqueta>	DBNE abdxys,rel9
CONLOC 04 lb rr	<etiqueta></etiqueta>	TBEQ abdxys,rel9
CONLOC 04 lb rr	<etiqueta></etiqueta>	TBNE abdxys,rel9
CONLOC 04 lb rr	<etiqueta></etiqueta>	IBEQ abdxys,rel9
CONLOC 04 lb rr	<etiqueta></etiqueta>	IBNE abdxys,rel9

El postbyte lb viene dado por la tabla 4 de la pg 23 de la guía de referencia del HC12 (archivo CPU12RG.PDF), el signo se toma dependiendo del valor de rel9.

Si rel9 es mayor o igual que el CONLOC siguiente, el signo es positivo, en caso contrario el signo es negativo.

Otros direccionamientos Direccionamientos Múltiples

COP dd mm hh ll mm xb mm xb ff mm xb ef ff	BCLR	opr8a,msk8 opr16a,msk8 oprx0_xysp,msk8 oprx9_xysp,msk8 oprx16_xysp,msk8	DIR EXT IDX IDX1 IDX2		
COP dd mm rr hh ll mm r xb mm rr xb ff mm rr xb ef ff rr	BRCLR	opr8a,msk8,rel8 opr16a,msk8,rel8 oprx0_xysp,msk8,re oprx9_xysp,msk8,re oprx16_xysp,msk8,	el8		
COP ii hh II xb ii hh II hh II xb hh II xb hh II xb xb	MOVB	#opr8i,opr16a #opr8i,oprx0_xysp opr16a,opr16a opr16a,oprx0_xysp oprx0_xysp,opr16a oprx0_xysp,oprx0_xy	INM-EXT INM-IDX EXT-EXT EXT-IDX IDX-EXT IDX-IDX		
COP jj kk hh ll	MOVW	#opr16ii,opr16i			
Ej:					
550D 4D 01 10					
TAB 5500 H – 5514 H =	SIM OTRO \$550	00			
FF ECH					

En Esta Práctica se deverá calcular:

- A) El código maquina de las instrucciones de todos los direccionamientos inherente por registro (EXG, TFR y SEX).
- B) El código maquina de las instrucciones de direccionamiento relativo de 9 bits. (DBEQ, DBNE, TBEQ, TBNE, IBEQ, IBNE)
- C) El Código maquina de las instrucciones múltiples (MOVB, MOVW, BSET, BCLR, BRSET y BRCLR), en todos sus modos de direccionamiento.

Enseguida muestro dos pantallas de las salidas que daría, de los cuales solo se tomaran en cuenta los direccionamientos mencionados.



