

Cronograma

Número de actividad	Plan de proyecto con las actividades planeadas	Responsable de cada actividad	Fecha de entregas estimadas.
1	Definir el funcionamiento del sistema y sus restricciones	Luis Diego Araya Porras y Yonathan Monge Sanabria	Del 18/03/25 al 20/03/25
2	Identificar las posibles combinaciones de entrada (valores de 2 bits)	Yonathan Monge Sanabria	Del 21/03/25 al 23/03/25
3	Diseñar la tabla de verdad para la suma circular y desarrollar su respectivo decodificador	Yonathan Monge Sanabria	Del 24/03/25 al 26/03/25
4	Implementación del circuito	Luis Diego Araya Porras	Del 27/03/25 al 30/03/2022
5	Pruebas y validación	Luis Diego Araya Porras	Del 31/03/25 al 01/04/25
6	Segunda etapa de investigación	Luis Diego Araya Porras y Yonathan Monge Sanabria	Del 02/04/25 al 04/04/25

7	Implementación de cambios y mejoras	Luis Diego Araya Porras	Del 05/04/25 al 07/04/25
8	Etapa de desacople	Luis Diego Araya Porras y Yonathan Monge Sanabria	Del 08/04/25 al 09/04/25
9	Desarrollo de la documentación estilo paper.	Yonathan Monge Sanabria	Del 07/04/25 al 10/04/25