Romina Espinosa Varela – is684310

Sistemas Distribuidos – ITESO

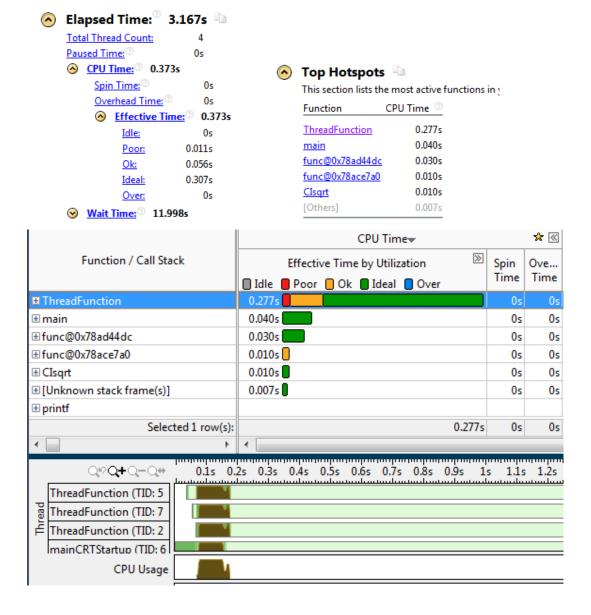
26 febrero 2015

Práctica 2

Utilizando la herramienta Parallel Amplifier identifica las regiones que hacen uso intensivo del CPU.

1. ¿Cuáles son las líneas de código que demandan mayor tiempo del CPU?

Las líneas que contienen el ciclo para comparar cada avión.



2. Basándonos en la información que obtenemos en la pregunta anterior, ¿cuál es la mejor forma de paralelizar?

Concentrando la mayor cantidad de trabajo posible en los hilos.

3. Basándonos en la ley de Amdahl y el reporte que nos muestra Parallel Amplifier, ¿Cuál es la aceleración esperada a lograr con 2 y 4 procesadores?

Considerando que se empleó un 87% del tiempo en trabajo paralelo (13% no), si duplicamos o cuadruplicamos el número de procesadores, el 13% tiempo será invariable y el 87% se reducirá a la mitad y a un cuarto respectivamente.