





# HISTORIA

Any questions?

You can find me at:

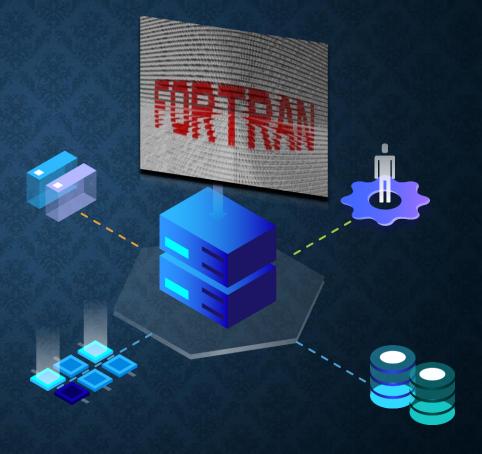
@username

user@mail.me



## PROCESO Y CONCEPCIÓN

Bring the attention of your audience over a key concept using icons or illustrations



### **ARQUITECTURA**

La memoria tiene una compleja función y proceso esta misma llevada a un sistema operativo llega a ser muy compleja por ello para comprender este tipo de proceso es necesario conocer su arquitectura un ordenador tiende a variar dependiendo del tipo de memoria del que se este ablando Pero generalmente se puede identificar siertas características comunes como por ejemplo.

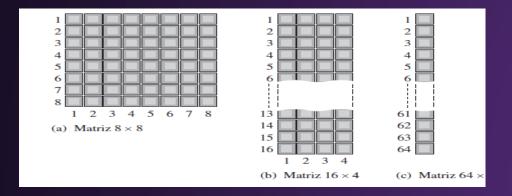
#### Celda de memoria

La célula o celda de memoria es el componente fundamental de la memoria de un ordenador la celda de memoria se conoce como un circuito que almacena un bit de información binaria y debe almacenar una lógica 1 (de alta tención) y reajustarse a una lógica 0 (nivel de baja tención) la memoria central, burbujas son las mas comunes y las flipflops.

Entre este tipo de celtas tenemos también

- Memoria estática SRAM es un tipo de circuito flip-flop implementando esta requiere muy poca energía
- Un segundo tipo es la DRAM que se basa en un condensador la carga de esta puede almacenar un 1 o un 0.





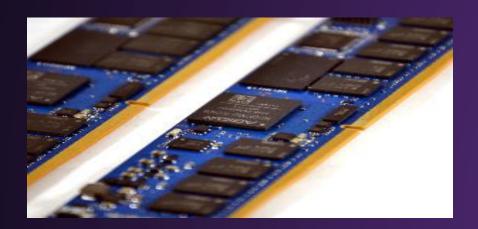
#### matriz de memoria

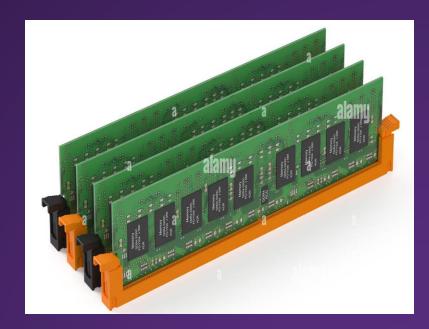
Cada elemento de almacenamiento en una memoria puede almacenar un 1 o un 0 y se denomina *celda*. Las memorias están formadas por matrices de celdas, . Cada bloque de la **matriz de memoria** representa una celda de almacenamiento y su situación se puede especificar mediante una fila y una columna.

#### controlador de memoria

los ordenadores almacenan los datos activos en la memoria de acceso aleatoria llamado RAM. Los chips de memoria RAM van conectados a la placa base y se enlazan al procesador del ordenador por medio de un bus frontal. Para el intercambio de datos de información. El controlador de memoria es un chip que normalmente se encuentra en la placa base.

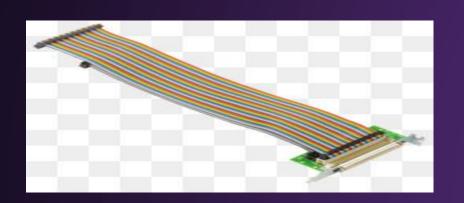
Todo este proceso ocurre en tan solo milisegundos por lo que este controlador es muy importante para sobrescribir en la DRAM sin este se perderían los datos almacenados este también gestiona otro tipo de operaciones y en algunos casos se utilizan tipos de controlador dual en este caso estos funcionan en paralelo





#### Bus de datos

Estos se conocen como un mecanismo de comunicación que une los dispositivos electrónicos en una computadora. Esta conexión les permite intercambiar información entre ellos, permitiendo así al procesador realizar operaciones y almacenar y recuperar datos estos suelen almacenar y transportar información por ello se conocen funciones como transporte, arbitraje, direccionamiento, control y protección.



#### CABLE BUS

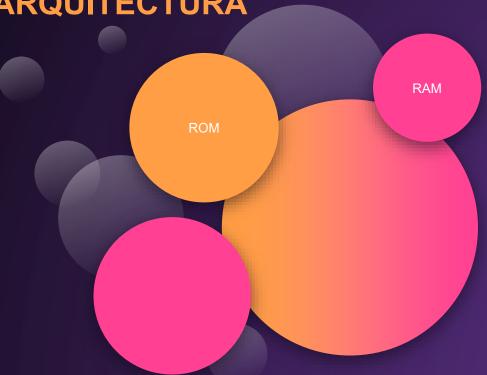


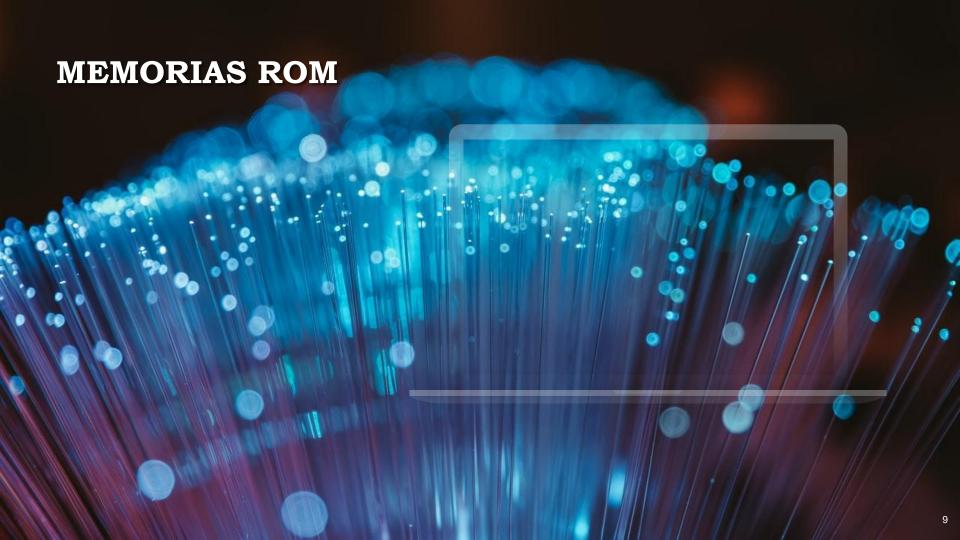
#### **Bus de direcciones**

8 bits viajando en un momento determinado es un byte de información

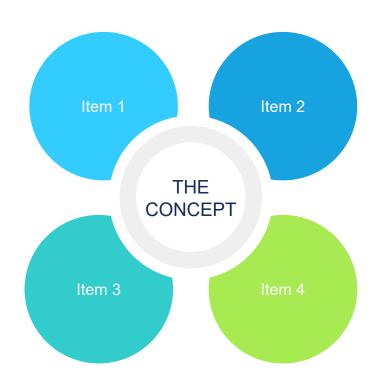
Un bus de direcciones es una arquitectura de bus de computadora utilizada para transferir datos entre dispositivos identificados por la dirección de hardware de la memoria. El bus de direcciones lo utiliza la CPU o un dispositivo habilitado para acceso directo a memoria (DMA) para localizar la dirección física .Todos los buses de direcciones son leídos y escritos por la CPU o DMA en forma de bits.

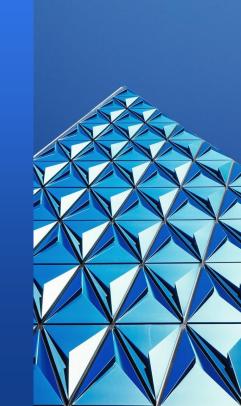
TIPOS DE MEMORIA MAS
CONOCIDOS POR SU
ARQUITECTURA





## **MEMORIAS RAM**

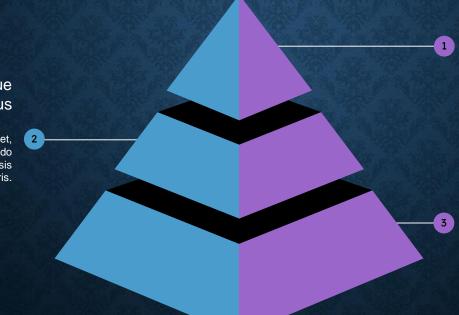




## **OUR PROCESS IS EASY**

## Vestibulum congue tempus

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor. Donec facilisis lacus eget mauris.



## Vestibulum congue tempus

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor. Donec facilisis lacus eget mauris.

## Vestibulum congue tempus

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor. Donec facilisis lacus eget mauris.