

Universidade Tecnológica Federal do Paraná Campus Apucarana Coordenação do Curso de Engenharia de Computação

JNIVERSIDADE TECNOLÓGICA FEDERAL DO PARANÁ	Disciplina:	Lógica Reconfigurável	
CAMPUS APUCARANA	Professor:	Marcelo de Oliveira	
	Período:	2024/2	
	Atividade	5: Luzes piscando	
Nome:			Data: 22/11/2024

Escreva um código que acenda um LED por vez, do LED0 ao LED9, e depois retorne do LED9 ao LED0. Inclua as seguintes funcionalidades nas chaves e/ou botões:

- Resetar o circuito
- Desabilitar (pausar) o circuito
- Duas (ou mais) opções de velocidade dos LEDs

Algumas dicas:

- Implemente o enable em uma chave e o reset em um botão (botões são ativados em 0)
- Não esqueça de incluir esses sinais na sensitivity list
- O reset reinicia os contadores e apaga o LED

O exercício deve ser apresentado para o professor na sala e entregue na forma de um relatório em PDF no Classroom, que deve incluir:

- Breve introdução contendo os conceitos (novos) da atividade
- Código VHDL comentado e/ou acompanhado de um texto explicativo
- Uma imagem (ou o PDF em anexo) do diagrama RTL

Atenção: esta atividade e as próximas podem ser feitas em duplas.