

BB11:

```
%result.addr = alloca 1
%a.addr = alloca 1
%b.addr = alloca 1
%row.addr = alloca 1
%column.addr = alloca 1
%i = alloca 1
store %result %result.addr
store %a %a.addr
store %b %b.addr
store %row %row.addr
store %column %column.addr
%1 = load %result.addr
store %1
store 1 %i
br BB12
```

BB12:

```
%2 = load %i
%cmp = icmp %2 40
br %cmp BB15 BB13
```

BB13:

```
%3 = load %result.addr
%4 = load %3
%5 = load %a.addr
%6 = load %row.addr
%idxprom = sext %6
%arrayidx = getelementptr %5 %idxprom
%7 = load %i
%idxprom1 = sext %7
%arrayidx2 = getelementptr %arrayidx 0 %idxprom1
%8 = load %arrayidx2
%9 = load %b.addr
%10 = load %i
%idxprom3 = sext %10
%arrayidx4 = getelementptr %9 %idxprom3
%11 = load %column.addr
%idxprom5 = sext %11
%arrayidx6 = getelementptr %arrayidx4 0 %idxprom5
%12 = load %arrayidx6
%13 = call @llvm.fmuladd.f64(%8, %12, %4)
%14 = load %result.addr
store %13 %14
br BB14
```

BB15:

```
ret
```

BB14:

```
%15 = load %i
%inc = add %15 1
store %inc %i
br BB12
```