

BB2:

```
%x.addr = alloca 1
%i = alloca 1
%factor = alloca 1
%result = alloca 1
%power = alloca 1
store %x %x.addr
store %result
store 1 %factor
%1 = load %x.addr
store %1 %power
store 2 %i
br BB3
```

BB3:

```
%2 = load %i
%cmp = icmp %2 10
br %cmp BB11 BB4
```

BB4:

```
%3 = load %factor
%4 = load %i
%mul = mul %3 %4
store %mul %factor
%5 = load %power
%6 = load %x.addr
%mul1 = fmul %5 %6
store %mul1 %power
%7 = load %i
%and = and %7 1
%cmp2 = icmp %and 0
br %cmp2 BB9 BB5
```

BB11:

```
%16 = load %result
ret %16
```

BB5:

```
%8 = load %i
%and3 = and %8 3
%cmp4 = icmp %and3 0
br %cmp4 BB7 BB6
```

BB6:

```
%9 = load %result
%10 = load %power
%11 = load %factor
%conv = sitofp %11
%div = fdiv %10 %conv
%add = fadd %9 %div
store %add %result
br BB8
```

BB7:

```
%12 = load %result
%13 = load %power
%14 = load %factor
%conv6 = sitofp %14
%div7 = fdiv %13 %conv6
%sub = fsub %12 %div7
store %sub %result
br BB8
```

BB8:

```
br BB9
```

BB9:

```
br BB10
```

BB10:

```
%15 = load %i
%inc = add %15 1
store %inc %i
br BB3
```