

### Sistemas Operacionais

Interação entre tarefas - coordenação

Prof. Carlos Maziero

DInf UFPR, Curitiba PR

Julho de 2020



### Conteúdo

- 1 Condições de disputa
- 2 Exclusão mútua
- 3 Mecanismos de coordenação
  - Inibição de interrupções
  - A solução trivial
  - Alternância de uso
  - Os algoritmos de Dekker & Peterson
  - Operações atômicas
- 4 Problemas



## Introdução

Sistemas complexos são implementados como **várias tarefas que cooperam entre si** para atingir os objetivos da aplicação.

A cooperação exige:

- **comunicar** informações entre as tarefas
- coordenar as tarefas para ter resultados coerentes

Este módulo apresenta os principais conceitos, problemas e soluções referentes à coordenação entre tarefas.



## Condições de disputa

Função de depósito em uma conta bancária (simplificada):

```
void depositar (long * saldo, long valor)
{
    (*saldo) += valor ;
}
```

Como fica essa função em código de máquina?

```
gcc -Wall -c -00 depositar.c
objdump --no-show-raw-insn -d depositar.o
```



# Em assembly (Intel 64 bits)

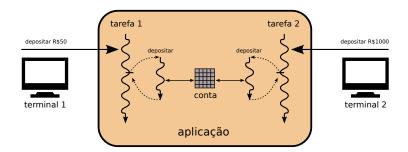
```
00000000000000000 <depositar>:
           ; carrega o conteúdo da memória apontada por "saldo" em EDX
                 -0x8(%rbp),%rax
                                       ; saldo → rax (endereço do saldo)
          mov
          mov (%rax), %edx ; mem[rax] \rightarrow edx
           ; carrega o conteúdo de "valor" no registrador EAX
                 -0xc(%rbp),%eax ; valor \rightarrow eax
7
          mov
           : soma EAX ao valor em EDX
          add
                %eax,%edx
                                        : eax + edx \rightarrow edx
10
11
           ; escreve o resultado em EDX na memória apontada por "saldo"
12
                 -0x8(\%rbp), %rax; saldo \rightarrow rax
13
          mov
                %edx.(%rax) : edx \rightarrow mem[rax]
14
          mov
```

Atenção: as operações aritméticas ocorrem nos registradores



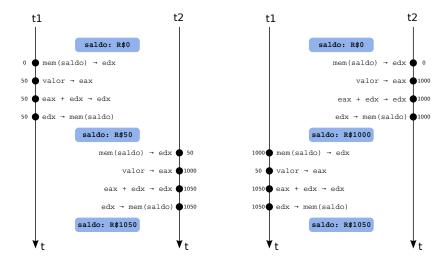
# Condições de disputa

Dois clientes fazendo depósitos simultâneos:



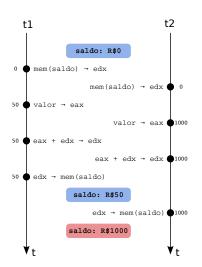


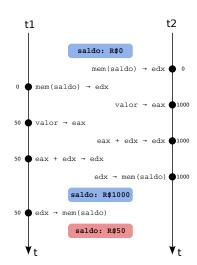
### Execuções independentes





### Execuções concorrentes







# Condição de disputa

### Definição:

- Erros gerados por acessos concorrentes a dados
- Podem ocorrer em qualquer sistema concorrente
- Envolvem ao menos uma operação de escrita
- Termo vem do inglês *Race Condition*



# Condição de disputa

### Condições de disputa são **erros dinâmicos**:

- Não aparecem no código fonte
- Só se manifestam durante a execução
- São difíceis de detectar
- Podem ocorrer raramente ou mesmo nunca
- Sua depuração pode ser muito complexa

É melhor **prevenir** condições de disputa que *consertá-las*.



### Condições de Bernstein

Permitem formalizar as condições de disputa:

- $\bullet$   $t_1$  e  $t_2$ : duas tarefas executando em paralelo
- $\mathbf{R}(t_i)$ : conjunto de variáveis lidas por  $t_i$
- $W(t_i)$ : conjunto de variáveis escritas por  $t_i$

 $t_1$  e  $t_2$  são independentes (sem condições de disputa) sse:

$$t_1 \mid\mid t_2 \iff \begin{cases} /\!\!/ t_1 \text{ não lê as variáveis escritas por } t_2 \\ \mathcal{R}(t_1) \cap \mathcal{W}(t_2) = \emptyset \\ /\!\!/ t_2 \text{ não lê as variáveis escritas por } t_1 \\ \mathcal{R}(t_2) \cap \mathcal{W}(t_1) = \emptyset \\ /\!\!/ t_1 \text{ e } t_2 \text{ não escrevem nas mesmas variáveis} \\ \mathcal{W}(t_1) \cap \mathcal{W}(t_2) = \emptyset \\ \end{cases}$$



### Seções críticas

### Seção crítica

Trecho de código de cada tarefa que acessa dados compartilhados, onde podem ocorrer condições de disputa.

As seções críticas das tarefas  $t_1$  e  $t_2$  são:

```
(*saldo) += valor ;
```

### Exclusão mútua

Impedir o entrelaçamento de seções críticas, de modo que apenas uma tarefa esteja na seção crítica a cada instante.



### Exclusão mútua

Cada seção crítica *i* pode ser associada a um identificador *cs<sub>i</sub>*.

#### Primitivas de controle:

- enter $(t_a, cs_i)$ : a tarefa  $t_a$  deseja entrar na seção crítica  $cs_i$
- leave $(t_a, cs_i)$ , a tarefa  $t_a$  está saindo da seção crítica  $cs_i$

A primitiva enter  $(t_a, cs_i)$  é bloqueante:  $t_a$  aguarda até que  $cs_i$ esteja livre.



### Exclusão mútua

### O código da operação de depósito pode ser reescrito assim:

```
void depositar (long conta, long *saldo, long valor)
    enter (conta); // entra na seção crítica "conta"
     (*saldo) += valor ; // usa as variáveis compartilhadas
    leave (conta):
                   // sai da seção crítica
5
6
```

A variável conta representa uma seção crítica.



### Exclusão mútua

Os mecanismos de exclusão mútua devem garantir:

Exclusão mútua: só uma tarefa pode estar na seção crítica.

Espera limitada: a seção crítica é acessível em tempo finito.

Independência de outras tarefas : o acesso à seção crítica depende somente das tarefas que querem usá-la.

Independência de fatores físicos : o acesso não deve depender do tempo ou de outros fatores físicos.



# Solução: inibir interrupções

Inibir as interrupções durante o acesso à seção crítica Impedir as trocas de contexto dentro da seção crítica Solução simples, mas raramente usada em aplicações:

- A preempção por tempo para de funcionar
- As interrupções de entrada/saída não são tratadas
- A tarefa que está na seção crítica não pode realizar E/S
- Só funciona em sistemas mono-processados

Usada em situações específicas dentro do núcleo do SO



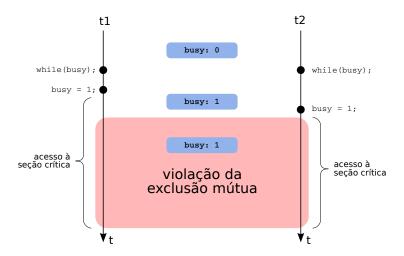
## Uma solução trivial

### Usar uma variável *busy* para o status da seção crítica:

```
int busy = 0;  // a seção está inicialmente livre
   void enter ()
     while (busy); // espera enquanto a seção estiver ocupada
     busy = 1 ; // marca a seção como ocupada
   }
   void leave ()
10
     busy = 0; // libera a seção (marca como livre)
11
12
```



### Uma solução trivial





### Solução: alternar o uso

Uma variável *turno* indica quem pode entrar na seção crítica:

```
int turn = 0:
   int num tasks :
   void enter (int task) // task vale 0, 1, ..., num_tasks-1
     while (turn != task) ; // a tarefa espera seu turno
7
   void leave (int task)
10
      turn = (turn + 1) % num_tasks ; // turno da próxima tarefa
11
12
```

Sequência de acessos:  $t_0 \rightarrow t_1 \rightarrow t_2 \rightarrow \cdots \rightarrow t_{n-1} \rightarrow t_0 \rightarrow \cdots$ 



### A solução de Dekker & Peterson

Proposto por Dekker (1965) e melhorado por Peterson (1981):

```
int turn = 0 ;  // indica de quem éa vez
   int wants[2] = {0, 0}; // a tarefa i quer acessar?
   void enter (int task) // task pode valer 0 ou 1
5
    int other = 1 - task ; // indica a outra tarefa
    wants[task] = 1;  // task quer acessar a seção crítica
    turn = other :
    while ((turn == other) && wants[other]) {} ; // espera ocupada
   }
10
11
   void leave (int task)
12
13
    wants[task] = 0 ; // task libera a seção crítica
14
15
```



## Solução: Operações atômicas

Instruções de máquina específicas para exclusão:

- TSL Test and Set Lock
- CAS Compare and Swap
- XCHG Exchange

Comportamento da instrução TSL:

$$TSL(x) = \begin{cases} old \leftarrow x & // \text{ guarda o valor anterior} \\ x \leftarrow 1 & // \text{ ativa o flag} \\ return(old) & // \text{ devolve o valor anterior} \end{cases}$$



# Solução: operações atômicas

### Implementação de enter e leave usando TSL:

```
int lock = 0;  // variável de trava

void enter (int *lock)  // passa o endereço da trava
{
  while ( TSL (*lock) );  // espera ocupada
}

void leave (int *lock)
{
  (*lock) = 0;  // libera a seção crítica
}
```

Usados para seções críticas no núcleo do SO (Spinlocks)



## Problemas dessas soluções

As soluções vistas até agora têm problemas:

Ineficiência: teste contínuo de uma condição (**espera ocupada**); o ideal seria suspender as tarefas.

Injustiça: não garantem ordem no acesso; uma tarefa pode entrar e sair da seção crítica várias vezes em sequência.

Essas soluções são usadas apenas dentro do núcleo do SO e em sistemas simples.