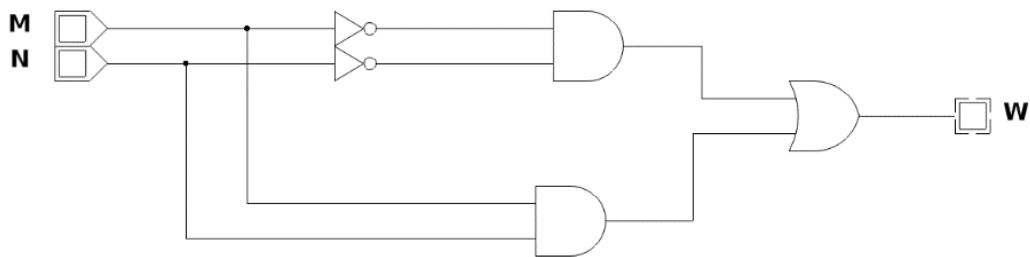


Álgebra Booleana e Circuitos Digitais
Faculdade de Computação e Informática
Ciência da Computação – 2º Semestre 2018

Atividade prática – Laboratório 2

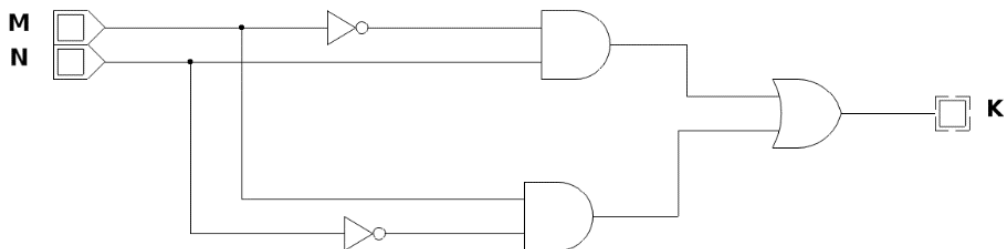
- A) Utilizando o simulador CEDAR monte o esquema de portas lógicas, construa a expressão booleana e complete a tabela verdade abaixo.



W = _____

M	N	W
0	0	
0	1	
1	0	
1	1	

- B) Utilizando o simulador CEDAR monte o esquema de portas lógicas, construa a expressão booleana e complete a tabela verdade abaixo.

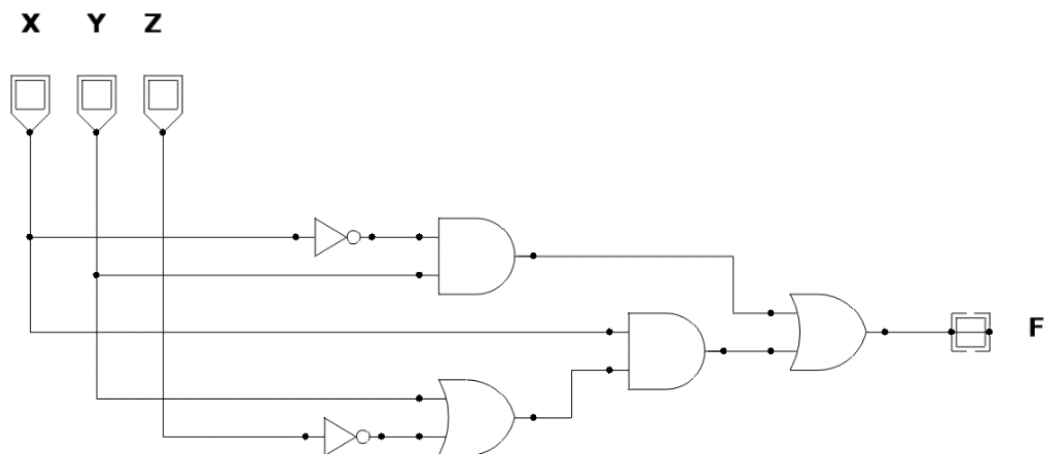


K = _____

M	N	K
0	0	
0	1	
1	0	
1	1	

- C) Observando as duas tabelas verdade, sugira um nome para cada um dos esquemas implementados.

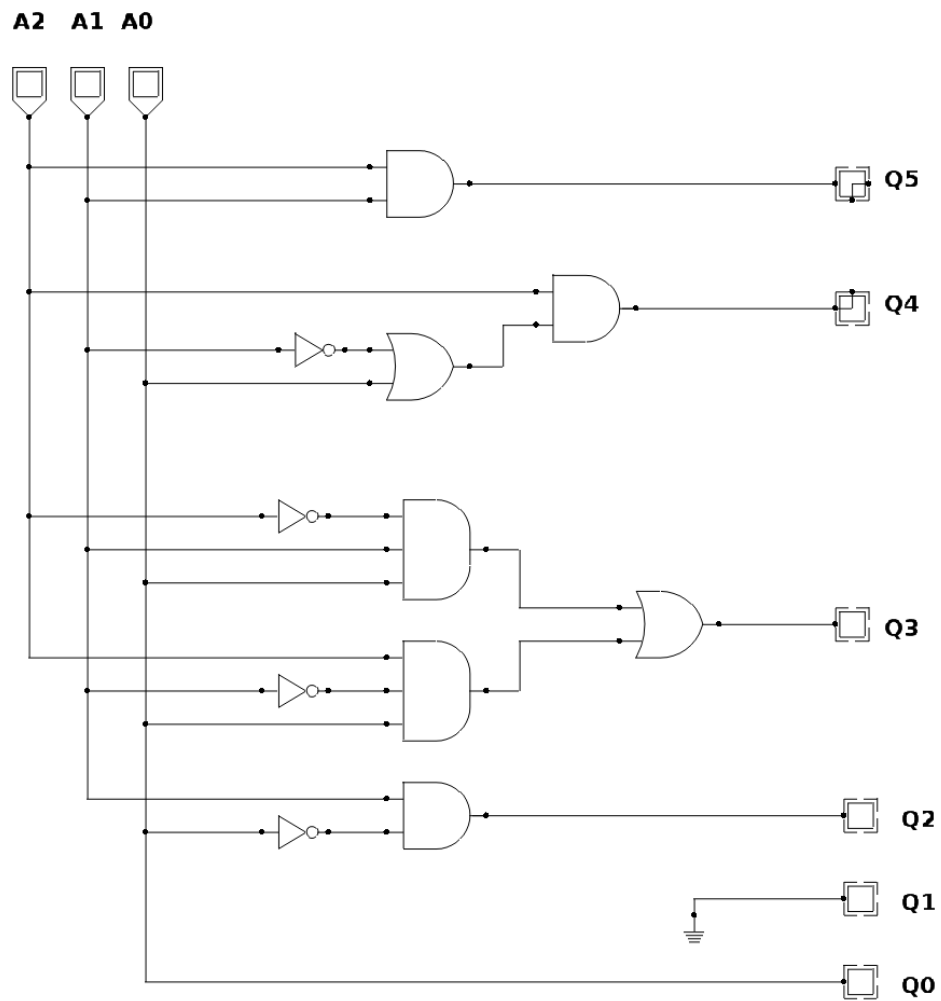
D) Utilizando o simulador CEDAR monte o esquema de portas lógicas, construa a expressão booleana e complete a tabela verdade abaixo.



F = _____

X	Y	Z	F
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	
1	1	0	
1	1	1	

E) Utilizando o simulador CEDAR monte o esquema de portas lógicas e complete a tabela verdade abaixo.



A2	A1	A0	Q5	Q4	Q3	Q2	Q1	Q0
0	0	0						
0	0	1						
0	1	0						
0	1	1						
1	0	0						
1	0	1						
1	1	0						
1	1	1						