

## Projekat Accelerator – Project Charter

### Naziv projekta

**UBRZAVANJE ZAKLJUČIVANJA KONVULACIONIH NEURONSKIH MREŽA I IMPLEMENTACIJA ALGORITAMA (ACCELERATOR) NA PYNQ-Z2 (FPGA) PLOČI**

### Namena projekta

Primena algoritama za ubrzavanje (acceleration) prepoznavanja slika u neuronskim mrežama za brže dobijanje povratnih informacija o konkretnoj slici (objektu) kao i implementacija takvih algoritama na pynq-z2 ploči.

### Ciljevi projekta

- ❖ Definisanje i analiza principa rada sistema kao i potrebnih komponenti.
- ❖ Projektovanje i razvoj sistema kao i testiranje njegove funkcionalnosti.
- ❖ Finalizacija celokupnog projekta i izrada prateće dokumentacije.

### Stejkholderi

Klijent: Dr Aleksandar Peulić  
Projekt menadžer: Luka Jevtić

### Ključni događaji

- Definisan princip rada sistema (11. Septembar 2022.)
- Testiranje prve radne verzije sistema (14. Septembar 2022.)
- Finalizacija celokupnog projekta (18. Septembar 2019.)

### Pretpostavke, ograničenja i rizici

Postoji veliki broj potencijalnih kupaca; Dostupnost hardverskih komponenti / Kratak vremenski period.

### Kontakt osoba

Luka Jevtić, Projekt menadžer  
e-mail: luka.jevtic341@gmail.com