

weryfikacja funkcjonalna

Autor:

Łukasz Wolny

1. Test akumulatora

```
module accumulator
//=====
// REQ1: Akumulator musi mieć zapis synchroniczny do narastającego zbocza
zegara.
// REQ2: Akumulator musi posiadać asynchroniczny sygnał resetu.
// REQ3: Akumulator musi posiadać sygnał zezwolenia na zapis (ce).
//=====
```

Plan testów

- Test 1: test

Zapis/odczyt

1. Wylosowanie *ceAcu* i data *in*.
2. Podanie na wejściu DUT *ceAcu* oraz data *in*.
3. W kolejnym takcie zegara, sprawdzenie czy dana na wyjściu jest równa tej spodziewanej:

- Test 2 : test_reset

Reset

1. Ustawienie *rst*=1.
2. Poczekać jedno zbocze zegara.
3. Ustaw *rst*=0.
4. Sprawdzenie czy dana na wyjściu DUT jest równa 0.

Matryca pokrycia

Wymagania	Weryfikacja
REQ_1	test
REQ_2	test_reset
REQ_3	test