



该用户从未签到

EDA365版主(50)

[电子社区](#) [EDA工具&PCB设计](#) [Cadence Allegro论坛](#) [Cadence Allegro教程资料区](#) [PADS转Allegro经验大全](#)

发消息

## 1月份电巢直播计划

[返回列表](#) 1 2 3 4 5 6 7 8 9 10 ... 31 1 / 31 页 下一页

查看: 8606 | 回复: 463

### PADS转Allegro经验大全 [复制链接]



发表于 2019-6-15 21:13 | 只看该作者 | 只看大图 ▶

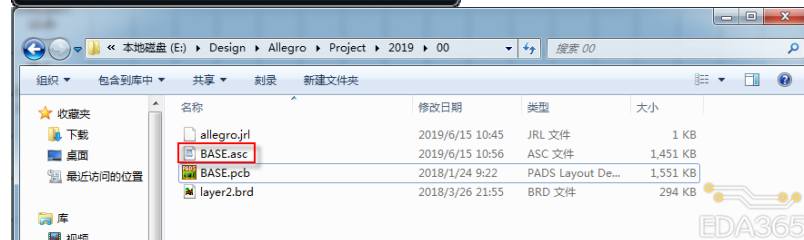
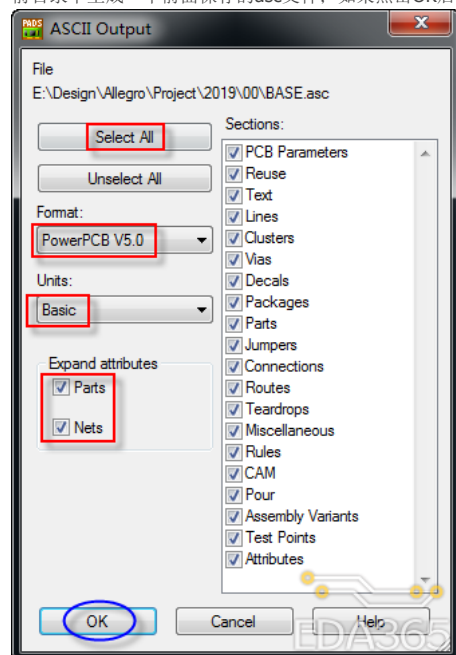
1# 电梯直达

本帖最后由 這辈子懺悻 于 2020-5-12 16:06 编辑

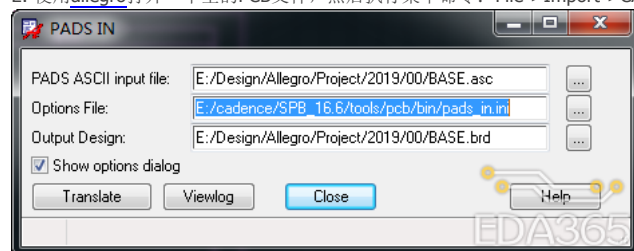
. \4 m5 n+ F+ Z

#### 本帖隐藏的内容

1. 使用pads软件打开PCB文件，然后执行菜单命令：File->Export->弹出的对话框中点击“保存”。然后按下图设置后点击“OK”按钮，会在当前目录下生成一个前面保存的asc文件；如果点击OK后有弹出其它提示就点击“确定”就好了。



2. 使用allegro打开一个空的PCB文件，然后执行菜单命令：File->Import->CAD Translators->PADS，弹出如下对话框： - a0 F" z\$ i9 M/ d



PADS ASCII input file: 选择前面由PADS保存的asc文件（建议放在brd当前目录下）； % s. o6 i\* s4 d5 S5 J% o4 w; e2 C

Output Design: 转换后输出的brd文件的命名及保存路径，此项无需选择，会根据PADS ASCII input file的选择自动定义；

Options File: 选择allegro安装目录下cadence/SPB\_16.6/tools/pcb/bin/pads\_in.ini文件； k\$ S1 g4 Z7 1\$ Z

**注意：文件和路径中都不能有非法字符或空格存在，否则会转换失败！**

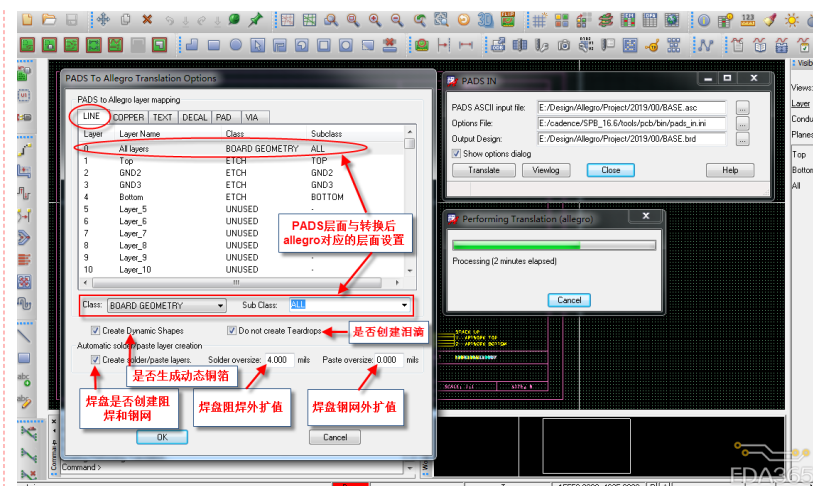
Show options dialog: 勾选此选项后，点击“Translate”按钮后可对转换后2D Line、铜箔、text、封装丝印框、焊盘以及过孔对应到allegro的层



该用户从未签到  
EDA365版主(50)



发消息



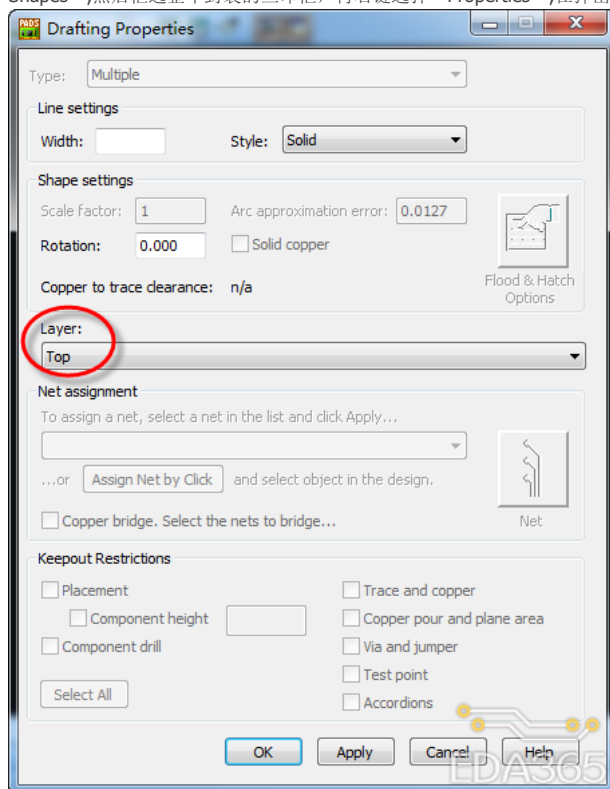
如果没有勾选Show options dialog选项，点击“Translate”按钮后就不会弹出以上图片的设置界面，而是直接进行转换。

7 V7 M! L% @% ^3 y& v0 [. T8 g

3. 设置完成后点击“OK”按钮开始进行转换，转换完成后会在前面设置的ASCII input file定义的路径下生成brd文件，此文件便是转换完成后的allegro文件了；

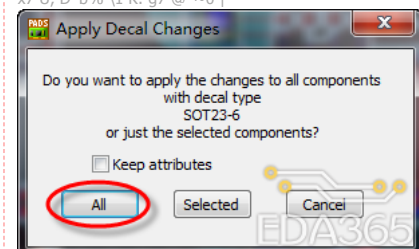
4. 如果转换后发现有的封装的丝印框丢失了，则需要在PADS上将对应的封装的丝印框改到TOP层去，然后保存，再导出asc文件后重新转换。或者试试在PADS上查看该类封装的丝印框所在的层面，然后在转换设置里面将对应的封装的丝印框的层面对应到allegro的封装丝印框的层面去，然后再进行转换。以下是在PADS上将封装的丝印框修改到TOP层面的详细操作：\$ J+ A1 E/ J5 e4 Y% E- B

在PADS上右键选择“Select Components”，然后点击需要编辑的器件，然后再右键选择“Edit Decal”，进入封装编辑界面后右键选择“Select Shapes”，然后框选整个封装的丝印框，再右键选择“Properties”，在弹出的对话框中将Layer层改为TOP，然后点击OK。



然后关闭封装编辑界面（点击右上角的X），回到PCB界面上，在弹出的对话框中，点击“All”按钮，将修改更新到所有此类封装的器件上。

x7 U, D' b% \1 K: g7 @' ~0 |



\$ y1 v# X6 \_0 s7 t ' s( n2 \5 L# E& v u





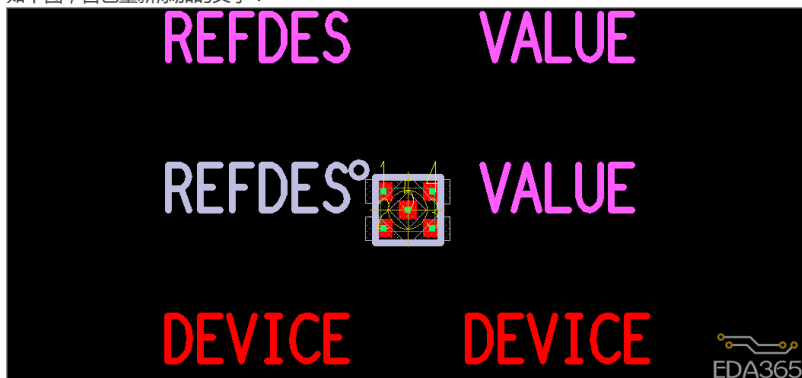
该用户从未签到  
EDA365版主(50)



发消息



如下图，自己重新添加的文字：



D. 如果是使用15.x版本导入的pads，则还需要对椭圆形的钻孔焊盘进行处理，因为15.x的转过来的椭圆形钻孔会变成圆形的，16.x的就不会。15.x的需要根据PADS上椭圆形钻孔焊盘的尺寸新建好焊盘后在封装里面替换该焊盘。

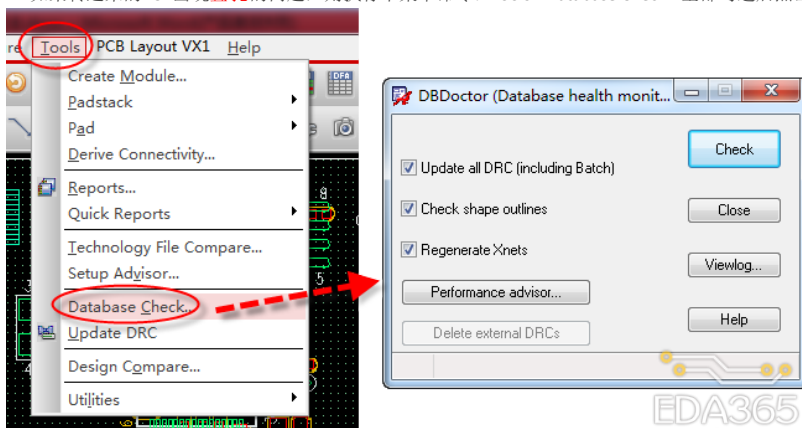
E. **PLACE\_BOUND\_TOP**高度添加，这个不一定需要做的，根据自己的需求选择，如果后期需要导出3D结构文件，那么器件的高度信息就必须在封装里面的PLACE\_BOUND\_TOP中加进去，如果没这个需求或封装规范没这个限制要求可以不做处理；

F. 如果是在转换得PCB得基础上做设计，为保证设计得正确性，需要再更新一下网表，以防转换过来的PCB有网络或者器件丢失的情况。

**pads网表导入allegro的操作详细请见以下链接的帖子：** <https://www.eda365.com/thread-230850-1-1.html>

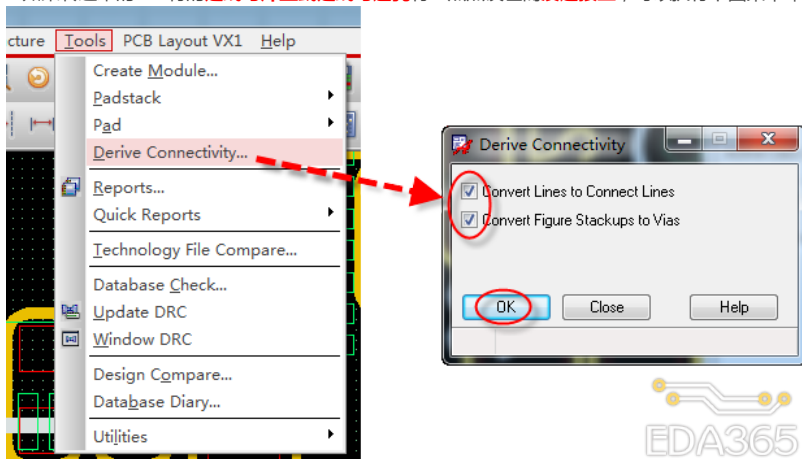
3 Z0 a9 f\* m" S  
+ L' |8 g! A ^

7. 如果转过来的PCB出现**叠孔**的问题，则执行下菜单命令：Tools->Database Check->全部勾选后点击“Check”按钮运行下即可；



i. X. ^, e: a/ e# W& k! w/ i

8. 如果转过来的PCB有的**走线与焊盘或走线与过孔**有一点点误差而**没连接上**，可以执行下图菜单命令跑一下！





该用户从未签到  
EDA365版主(50)



发消息

這例子誰粹、

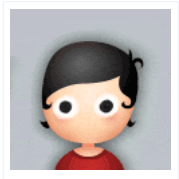


该用户从未签到  
EDA365版主(50)



发消息

lh2005

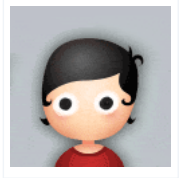


该用户从未签到  
三级会员(30)



发消息

endino



该用户从未签到  
初级新手(9)



发消息

zig2015

5 V7 |' r1 R. ^7 w

#在这里快速回复#

★ 收藏 45    👍 评分    📄 淘帖    ⬆️ 支持！ 2    ⬇️ 反对！

???

点评    回复

举报

EDA365微信号及QQ群号！

👤 楼主 | 发表于 2019-6-23 01:09 | 只看该作者

推荐

304495297 发表于 2019-6-22 15:23\$ i3 Z, a+ L! Z1 \_" P  
一直都可以啊!难道有什么不一样？

没说不可以也没说有什么不一样哦，就是讲下转换操作，以及转换的一些注意事项，还有就是转换后需要做哪些处理，对整个过程详细描述下，这个网上资料比较少有这么全的，可能老司机经常转就知道，对于很多没玩过的人是很好的资料！一个帖子就可以知道怎么转换，转换后需要对封装做哪些处理，需要检查哪些东西！' g/ K, @% E2 i/ ~

???

点评    回复    支持 2    反对 0

评分    举报

👤 发表于 2020-6-18 14:49 | 只看该作者

推荐

感谢版主分享

点评    回复    支持 0    反对 1

评分    举报

👤 发表于 2019-6-16 06:28 | 只看该作者

4#

Thank You share!9 j; Z! e, R% Y\$ T' R

点评    回复    支持    反对

评分    举报

👤 发表于 2019-6-16 16:28 | 只看该作者

9#

这个会不会比较麻烦？