

Nombre en MAX 1000	Núm. Pin FPGA	Ubicación	Estándar de alimentación	Descripción
LED1	PIN_A8	Max 1000	3.3 V LVTTTL	8 LEDs. El LED8 es el que está ubicado más a la izquierda. Con un nivel bajo, LED apagado; con un nivel alto, encendido.
LED2	PIN_A9	Max 1000	3.3 V LVTTTL	
LED3	PIN_A11	Max 1000	3.3 V LVTTTL	
LED4	PIN_A10	Max 1000	3.3 V LVTTTL	
LED5	PIN_B10	Max 1000	3.3 V LVTTTL	
LED6	PIN_C9	Max 1000	3.3 V LVTTTL	
LED7	PIN_C10	Max 1000	3.3 V LVTTTL	
LED8	PIN_D8	Max 1000	3.3 V LVTTTL	
RESET	PIN_E7	Max 1000	3.3 V LVTTTL	Botón de reset. Ubicado en la parte inferior izquierda de la MAX 1000. El reset se activa a nivel bajo al pulsar el botón.
USER_BTN	PIN_E6	Max 1000	3.3 V Schmitt Trigger	Botón de usuario. Ubicado en la parte superior derecha de la MAX 1000. Cuando se pulsa introduce un nivel bajo; cuando no está pulsado es un nivel alto.
CLK_12M	PIN_H6	Max 1000	3.3 V Schmitt Trigger	Entrada conectada a un reloj de 12 MHz.
PUNTO	PIN_J12	Max 1000 expansión	3.3 V LVTTTL	Segmentos y punto decimal del display de 7 segmentos de la tarjeta de expansión. El display es tipo ánodo común. Los segmentos y el punto decimal se activan con niveles bajos. Los segmentos a,..., g se corresponden con SEG7,...,SEG1, por ese orden.
SEG7	PIN_K12	Max 1000 expansión	3.3 V LVTTTL	
SEG6	PIN_K11	Max 1000 expansión	3.3 V LVTTTL	
SEG5	PIN_J13	Max 1000 expansión	3.3 V LVTTTL	
SEG4	PIN_J10	Max 1000 expansión	3.3 V LVTTTL	
SEG3	PIN_H10	Max 1000 expansión	3.3 V LVTTTL	
SEG2	PIN_G12	Max 1000 expansión	3.3 V LVTTTL	
SEG1	PIN_H13	Max 1000 expansión	3.3 V LVTTTL	
SWITCH4	PIN_E3	Max 1000 expansión	3.3 V LVTTTL	Microinterruptores de la tarjeta de expansión. En el cuerpo del microinterruptor está rotulado el número de interruptor (1, ...,4). Cuando el interruptor está en ON introduce un nivel bajo, en caso contrario introduce un nivel alto.
SWITCH3	PIN_D1	Max 1000 expansión	3.3 V LVTTTL	
SWITCH2	PIN_C1	Max 1000 expansión	3.3 V LVTTTL	
SWITCH1	PIN_C2	Max 1000 expansión	3.3 V LVTTTL	

