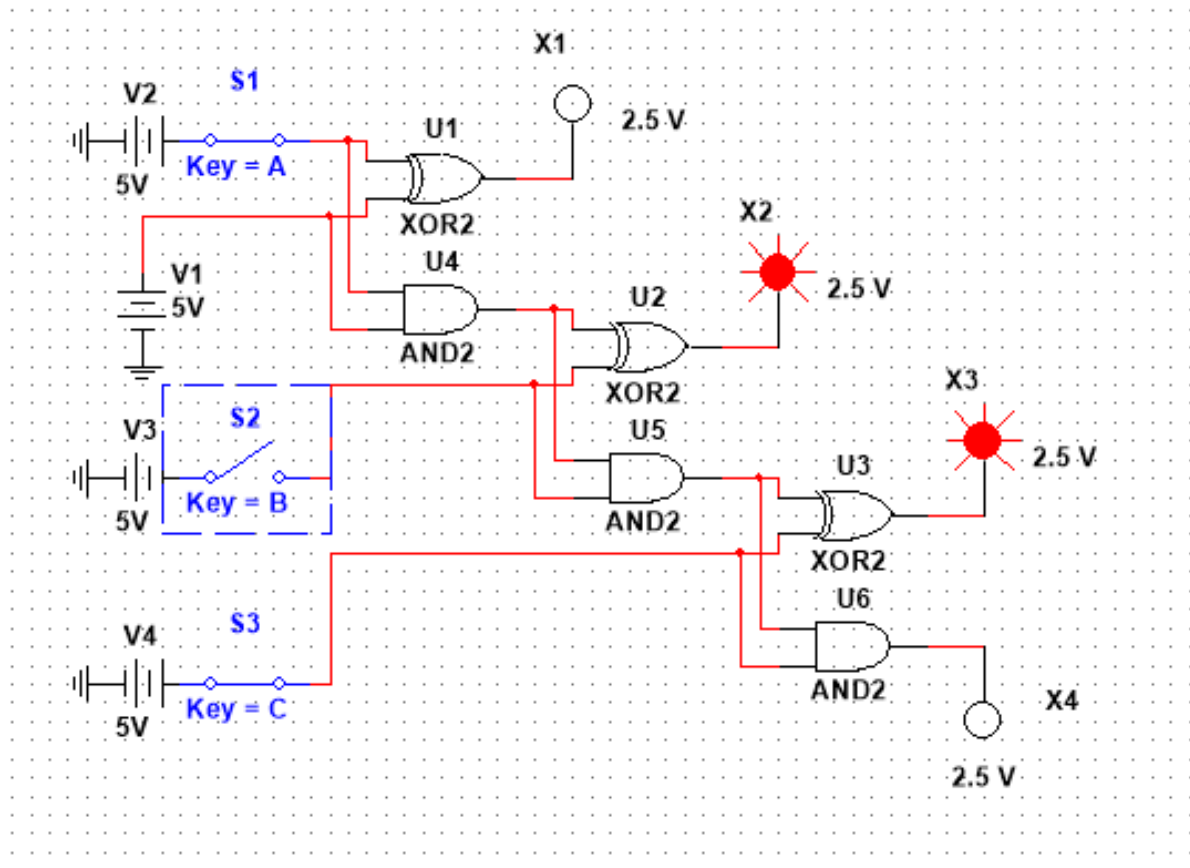
 <p>AGH <small>AKADEMIA GÓRNICZO-HUTNICZA IM. STANISŁAWA STASZICA W KRAKOWIE</small></p>	
Temat ćwiczenia Minimalizacja i praktyczna realizacja złożonych funkcji logicznych	Technika cyfrowa Numer ćwiczenia 2
Wykonawca Miron Markowski	Ocena

1 Cel ćwiczenia

Zapoznanie się z zastosowaniem tablic Karnaugh'a do minimalizacji graficznej złożonych funkcji logicznych oraz zaprojektowanie w Multisimie układu cyfrowego zwiększającego o 1 trybitową liczbę całkowitą oraz wyświetlacza siedmiosegmentowego.

2 Przebieg ćwiczenia

2.1 układ cyfrowy zwiększający o jeden trzybitową nieujemną liczbę całkowitą



Układ składa się z 3 wejść reprezentujących 3 bitową liczbę całkowitą oraz 4 wyjść, z których to czwarte jest opcjonalne: reprezentuje ono flagę przeniesienia (carry flag). Najstarszy bit na wejściu i wyjściu znajduje się najniżej na wykresie.

2.2 Minimalizacja funkcji metodą tablic Karnaugh

Tutaj wstaw własną cudną minimalizację

2.3 Transkoder czterobitowych cyfr

Matkobosko