2.3. HW 1 22336173 - 写孔去

居: ①面过号有器传考; ②. 面过寄存器代递参数块的 商地址; ③,考数通过积序被压入扶中,并通过 05弹出堆栈

居:伏点:①内核可以面过这件格中处现设备。这是一种较简单的方式

包有到于设备至的分配存在了 缺点: 有些设备支持的APIX住以教职

后: ①共享内台 ②消息代递。

①长处:一旦共享内存建立,内核不再参与通信,对于资 调需扩發少。 短处: 要不可发人免明确编等 代码避免内存冲突且无过提供同步机制。

包、长处:包含等低调用可以用作同步机制; 短处、对资源要求的企高

2.19. 然. 对设计人员、 50 年成 宏易调试 同. 正写时 较为安全

对图洁温拟机提思了在同一套物理 至民上国时运行不同05月平台

