

我也发现做错了一道题.

数电期末考试试题(b 卷)

1)将下列逻辑函数化为最小项之和的形式.

2)化简下列逻辑函数(不论方法)

3)用四选一数据选择器设计一个奇偶校验器。

4)时序逻辑电路的分析。

5)用两片 74LS161 设计一个可变进制计数器。

6)脉冲电路的分析。

7)分析下列电路能否正常工作。

8)分析一下电路的输出电压波形及周期。

电路为用石英晶体接成的多谐振荡器，在接移位寄存器 74LS194A,再接 ROM,和 CB7520.