



教育经历

哈尔滨工业大学

2020年09月 - 2024年06月

计算机科学与技术-计算机工程 本科 未来技术学院

黑龙江省哈尔滨市

平均学分绩：92.82 / 100

专业排名：8 / 96

主要课程：计算机组织与体系结构（95）、计算机系统（96）、编译系统（94）、计算机组成原理（94）、形式语言与自动机（97）、数理逻辑（100）等

项目经历

基于verilog的顺序双发射MIPS处理器设计

该项目由本人独立完成，为课程实验的拓展内容。所设计的处理器能够支持一个较为完整的MIPS指令的子集，包括基本指令的实现以及中断异常的处理，并能够通过龙芯竞赛的89个功能测试点。处理器采用顺序双发射架构，由Instbuffer将前后端分离，并在标准配置下实现了指令cache以及旁路网络。

支持MIPS基准指令集的MIPS微系统设计

该项目旨在开发一个以MIPS CPU为核心的计算机系统，包括差分测试环境搭建、CPU核的设计、操作系统的启动以及SOC设计等内容，将作为2023年“龙芯杯”全国大学生计算机系统能力培养大赛的参赛作品。

本人在项目中主要负责基于chisel的乱序CPU核的设计，是项目的主要负责人之一。

基于深度学习的视频模糊文本识别系统

本项目旨在实现一个视频模糊文字识别系统，能够对视频各帧模糊文本实例进行实时检测、跟踪和识别。通过将任务拆分成文本检测、文本追踪、去模糊以及文字识别几个模块，并逐步完成各部分网络的设计以及训练，本项目达到了预期目标。该项目最终通过了国家级创新创业项目的结题答辩，并获得校级一等奖。

本人在课题组为主要成员，在项目中负责去模糊模块的实现，以及部分数据集的处理和网络训练。

荣誉奖项

2022哈尔滨工业大学秋季学期“大创计划”一等奖

2022年09月

2022全国大学生英语竞赛二等奖

2022年10月

第八届中国国际“互联网+”大学生创新创业大赛黑龙江赛区决赛铜奖

2022年07月

哈尔滨工业大学校级优秀学生

2022年10月

个人总结

- 做事情踏实专一，乐于且善于探索自己感兴趣的研究领域
- 掌握硬件描述语言Verilog、Chisel，具有芯片架构设计经验
- 对计算机体系结构，特别是芯片设计这一方向非常感兴趣，希望在硕博阶段能够深入学习