# +func\_1 和 trace\_1 供接上SOc的工程使用，可使用trace对比并且上版。

# +test\_1 供没有接上Soc的同学使用，需要自行看仿真结果对比，汇编文件里面的结果。

# RELU

|  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 31 | 26 | 25 | 21 | 20 | 16 | 15 | 11 | 10 | 6 | 5 | 0 |
| 111111 | | rs | | 0 | | rd | | 00000 | | 000000 | |
| 6 |  | 5 |  | 5 |  | 5 |  | 5 |  | 6 | |

**汇编格式：RELU** **rd, rt**

**功能描述：**由op段和func段判断指令，判断rs寄存器的值是否大于0，若大于等于0则将原值写入rd寄存器中，若小于0则向rd寄存器中写入32位0.

**操作定义：**tmp ← RELU(GPR[rs])

GPR[rd]←tmp31..0