

# 系统总线

罗胤

2018-04



# 目录

<b>I</b>	<b>概述</b>	<b>5</b>
<b>1</b>	<b>总线概述</b>	<b>7</b>
1.1	AMBA 总线 . . . . .	7
1.1.1	概述 . . . . .	7
1.1.2	APB 总线 . . . . .	7
1.2	Wishbone 总线 . . . . .	7
1.3	ATA 总线 . . . . .	7



# Part I

## 概述



# Chapter 1

## 总线概述

### 1.1 AMBA 总线

#### 1.1.1 概述

- AHB: 分为 AHB Master 和 AHB Slave, 之间使用 mux 总线矩阵相连, Master 选取使用 Arbiter, Slave 选取使用 Decoder
- APB: 通过 AHB/APB Bridge 或 ASB/APB Bridge 与 AHS 或 ASB 相连, Bridge 为 Master, APB 外设为 Slave, APB 外设使用或总线或 mux 总线相连.

#### 1.1.2 APB 总线

### 1.2 Wishbone 总线

### 1.3 ATA 总线