

Proje1 Gönderim Kuralları

1. Yolladığınız verilog ve assembly kodlarının çalışır halde(executed) olması gerekmektedir. Kod ve tasarımsal hatalar yüzünden derlenememiş kodlar proje dosyasında belirtildiği gibi max 20 puan alabilecektir.
2. Projenin son teslim tarihi olan 27.10.2017(cuma) saat:17:00 dan sonra yapılan geç gönderimler gün başına -25 puanla kabul edilmektedir.
3. Quartus projesinde archive yaparak oluşturulan dosyayı ve assembly dosyasını birlikte zipleyerek yüklemeniz gerekmektedir. Yüklenecek dosyanın adı sadece öğrenci numaranız olmalıdır.
4. Demo sunumları sırasında daha rahat ifade edilebilmesi için projeyi nasıl tasarladığınızı içeren şematiklerin ya da hesapların tek bir pdf olarak raporlanması şiddetle tavsiye edilmektedir.
5. Projenin 1.sorusu için
 - a. input string şeklinde tek seferde okunacaktır. "2.5 + 3.72" örnekteki gibi operandın önce ve sonrasında 1 tane boşluk olacaktır.
 - b. input parsing yapmayanlardan 20 puan kesilecektir. Bu kısım için Input alma şekli; konsoldan 2 integer değer okuma, 1 karakter okuma ve 2 integer değer okuma şeklinde olacaktır.
 - c. çözümün tamamı tek bir assembly dosyasında olmalıdır.
6. Projenin 2.sorusu için
 - a. if-else, swith-case, do-while,for gibi yapılar kullanılmayacaktır.
 - b. tasarlanan her bir module için testbench yazılmalıdır.
 - c. soruda istenen yapı(tasarladığınız en son modul) adı **likeALU(out, inp_A, inp_B, select)** olmalıdır. Tasarladığınız diğer alt modullerin adlandırılması serbest bırakılmıştır. Örneklerde olduğu gibi modul tanımlarında önce outputlar, sonra inputlar olmalıdır.
 - d. proje dosyası gönderilmeden önce "archive" yapılmalıdır. Nasıl yapılacağı PS1.rar içinde gösterilmiştir. Sentezlenemeyen kodlar(derlenemeyen hatalı kodlar) archive yapılamamaktadır.
 - e. bonus kısım olan fpga üzerinde çalıştırmak için, (inputs)A ve B için switch yapıları, Select(2bit) için button yapıları kullanılacaktır. Out için led yapıları kullanılacaktır. Hangi pinleri kullanacağınız sizin seçiminize bırakılmıştır. Pin tablosu moodleda mevcuttur. fpga üzerinde deneme yapmak isteyenler fesirci@gtu.edu.tr adresine mail atabilirler.