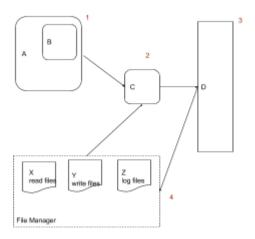
1. INTRODUCTION

1.1 big picture



Figurel 1.Big Picture - Main idea - etc ...

- 1. A -> B : general aim is
- 2. C: using B calculation and file manager results
 - a. Some conditions
 - b.
 - C.
- 3. D:
- 4. File Manager:

1.2 Life cycle of 1 instruction

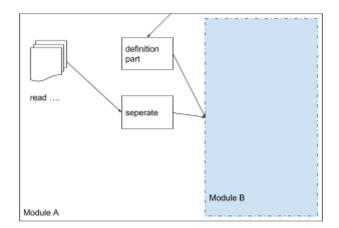
instruction.mem dosyasındaki 1 instrcutionun başına bu süreçte neler gelir? hangi module ne zamana uğranır. ister adım adım, ister sekille anlatın. Detayları 2.method kısmında anlatılacak zaten. *Bu adımı düzgün yaptığınızda eksiklerinizi daha net görebilirsiniz*, artı eklemek istediğiniz şeyleri ya da optimize etmekniz gerekn şeyleri bu adımda farkedebilirisiniz.

1.3 Missing parts, bonus parts, some add informations

2. METHOD

How does it work? Need test1.v to show results(section3.1), or program work directly just use read&write file and some calculations..........

2.1 For Step1



inputs :
Outputs :
Detailed explanations

2.2	For	Ste	p2
-----	-----	-----	-----------

	or	
--	----	--

- 2.1 Module A
- 2.2 Module B
- 2.3
- 3. RESULT
- 3.1 Testbench Results

```
Tested add 2,3,4 -> 1111001011.....
lw 12, 0(3) -> .....
sw ...... -> .....
```

Simulation Result show that figure 3.1.1 (Screenshot, file content ,etc)

3.2 Analysis