

Chip Production scenario (nondeterministic)

	h_{\max}				h_{ff}			
	TT	PT	EN	PS	TT	PT	EN	PS
cn1	0.1077	0.023	32	17	0.1227	0.023	32	17
cn2	0.128	0.047	202	32	0.1265	0.048	193	42
cn3	0.1197	0.121	1395	92	0.1296	0.148	1100	57
cn4	0.1295	0.521	7401	182	0.1259	0.473	5474	127
cn5	0.1375	4.456	31781	247	0.1357	3.06	22389	192
cn6	0.1432	64.081	114659	782	0.1214	36.609	85027	147
cn7	0.1469	—	—	—	0.1556	881.816	345950	247
cn8	0.1595	—	—	—	0.1681	—	—	—
cn9	0.1997	—	—	—	0.2002	—	—	—
cn10	0.2626	—	—	—	0.2496	—	—	—
cn11	0.3399	—	—	—	0.3278	—	—	—
cn12	0.5171	—	—	—	0.501	—	—	—