

Chip Production scenario (deterministic, ltlfond2fond)

	h_{\max}				h_{ff}			
	TT	PT	EN	PS	TT	PT	EN	PS
c1	0.107	0.147	19	11	0.115	0.137	19	11
c2	0.1128	0.139	26	16	0.1116	0.149	27	16
c3	0.1056	0.157	57	21	0.1124	0.167	46	21
c4	0.1173	0.193	101	26	0.1272	0.222	82	26
c5	0.1306	0.272	214	31	0.1222	0.291	148	31
c6	0.1277	0.486	379	36	0.1412	0.495	266	36
c7	0.1478	0.974	705	41	0.1437	0.985	462	41
c8	0.1709	2.238	1213	46	0.1617	2.217	624	46
c9	0.203	5.11	2017	51	0.1914	5.106	1285	51
c10	0.2428	12.236	3324	56	0.2486	12.01	2007	56
c11	0.3395	14.275	5256	61	0.3295	14.287	2983	61
c12	0.5075	13.987	8306	66	0.489	13.994	4411	66