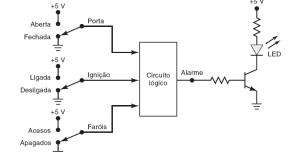
Circuitos Logicos e Digitais Lista de Exercícios no 2 - 2023-1

Nome:

- 1) **B 4.1*** Simplifique as seguintes expressões usando a álgebra booleana.
- (a) $x = ABC + \overline{A}C$
- (b) $y = (Q + R)(\overline{Q} + \overline{R})$
- (c) $w = ABC + A\overline{B}C + \overline{A}$
- (d) $q = \overline{RST}(\overline{R+S+T})$
- (e) $x = \overline{A} \overline{B} \overline{C} + \overline{A}BC + ABC + A\overline{B} \overline{C} + A\overline{B}C$
- (f) $z = (B + \overline{C})(\overline{B} + C) + \overline{\overline{A} + B + \overline{C}}$
- 2) **4.5** Projete um circuito lógico cuja saída seja nível ALTO *apenas* quando a maioria das entradas *A*, *B* e *C* for nível BAIXO
- 3) **4.7*** Um número de quatro bits é representado como *A3A2A1A0*, em que *A3*, *A2*, *A1* e *A0* são os bits individuais e *A0* é o LSB. Projete um circuito lógico que gere um nível ALTO na saída sempre que o número binário for maior que 0010 e menor que 1000.
- 4) **4.8** A Figura 4.66 ao lado mostra um diagrama para um circuito de alarme de automóvel usado para detectar determinada condição indesejada. As três chaves são usadas para indicar, respectivamente, o estado da porta do motorista, da ignição e dos faróis. Projete um circuito lógico com essas três chaves como entrada, de modo que o alarme seja ativado sempre que ocorrer uma das seguintes condições:



- Os faróis estão acesos e a ignição está desligada.
- A porta está aberta e a ignição está ligada.

5) **4.9** Projete um circuito lógico correspondente à tabela-verdade mostrada na Tabela 4.11. Implemente o circuito usando apenas portas NAND.

	TABEL	A 4.11	
Α	В	С	X
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

6) **4.11*** Determine a expressão mínima para o mapa K mostrado na Figura 4.67. Dedique atenção especial ao passo 5 para o mapa em (a).

	CD	CD	CD	CD
ĀB	1	1	1	1
ĀB	1	1	0	0
АВ	0	0	0	1
$A \overline{B}$	0	0	1	1
		(8	a)*	

	ΖD	СD	CD	CD
ĀB	1	0	1	1
ĀB	1	0	0	1
АВ	0	0	0	0
$A \overline{B}$	1	0	1	1
		(1	0)	

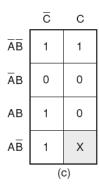


FIGURA 4.67 Problema 4.11.

- 7) **4.14** Simplifique a expressão do Problema 4.1(e) (Questão 1.e desta lista) usando um mapa K.
- 8) **4.16** A Figura 4.68 mostra um *contador BCD* que gera uma saída de quatro bits representando o código BCD para o número de pulsos que é aplicado na entrada do contador. Por exemplo, após a ocorrência de quatro pulsos, as saídas do contador serão $DCBA = 0100_2 = 4_{10}$. O contador retorna para 0000 no décimo pulso, começando a contagem novamente. Em outras palavras, as saídas DCBA nunca representarão número maior que $1001_2 = 9_{10}$. (a)* Projete um circuito lógico que gere saída em nível ALTO sempre que o contador estiver nas contagens 2, 3 e 9. Use o mapa K e aproveite as condições de irrelevância. (b) Repita para x = 1 quando DCBA = 3, 4, 5, 8.

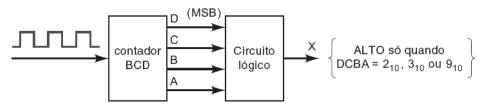


FIGURA 4.68 Problema 4.16.

- 9) **B. 4.20** (a) Determine a forma de onda de saída para o circuito mostrado na Figura 4.70.
- (b) Repita para a entrada B mantida em nível BAIXO. (c) Repita para a entrada B mantida em nível ALTO.

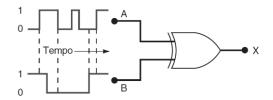


FIGURA 4.70 Problema 4.20.

Importante:

- 1) Discussão da lista: 30/03/2023
- 2) Entrega valendo 10: 11/04/2023 Valendo 8: 18/04/2023
- 3) Lista individual, manuscrita e assinada.
- OBS: Escreva seu nome de forma legível, e use margens superior e esquerda mínimas de 25 mm!

M. Nome: Lucas Carrijo Ferrari

m. Lista de Exercicios 2 - CC2M



MARK HARRY	THE RESIDENCE OF THE PARTY OF T	The state of the s
	(1) α) α = ABC + \overline{A} C b) $y = (Q+R)(\overline{Q}+\overline{R})$	c) w= ABC + ABC + A
i i	2 = C(AB+A) y = QQ + QR+QR+	RR w = C(AB+AB)+A
	z: C(A+B) y: 0 + OR + QR +	Ο ω = C(A(B+B))+A
	x = CA+ CB J = QR + QR	w = C.(A.1) + A
		w = CA + A
		w= C+A 8.3
The same		
	d) q = RST (R+S+T) e) x = ABC + ABC	C + ABC + ABC + ABC
	$q = \vec{R} + \vec{S} + \vec{T} (\vec{R} \vec{S} \vec{T})$ $\alpha = \vec{A} \vec{B} \vec{C} + \vec{A} \vec{B}$	E + ABC + ABC + ABC
	q = R RST + RSST + RSTT x = BC(A+A)	+ BC(A+A) + ABC
	$q = \bar{R}\bar{S}\bar{T} + \bar{R}\bar{S}\bar{T} + \bar{R}\bar{S}\bar{T}$ $\chi = \bar{B}\bar{C}\cdot 1 + \bar{B}\bar{C}$	C-1 + ABC
	9 = RST 2 = BC + BC +	ABC
	$\alpha = \tilde{\beta}(\tilde{c} + AC)$) + BC
	$z = \bar{B}(\bar{C} + A)$	+ BC
-		

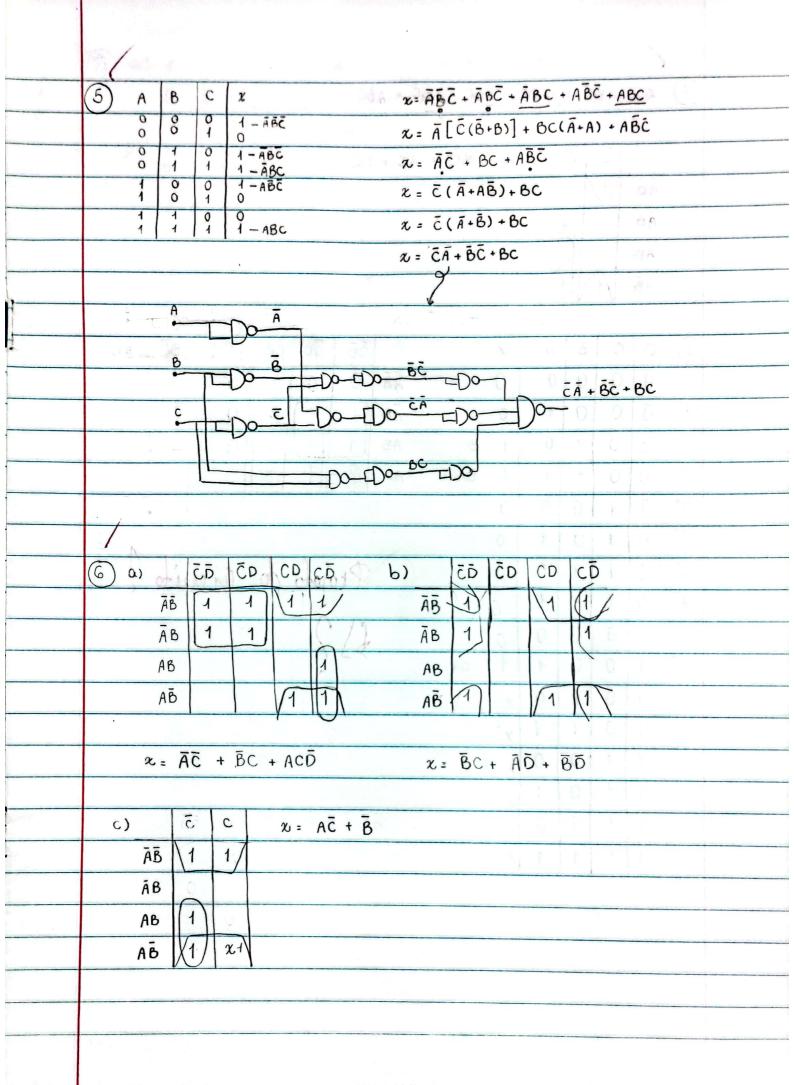
f) 2: (B+C)(B+C)+A+B+C = BB+BC+CB+CC + A.B.C 2: 0 + BC + CB + 0 . ABC Z = BC + BC + ABC

2 = B (C+ AC) + BC

2 = B(C+A)+BC

	Part of the second					
	2 A	В	c	2	X= ABC + ABC + ABC + ABC	$x = \bar{B}(\bar{A} + A\bar{C}) + \bar{A}\bar{C}$
	0	0	0	1 — ABC 1 — ĀBC	$\alpha = \bar{A}\bar{B}(\bar{C} + C) + \bar{A}B\bar{C} + \bar{A}\bar{B}\bar{C}$	$z = \bar{B}(\bar{A} + \bar{C}) + \bar{A}\bar{C}$
	0	1	0	1 - ABC	z = AB + ABC + ABC	2 - AB + BC + AC
100	1	00	0	1 - ABC	$x = \bar{A}(\bar{B} + B\bar{C}) + A\bar{B}\bar{C}$	ν = ĀĒ + ĀČ + ĒČ
100 M	1	1	0	0	z = Ā(Β+Ĉ) + ΑΘĈ	
					z = ĀB+ ĀC + ABC	
-		-				

Not make to know as the areas.					the state of the s		and the state of the state of					
	κ = ĀB +	AC .	+ BC			Banker outline of the late						
				+	ternological parties (etc.)							
-	•		0	\setminus			,					
	В		0		L	_	\	χ				
		4	9			7		•				
	٠		ط	_			(1)			_		
			9									
	,		d)									
	A	в	С	D								
	3) A3	A2	A1	AO	κ		1		BCD + AB		o .	- 0
,	0	0	0	0	0		- 1	Z= Āi	BCD + AB(ู้จื้อ+จั))+ AB((CD+CD)
	• 0	0	1	9		ĀBC		χ=Ā	BCD + AB	[ō(ē+c)]+ĀB	[0(c+c)]
	0 0	1	00	0	11 _	ĀBC	0	x = ;	ĀBCO + ĀB	D+ÁBD	- 1	
	0	1		0	1 _	ABC	0	x = 1	ĀBCD + ĀB	(Ō+Ō)		
	• 1	0	00	01	0	3 /6	(λ: Ā	iBCD+AB			
	1	0	1	01	0	118		$x = \bar{A}$	(BCD + B)		
	1	1	00	0	0			2 = Ā	(B+CD)			
	1	1	1	0	0			2 = A	3 (A2+A1	(OA		
	40							L. B. A	- 35-1			
	AO						,	, 2,6	9 A . C	15-	- 1	
	A1			1	1		_		28	A + 3.4		
	AZ)			e	28	- 1 L. N. 1		
	A3					-d			3	9+16+	5	
	_											
(4) porta	→ 1	1	x =	сб	+ AB		· jār	. Y			
	ignição	o → ც	ň)å		16	vo		. 111.				
	Savois	→ c	ā.	-		4	7	- 91	. 1			
	algume			B	4		7 L	D ~		31 -		
	3 - L '			c				. (1) 14 .				
							-					



	10	ν:	. // (,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	11.0		BC · A		-		Name and Address of the Owner,		
				4 1	or comment to see the	- 711- 3 11-111-1111			Carlo State of State	The American Space			
			č	C		χ:	BĊ→	AC +	ВС				
		ĀB		4	,								
+		ĀВ		16	1								
		АB	-		1		4 - 75	А					
		АĒ	1/1	16	1								
									-				
	8	D	С	В	A	χ			ā5	ζD	CD	CD	BC + AD
		0	0	0	0	0		ĀB	0	0	x	0	,
	1°	0	0	0	4	0	4	ĀB	1	x	x	0	
	2°	0	0	1	0	1	В	AB	1	x	χ	0	
	3°	0	0	1	1	1	ВА	AB	0	11	x		
	4°	0	1	0	0	0				1			
	5°	0	1	0	1	0							
	6°	0	1	1	0	0	071	(d	Pr	ofoio	do	Cin	wito?
	7°	0	1	1	1	0	7,1. 19			(
	8°	1	0	0	0	0	1 8		12)			
	9°	1	0	0	1	1	DA		دح	1			
		1	0	1	0	X	1014		1				
		1	0	1	1	Y							
		1	1	0	0	X					1 +		
ă.		1	1	0	1	X							
A 10		1	1	1	0	x		,	6	JĄ -			
1		1	1	1	1	X							
													l al
4 - 4													11 45
				gapties of								MI	Ivi as
Deck 1							-						

