

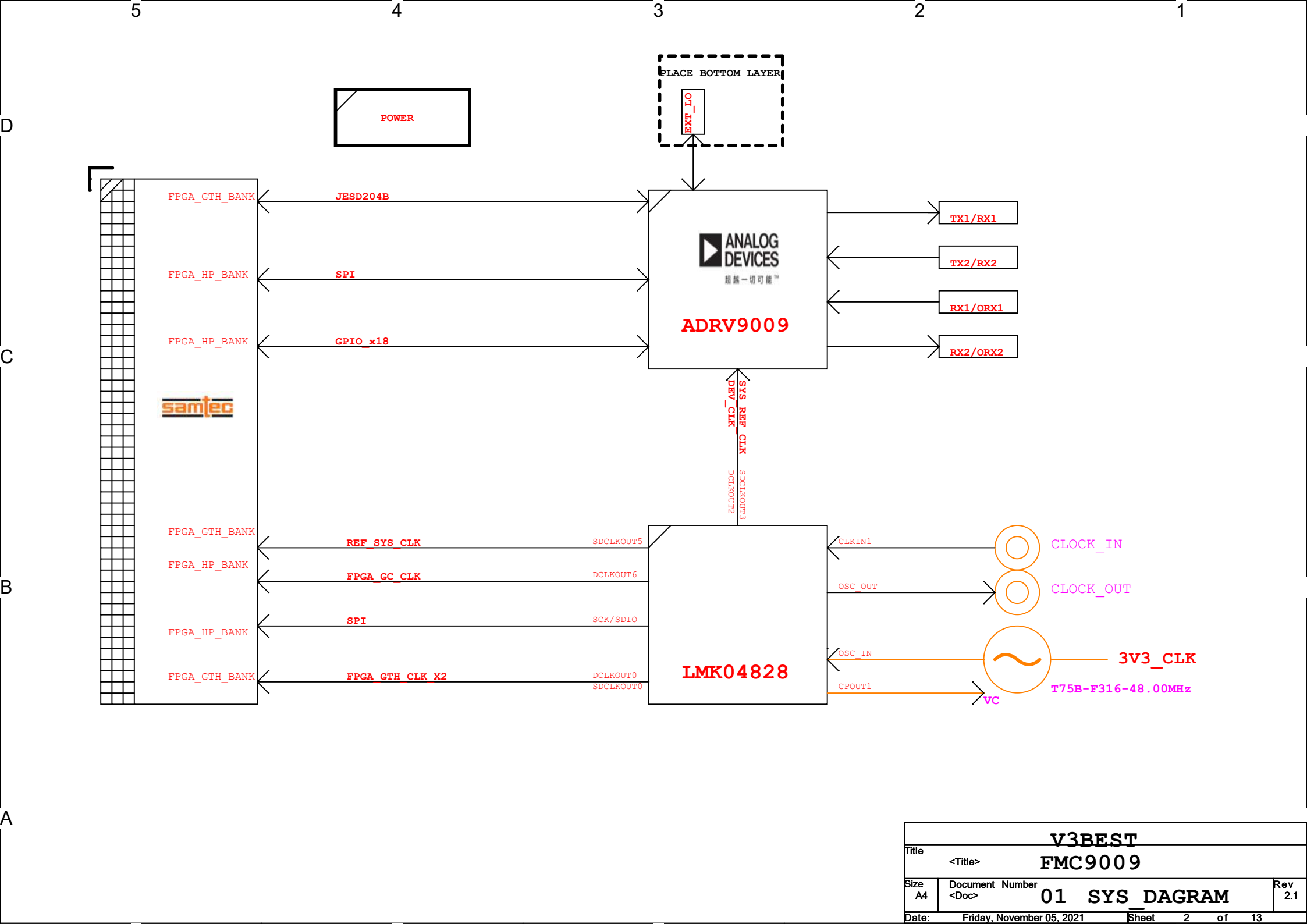
FMC9009 REV2.1

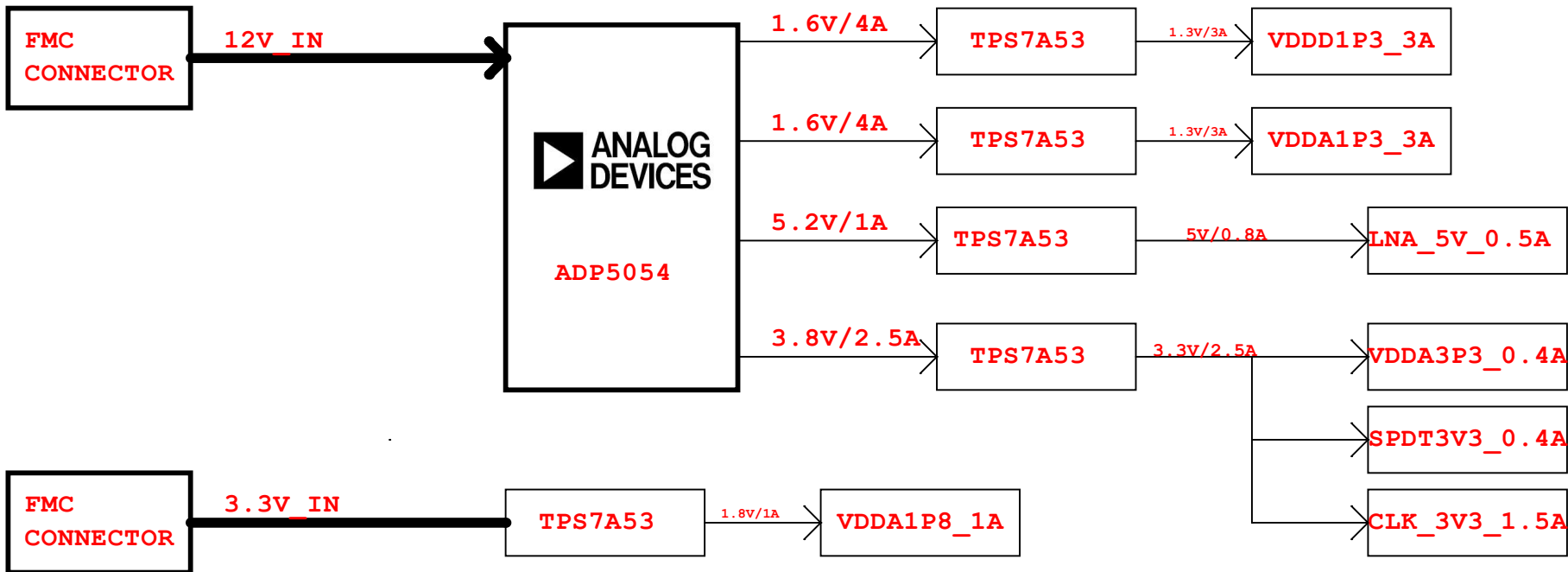
Change List
Date: 20211103

PAGE00	00	TOP
PAGE01	01	SYS DIAGRAM
PAGE02	02	POWER TREE
PAGE03	03	SPDT BLOCK
PAGE04	04	FMC-LPC
PAGE05	05	FMC-LPC2
PAGE06	06	FMC-HPC
PAGE07	07	CLOCK
PAGE08	08	ADRV9009
PAGE09	09	RF1
PAGE10	10	RF2
PAGE11	11	SYS POWER
PAGE12	12	ANALOG POWER
PAGE13	13	Rev History

Power on Sequence

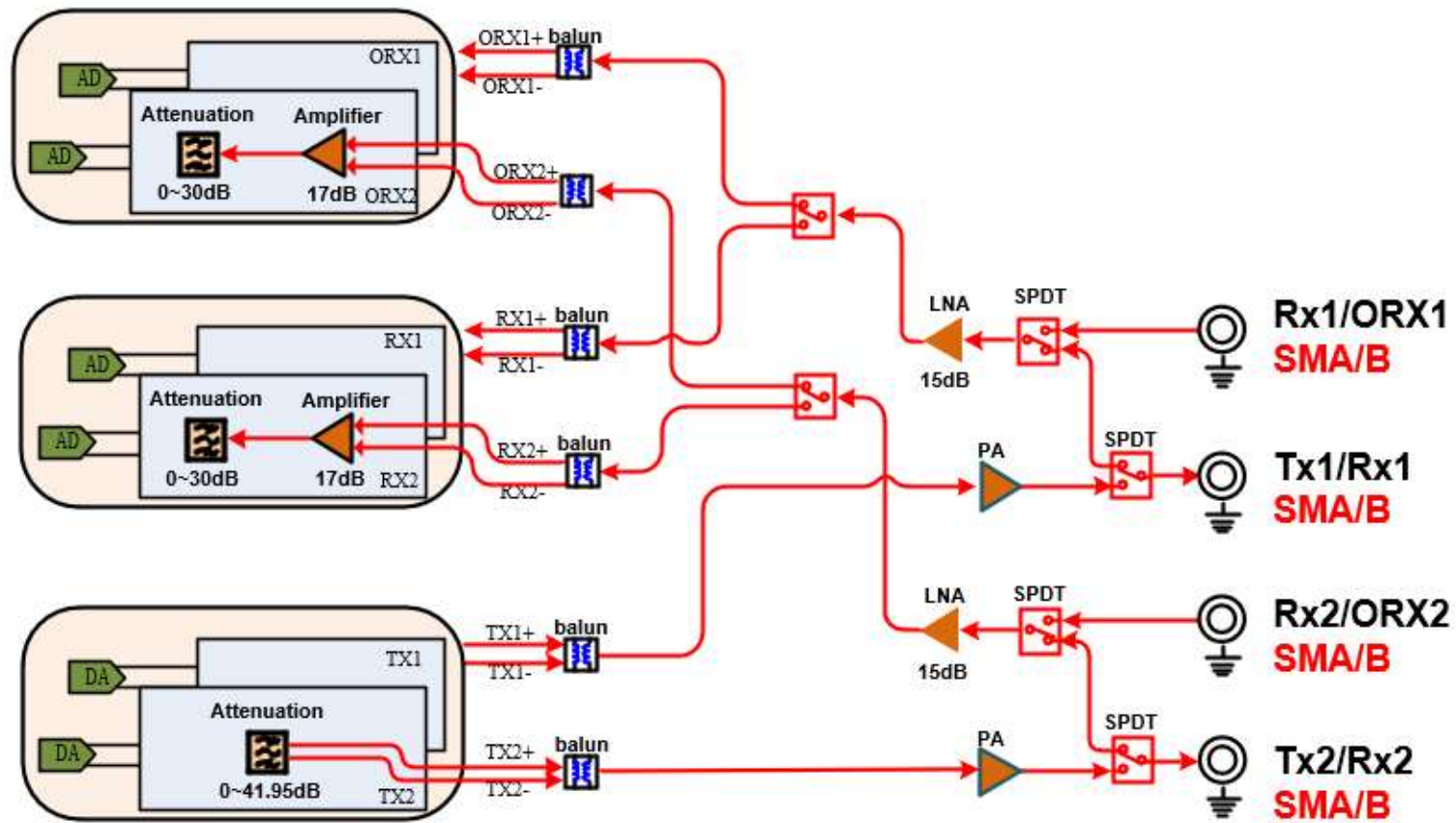
项 目 信 息	项 目 名 称	FMC9009	板 卡 设 计	Hanxudong
	PCB板 名	FMC9009_REV21	PCB版 本号	v2.1
	项 目 情 况	<input checked="" type="checkbox"/> 正 常 项 目 <input type="checkbox"/> 紧 急 项 目 <input type="checkbox"/> 周 围		
基 本 信 息	PCB层 数	10 层	工 艺 要 求	<input type="checkbox"/> 喷 锡 <input checked="" type="checkbox"/> 沉 金 <input type="checkbox"/>
	PCB板 厚	2.0 mm	阻 焊 要 求	<input type="checkbox"/> 双 面 红 油 <input checked="" type="checkbox"/> 其 它: _____
	加 工 数 量	? 块	钢 网 加 工	<input type="checkbox"/> 需 要 <input type="checkbox"/> 不 需 要
	项 目 负 责		软 件 开 发	
设 计 要 求	电 路 要 求	1、原 理 图 是 否 按 设 计 规 范 检 查 <input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否 2、原 理 图 是 否 有 使 用 新 器 件 <input type="checkbox"/> 无 <input checked="" type="checkbox"/> 有 , 请 在 下 框 列 出 新 器 件 编 号 3、原 理 图 是 否 为 新 设 计 ? <input type="checkbox"/> 是 <input checked="" type="checkbox"/> 否 , 请 在 下 框 里 写 上 原 理 图 修 改 人 和 修 改 期 <div>修改 R2 值为 0 R ; RP55 值 100 K ; R29 值 N C ; R22 值 0 R ; R22 值 0 R ; R25 值 2.37 K 修改 R2 值为 0 R 端 FBP 避至网络 BIAS_ANG ; FBP11 避至网络 BIASD IG ; R32 避至 3. 3 ; R33 避至 3. 3 更改 R4 ; R9 ; R16 R2 由 0 改 为 10uF / 3V 电容 ; R23 改 为 10uF 电 容 , 封 装 均 为 0805 增加 ECP63 ; ECP64 ; ECP67 ; ECP 电容 100uF / 08 封 装 10 C 增加 ECP8 ; ECP65 ; ECP68 ; ECP 电容 47uF / 08 封 装 8 5 增加 ECP56 ; ECP66 ; ECP69 ; ECP 电容 10uF / 08 封 装 0805 增加 CP37 ; CP38 ; CP39 ; CP 电容 0.1uF / 08 封 装 0805 ADRV9009 的 SERDES 的 PIN 脚 号 与 器 件 引 脚 序 序 保 持 一 致</div> 4、软 件 是 否 已 核 对 增 删 分 配 <input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否 , 原 因: 确认人 5、DRC 检 查 结 果 Error / Warning 是 <input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否 6、其 他 需 要 注 意 的 问 题 <div></div>		
		结 构 要 求	1、PCB 结 构 定 位 是 否 已 确 定 ? <input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否 , 原 因: 确认人 2、是 否 需 要 添 加 结 构 样 板 ? <input checked="" type="checkbox"/> 是 <input type="checkbox"/> 否 其 他 说 明:	
基 他 要 求	1、加 工 期 <input checked="" type="checkbox"/> 普 通 <input type="checkbox"/> 加 急 2、计 划 投 标 期			

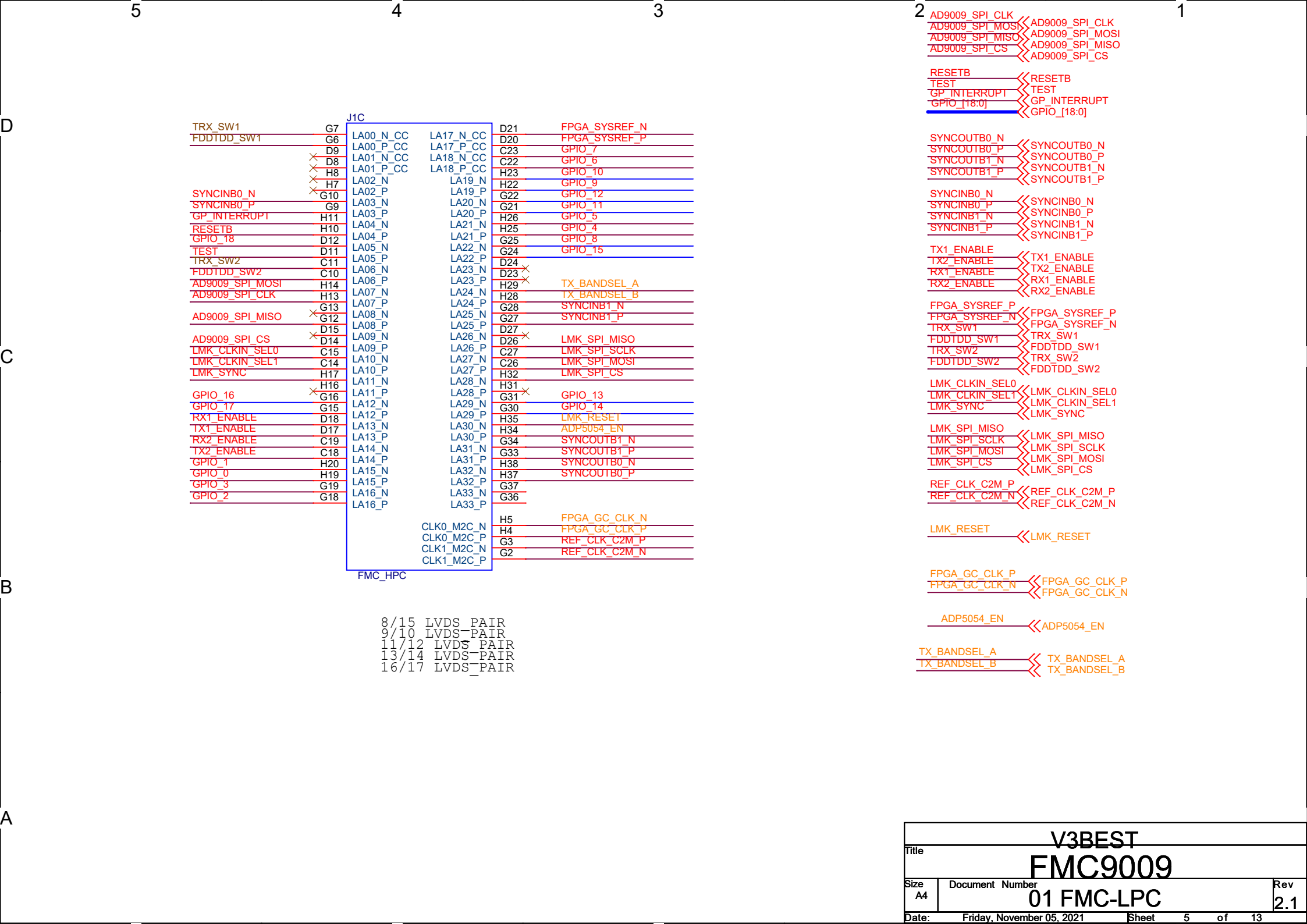




Power Sequence: 1.3V_DIG -> 1.3V_ANG -> 3.3VA&1.8VA

V3BEST			
Title		<Title> FMC9009	
Size	Document Number	Rev	
A4	<Doc> 02 POWER TREE	2.1	
Date:		Friday, November 05, 2021	Sheet 3 of 13





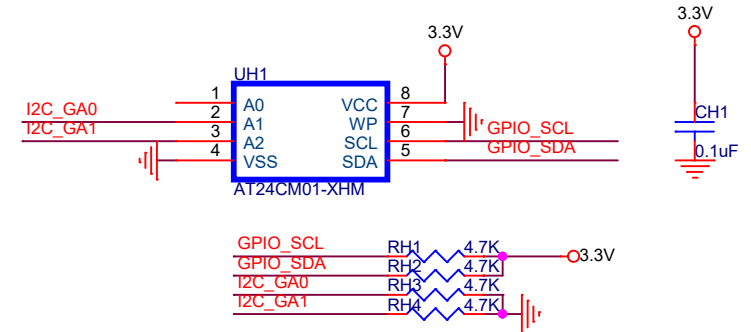
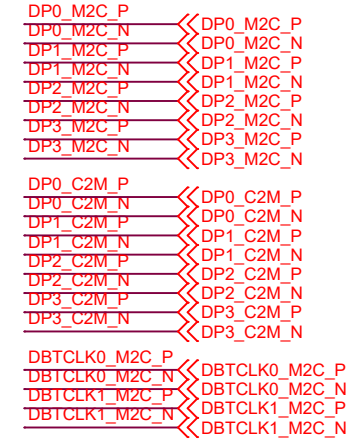
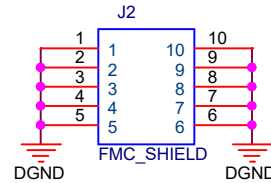
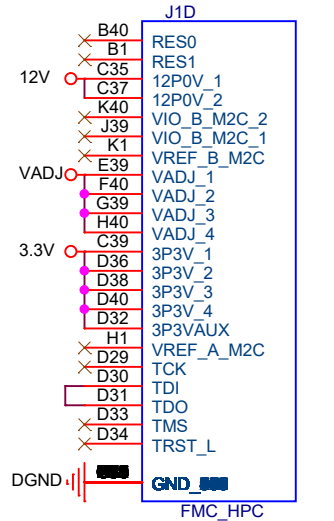
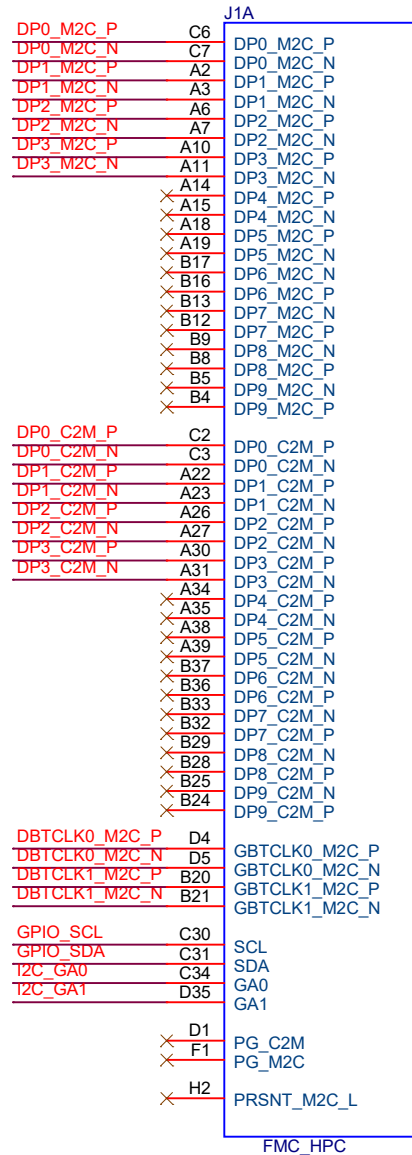
D

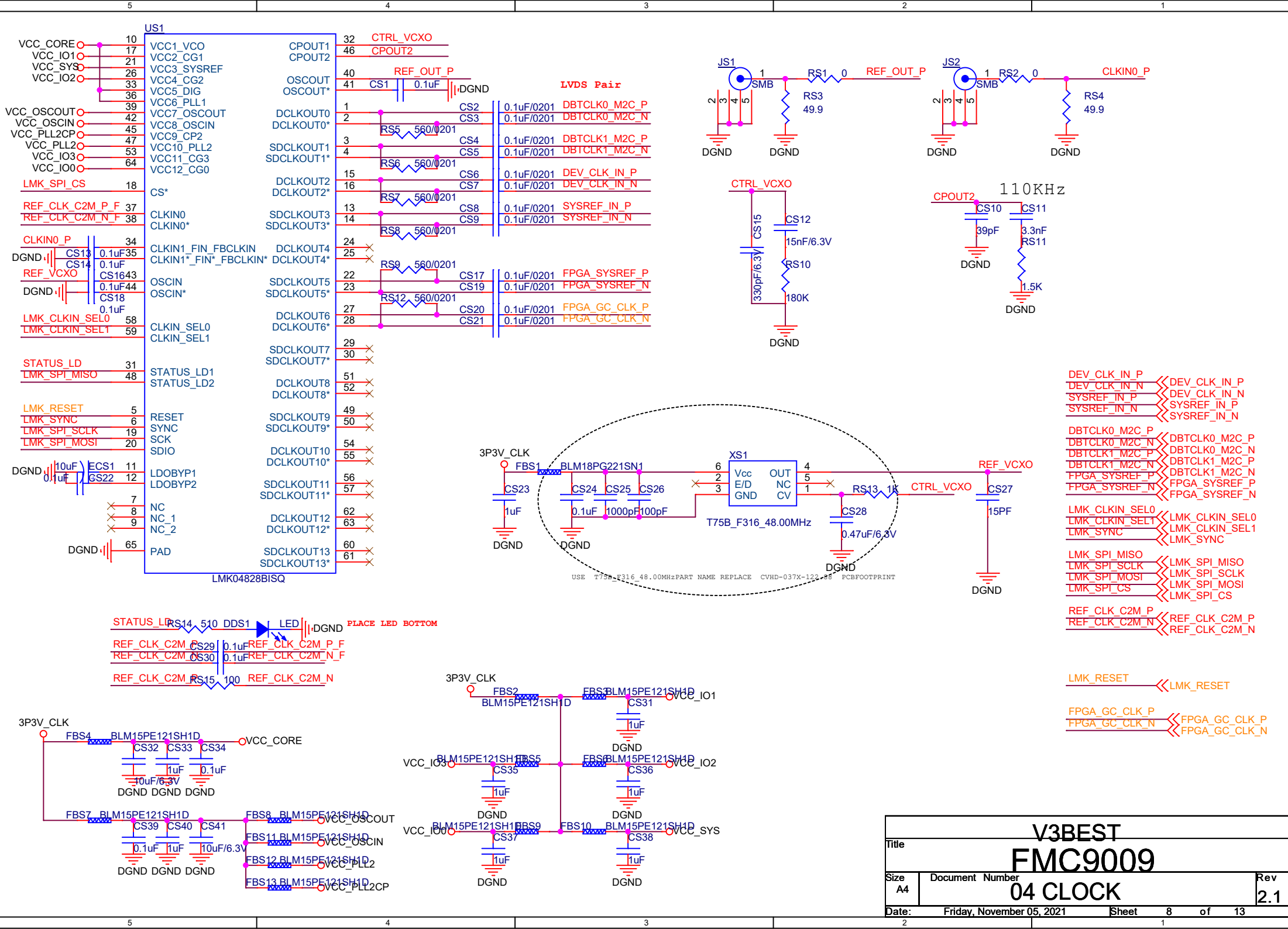
C

B

A

J1B			
F4	HA00_P_CC	HB00_P_CC	K25
F5	HA00_N_CC	HB00_N_CC	K26
E2	HA01_P_CC	HB01_P	J24
E3	HA01_N_CC	HB01_N	J25
K7	HA02_P	HB02_P	F22
K8	HA02_N	HB02_N	F23
J6	HA03_P	HB03_P	E21
J7	HA03_N	HB03_N	E22
F7	HA04_P	HB04_P	F25
F8	HA04_N	HB04_N	F26
E6	HA05_P	HB05_P	E24
E7	HA05_N	HB05_N	E25
K10	HA06_P	HB06_P_CC	K28
K11	HA06_N	HB06_N_CC	K29
J9	HA07_P	HB07_P	J27
J10	HA07_N	HB07_N	J28
F10	HA08_P	HB08_P	F28
F11	HA08_N	HB08_N	F29
E9	HA09_P	HB09_P	E27
E10	HA09_N	HB09_N	E28
K13	HA10_P	HB10_P	K31
K14	HA10_N	HB10_N	K32
J12	HA11_P	HB11_P	J30
J13	HA11_N	HB11_N	J31
F13	HA12_P	HB12_P	F31
F14	HA12_N	HB12_N	F32
E12	HA13_P	HB13_P	E30
E13	HA13_N	HB13_N	E31
J15	HA14_P	HB14_P	K34
J16	HA14_N	HB14_N	K35
F16	HA15_P	HB15_P	J33
F17	HA15_N	HB15_N	J34
E15	HA16_P	HB16_P	F34
E16	HA16_N	HB16_N	F35
K16	HA17_P_CC	HB17_P_CC	K37
K17	HA17_N_CC	HB17_N_CC	K38
J18	HA18_P	HB18_P	J36
J19	HA18_N	HB18_N	J37
F19	HA19_P	HB19_P	E33
F20	HA19_N	HB19_N	E34
E18	HA20_P	HB20_P	F37
E19	HA20_N	HB20_N	F38
K19	HA21_P	HB21_P	E36
K20	HA21_N	HB21_N	E37
J21	HA22_P		
J22	HA22_N	CLK2_M2C_P	K4
K22	HA23_P	CLK2_M2C_N	K5
K23	HA23_N	CLK3_M2C_P	J2
		CLK3_M2C_N	J3
FMC_HPC			



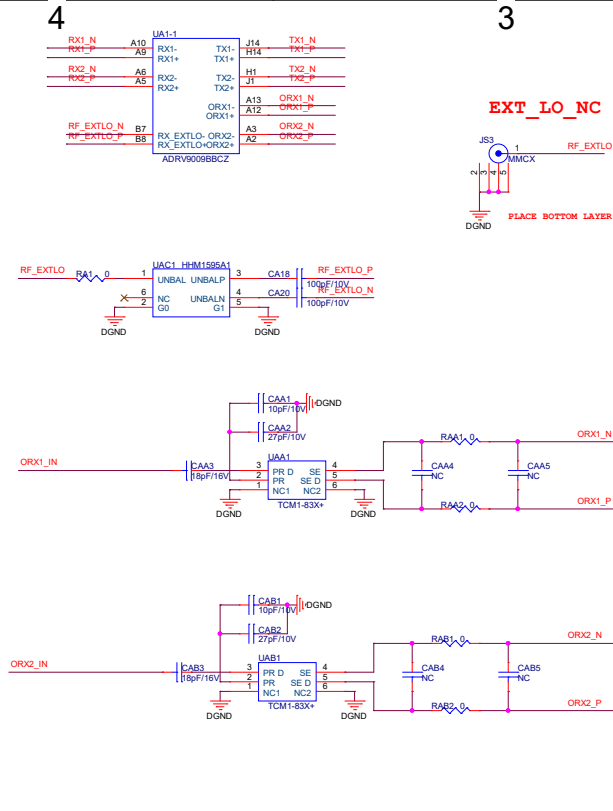
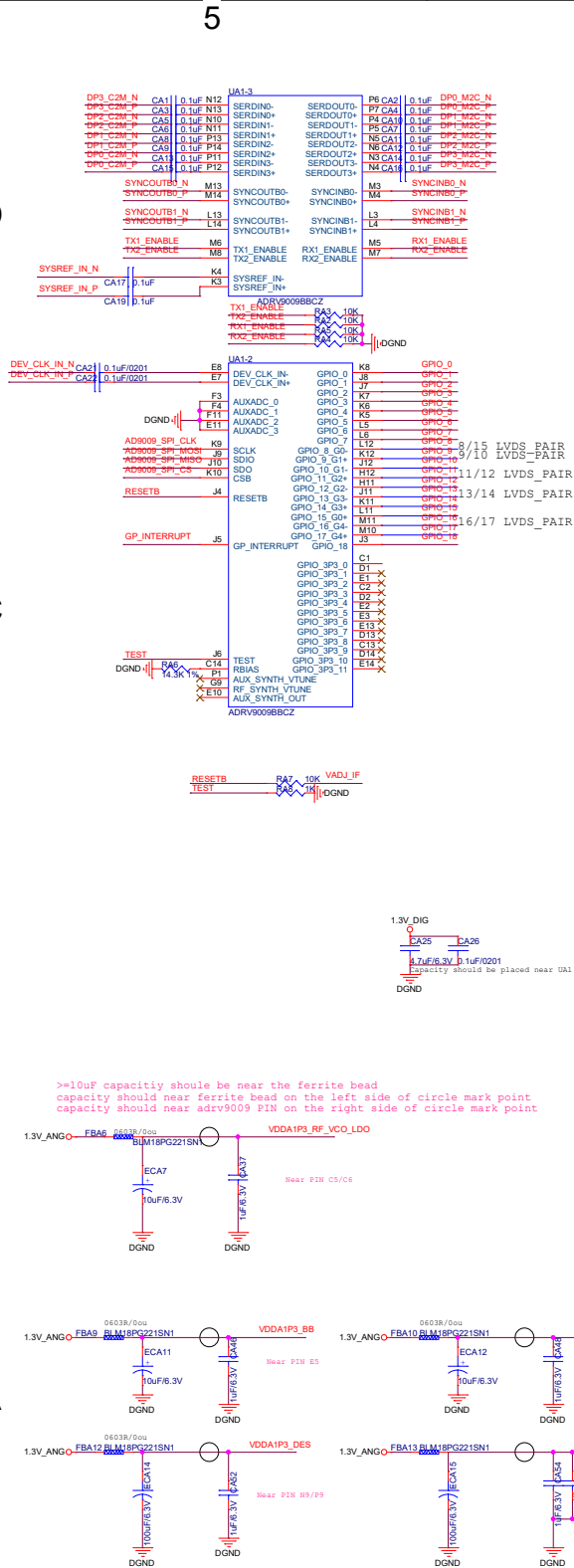


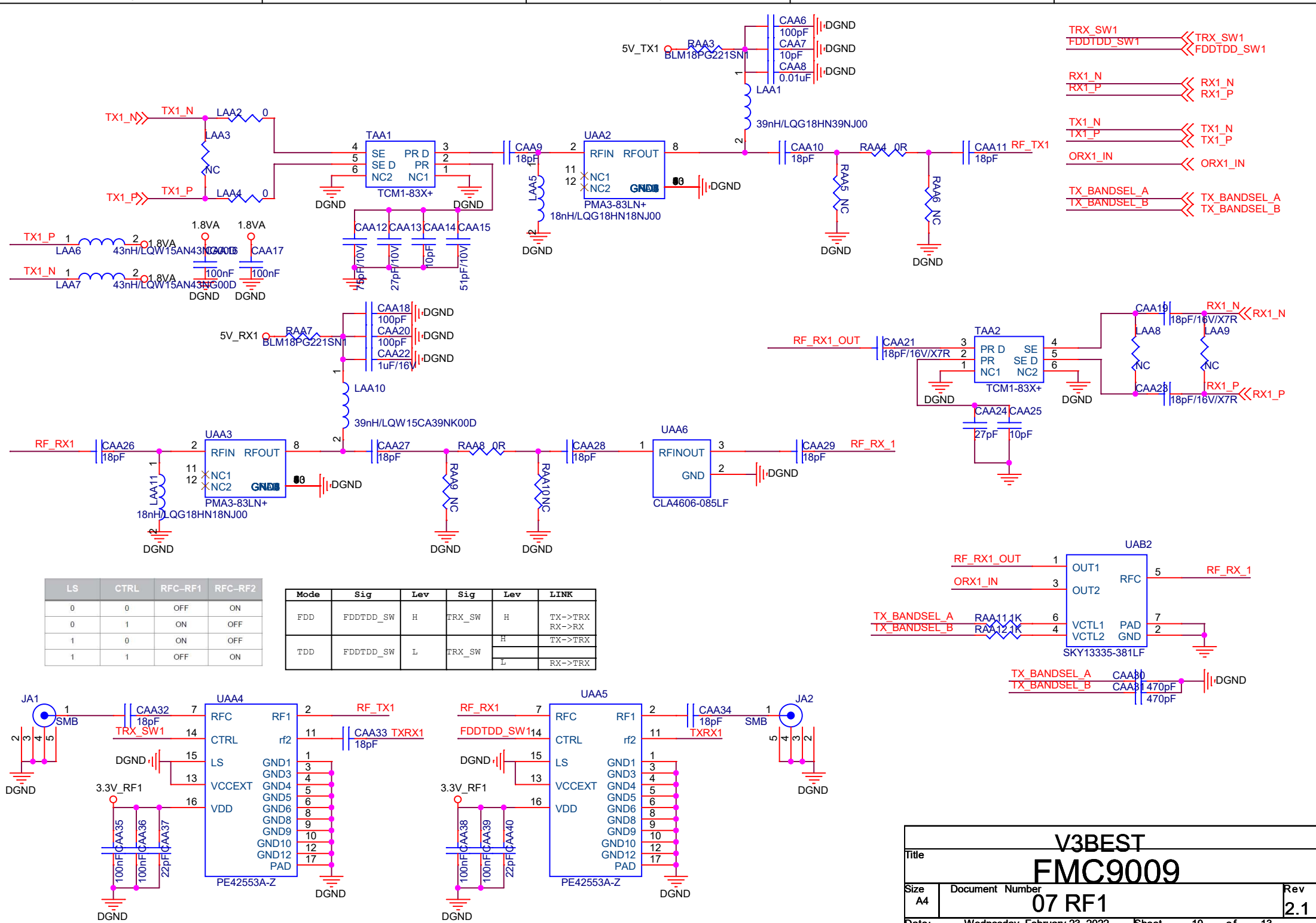
D

C

B

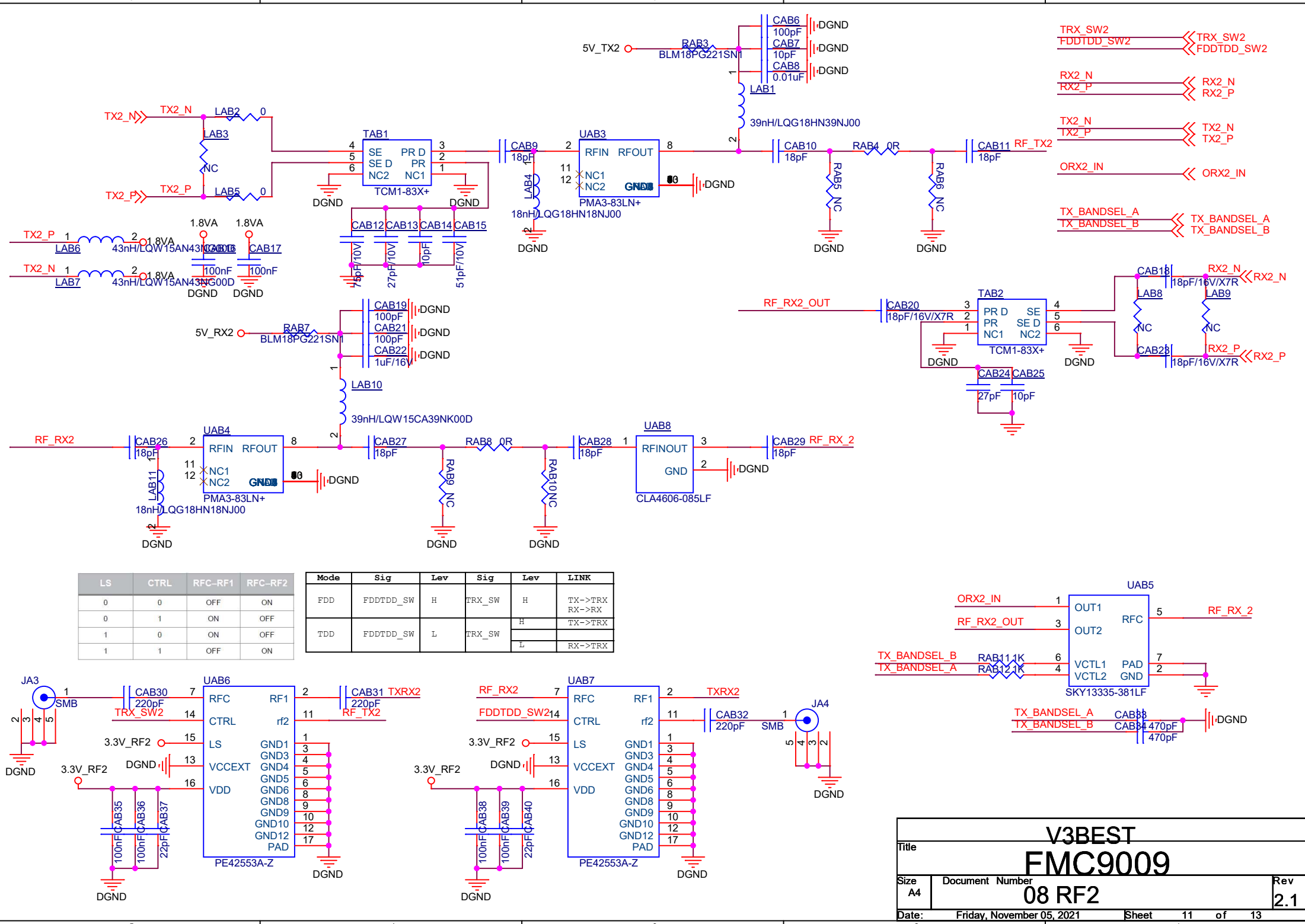
A





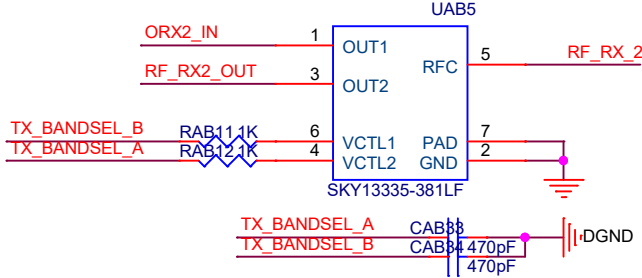
LS	CTRL	RFC-RF1	RFC-RF2
0	0	OFF	ON
0	1	ON	OFF
1	0	ON	OFF
1	1	OFF	ON

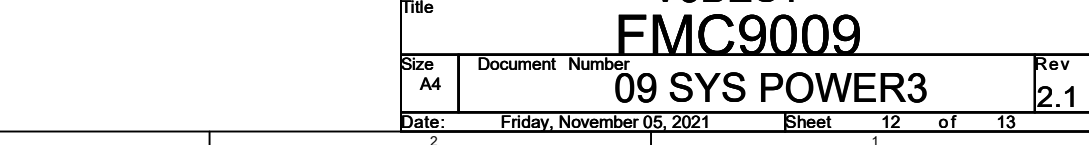
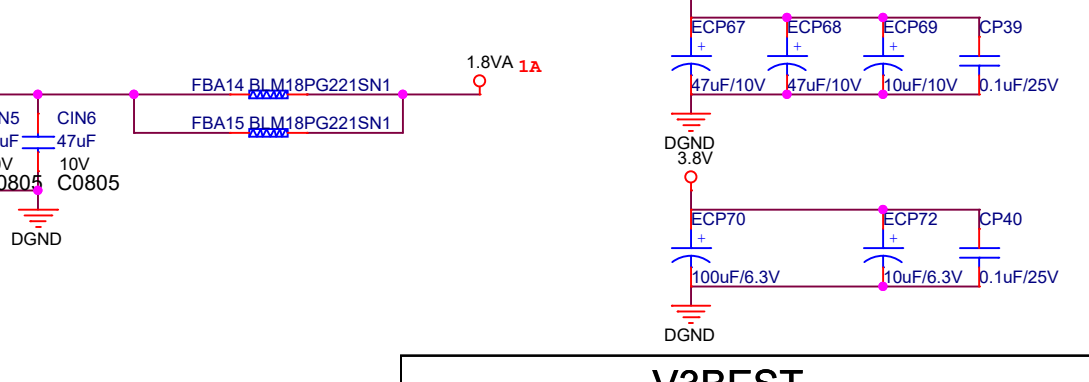
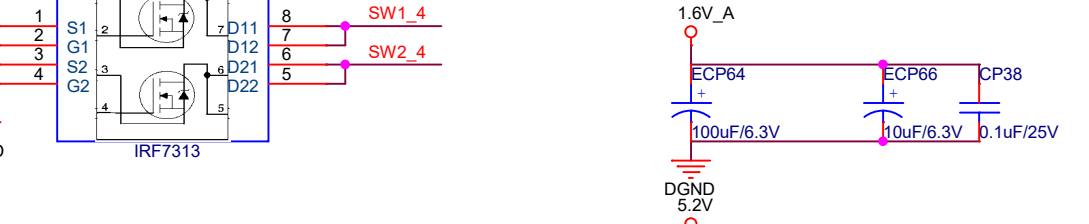
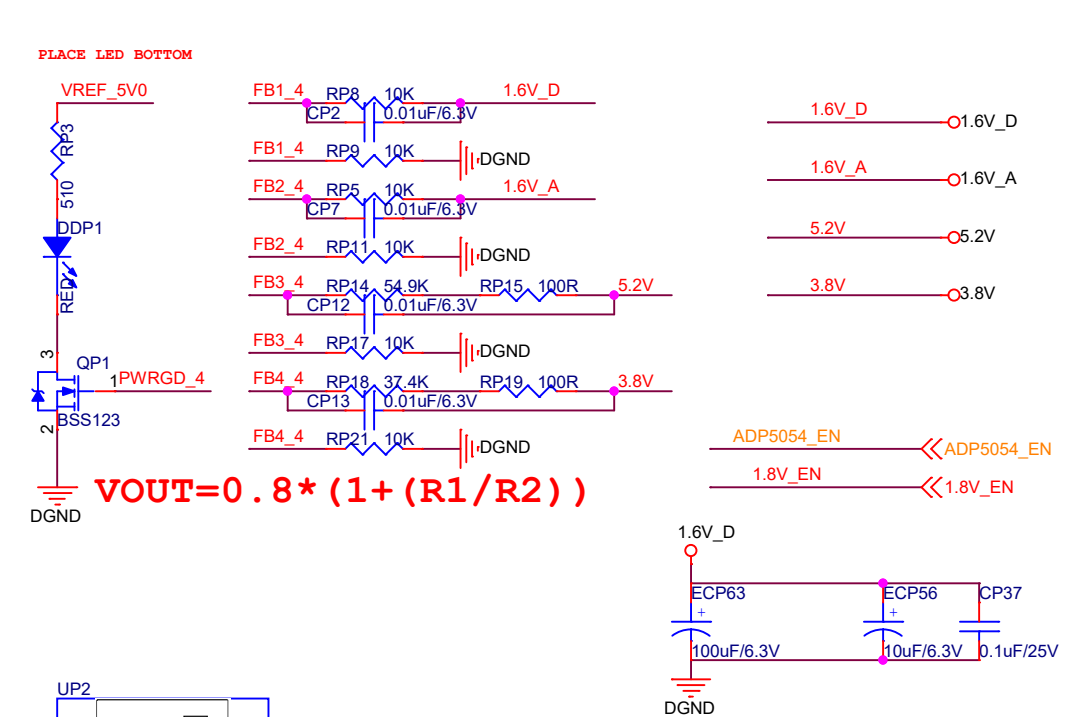
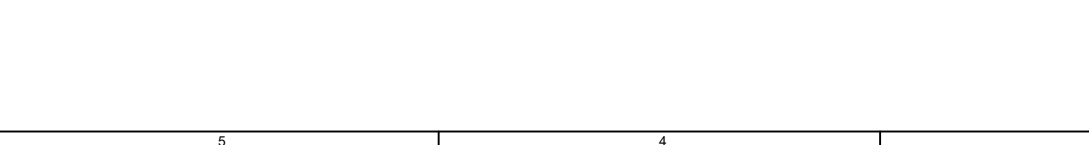
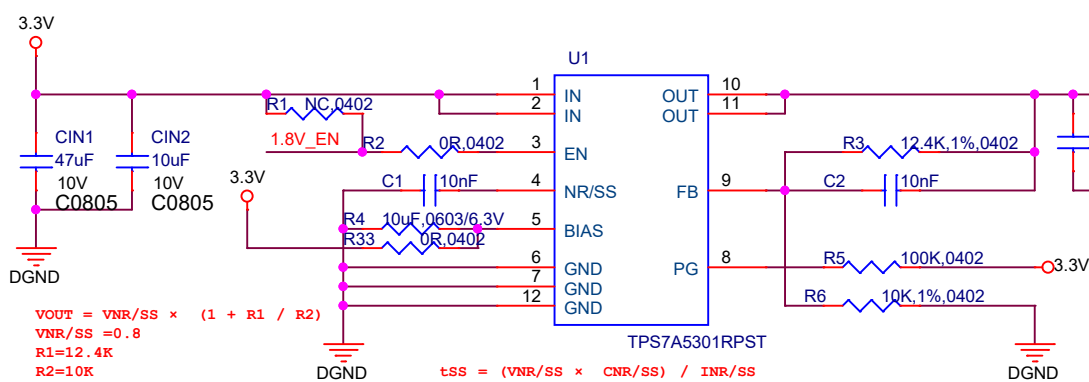
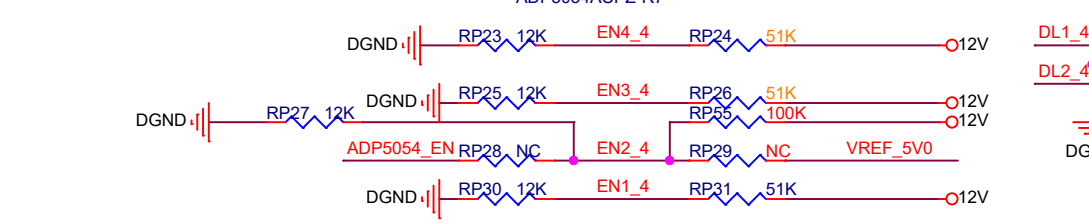
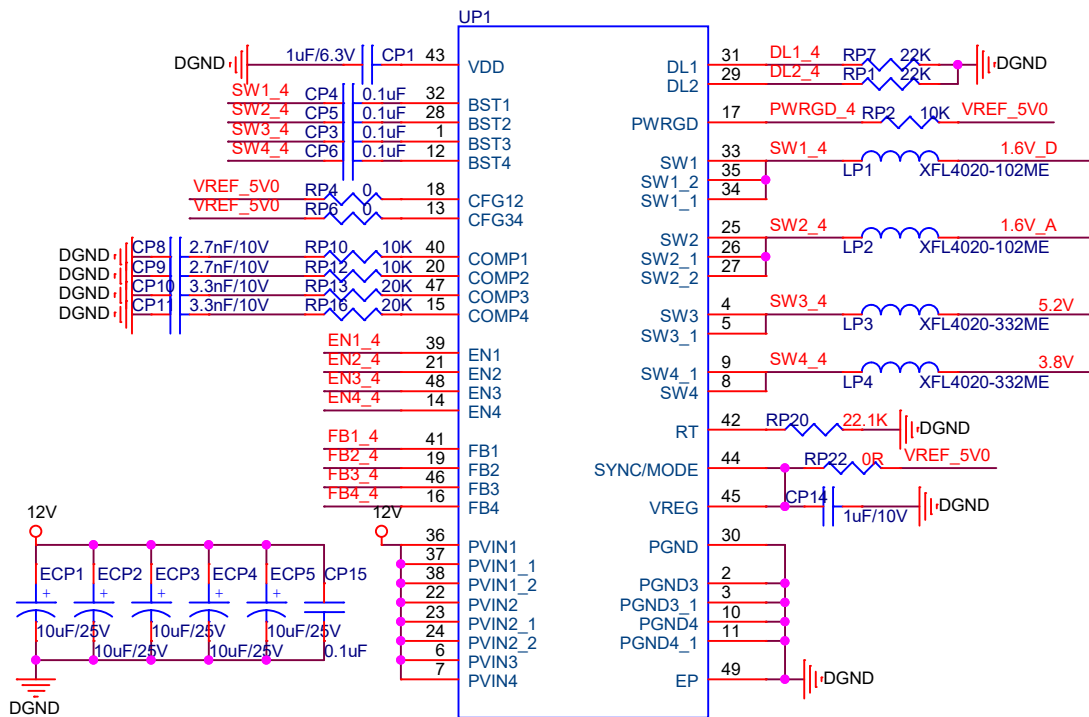
Mode	Sig	Lev	Sig	Lev	LINK
FDD	FDDTDD_SW	H	TRX_SW	H	TX->TRX RX->RX
			TRX_SW	L	TX->TRX
TDD	FDDTDD_SW	L	TRX_SW	L	RX->TRX



LS	CTRL	RFC-RF1	RFC-RF2
0	0	OFF	ON
0	1	ON	OFF
1	0	ON	OFF
1	1	OFF	ON

Mode	Sig	Lev	Sig	Lev	LINK
FDD	FDDTDD_SW	H	TRX_SW	H	TX->TRX
			RX->RX	H	
TDD	FDDTDD_SW	L	TRX_SW	H	TX->TRX
			RX->TRX	L	





V3BEST		
FMC9009		
09 SYS POWER3		
Rev	2.1	
Date:	Friday, November 05, 2021	
Sheet	12 of 13	

