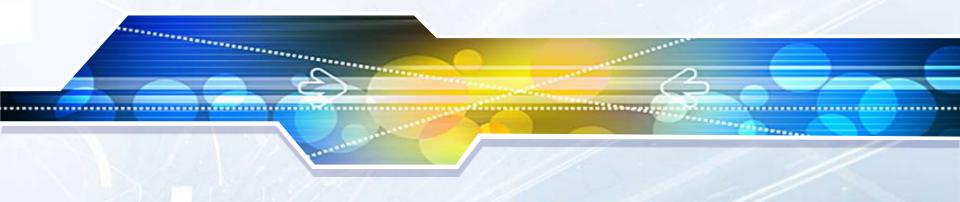
# 数字系统设计



华东理工大学电子与通信工程系 主讲:木昌洪

Email: changhongmu@ecust.edu.cn

# 第二章 逻辑代数基础

# 2.1 逻辑代数基础

逻辑代数(布尔代数)是按一定的逻辑关系进行运算的代数,是分析和设计数字电路的数学工具。

逻辑是指事物的<mark>因果关系</mark>,或者说条件和结果的关系,这些因果关系可以用逻辑运算来表示,也就是用逻辑代数来描述。

逻辑代数与普通代数:与普通代数不同,逻辑代数中的变量只有**0**和**1**两个可取值,它们分别用来表示完全两个对立的逻辑状态。

# 第二章 数字逻辑基础

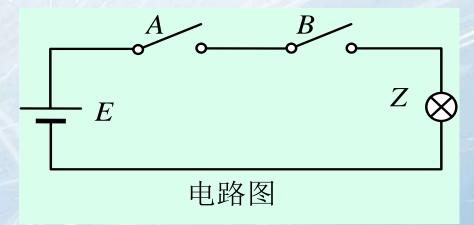
#### 2.1.1. 逻辑变量和基本逻辑运算

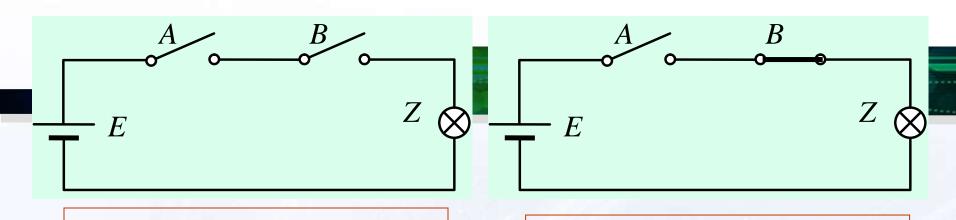
1、与逻辑(与运算, AND)

与逻辑的定义: 仅当决定事件(Z)发生的所有条件(A,B,C,...)均满足时,事件(Z)才能发生。表达式为:

$$Z = A B C ...$$

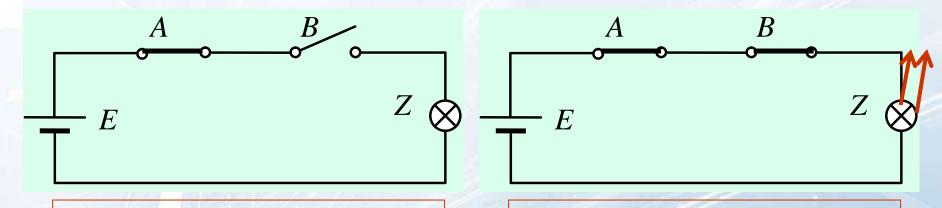
开关A, B串联控制灯泡Z





A、B都断开,灯不亮。

A断开、B接通, 灯不亮。



A接通、B断开, 灯不亮。

A、B都接通,灯亮。

两个开关必须同时接通, 灯才亮。逻辑表达式为:

 $\mathbf{Z} = \mathbf{A} \mathbf{B}$ 

华东理工大学电子与通信工程系

# 第二章 数字逻辑基础

# 1、与逻辑(与运算) 功能表

开关A	开关 B	灯 Z
断开	断开	灭
断开	闭合	灭
闭合	断开	灭
闭合	闭合	亮

实现与逻辑的电路 称为与门。与门的 逻辑符号:

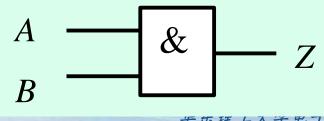
将开关接通记作1,断开记作0; 灯亮记作1, 灯灭记作0。可以作出 如下表格来描述与逻辑关系:

$\overline{A}$	В	Z
0	0	0
0	1	0
1	O	0
1	1	1

真 值 表

这种把所有可能的条件组合及其对应 结果一一列出来的表格叫做真值表。

#### 逻辑符号



Z = A B

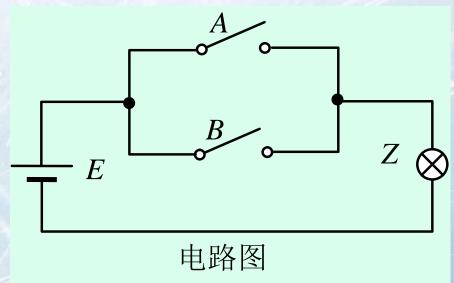
午尔廷一入子巴丁

# 第二章 数字逻辑基础

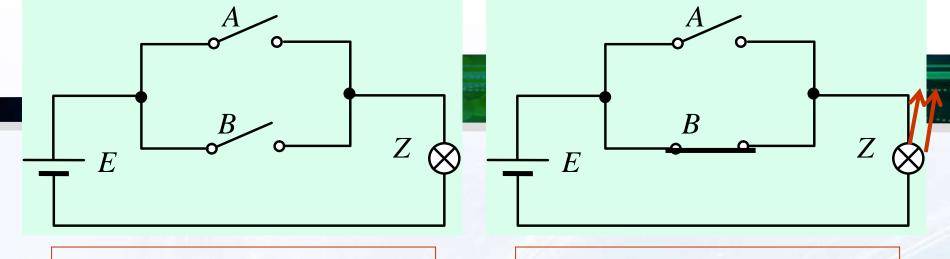
# 2、或逻辑(或运算, OR)

或逻辑的定义: 当决定事件(Z)发生的各种条件(A,B,C,...)中,只要有一个或多个条件具备,事件(Z)就发生。表达式为:

Z=A+B+C+... 开关A,B并联控制灯泡Z

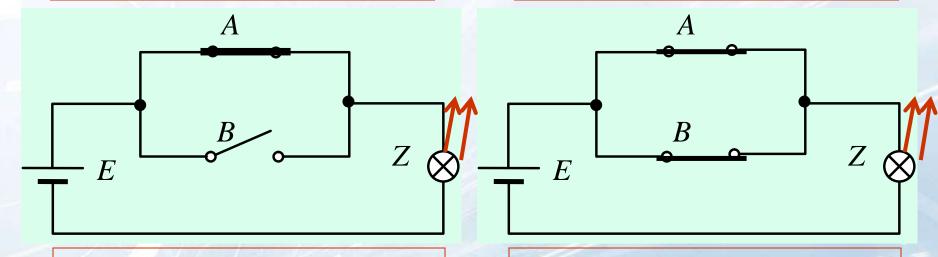


平尔理工大学电子与通信工程系



A、B都断开, 灯不亮。

A断开、B接通, 灯亮。



A接通、B断开, 灯亮。

A、B都接通,灯亮。

两个开关只要有一个接通, 灯就会亮。逻辑表达式为:

Z = A + B

华东理工大学电子与通信工程系

# 第二章 数字逻辑基础

#### 2、或逻辑(或运算)

# 功能表

开关A	开关 B	灯 Z
断开	断开	灭
断开	闭合	壳
闭合	断开	壳
闭合	闭合	完

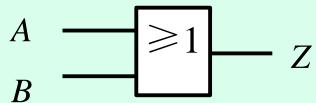
# 真值表

$\overline{A}$	В	Z
0	0	0
0	1	1
1	0	1
1	1	1

#### 逻辑符号

实现或逻辑的电路称为或门。或门的逻辑符号:





Z=A+B

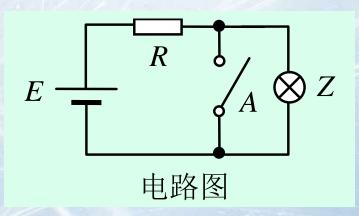
# 第二章 数字逻辑基础

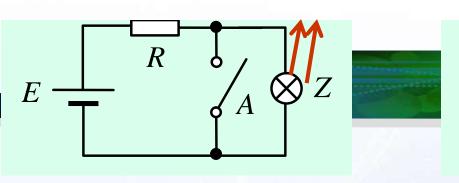
# 3、非逻辑(非运算, NOT)

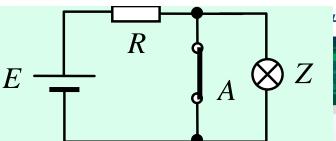
非逻辑指的是逻辑的否定。当决定事件(Z)发生的条件(A)满足时,事件不发生;条件不满足,事件反而发生。表达式为:

$$Z = A$$

开关A控制灯泡Z







#### A断开, 灯亮。

A接通, 灯灭。

功能表

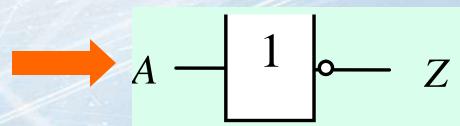
开关A	灯 Z
断开	完
闭合	灭

$\overline{A}$	Z
0	1
1	0

真值表

#### 逻辑符号

实现非逻辑的电路称为非门。非门的逻辑符号:



 $Z = \overline{A}$ 

# 4、几种导出的逻辑运算

#### (1) 与非运算:逻辑表达式为:

Z =	AB
-----	----

真值表		
$\overline{A}$	B	Z
0	0	1
0	1	1
1	0	1
1	1	0

$$A \longrightarrow \mathbb{Z}$$

与非门的逻辑符号

# (2) 或非运算:逻辑表达式为:

$$Z = \overline{A + B}$$

真值表		
$\overline{A}$	В	Z
0	0	1
0	1	0
1	0	0
1	1	0

$$A \longrightarrow 1$$
 $B \longrightarrow Z$ 

或非门的逻辑符号

华东理工大学电子与通信工程系

# 4、几种导出的逻辑运算

(3) 异或运算: 逻辑表达式为:

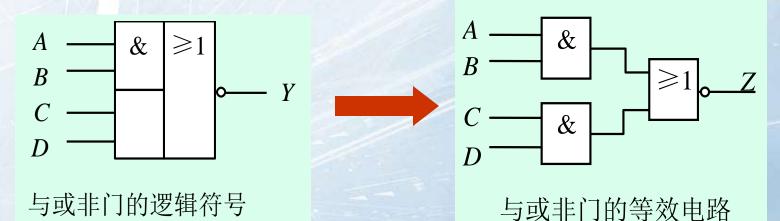
真值表		
$\overline{A}$	В	Z
0	0	0
0	1	1
1	0	1
_1	1	0

$$Z = \overline{A}B + A\overline{B} = A \oplus B$$

$$A = \begin{bmatrix} =1 \\ B \end{bmatrix} = Z$$

异或门的逻辑符号

(4) 与或非运算:逻辑表达式为: Z = AB + CD



# 第二章 数字逻辑基础

# 4、几种导出的逻辑运算

(5) 同或运算:逻辑表达式为:

真值表		
$\overline{A}$	B	Z
0	0	1
0	1	0
1	0	0
1	1	1

$$Z = AB + \overline{AB} = A\Theta B$$

$$A = Z$$
 $B = Z$ 

同或门的逻辑符号

#### 1、逻辑函数的建立:

● <u>逻辑表达式</u>: 由逻辑变量和与、或、非3种运算符连接起来 所构成的式子。

输入逻辑变量:等式右边的字母A、B、C、D 自变量

输出逻辑变量: 等式左边的字母Z *因变量* 

● 逻辑函数: 如果对应于输入逻辑变量A、B、C、...的每一组确定值,输出逻辑变量Z就有唯一确定的值,则称Z是A、B、C、...的逻辑函数。记为

 $Z = f(A, B, C, \cdots)$ 

注意:与普通代数不同的是,在逻辑代数中,不管是变量还是函数,其取值都只能是0或1,并且这里的0和1只表示两种不同的状态,没有数量的含义。

# 1.基本定律

名 称	公式1	公式2
1 0/4	$A \cdot 1 = A$	A + 0 = A
1—0律	$A\underline{\cdot}0=0$	A + 1 = 1
	AA = 0	A+A=1
还原律	A = A	否定之否定规律
同一律	$A \cdot A = A$	A + A = A
交换律	$A \cdot B = B \cdot A$	A + B = B + A
结合律	A(BC) = (AB)C	A + (B+C) = (A+B) + C
分配律	A(B+C) = AB + AC	A + (BC) = (A+B)(A+C)
反演律 (摩根定律)	$\overline{AB} = \overline{A} + \overline{B}$	$\overline{A+B} = \overline{A} \ \overline{B}$
吸收律	$A(\underline{A} + B) = A$	A + AB = A
	A(A+B)=AB	A + AB = A + B
		利用真值表很容易证
附加律	$AB + \overline{A}C + BC = AB + \overline{A}C$	<b>分此从于的工场</b> 牌

这些公式的正确性

# 用基本定律相互证明

❖ 吸收律 A + AB = A + B

证明: 
$$A + \overline{A}B = (A + \overline{A})(A + B)$$

$$=1\cdot (A+B)$$

$$=A+B$$

❖ 附加律 
$$AB + \overline{A}C + BC = AB + \overline{A}C$$

证明: 
$$AB + AC + BC$$

$$= AB + AC + (A+A)BC$$

$$=AB+AC+ABC+ABC$$

$$= AB(1+C) + AC(1+B)$$

$$=AB+AC$$

华东理工大学电子与通信工程系

# 2.三个重要规则

(1)代入规则:任何一个含有变量A的等式,如果将所有出现A的位置都用同一个逻辑函数代替,则等式仍然成立。这个规则称为代入规则。

例如,已知等式  $AB = \overline{A} + \overline{B}$  ,用函数Z=AC代替等式中的A,根据代入规则,等式仍然成立,即有:

$$\overline{(AC)B} = \overline{AC} + \overline{B} = \overline{A} + \overline{B} + \overline{C}$$

# 2.三个重要规则

(2) 反演规则:对于任何一个逻辑表达式Z,如果将表达式中的所有"·"换成"+","+"换成"·","0"换成"1","1"换成"0",原变量换成反变量,反变量换成原变量,那么所得到的表达式就是函数Z的反函数Z(或称补函数)。这个规则称为反演规则。例如:

$$Z = A\overline{B} + C\overline{D}E$$
  $\overline{Z} = (\overline{A} + B)(\overline{C} + D + \overline{E})$ 

$$Z = A + \overline{B + \overline{C} + D + \overline{E}} \longrightarrow \overline{Z} = \overline{A} \cdot \overline{B} \cdot C \cdot \overline{\overline{D}} \cdot E$$

# 2.三个重要规则

(3)对偶规则:对于任何一个逻辑表达式Z,如果将表达式中的所有"·"换成"+","+"换成"·","0"换成"1","1"换成"0",而变量保持不变,则可得到的一个新的函数表达式Z′,Z′称为函Z的对偶函数。这个规则称为对偶规则。例如:

$$Z = A\overline{B} + C\overline{D}E$$
  $Z' = (A + \overline{B})(C + \overline{D} + E)$ 

$$Z = A + \overline{B + \overline{C} + D + \overline{E}}$$

$$Z' = A \cdot \overline{B \cdot \overline{C} \cdot D \cdot \overline{E}}$$

# 2.三个重要规则

#### (3) 对偶规则

对偶规则的意义在于:如果两个函数相等,则它们的对偶函数也相等。利用对偶规则,可以使要证明及要记忆的公式数目减少一半。例如:

$$A \cdot (A + B) = A$$
  $A + A \cdot B = A$ 

$$A(B+C) = AB + AC$$

$$A + BC = (A+B)(A+C)$$

注意:在运用反演规则和对偶规则时,必须按照逻辑运算的优先顺序进行:先算括号,接着与运算,然后或运算,最后非运算,否则容易出错。

真值表:将逻辑函数输入变量取值的不同组合与所对应的输出变量值用列表的方式 一一对应列出的表格。

n个输入变量  $\longrightarrow$   $2^n$  种组合。

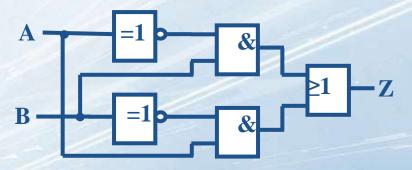
逻辑代数式 (逻辑表示式,逻辑函数式)

$$Z = A\overline{B} + \overline{A}B$$

逻辑电路图:

波形图

卡诺图



# 1、真值表

将输入、输出的所有可能状态一一对应地 列出。 n个变量可以有2n个输入状态。

列真值表的方法: 一般按二进制的顺序,输出与输入状态一一对应,列出所有可能的状态。

例:设计一个表决(少数服从多数)电路,即当 ABC中两个以上为1时Z为1 (同教材例2.2)

A	B	C	Z		
0	0	0	0		
0	0	1	0		
0	1	0	0		
0	1	1	1		
1	0	0	0		
1	0	1	1		
 1	1	0	1		
1	1	1	1		

华东理工大学电子与通信工程系

# 2、逻辑函数式

把逻辑函数的输入、输出关系写成与、或、非等逻辑运算的组合式。也称为逻辑函数式,通常采用"与或"的形式。

**由**真值表写出逻辑函数式:将 因变量为1时,自变量与或即可。

例:设计一个表决电路,当ABC中两个以上为1时Z为1。

逻辑函数式为——

 $F = \overline{ABC} + \overline{ABC} + \overline{ABC} + \overline{ABC}$ 

A	B	C	Z
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

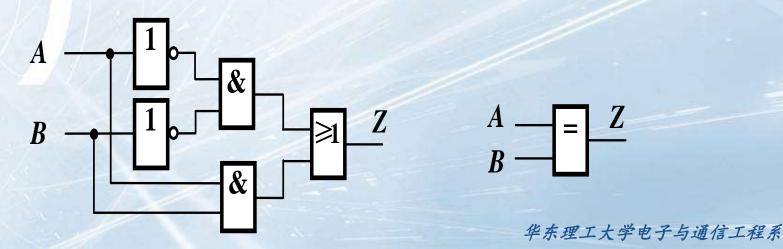
华东理工大学电子与通信工程系

# 3、逻辑图

用与、或、非等逻辑符号表示逻辑函数中各变量之间的逻辑关系所得到的图形称为逻辑图。

将逻辑函数式中所有的与、或、非运算符号用相应的逻辑符号代替,并按照逻辑运算的先后次序将这些逻辑符号连接起来,就得到图电路所对应的逻辑图。

例:已知某逻辑函数表达为  $Z = \overline{AB} + AB$ ,试画出其逻辑图



#### 己知逻辑图求逻辑函数式和真值表

例如:写出右图所示逻辑图的逻辑函数式。

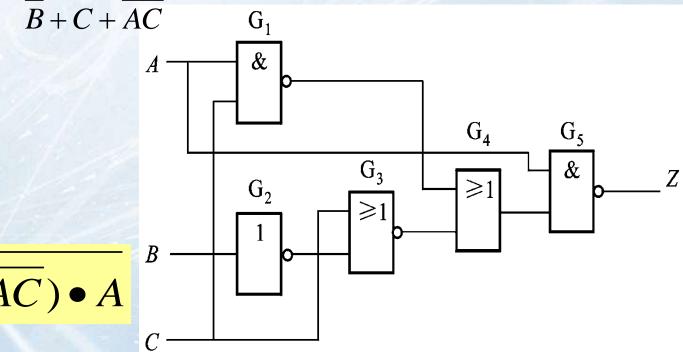
解: 首先从输入端门电路开始,逐级给每个门标号(G1~G5),然后依次写出各个门的输出端函数表达式,分别为:

$$\overline{AC} \quad \overline{B} \quad \overline{B} + C$$

$$\overline{(\overline{B} + C + \overline{AC}) \bullet A}$$



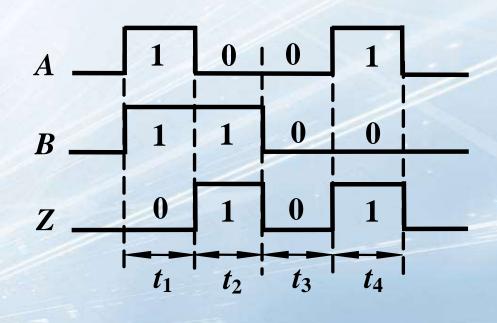
$$Z = (\overline{\overline{B} + C} + \overline{AC}) \bullet A$$



# 4、波形图

用输入端在不同逻辑信号作用下所对应的输出信号的波形图,表示电路的逻辑关系。

J	真值表			
$\boldsymbol{A}$	В	Z		
0	0	1		
0	1	0		
1	0/-	0		
1	1	1		



华东理工大学电子与通信工程系

# 1. 化简的意义与标准

逻辑函数化简的意义:逻辑表达式越简单,实现它的电路越简单,电路工作越稳定可靠。

一个逻辑函数的表达式可以有以下5种表示形式。

- (1) 与或表达式:  $Z = \overline{AB} + AC$
- (2) 或与表达式: Z = (A + B)(A + C)
- (3) 与非-与非表达式:  $Z = \overline{AB} \cdot \overline{AC}$
- (4) 或非-或非表达式: Z = A + B + A + C
- (5) 与或非表达式:  $Z = \overline{AB} + A\overline{C}$

# 1. 化简的意义与标准

利用逻辑代数的基本定律,可以实现上术五种逻辑函数式之间的变换。

逻辑函数的最简: 与一或式

- (1) 乘积项个数最少;
- (2) 每个乘积项中的变量个数也最少。

$$Z = \overline{A}B\overline{E} + \overline{A}B + A\overline{C} + A\overline{C}E + B\overline{C} + B\overline{C}D$$
$$= \overline{A}B + A\overline{C} + B\overline{C}$$
$$= \overline{A}B + A\overline{C}$$

最简与或表达式

# 1. 化简方法 (1)并项法

逻辑函数的公式化简法就是运用逻辑代数的基本公式、定理和规则来化简逻辑函数。

例如:利用公式A+A=1,将两项合并为一项,并消去一个变

**运用分配律** 

$$Z_{1} = \underline{ABC} + \overline{A}BC + B\overline{C} = (A + \overline{A})BC + B\overline{C}$$
$$= \underline{BC} + B\overline{C} = B(C + \overline{C}) = B$$

$$Z_{2} = ABC + A\overline{B} + A\overline{C} = ABC + A(\overline{B} + \overline{C})$$
$$= ABC + A\overline{BC} = A(BC + \overline{BC}) = A$$

运用摩根定律

若两个乘积项中 分别包含同一个因 子的原变量和反变 量,而其他因子或 相同时,则这两项 可以合并成一项, 并消去互为反变量 的因子。

华东理工大学电子与通信工程系

# (2) 吸收法

(1)利用公式A+AB=A,消去多余的项。

$$Z_1 = \overline{A}B + \overline{A}BCD(E+F) = \overline{A}B$$

$$Z_2 = A + \overline{B} + \overline{CD} + \overline{ADB} = A + BCD + AD + B$$
$$= (A + AD) + (B + BCD) = A + B$$

如果乘积项是 另外一个乘积项的 因子,则这另外一 个乘积项是多余的。

(2)利用公式 $A+\overline{A}B=A+B$ ,消去多余的变量。

$$Z = AB + \overline{A}C + \overline{B}C$$

$$= AB + (\overline{A} + \overline{B})C$$

$$= AB + \overline{A}BC$$

$$= AB + C$$

$$Z = A\overline{B} + C + \overline{A}\overline{C}D + B\overline{C}D$$

$$= A\overline{B} + C + \overline{C}(\overline{A} + B)D$$

$$= A\overline{B} + C + (\overline{A} + B)D$$

$$= A\overline{B} + C + A\overline{B}D$$

$$= A\overline{B} + C + D$$

如果一个乘 积项的反是另一 个乘积项的因子, 则这个因子是多 余的。

一小理工大学电子与通信工程系

# (3) 配项法

(1)利用公式A=A(B+B),为某一项配上其所缺的变量,以便用其它方法进行化简。

$$Z = A\overline{B} + B\overline{C} + \overline{B}C + \overline{A}B$$

$$= A\overline{B} + B\overline{C} + (\underline{A} + \overline{A})\overline{B}C + \overline{A}B(\underline{C} + \overline{C})$$

$$= A\overline{B} + B\overline{C} + A\overline{B}C + \overline{A}\overline{B}C + \overline{A}BC + \overline{A}BC + \overline{A}BC$$

$$= A\overline{B}(1+C) + B\overline{C}(1+\overline{A}) + \overline{A}C(\overline{B} + B)$$

$$= A\overline{B} + B\overline{C} + \overline{A}C$$

(2)利用公式A+A=A,为某项配上其所能合并的项。

$$Z = ABC + AB\overline{C} + A\overline{B}C + \overline{A}BC$$

$$= (ABC + AB\overline{C}) + (ABC + A\overline{B}C) + (ABC + \overline{A}BC)$$

$$= AB + AC + BC$$

# (4)消去冗余项法

利用附加律AB+AC+BC=AB+AC, 将冗余项BC消去。

$$Z_{1} = A\overline{B} + AC + ADE + \overline{C}D$$

$$= A\overline{B} + (AC + \overline{C}D + ADE)$$

$$= A\overline{B} + AC + \overline{C}D$$

$$Z_{2} = AB + \overline{B}C + \overline{A}C(DE + FG)$$

$$= AB + \overline{B}C$$

例: 化简函数

$$Z = (\overline{B} + D)(\overline{B} + D + A + G)(C + E)(\overline{C} + G)(A + E + G)$$

解: ①先求出Z的对偶函数Z′,并对其进行化简。

$$Z' = \overline{B}D + \overline{B}DAG + CE + \overline{C}G + \overline{A}EG$$
$$= \overline{B}D + CE + \overline{C}G$$

②求Z′的对偶函数,便得Z的最简或与表达式。

$$Z = (\overline{B} + D)(C + E)(\overline{C} + G)$$

# 2.2.8 逻辑函数的卡诺图化简法

# 1. 最小项与卡诺图

(1)逻辑函数的最小项及其性质

最小项:如果一个函数的某个乘积项包含了函数的全部变量,其中每个变量都以原变量或反变量的形式出现,且仅出现一次,则这个乘积项称为该函数的一个标准积项,通常称为最小项。

例如: 3个变量A、B、C可组成8个最小项:

 $\overline{A}\overline{B}\overline{C}$ ,  $\overline{A}\overline{B}C$ ,  $\overline{A}B\overline{C}$ ,  $\overline{A}BC$ ,  $A\overline{B}\overline{C}$ ,  $A\overline{B}C$ ,  $AB\overline{C}$ , ABC

# 2.2.8 逻辑函数的卡诺图化简法

# 1. 最小项与卡诺图

#### (2)最小项的表示方法

最小项的表示方法:通常用符号m<sub>i</sub>来表示最小项。下标i的确定:把最小项中的原变量记为1,反变量记为0,当变量顺序确定后,可以按顺序排列成一个二进制数,则与这个二进制数相对应的十进制数,就是这个最小项的下标i。

例如: 3个变量A、B、C的8个最小项可以分别表示为:

$$m_0 = \overline{A}\overline{B}\overline{C}$$
,  $m_1 = \overline{A}\overline{B}C$ ,  $m_2 = \overline{A}B\overline{C}$ ,  $m_3 = \overline{A}BC$   
 $m_4 = A\overline{B}\overline{C}$ ,  $m_5 = A\overline{B}C$ ,  $m_6 = AB\overline{C}$ ,  $m_7 = ABC$ 

#### (3) 最小项的性质:

# 3 变量全部最小项的真值表

A	В	C	$m_0$	$m_1$	$m_2$	$m_3$	$m_4$	$m_5$	$m_6$	$m_7$
0	0	0	1	0	0	0	0	0	0	0
0	0	1	0	1	0	0	0	0	0	0
0	1	0	0	0	1	0	0	0	0	0
0	1	1	0	0	0	1	0	0	0	0
1	0	0	0	0	0	0	1	0	0	0
1	0	1	0	0	0	0	0	1	0	0
1	1	0	0	0	0	0	0	0	1	0
1	1	1	0	0	0	0	0	0	0	1

- ①任意一个最小项,只有一组变量取值使其值为1。
- ②任意两个不同的最小项的乘积必为0。
- ③全部最小项的和必为1。

## 2、逻辑函数的最小项表达式

任何一个逻辑函数都可以表示成唯一的一组最小项之和, 称为标准与或表达式,也称为最小项表达式

对于不是最小项表达式的与或表达式,可利用公式 $A+\overline{A}=1$ 和A(B+C)=AB+BC来配项展开成最小项表达式。

$$Z = \overline{A} + BC$$

$$= \overline{A}(B + \overline{B})(C + \overline{C}) + (A + \overline{A})BC$$

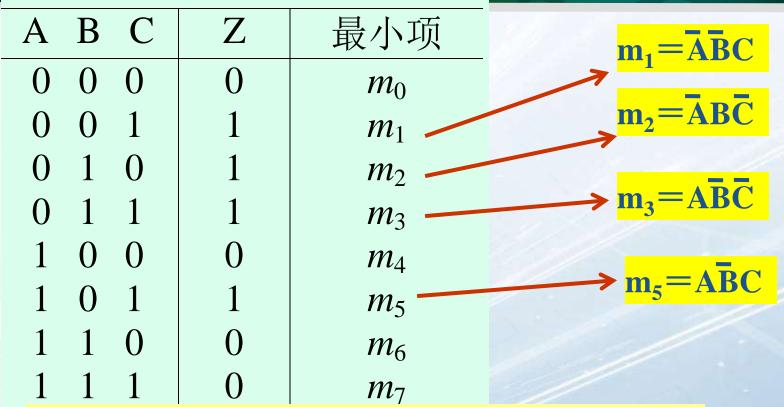
$$= \overline{A}BC + \overline{A}B\overline{C} + \overline{A}\overline{B}C + \overline{A}B\overline{C} + ABC + \overline{A}BC$$

$$= \overline{A}B\overline{C} + \overline{A}BC + \overline{A}BC + \overline{A}BC + ABC$$

$$= m_0 + m_1 + m_2 + m_3 + m_7$$

$$= \sum_{m} (0,1,2,3,7)$$

### 如果列出了函数的真值表,则只要将函数值为1的那些最小 项相加,便是函数的最小项表达式。



$$Z = m_1 + m_2 + m_3 + m_5 = \sum_{m} (1,2,3,5)$$

 $=\overline{A}\overline{B}C+\overline{A}B\overline{C}+A\overline{B}\overline{C}+A\overline{B}C$ 

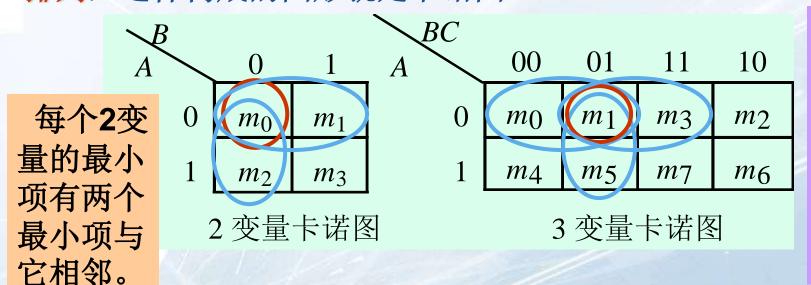
将真值表中函数值为0的那些最小项相加,便可得到

反函数的最小项表达式。

### 3、卡诺图

#### (1) 卡诺图的构成

将逻辑函数真值表中的最小项重新排列成矩阵形式,并且 使矩阵的横方向和纵方向的逻辑变量的取值按照格雷码的顺序 排列,这样构成的图形就是卡诺图。



每个3变最有3个场场,每个的项件。

卡诺图的特点是任意两个相邻的最小项在图中也是相邻的。 (相邻项是指两个最小项只有一个因子互为反变量,其余因子均相同,又称为逻辑相邻项)。

## 每个4变量的最小项有4个最小项与它相邻

最左列项为由的小相邻的,最后的最后,

<b>C</b> D						
AB	00	01	11	10		
00	$m_{\mathbb{Q}}$	$m_1$	m <sub>3</sub>	$m_2$		
01	$m_4$	m5	<i>m</i> 7	$m_6$		
11	$m_{12}$	$m_{13}$	<i>m</i> 15	<i>m</i> 14		
10	<i>m</i> 8	m9	$m_{11}$	$m_{10}$		
4 变量卡诺图						

最上面一项一行动的一项一最相位。

两个相邻最小项可以合并消去一个变量

$$A\overline{B}C + A\overline{B}\overline{C} = A\overline{B}(C + \overline{C}) = A\overline{B}$$

$$AB\overline{C}\overline{D} + A\overline{B}\overline{C}\overline{D} = A\overline{C}\overline{D}$$

逻辑函数化简的实质就是相邻最小项的合并

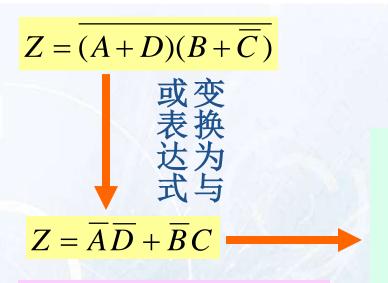
#### (2) 用卡诺图表示逻辑函数

◆ 逻辑函数是以真值表或者以最小项表达式给出: 在卡诺图上那些与给定逻辑函数的最小项相对应的方格内填入1, 其余的方格内填入0。  $Z(A,B,C,D) = \sum_{m} (1,3,4,6,7,11,14,15)$ 

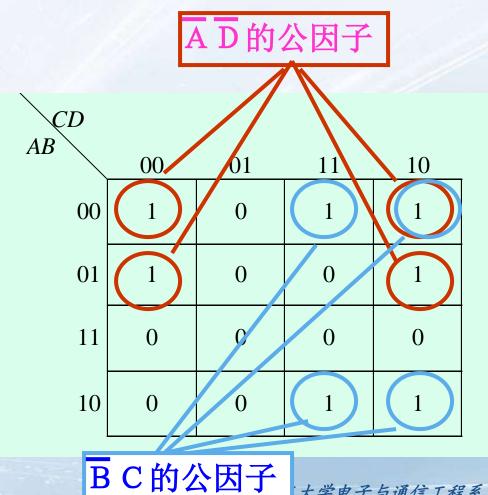
CD $\mathbf{m}_{6}$ ()

信工程系

逻辑函数以一般的逻辑表达式给出: 先将函数变换为与或 表达式(不必变换为最小项之和的形式),然后在卡诺图上与每 一个乘积项所包含的那些最小项(该乘积项就是这些最小项的公 因子)相对应的方格内填入1,其余的方格内填入0。

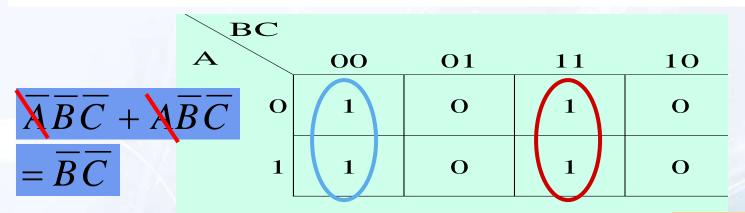


说明:如果求得 了函数Z的反函数Z, 则对Z中所包含的各个 最小项, 在卡诺图相 应方格内填入0,其余 方格内填入1。



大学电子与通信工程系

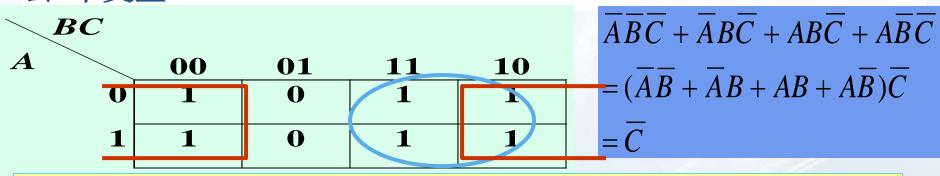
● 任何两个(2¹个)标1的相邻最小项,可以合并为一项,并消去一个变量(消去互为反变量的因子,保留公因子)。



$$\overline{A}BC + \overline{A}BC = BC$$

CD	)					
AB		00	01	11	10	
0	0	0	0	0	0	
0	1	1	0	0	1	$A\overline{B}CD + A\overline{B}$
1	$1 \lceil$	0	0	0	0	$=A\overline{B}D$
1	0	0	1	1)	0	
$\overline{A}$	R	$\sqrt{D}$ +	$\overline{A}R\overline{A}$	$\overline{\overline{D}} - \overline{\overline{A}}$	$R\overline{D}$	— 佐在理工士学由子与诵4

● 任何4个(2<sup>2</sup>个)标1的相邻最小项,可以合并为一项,并消去2个变量。



$$\overline{A}B\overline{C} + \overline{A}BC + AB\overline{C} + ABC = (\overline{A}\overline{C} + \overline{A}C + A\overline{C} + AC)B = B$$

AB	00	01	11	10
00	0	1	0	0
01	1	1	1	1
11	O	1	1	O
10	0	1	0	0

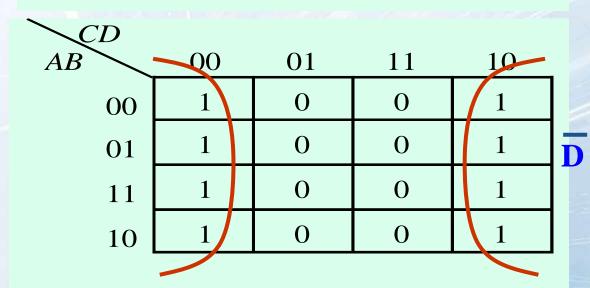
 $\overline{AB}$ 

-						数字系统设计
	CD					3
	AB	OO,	01	11	10	
	00_	0	1	1	10	
	01	1	O	0	1	
	11	1	0	0	1	BD
	10	0	1	1	0	
		•	Ī	B D	•	
	$\searrow$ CD					
	AB	00	01	11	10	
	00-	1	0	0	1	
	01	0	1	1	0	
	11	0	1	1	0	
	10	1	0	O	1	BD
		1	E	3 D	1	ע מ

#### (3) 卡诺图的性质

● 任何8个(2³个)标1的相邻最小项,可以合并为一项,并消去3个变量。

$\searrow CD$					
AB	00	01	11	10	
00	0	0	0	0	
01	1	1	1	1	
11	1	1	1	1	
10	О	О	О	0	



小结: 相邻最小项 的数目必须为20个 才能合并为一项, 并消去n个变量。 包含的最小项数目 越多,即由这些最 小项所形成的圈越 大,消去的变量也 就越多,从而所得 到的逻辑表达式就 越简单。这就是利 用卡诺图化简逻辑 函数的基本原理。

## (4)卡诺图化简的基本步骤



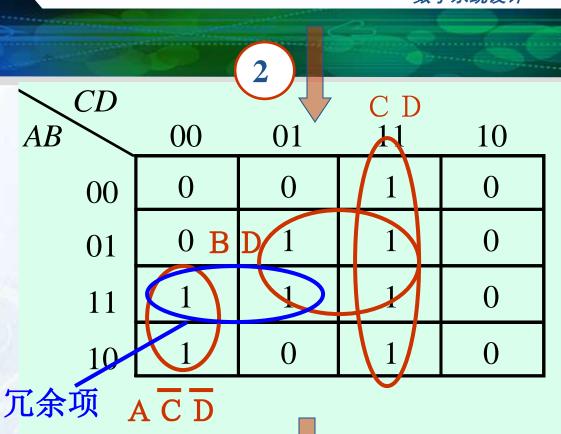
 $Z(A, B, C, D) = \sum m(3,5,7,8,11,12,13,15)$ 



$\searrow CD$				
AB	00	01	11	10
00	О	О	1	О
01	О	1	1	О
11	1	1	1	О
10	1	0	1	0

卡诺图

①圈越大越好, 但每个圈中标1 的方格数目必须 为2<sup>i</sup>个。②同一 个方格可同时画 在几个圈内,但 每个圈都要有新 的方格,否则它 就是多余的。③ 不能漏掉任何一 个标1的方格。



# 合并最小项

3

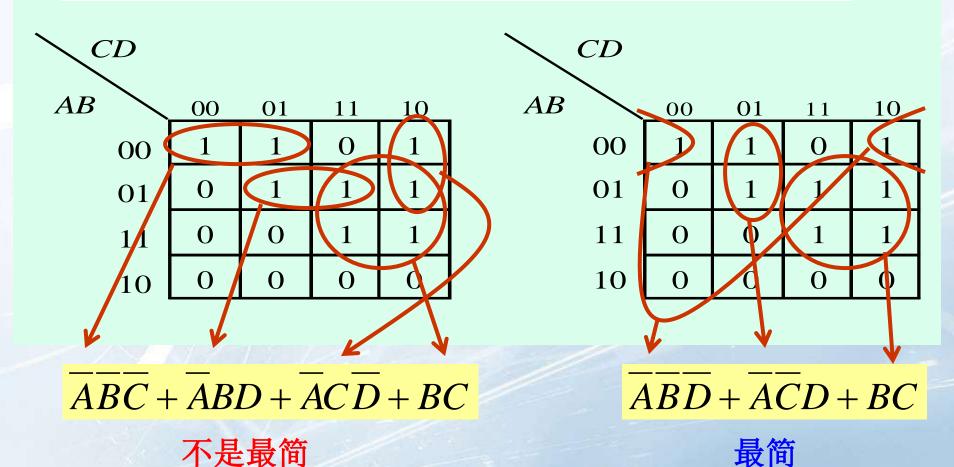
最简与或表达式

3 将代表每个圈 的乘积项相加

 $Z(A, B, C, D) = BD + CD + A\overline{C}\overline{D}$ 

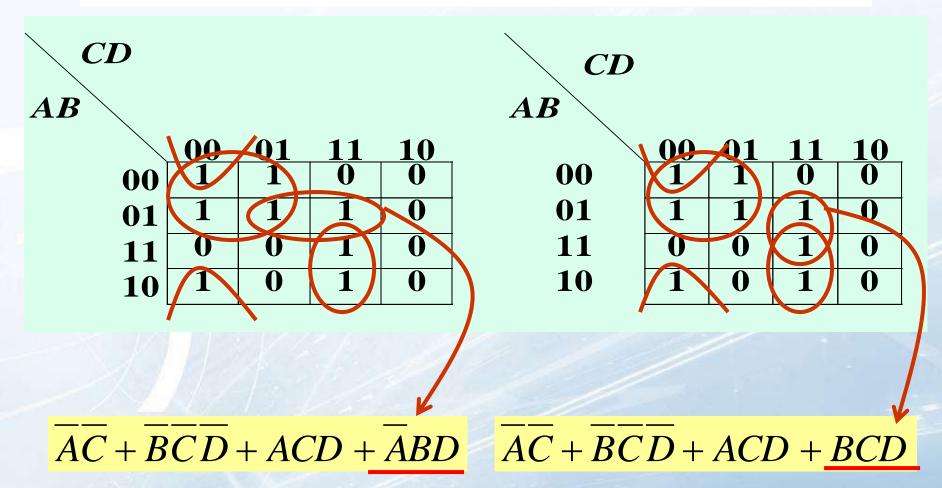
#### 两点说明:

① 在有些情况下,最小项的圈法不只一种,得到的各个乘积项组成的与或表达式各不相同,哪个是最简的,要经过比较、检查才能确定。



#### 两点说明:

② 在有些情况下,不同圈法得到的与或表达式都是最简形式。即一个函数的最简与或表达式不是唯一的。



## 2.2.9 具有约束项的逻辑函数的化简

#### 1、含约束项的逻辑函数

约束项:函数可以任意取值(可以为0,也可以为1)或不会出现的变量取值所对应的最小项称为约束项,也叫做任意项或无关项。例如:判断一位十进制数是否为奇数。

ABCD	Z	ABCD	Z	说明
0 0 0 0	0	1 0 0 0	0	
0 0 0 1	1	1 0 0 1	1	
0 0 1 0	0	1 0 1 0	X	不会出现
0 0 1 1	1	1 0 1 1	X	不会出现
0 1 0 0	0	1 1 0 0	X	不会出现
0 1 0 1	1	1 1 0 1	×	不会出现
0 1 1 (	0	1 1 1 0	X	不会出现
0 1 1 1	1	1 1 1 1	X	不会出现

AB		00	01	11	10
0	0	0	1	1	0
0	1	0	1	1	0
1	1	×	×	X	×
1	0	0	1	×	×

输入变量A,B,C,D取值为0000~1001时,逻辑函数Z有确定的值,根据题意,偶数时为0,奇数时为1。

$$Z(A, B, C, D) = \Sigma_m(1,3,5,7,9)$$

A,B,C,D取值为 $1010 \sim 1111$ 的情况不会出现或不允许出现,对应的最小项属于约束项。用符号" $\phi$ "、"×"或"d"表示。约束项之和构成的逻辑表达式叫做约束条件或任意条件,用一个值恒为0的条件等式表示。

$$\Sigma_d$$
 (10,11,12,13,14,15) = 0

#### 含有约束条件的逻辑函数可以表示成如下形式: 逐统设计

$$Z(A, B, C, D) = \Sigma_m(1,3,5,7,9) + \Sigma_d(10,11,12,13,14,15)$$

#### 2、含任意项的逻辑函数的化简

在逻辑函数的化简中,充分利用约束项可以得到更加简单的逻辑表达式,因而其相应的逻辑电路也更简单。在化简过程中,约束项的取值可视具体情况取0或取1。具体地讲,如果约束项对化简有利,则取1;如果约束项对化简不利,则取0。

CD				
AB	00	01	11	10
00	0	1	1	0
01	0	1	1	0
11	×	X	×	×
10	0	1	×	×

不利用约束项的化简结果为:

$$Z = \overline{A}D + \overline{B}\overline{C}D$$

利用约束项的化简结果为:

$$Z = D$$

# 第二章 数字逻辑基础

## 课后作业:

2.5,3,4,5,9,10,11,16,17,21

