

南大学

计算机学院

编译系统原理实验报告

# 了解编译器及 LLVM IR 编程

朱子轩 2110853

专业:计算机科学与技术

刘修铭 2112492

专业:信息安全

年级: 2021 级

指导教师:王刚

2023年9月7日

# 摘要

本次实验由朱子轩与刘修铭合作完成,主要通过改进给定的阶乘 C 语言程序代码,在 Ubuntu 虚拟机上对编译器的各个阶段及其功能进行了学习与探索。除了完成实验手册的要求内容外,我们还通过加入注释、引用头文件、宏定义、死代码等部分对编译的预处理部分功能进行验证性探索,加深对于词法分析与语法分析的过程的认识;同时,借助 VS code 的插件,完成了将 CFG 的可视化,进而实现对中间代码生成的多阶段的分析;代码优化部分,我们通过对 O0 O1 O2 等不同优化等级的对比,以程序的运行时间为参考,验证优化效果。除此之外,我们还对 X86、ARM 和 LLVM 的汇编和链接结果分别予以实现,并加以探索。最后,我们编写了一段 LLVM IR 程序,加深对 LLVM IR 中间语言的了解。

关键字:编译器,优化对比,交叉编译,性能测试

# 景目

<b>_</b> ,	分	L	1
ᅼ,	预征	备工作及实验平台	2
三,	实验	<b>脸过程</b>	4
(-	<b>一</b> )	预处理器	4
		1. 预处理阶段功能	4
		2. 实验验证	4
(	二)	编译器	5
	:	1. 词法分析	5
		2. 语法分析	8
	;	3. 语义分析和中间代码生成	9
	4	4. 代码优化	13
	ļ	5. 代码生成	14
(	三)	汇编器	14
(	四)	链接器加载器	16
(	五)	执行	22
(	六)	LLVM IR 编程	22
四、	总约	· 计	23
(-	<b>一</b> )	第二节	23
(	二)	第三节	24

# 一、分工

二人均独立完成阶乘 C 语言部分的编译复现,并由刘修铭撰写实验报告,朱子轩予以修改补充。实验所用代码及生成文件均打包附后。

【待补充】LLVM IR 程序部分



# 二、 预备工作及实验平台

按照实验指导, 我们选用 Ubuntu 虚拟机配置了实验环境。实验平台如下:

设备名称	lxmliu2002-Ubuntu
系统名称	Ubuntu 22.04.3 LTS
操作系统类型	Linux 64 位
GNOME 版本	42.9
窗口系统	X11
虚拟化	VMware

表 1: 实验平台参数

同时,为了完成后续探索工作,我们修改了给定的阶乘程序。修改后的代码如下:

#### 阶乘

```
// 引用头文件
  #include <stdio.h>
   #include <time.h>
   // 宏定义
   #define MAX 10000
   int main()
       int i, n, f;
       scanf("%d", &n);
       i = 2;
       f = 1;
       clock_t start, end;
       double time;
13
       start = clock();
       // 死代码
       if (i < 1)
           printf("i小于1\n");
19
       while (i \le n)
           f = f * i;
           i = i + 1;
       if (f > MAX)
           printf("输出超限\n");
       }
       else
           printf("%d\n", f);
```

```
end = clock();

time = (double)(end - start) / CLOCKS_PER_SEC;

printf("程序运行时间为: %f\n", time);

return 0;

}
```



# 三、 实验过程

借助 clang -ccc-print-phases main.c 指令, 我们得到编译的整个流程如图1所示:

图 1: 编译各阶段

### (一) 预处理器

#### 1. 预处理阶段功能

编译器的预处理阶段是编译过程的第一个阶段,它在实际的编译之前执行,主要完成以下任务:

- 处理和预处理以 # 符号开头指令。
- 展开宏定义,将宏名称替换为其定义的文本。
- 根据条件编译指令(如 #ifdef、#ifndef、#if、#elif 等)来控制哪些部分的代码应该包含在编译中。
- 移除注释, 删除多余的空格、制表符和换行符, 以简化源代码。
- 将指定的头文件内容插入到源代码中,从而形成一个整体的源代码文件,以便后续编译阶段使用。

预处理阶段的主要目标是将源代码准备好,以便后续的编译阶段能够进行词法分析、语法分析和生成中间代码。完成预处理后,生成的预处理文件通常会保存为.i或.ii扩展名的文件,然后传递给编译器的下一个阶段进行编译。

#### 2. 实验验证

为了验证以上功能, 我们将给定的阶乘代码予以改进, 实现了对上述功能的验证。

首先, 执行 gcc main.c -E -o main.i 指令,得到预处理后的 main.i 文件。然后观察生成的 main.i 文件并将其与 main.c 文件进行对比,可以发现:

- 代码的长度增加, 由 37 行变为 1067 行, 观察可知, 引用的头文件已经插入其中。
- 一些无关内容被预处理删除。
- 宏名称已经被替换。

```
C maini X

C maini > Ø maino

1027 # 4 "main.c" 2

1028

1029

1039

1030

1040

1051

1052

1053

1054

1055

1056

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

1057

10
```

图 2: 预处理结果

根据以上实验结果可知, 预处理功能得以验证。

## (二) 编译器

### 1. 词法分析

词法分析阶段的主要目标是将源代码分割成词法单元,以便后续的语法分析阶段能够理解代码的结构和语法。

借助 clang -E -Xclang -dump-tokens main.c 命令, 我们得到 token 序列:

#### 词法分析结果

```
int 'int'
                     [StartOfLine] Loc=<main.c:6:1>
identifier 'main'
                               [LeadingSpace] Loc=<main.c:6:5>
l_paren '('
                             Loc = \langle main.c:6:9 \rangle
r_paren ')'
                             Loc = \langle main.c:6:10 \rangle
                     [StartOfLine] Loc=<main.c:7:1>
l brace '{'
int 'int'
                     [StartOfLine] [LeadingSpace]
                                                           Loc = \langle main.c:8:5 \rangle
identifier 'i'
                     [LeadingSpace] Loc=<main.c:8:9>
comma ', '
                             Loc=<main.c:8:10>
                     [LeadingSpace] Loc=<main.c:8:12>
identifier 'n'
comma ', '
                             Loc = \langle main.c:8:13 \rangle
identifier 'f'
                     [LeadingSpace] Loc=<main.c:8:15>
semi ';'
                             Loc = \langle main.c:8:16 \rangle
identifier 'scanf'
                               [StartOfLine] [LeadingSpace] Loc=<main.c:9:5>
l_paren '('
                             Loc = \langle main.c:9:10 \rangle
string literal "%d";
                                       Loc = \langle main.c:9:11 \rangle
comma ', '
                             Loc = \langle main.c:9:15 \rangle
amp '&' [LeadingSpace] Loc=<main.c:9:17>
```

```
identifier 'n'
                                 Loc = \langle main.c:9:18 \rangle
   r_paren ')'
                                 Loc = \langle main.c:9:19 \rangle
   semi ';'
                                 Loc = \langle main.c:9:20 \rangle
    identifier 'i'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:10:5 \rangle
    equal '='
                         [LeadingSpace] Loc=<main.c:10:7>
    numeric_constant
                                  [LeadingSpace] Loc=<main.c:10:9>
    semi ';'
                                 Loc = \langle main.c:10:10 \rangle
    identifier 'f'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:11:5 \rangle
    equal '='
                         [LeadingSpace] Loc=<main.c:11:7>
    numeric_constant '1'
                                  [LeadingSpace] Loc=<main.c:11:9>
    semi ';'
                                 Loc=<main.c:11:10>
28
    identifier 'clock t'
                                  [StartOfLine] [LeadingSpace]
                                                                        Loc = \langle main.c:12:5 \rangle
   identifier 'start'
                                  [LeadingSpace] Loc=<main.c:12:13>
   comma ', '
                                 Loc=<main.c:12:18>
31
    identifier 'end'
                                  [LeadingSpace] Loc=<main.c:12:20>
    semi ';'
                                 Loc = \langle main.c:12:23 \rangle
33
   double 'double'
                        [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c: 13:5 \rangle
                                  [LeadingSpace] Loc=<main.c:13:12>
    identifier 'time'
   semi ';'
                                 Loc = \langle main.c:13:16 \rangle
                                  [StartOfLine] [LeadingSpace]
    identifier 'start'
                                                                        Loc = \langle main.c: 14:5 \rangle
   equal '='
                         [LeadingSpace] Loc=<main.c:14:11>
    identifier 'clock'
                                  [LeadingSpace] Loc=<main.c:14:13>
    l_paren '('
                                 Loc = < main.c:14:18 >
   r paren ')'
                                 Loc = \langle main.c:14:19 \rangle
   semi ';'
                                 Loc = \langle main.c:14:20 \rangle
    if 'if' [StartOfLine] [LeadingSpace]
                                                    Loc = \langle main.c:16:5 \rangle
43
                         [LeadingSpace] Loc=<main.c:16:8>
    l paren '('
   identifier 'i'
                                 Loc = \langle main.c:16:9 \rangle
    less '<'
                         [LeadingSpace] Loc=<main.c:16:11>
                                  [LeadingSpace] Loc=<main.c:16:13>
    numeric_constant '1'
                                 Loc=<main.c:16:14>
   r_paren ')'
   l_brace '{'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:17:5 \rangle
                                  [StartOfLine] [LeadingSpace]
   identifier 'printf'
                                                                        Loc = \langle main.c:18:9 \rangle
   l paren '('
                                 Loc=<main.c:18:15>
    string_literal '"i小于1\n"'
                                                     Loc = \langle main.c:18:16 \rangle
   r_paren ')'
                                 Loc=<main.c:18:28>
   semi ';'
                                 Loc=<main.c:18:29>
54
   r_brace '}'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:19:5 \rangle
   while 'while'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:20:5 \rangle
                         [LeadingSpace] Loc=<main.c:20:11>
   l_paren '('
   identifier 'i'
                                 Loc=<main.c:20:12>
58
   lessequal '<='
                         [LeadingSpace] Loc=<main.c:20:14>
                         [LeadingSpace] Loc=<main.c:20:17>
   identifier 'n'
   r_paren ')'
                                 Loc = \langle main.c:20:18 \rangle
   l_brace '{'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:21:5 \rangle
   identifier 'f'
                         [StartOfLine] [LeadingSpace]
                                                              Loc = \langle main.c:22:9 \rangle
   equal '='
                         [LeadingSpace] Loc=<main.c:22:11>
   identifier 'f'
                         [LeadingSpace] Loc=<main.c:22:13>
```

```
star '*'
                           [LeadingSpace] Loc=<main.c:22:15>
     identifier 'i'
                           [LeadingSpace] Loc=<main.c:22:17>
    semi ';'
                                   Loc = \langle main.c:22:18 \rangle
     identifier 'i'
                           [StartOfLine] [LeadingSpace]
                                                                  Loc = \langle main.c: 23:9 \rangle
     equal '='
                           [LeadingSpace] Loc=<main.c:23:11>
     identifier 'i'
                           [LeadingSpace] Loc=<main.c:23:13>
     plus '+'
                           [LeadingSpace] Loc=<main.c:23:15>
                                     [LeadingSpace] Loc=<main.c:23:17>
     numeric_constant
                                   Loc = \langle main.c: 23: 18 \rangle
     semi ';'
     r_brace '}'
                           [StartOfLine] [LeadingSpace]
                                                                  Loc = \langle main.c: 24:5 \rangle
     if 'if'
                [StartOfLine] [LeadingSpace]
                                                       Loc = \langle main.c:25:5 \rangle
                           [LeadingSpace] Loc=<main.c:25:8>
     l paren '('
     identifier 'f'
                                   Loc = \langle main.c:25:9 \rangle
     greater '>'
                           [LeadingSpace] Loc=<main.c:25:11>
     numeric_constant '10000'
                                               [LeadingSpace] Loc=<main.c:25:13 <Spelling=
         main.c:5:13>>
    r paren ')'
                                   Loc = \langle main.c:25:16 \rangle
                          [StartOfLine] [LeadingSpace]
                                                                   \operatorname{Loc}\!\!=\!\!<\!\!\operatorname{main.c:}\!26\!:\!5\!>
    l_brace '{'
                                    [StartOfLine] [LeadingSpace]
     identifier 'printf'
                                                                            Loc = \langle main.c:27:9 \rangle
                                   Loc = \langle main.c:27:15 \rangle
    l_paren '('
     string_literal '"输出超限\n"'
                                                       Loc = < main.c:27:16 >
                                   Loc = \langle main.c: 27:32 \rangle
     r_paren ')'
     semi ';'
                                   Loc = \langle main.c:27:33 \rangle
     r brace '}'
                          [StartOfLine] [LeadingSpace]
                                                                  Loc = \langle main.c:28:5 \rangle
     else 'else'
                           [StartOfLine] [LeadingSpace]
                                                                  Loc = \langle main.c:29:5 \rangle
                          [StartOfLine] [LeadingSpace]
     l_brace '{'
                                                                  Loc = \langle main.c:30:5 \rangle
90
                                     [StartOfLine] [LeadingSpace]
     identifier 'printf'
                                                                            Loc = \langle main.c:31:9 \rangle
91
    l paren '('
                                   Loc = \langle main.c:31:15 \rangle
     string_literal '"%d\n"'
                                              Loc = \langle main.c:31:16 \rangle
93
    comma ', '
                                    Loc = \langle main.c:31:22 \rangle
94
                          [LeadingSpace] Loc=<main.c:31:24>
     identifier 'f'
                                   Loc = \langle main.c: 31: 25 \rangle
    r_paren ')'
    semi ';'
                                   Loc = \langle main.c: 31: 26 \rangle
     r_brace '}'
                           [StartOfLine] [LeadingSpace]
                                                                  Loc = \langle main.c: 32:5 \rangle
     identifier 'end'
                                     [StartOfLine] [LeadingSpace]
                                                                            Loc = \langle main.c: 33:5 \rangle
99
     equal '='
                           [LeadingSpace] Loc=<main.c:33:9>
     identifier 'clock'
                                    [LeadingSpace] Loc=<main.c:33:11>
     l paren '('
                                   Loc=<main.c:33:16>
    r_paren ')'
                                   Loc=<main.c:33:17>
     semi '; '
                                   Loc=<main.c:33:18>
     identifier 'time'
                                     [StartOfLine] [LeadingSpace]
                                                                            Loc = \langle main.c:34:5 \rangle
     equal '='
                           [LeadingSpace] Loc=<main.c:34:10>
                           [LeadingSpace] Loc=<main.c:34:12>
    l_paren '('
     double 'double'
                                   Loc=<main.c:34:13>
108
     r_paren ')'
                                   Loc = \langle main.c:34:19 \rangle
    l_paren '('
                                   Loc = \langle main.c: 34: 20 \rangle
     identifier 'end'
                                              Loc = \langle main.c: 34:21 \rangle
    minus '-'
                           [LeadingSpace] Loc=<main.c:34:25>
```

```
[LeadingSpace] Loc=<main.c:34:27>
    identifier 'start'
    r_paren ')'
                                Loc=<main.c:34:32>
    slash '/'
                        [LeadingSpace] Loc=<main.c:34:34>
    l paren '('
                        [LeadingSpace] Loc=<main.c:34:36 <Spelling=/usr/include/
        x86\_64-linux-gnu/bits/time.h:34:25>>
    l_{paren} '('
                                Loc=<main.c:34:36 <Spelling=/usr/include/x86_64-linux
        -gnu/bits/time.h:34:26>>
    identifier '__clock_t'
                                         Loc=<main.c:34:36 <Spelling=/usr/include/
118
        x86\_64-linux-gnu/bits/time.h:34:27>>
    r_paren ')'
                                Loc=<main.c:34:36 <Spelling=/usr/include/x86_64-linux
119
        -gnu/bits/time.h:34:36>>
    numeric constant '1000000'
                                          [LeadingSpace] Loc=<main.c:34:36 <Spelling=/
        usr/include/x86_64-linux-gnu/bits/time.h:34:38>>
    r paren ')'
                                Loc=<main.c:34:36 <Spelling=/usr/include/x86 64-linux
        -gnu/bits/time.h:34:45>>
    semi ';'
                                Loc = \langle main.c: 34:50 \rangle
    identifier 'printf'
                                 [StartOfLine] [LeadingSpace]
                                                                     Loc = \langle main.c:35:5 \rangle
    l_paren '('
                                Loc = \langle main.c:35:11 \rangle
    string_literal '"程序运行时间为: %f\n"'
                                                           Loc = \langle main.c:35:12 \rangle
                                Loc = \langle main.c:35:42 \rangle
    comma ', '
                                 [LeadingSpace] Loc=<main.c:35:44>
    identifier 'time'
                                Loc = \langle main.c:35:48 \rangle
    r_paren ')'
128
    semi ';'
                                Loc = \langle main.c:35:49 \rangle
129
                        [StartOfLine] [LeadingSpace] Loc=<main.c:36:5>
    return 'return'
    numeric_constant '0'
                                 [LeadingSpace] Loc=<main.c:36:12>
    semi ';'
                                Loc = \langle main.c:36:13 \rangle
                        [StartOfLine] Loc=<main.c:37:1>
    r brace '}'
    eof ',
                      Loc = \langle main.c:37:2 \rangle
```

观察可知,在词法分析阶段,源程序中的字符串被扫描并分解,识别成为一个个单词,并被写明其类型,便于后续的语法分析。

#### 2. 语法分析

将词法分析生成的词法单元来构建抽象语法树 (Abstract Syntax Tree, 即 AST)。通过 clang -E -Xclang -ast-dump main.c 命令获得相应的 AST,如图3所示:

```
| Image: | Translationshithed bilished= (cinvalid sloc) cinvalid sloc) | Image: | Im
```

图 3: 语法分析结果

观察可知,他将语法结构加以识别,构成了一颗层次分明的语法树,对于后续的语义分析提供便利。

同时,为了检验其检验语法的功能,我们编写了一段错误程序,以此检测其功能。

#### 错误代码

```
int main()
{
    int i;
    i*;
}
```

输入上述命令后, 我们可以得到其语法分析的结果。

#### 错误代码语法分析结果

```
test.c:4:8: error: expected expression
i *;

1 error generated.
```

观察可以看到,在其语法树的前面,会有语法的错误提醒,从而验证语法分析检查代码语法的功能。

#### 3. 语义分析和中间代码生成

语义分析是一个关键的步骤,负责理解代码的含义并检查其语法正确性以及语义是否合法,同时,深度分析并理解代码,确保其能正常执行。

利用 clang -S -emit-llvm main.c 命令生成 LLVM IR 中间代码。

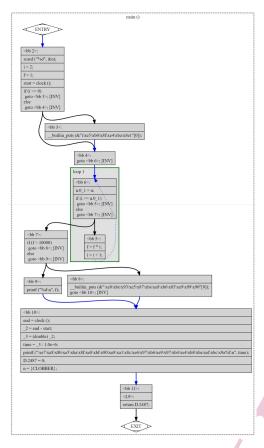
#### LLVM IR 中间代码生成

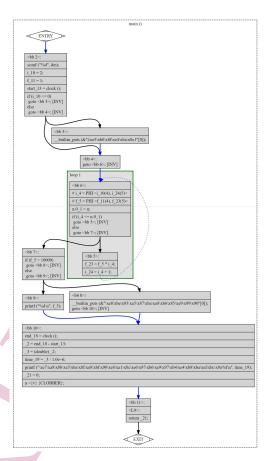
```
target triple = "x86 64-pc-linux-gnu"
   @.str = private unnamed_addr constant [3 x i8] c"%d\00", align 1
   @.str.1 = private unnamed_addr constant [10 x i8] c"i\E5\B0\8F\E4\BA\8E1\0A
       \setminus 00", align 1
   @.str.2 = private unnamed_addr constant [14 x i8] c"\E8\BE\93\E5\87\BA\E8\B6
       85 E999900A00", align 1
   @.str.3 = private unnamed_addr constant [4 x i8] c"%d\0A\00", align 1
   @.str.4 = private unnamed_addr constant [28 x i8] c"\E7\A8\8B\E5\BA\8F\E8\BF
       90\E8\A1\8C\E6\97\B6\E9\97\B4\E4\B8\BA\EF\BC\9A\%f\0A\00", align 1
11
   ; Function Attrs: noinline nounwind optnone uwtable
   define dso_local i32 @main() #0 {
     \%1 = alloca i32, align 4
     \%2 = alloca i32, align 4
     \%3 = alloca i32, align 4
     \%4 = alloca i32, align 4
     \%5 = alloca i64, align 8
     \%6 = alloca i64, align 8
     \%7 = alloca double, align 8
     store i32 0, i32* %1, align 4
     %8 = call i32 (i8*, ...) @__isoc99_scanf(i8* noundef getelementptr inbounds
          ([3 \times i8], [3 \times i8] * @.str, i64 0, i64 0), i32 * noundef %3)
     store i32 2, i32 * %2, align 4
     store i32 1, i32* %4, align 4
     \%9 = call \ i64 \ @clock() \ #3
25
     store i64 %9, i64* %5, align 8
     \%10 = \text{load i} 32, i32 * \%2, align 4
     %11 = icmp slt i32 %10, 1
     br i1 %11, label %12, label %14
                                                        ; preds = \%0
   12:
     \%13 = call \ i32 \ (i8*, \ldots) \ @printf(i8* noundef getelementptr inbounds ([10 x]))
          i8], [10 x i8] * @. str.1, i64 0, i64 0))
     br label %14
   14:
                                                         ; preds = \%12, \%0
     br label %15
   15:
                                                        ; preds = \%19, \%14
38
     \%16 = load i32, i32*\%2, align 4
     \%17 = load i32, i32* \%3, align 4
     \%18 = icmp sle i32 \%16, \%17
     br i1 %18, label %19, label %25
   19:
                                                        ; preds = \%15
     \%20 = load i32, i32*\%4, align 4
     \%21 = load i32, i32*\%2, align 4
```

```
\%22 = \text{mul nsw i} 32 \%20, \%21
             store i32 %22, i32* %4, align 4
            \%23 = load i32, i32*\%2, align 4
            \%24 = \text{add nsw i} 32 \%23, 1
             store i32 %24, i32* %2, align 4
            br label %15, !llvm.loop !6
        25:
                                                                                                                                     ; preds = \%15
            \%26 = \text{load i} 32, i 32 * \%4, align 4
            \%27 = icmp \ sgt \ i32 \ \%26, \ 10000
            br i1 %27, label %28, label %30
        28:
                                                                                                                                     ; preds = \%25
            %29 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([14 x
60
                         i8], [14 x i8] * @. str.2, i64 0, i64 0))
            br label %33
61
                                                                                                                                     ; preds = \%25
        30:
            \%31 = load i32, i32*\%4, align 4
            %32 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([4 x
                      i8], [4 x i8] * @. str.3, i64 0, i64 0), i32 noundef %31)
            br label %33
66
67
        33:
                                                                                                                                     ; preds = \%30, \%28
68
            %34 = call i64 @clock() #3
             store i64 %34, i64* %6, align 8
            \%35 = \text{load } i64, i64 * \%6, align 8
            \%36 = \text{load } i64, i64 * \%5, align 8
            \%37 = \text{sub nsw } i64 \%35, \%36
            \%38 = sitofp i64 \%37 to double
            \%39 = \text{fdiv double } \%38, 1.0000000 \text{ e} + 06
             store double %39, double* %7, align 8
            %40 = load double, double* %7, align 8
            \%41 = call \ i32 \ (i8*, \ldots) \ @printf(i8* noundef getelementptr inbounds ([28 x = 0.00]))
                         i8], [28 x i8] * @. str.4, i64 0, i64 0), double noundef %40)
             ret i32 0
79
80
81
        declare i32 @__isoc99_scanf(i8* noundef, ...) #1
83
         ; Function Attrs: nounwind
        declare i64 @clock() #2
85
        declare i32 @printf(i8* noundef, ...) #1
        attributes #0 = { noinline nounwind optnone uwtable "frame-pointer"="all" "
                 \label{lem:min-legal-vector-width} \footnotesize \mbox{min-legal-vector-width"="0" "no-trapping-math"="true" "stack-protector-width" = "0" "no-trapping-math" = "true" "stack-protector-width" = "0" "no-trapping-math" = "true" "stack-protector-width" = "true" = "true" "stack-protector-width" = "true" =
                 buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8,+fxsr,+mmx
```

```
,+sse,+sse2,+x87" "tune-cpu"="generic" }
             attributes #1 = { "frame-pointer"="all" "no-trapping-math"="true" "stack-
                          protector-buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8
                          ,+fxsr,+mmx,+sse,+sse2,+x87" "tune-cpu"="generic" }
             attributes #2 = { nounwind "frame-pointer"="all" "no-trapping-math"="true" "
                         stack-protector-buffer-size"="8" "target-cpu"="x86-64" "target-features" | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 100 | 1
                         "="+cx8,+fxsr,+mmx,+sse,+sse2,+x87" "tune-cpu"="generic" }
              attributes \#3 = \{ \text{ nounwind } \}
 92
 93
              !llvm.module.flags = \{10, 11, 12, 13, 14\}
 94
              !llvm.ident = \{\{15\}
 95
             !0 = !\{i32\ 1, !"wchar\_size", i32\ 4\}
             !1 = !\{i32\ 7, !"PIC Level", i32\ 2\}
 98
             !2 = !\{i32\ 7, !"PIE Level", i32\ 2\}
 99
             !3 = !\{i32\ 7, !"uwtable", i32\ 1\}
             !4 = !\{i32\ 7, !"frame-pointer", i32\ 2\}
             !5 = !{\{!\text{"Ubuntu clang version } 14.0.0-1\text{ubuntu}1.1"\}}
102
             !6 = distinct ! \{!6, !7\}
             !7 = !{!"llvm.loop.mustprogress"}
```

利用 gcc -fdump-tree-all-graph main.c 命令可以得到中间代码生成的多阶段输出,此处借助 VS code 中的插件实现对 CFG 的可视化并加以分析。





(a) a-main.c.022t.fixup-cfg1.dot

(b) a-main.c.027t.fixup-cfg2.dot

图 4: CFG 可视化

观察生成图片可以发现,控制流、变量名等发生变化,推测其可能为代码生成不同阶段中的不同值。

### 4. 代码优化

#### (1) 格式转换

借助 llvm-as main.ll -o main.bc 命令得到 LLVM IR 的二进制代码形式。

#### (2) 优化比较

借助 opt -S -O0 main.bc -o main-O0.ll 命令, 实现对其 O0 优化。得到中间代码后继续处理, 得到可执行文件, 运行比较优化性能。

借助 opt -S -O1 main.bc -o main-O1.ll 命令, 实现对其 O1 优化。得到中间代码后继续处理, 得到可执行文件, 运行比较优化性能。

借助 opt -S -O2 main.bc -o main-O2.ll 命令, 实现对其 O2 优化。得到中间代码后继续处理, 得到可执行文件, 运行比较优化性能。

经过代码比较可知, O2 级优化与 O1 级优化代码相同, 故而可知, O1 级优化已经优化完毕。运行三个可执行文件可知, O1 较 O0 有了一定程度优化, 但 O2 级优化出现了不稳定情况。但是综合来看优化效果有限, 推测可能是因为程序过于简单所导致。

三、 实验过程

```
lxmliu2002@lxmliu2002-Ubuntu:~/桌面/labl$ ./main_00 10 输出超限 程序运行时间为: 0.0000032 lxmliu2002-Ubuntu:~/桌面/labl$ ./main_01 10 输出超限 程序运行时间为: 0.000016 lxmliu2002@lxmliu2002-Ubuntu:~/桌面/labl$ ./main_02 10 输出超限 程序运行时间为: 0.000109
```

图 5: 优化结果比较

#### 5. 代码生成

以中间表示形式作为输入、将其映射到目标语言。

利用 llc main.ll -o main.S 命令生成目标代码;利用 gcc main.i -S -o main.S 命令生成 x86 格式目标代码;利用 arm-linux-gnueabihf-gcc main.i -S -o main.S 命令生成 arm 格式目标代码。由于篇幅有限,代码文件内容在此不做展示,源文件已放于附件之中。

#### (三) 汇编器

汇编过程实际上把汇编语言程序代码翻译成目标机器指令的过程, 其最终生成的是可重定位的机器代码。分别使用 gcc main.S -c -o main.o 命令、arm-linux-gnueabihf-gcc main.S -o main.o 命令以及 llc main.bc -filetype=obj -o main.o 命令实现对 x86 格式、arm 格式以及 LLVM 格式文件进行汇编,得到 main.o 文件。

使用 objdump -d main\_gcc.o 命令、arm-linux-gnueabihf-objdump -d main\_arm.o 命令对上述文件进行反汇编。由于内容所限,此处仅对 x86 反汇编进行展示。

#### x86 反汇编结果

```
文件格式 elf64-x86-64
main_gcc.o:
Disassembly of section .text:
f3 Of 1e fa
                                    endbr64
   4:
         55
                                    push
                                            %rbp
         48 89 e5
                                            %rsp,%rbp
                                    mov
                                            $0x30,%rsp
   8:
         48 83 ec 30
                                    sub
                                            % \mathbf{fs} : 0 \times 28, \% \operatorname{rax} 
   c:
         64 48 8b 04 25 28 00
                                    mov
  13:
         00 00
  15:
         48 89 45 f8
                                            % \cos (-0x8) 
                                    mov
                                            %eax,%eax
  19:
         31 c0
                                    xor
  1b:
                                            -0x2c(\%rbp),\%rax
         48 8d 45 d4
                                    lea
  1 f:
                                            %rax,%rsi
         48 89 c6
                                    mov
  22:
                                            0x0(\%rip),\%rax
         48 \ 8d \ 05 \ 00 \ 00 \ 00 \ 00
                                    lea
                                                                      # 29 <main+0x29>
                                            %rax,%rdi
  29:
         48 89 c7
                                    mov
                                            $0x0,\%eax
  2c:
         b8 00 00 00 00
                                    mov
  31:
         e8 00 00 00 00
                                     call
                                            36 < main + 0x36 >
```

```
36:
             c7 45 d8 02 00 00 00
                                         movl
                                                 0x^2, -0x^28(\%rbp)
      3d:
             c7 45 dc 01 00 00 00
                                                 0x1,-0x24(\%rbp)
                                         movl
             e8 00 00 00 00
      44:
                                         call
                                                 49 < main + 0x49 >
      49:
             48 89 45 e0
                                                 % rax, -0x20(% rbp)
                                        mov
      4d:
             83 7d d8 00
                                         cmpl
                                                 0x0,-0x28(\%rbp)
                                                 72 < main + 0x72 >
      51:
             7f 1f
                                         jg
      53:
             48 \ 8d \ 05 \ 00 \ 00 \ 00 \ 00
                                                 0x0(%rip),%rax
                                         lea
                                                                          \# 5a <main+0x5a>
                89 c7
                                                 %rax,%rdi
      5a:
             48
                                         mov
      5d:
             e8 00 00 00 00
                                         call
                                                 62 < main + 0x62 >
      62:
             eb 0e
                                        jmp
                                                 72 <main+0x72>
      64:
             8b 45 dc
                                                 -0x24(\%rbp),\%eax
                                        mov
30
      67:
             0f af 45 d8
                                                 -0x28(\%rbp),\%eax
                                         imul
      6b:
             89 45 dc
                                        mov
                                                 \%eax, -0x24(\%rbp)
      6e:
             83 45 d8
                      01
                                         addl
                                                 0x1,-0x28(\%rbp)
      72:
             8b 45 d4
                                        mov
                                                 -0x2c(\%rbp),\%eax
             39 45 d8
      75:
                                                \%eax, -0x28(\%rbp)
                                        cmp
                                                 64 <main+0x64>
      78:
             7e ea
                                         jle
                                                 0x^{2710}, -0x^{24}(\%rbp)
      7a:
             81 7d dc 10 27 00 00
                                         cmpl
                                                 94 < main + 0x94 >
      81:
             7e 11
                                         jle
      83:
             48
                8d 05 00 00 00 00
                                         lea
                                                 0x0(%rip),%rax
                                                                          # 8a <main+0x8a>
                89
                                                 %rax,%rdi
      8a:
             48
                   c7
                                         mov
                                                 92 < main + 0x92 >
      8d:
             e8 00 00 00 00
                                         call
      92:
             eb
                19
                                        jmp
                                                 ad <main+0xad>
      94:
             8b
                45 \, \mathrm{dc}
                                                 -0x24(\%rbp),\%eax
                                        mov
43
      97:
             89
                c6
                                        mov
                                                 %eax,%esi
                                                 0x0(%rip),%rax
45
      99:
             48 8d 05 00 00 00 00
                                         lea
                                                                          \# a0 <main+0xa0>
                                                 %rax,%rdi
      a0:
             48
                89 c7
                                        mov
46
      a3:
             b8 00 00 00 00
                                        mov
                                                 $0x0,\%eax
                                         call
                                                 ad <main+0xad>
      a.8:
             e8 00 00 00 00
                                                 b2 < main + 0xb2 >
     ad:
             e8 00 00 00 00
                                         call
49
     b2:
                                         mov
                                                % \cos (-0x18)  (% rbp)
             48 89 45 e8
                                                 -0x18(\%rbp),\%rax
     b6:
             48 8b 45
                       e8
                                        mov
     ba:
             48 2b 45 e0
                                                 -0x20(\%rbp),\%rax
                                         \mathbf{sub}
      be:
             66 Of ef c0
                                                 %xmm0, %xmm0
                                         pxor
      c2:
             f2 48 0f 2a c0
                                         cvtsi2sd %rax, %xmm0
      c7:
             f2 0f 10 0d 00 00 00
                                                 0x0(\%rip),\%xmm1
                                                                           # cf <main+0xcf
         >
             00
      ce:
             f2 Of 5e c1
      cf:
                                         divsd
                                                 %xmm1,%xmm0
      d3:
             f2 0f 11 45
                                         movsd
                                                \%mm0, -0x10(\%rbp)
58
      d8:
             48 8b 45 f0
                                                 -0x10(\%rbp),\%rax
                                        mov
      dc:
             66 48 0f 6e c0
                                                 %rax,%xmm0
                                         mova
                                                 0x0(%rip),%rax
      e1:
             48 8d 05 00 00 00 00
                                                                          # e8 <main+0xe8>
                                         lea
      e8:
             48 89 c7
                                                 %rax,%rdi
                                        mov
      eb:
             b8 01 00 00 00
                                                 $0x1,\%eax
                                        mov
      f0:
             e8 00 00 00 00
                                                 f5 < main + 0xf5 >
                                         call
      f5:
             b8 00 00 00
                                                 $0x0,\%eax
                          00
                                         mov
                                                 -0x8(\%rbp),\%rdx
      fa:
             48 8b 55 f8
                                         mov
```

```
fe:
         64 48 2b 14 25 28 00
                                           \mathbf{sub}
                                                     % \mathbf{fs} : 0 \times 28. \% \text{ rdx}
105:
         00 00
107:
         74 05
                                                      10e < main + 0x10e >
                                            jе
109:
         e8 00 00 00 00
                                                      10e <main+0x10e>
                                            call
10e:
         c9
                                            leave
10 f:
         c3
                                            ret
```

#### (四) 链接器加载器

由汇编程序生成的目标文件不能够直接执行。大型程序经常被分成多个部分进行编译,因此,可重定位的机器代码有必要和其他可重定位的目标文件以及库文件链接到一起,最终形成真正在机器上运行的代码。进而链接器对该机器代码进行执行生成可执行文件。

通过 gcc main\_gcc.o -o main\_gcc 命令、gcc main\_arm.o -o main\_arm 命令和 clang main llvm.o -o main llvm 命令生成不同中间代码版本的 main 可执行文件。

我们可以修改一下参数实现对链接结果的调整。

- -o <output>: 指定输出文件的名称,例如-o main 将生成一个名为 main 的可执行文件。
- -L<path>: 指定链接器搜索库文件的路径,例如-L/usr/lib 将在 /usr/lib 目录下搜索库文件。
- -llbrary>: 指定链接器需要链接的库文件,例如-lm 将链接数学库。
- -I<path>: 指定编译器搜索头文件的路径, 例如-I/usr/include 将在 /usr/include 目录下搜索头文件。
- -static: 静态链接,将所有的库文件都静态链接到可执行文件中,而不是动态链接。
- -Wl,<option>: 将 <option> 传递给链接器,例如-Wl,-rpath,/usr/local/lib 将设置运行时库搜索路径。
- -g: 生成调试信息, 方便调试程序。
- -Wall: 启用所有警告信息。
- -O<level>: 指定优化级别,例如-O2 进行中级优化。
- -std=<standard>: 指定使用的 C 语言标准,例如-std=c11 指定使用 C11 标准。

使用 objdump -d main\_gcc 命令、arm-linux-gnueabihf-objdump -d main\_arm 命令对上述文件进行反汇编。由于内容所限,此处仅对 x86 反汇编进行展示。

#### x86 反汇编结果

```
main_gcc: 文件格式 elf64-x86-64

Disassembly of section .init:

000000000000001000 <_init>:

1000: f3 0f 1e fa endbr64

1004: 48 83 ec 08 sub $0x8,%rsp
```

```
1008:
                     48 8b 05 d9 2f 00 00
                                                       0x2fd9(%rip),%rax
                                                                                  # 3
                                               mov
            fe8 < gmon start @Base>
        100f:
                     48 85 c0
                                               test
                                                       %rax,%rax
        1012:
                     74 02
                                               je
                                                       1016 < init+0x16>
        1014:
                     ff d0
                                                       *%rax
                                               call
        1016:
                                                       $0x8,%rsp
                     48 83 c4 08
                                               add
        101a:
                     c3
                                               \mathbf{ret}
14
   Disassembly of section .plt:
17
   0000000000001020 <.plt>:
18
                     {\rm ff} \ 35 \ 7a \ 2f \ 00 \ 00
        1020:
                                                       0x2f7a(%rip)
                                                                             # 3fa0 <
                                               push
            _GLOBAL_OFFSET_TABLE_+0x8>
        1026:
                     f2 ff 25 7b 2f 00 00
                                               bnd jmp *0x2f7b(\%rip)
                                                                               # 3fa8 <
            GLOBAL OFFSET TABLE +0x10>
                     0f 1f 00
        102d:
                                               nopl
                                                       (\% rax)
21
        1030:
                     f3 Of 1e fa
                                               endbr64
        1034:
                     68 00 00 00 00
                                               push
                                                       \$0x0
        1039:
                     f2 e9 e1 ff ff ff
                                               bnd jmp 1020 < init +0x20 >
        103f:
                     90
                                               nop
        1040:
                     f3 Of 1e fa
                                               endbr64
                     68 01 00 00 00
        1044:
                                               push $0x1
                     f2 e9 d1 ff ff ff
        1049:
                                               bnd jmp 1020 < init+0x20>
        104 f:
                     90
                                               nop
        1050:
                     f3 Of 1e fa
                                               endbr64
        1054:
                     68 02 00 00 00
                                               push
                                                       \$0x2
        1059:
                     f2 e9 c1 ff ff
                                               bnd jmp 1020 <_init+0x20>
        105f:
                     90
                                               nop
        1060:
                     f3 Of 1e fa
                                               endbr64
        1064:
                     68 03 00 00 00
                                               push
                                                       0x3
        1069:
                     f2 e9 b1 ff ff ff
                                               bnd jmp 1020 <_init+0x20>
        106f:
                     90
                                               nop
        1070:
                     f3 Of 1e fa
                                               endbr64
        1074:
                     68 04 00 00 00
                                               push
                                                       $0x4
        1079:
                     f2 e9 a1 ff ff ff
                                               bnd jmp 1020 < init+0x20>
        107f:
                     90
                                               nop
42
   Disassembly of section .plt.got:
   0000000000001080 < _cxa_finalize@plt >:
45
        1080:
                     f3 Of 1e fa
                                               endbr64
46
        1084:
                     f2 ff 25 6d 2f 00 00
                                               bnd jmp *0x2f6d(%rip)
                                                                               # 3ff8 <
             \_cxa\_finalize@GLIBC\_2.2.5>
        108b:
                     0f 1f 44 00 00
                                                       0x0(\%rax,\%rax,1)
                                               nopl
48
   Disassembly of section .plt.sec:
   0000000000001090 <puts@plt>:
```

```
1090:
                     f3 Of 1e fa
                                               endbr64
                    f2 ff 25 15 2f 00 00
                                               bnd jmp *0x2f15(\%rip)
        1094:
                                                                              \# 3 \text{fb} 0 <
           puts@GLIBC\_2.2.5>
                    0f 1f 44 00 00
                                               nopl 0x0(\%rax,\%rax,1)
   00000000000010a0 < clock@plt>:
       10a0:
                    f3 Of 1e fa
                                               endbr64
                    f2 ff 25 0d 2f 00 00
       10a4:
                                               bnd jmp *0x2f0d(\%rip)
                                                                              # 3fb8 <
           {\tt clock@GLIBC\_2.2.5} >
                    0f 1f 44 00 00
                                                      0x0(\%rax,\%rax,1)
       10ab:
                                               nopl
60
61
   00000000000010b0 < \__stack\_chk\_fail@plt >:
62
       10b0:
                     f3 Of 1e fa
                                               endbr64
63
                     f2 ff 25 05 2f 00 00
                                               bnd jmp *0x2f05(\%rip)
                                                                              # 3fc0 <
           \_\_stack\_chk\_fail@GLIBC\_2.4>
       10bb:
                    0f 1f 44 00 00
                                                      0x0(\%rax,\%rax,1)
65
                                               nopl
   000000000000010c0 < printf@plt >:
                    f3 Of 1e fa
       10c0:
                                               endbr64
                     f2 ff 25 fd 2e 00 00
       10c4:
                                               bnd jmp *0x2efd(%rip)
                                                                              # 3fc8 <
           printf@GLIBC 2.2.5>
                    0f 1f 44 00 00
       10cb:
                                               nopl 0x0(\%rax,\%rax,1)
70
71
   00000000000010d0 < isoc99 scanf@plt >:
                     f3 Of 1e fa
       10d0:
                                               endbr64
       10d4:
                    f2 ff 25 f5 2e 00 00
                                               bnd jmp *0x2ef5(%rip)
                                                                              # 3fd0 <
74
            isoc99 scanf@GLIBC 2.7>
       10db: 0f 1f 44 00 00
                                               nopl
                                                      0x0(\%rax,\%rax,1)
   Disassembly of section .text:
   000000000000010\,e0\,<\_\,start>:
       10e0:
                     f3 Of 1e fa
                                               endbr64
       10e4:
                     31 ed
                                               xor
                                                      \%ebp,\%ebp
       10e6:
                    49 89 d1
                                               mov
                                                      %rdx, %r9
       10e9:
                                               pop
                                                      %rsi
       10ea:
                    48 89 e2
                                               mov
                                                      %rsp,%rdx
84
       10ed:
                    48 83 e4 f0
                                               and
                                                      $0xffffffffffffff, %rsp
       10f1:
                    50
                                               push
                                                      %rax
       10f2:
                     54
                                               push
                                                      %rsp
                    45 31 c0
                                                      %r8d,%r8d
       10f3:
                                               xor
88
       10\,{\rm f6}:
                    31 c9
                                                      \%ecx,\%ecx
                                               \mathbf{xor}
       10f8:
                    48 8d 3d ca 00 00 00
                                                      0xca(%rip),%rdi
                                                                              # 11c9
                                               lea
           <main>
                     ff 15 d3 2e 00 00
       10 ff:
                                               call
                                                      *0x2ed3(%rip)
                                                                             # 3fd8 <
           \_\_libc\_start\_main@GLIBC\_2.34>
        1105:
                                               hlt
                    66 2e 0f 1f 84 00 00
        1106:
                                               cs nopw 0x0(\%rax,\%rax,1)
```

```
110d:
                      00 00 00
94
    0000000000001110~< \texttt{deregister\_tm\_clones} >:
96
        1110:
                      48 8d 3d f9 2e 00 00
                                                         0x2ef9(%rip),%rdi
                                                 lea
             4010 < TMC END >
                      48 \ 8d \ 05 \ f2 \ 2e \ 00 \ 00
        1117:
                                                 lea
                                                         0x2ef2(%rip),%rax
             4010 < TMC END >
                      48 39 f8
                                                        %rdi,%rax
        111e:
                                                 cmp
                      74 15
        1121:
                                                 jе
                                                         1138 <deregister_tm_clones+0
        1123:
                      48 8b 05 b6 2e 00 00
                                                         0x2eb6(%rip),%rax
                                                 mov
                                                                                     # 3
             fe0 < ITM deregisterTMCloneTable@Base>
        112a:
                      48 85 c0
                                                 test
                                                        %rax,%rax
        112d:
                      74 09
                                                 je
                                                         1138 < deregister\_tm\_clones+0
            x28>
        112f:
                      ff e0
                                                         *%rax
104
                                                 jmp
                      0f 1f 80 00 00 00 00
                                                         0x0(%rax)
        1131:
                                                 nopl
        1138:
                      c3
                                                 ret
                      0f 1f 80 00 00 00 00
        1139:
                                                 nopl
                                                        0x0(\%rax)
108
    000000000001140 <register_tm_clones>:
                      48 8d 3d c9 2e 00 00
        1140:
                                                 lea
                                                         0x2ec9(%rip),%rdi
                                                                                     #
             4010 < TMC END >
                      48 8d 35 c2 2e 00 00
                                                         0x2ec2(%rip),%rsi
                                                 lea
                                                                                     #
             4010 < \text{TMC END} >
                      48 29 fe
                                                        %rdi,%rsi
112
        114e:
                                                 sub
        1151:
                      48 89 f0
                                                        %rsi,%rax
                                                 mov
                                                         $0x3f.%rsi
        1154:
                      48 c1 ee 3f
                                                 shr
        1158:
                      48 c1 f8 03
                                                         $0x3,\%rax
                                                 sar
                      48 01 c6
                                                        \%rax,\%rsi
        115c:
                                                 add
        115f:
                      48 d1 fe
                                                        %rsi
                                                 sar
                                                         1178 < register_tm_clones+0x38>
        1162:
                      74 14
                                                 jе
                      48\ 8b\ 05\ 85\ 2e\ 00\ 00
        1164:
                                                         0x2e85(%rip),%rax
                                                 mov
                                                                                     # 3
119
             ff0 < ITM registerTMCloneTable@Base>
        116b:
                      48 85 c0
                                                 test
                                                        %rax,%rax
120
        116e:
                      74 08
                                                 jе
                                                         1178 < register_tm_clones+0x38>
        1170:
                      ff e0
                                                 jmp
        1172:
                      66 Of 1f 44 00 00
                                                         0x0(\%rax,\%rax,1)
                                                 nopw
        1178:
                      c3
                                                 ret
124
        1179:
                      0f 1f 80 00 00 00 00
                                                 nopl
                                                         0x0(\%rax)
    000000000001180 < \__do\_global\_dtors\_aux >:
                      f3 Of 1e fa
                                                 endbr64
        1180:
128
        1184:
                      80 3d 85 2e 00 00 00
                                                         0x0,0x2e85(\%rip)
                                                 cmpb
                                                                                     #
             4010 < TMC END >
                      75 2b
                                                         11b8 < \__do\_global\_dtors\_aux + 0
        118b:
                                                 jne
             x38 >
        118d:
                      55
                                                 push
                                                        %rbp
131
```

```
48 83 3d 62 2e 00 00
        118e:
                                                  cmpa
                                                          0x0,0x2e62(\%rip)
                                                                                       # 3
                     cxa finalize@GLIBC 2.2.5>
             ff8 <___
         1195:
                      00
         1196:
                      48 89 e5
                                                          %rsp,%rbp
                                                  mov
134
         1199:
                      74 0c
                                                  jе
                                                          11a7 < \__do_global_dtors_aux+0
135
             \times 27 >
                      48\ 8b\ 3d\ 66\ 2e\ 00\ 00
                                                          0x2e66(%rip),%rdi
        119b:
                                                  mov
                                                                                       #
             4008 < dso handle>
                      e8 d9 fe ff ff
                                                          1080 < __cxa_finalize@plt>
        11a2:
                                                  call
                      e8 64 ff ff ff
                                                          1110 <deregister_tm_clones>
        11a7:
                                                  call
138
        11ac:
                      c6 05 5d 2e 00 00 01
                                                  movb
                                                          0x1,0x2e5d(\%rip)
             4010 < \text{TMC END} >
        11b3:
                      5d
                                                  pop
                                                          %rbp
140
        11b4:
                      c3
                                                  ret
141
        11b5:
                      0f 1f 00
                                                  nopl
                                                          (\% rax)
142
        11b8:
                      c3
143
                                                  ret
                      0f 1f 80 00 00 00 00
        11b9:
                                                          0x0(\%rax)
                                                  nopl
144
145
    00000000000011c0 < frame_dummy>:
                      f3 Of 1e fa
        11c0:
                                                  endbr64
                      e9 77 ff ff ff
        11c4:
                                                  jmp
                                                          1140 <register_tm_clones>
148
149
    00000000000011c9 <main>:
        11c9:
                      f3 Of 1e fa
                                                  endbr64
        11cd:
                      55
                                                  push
                                                          %rbp
        11ce:
                      48 89 e5
                                                          %rsp,%rbp
                                                  mov
        11d1:
                      48 83 ec 30
                                                  sub
                                                          $0x30,%rsp
154
                                                          % fs : 0 \times 28, % rax
        11d5:
                      64 48 8b 04 25 28 00
                                                  mov
        11dc:
                      00 00
        11de:
                      48 89 45 f8
                                                          \%rax, -0x8(\%rbp)
                                                  mov
        11e2:
                                                          %eax,%eax
                      31 c0
158
                                                  xor
        11e4:
                                                          -0x2c(\%rbp),\%rax
                      48 8d 45 d4
                                                  lea
                                                          %rax,%rsi
        11e8:
                      48 89 c6
                                                  mov
                                                          0xe16(%rip),%rax
        11eb:
                      48 8d 05 16 0e 00 00
                                                                                     # 2008
                                                  lea
              < IO stdin used+0x8>
        11f2:
                      48 89 c7
                                                  mov
                                                          %rax,%rdi
        11f5:
                      b8 00 00 00 00
                                                  mov
                                                          $0x0,\%eax
                                                          10d0 < isoc99 scanf@plt>
        11 fa:
                      e8 d1 fe ff ff
                                                  call
        11 ff:
                      c7 45 d8 02 00 00 00
                                                          0x^2, -0x^2(\%rbp)
                                                  movl
         1206:
                      c7 45 dc 01 00 00 00
                                                  movl
                                                          0x1,-0x24(\%rbp)
        120d:
                      e8 8e fe ff
                                                  call
                                                          10a0 <clock@plt>
167
         1212:
                      48 89 45 e0
                                                          % \cos (-0x20(%rbp))
                                                  mov
168
         1216:
                      83 7d d8 00
                                                          \$0x0, -0x28(\%rbp)
                                                  cmpl
        121a:
                      7f 1f
                                                          123b < main + 0x72 >
                                                  jg
170
        121c:
                      48 \ 8d \ 05 \ e8 \ 0d \ 00 \ 00
                                                  lea
                                                          0xde8(%rip),%rax
                                                                                     # 200b
171
              <_IO_stdin_used+0xb>
                      48 89 c7
         1223:
                                                          %rax,%rdi
                                                  mov
                      e8 65 fe ff ff
                                                          1090 <puts@plt>
         1226:
                                                  call
173
```

```
122b:
                       eb 0e
                                                  jmp
                                                           123b < main + 0x72 >
174
         122d:
                       8b 45 dc
                                                          -0x24(\%rbp),\%eax
                                                  mov
         1230:
                      0f af 45 d8
                                                  imul
                                                          -0x28(\%rbp),\%eax
                                                          \%eax,-0x24(\%rbp)
         1234:
                       89 45 dc
                                                  mov
177
         1237:
                       83 45 d8 01
                                                  addl
                                                           0x1,-0x28(\%rbp)
178
                                                          -0x2c(\%rbp),\%eax
         123b:
                       8b 45 d4
                                                  mov
         123e:
                       39 45 d8
                                                          \%eax, -0x28(\%rbp)
                                                  cmp
         1241:
                       7e ea
                                                           122d <main+0x64>
                                                  jle
                                                           $0x2710, -0x24(\%rbp)
         1243:
                       81 7d dc 10 27 00 00
                                                  cmpl
182
         124a:
                       7e 11
                                                  jle
                                                           125d <main+0x94>
183
         124c:
                       48 8d 05 c1 0d 00 00
                                                  lea
                                                           0xdc1(%rip),%rax
                                                                                      # 2014
184
              < IO stdin used+0x14>
         1253:
                       48 89 c7
                                                  mov
                                                          %rax,%rdi
185
         1256:
                       e8 35 fe ff ff
                                                  call
                                                           1090 <puts@plt>
186
         125b:
                       eb 19
                                                  jmp
                                                           1276 < main + 0xad >
187
                       8b 45 dc
         125d:
                                                          -0x24(\%rbp),\%eax
                                                  mov
         1260:
                                                          %eax,%esi
                       89 c6
                                                  mov
                                                          0xdb8(%rip),%rax
         1262:
                       48 8d 05 b8 0d 00 00
                                                                                      # 2021
                                                  lea
190
              <_IO_stdin_used+0x21>
                       48 89 c7
                                                          %rax,%rdi
         1269:
                                                  mov
                                                           $0x0,\%eax
         126c:
                      b8 00 00 00 00
                                                  mov
                       e8 4a fe ff ff
                                                           10c0 <printf@plt>
         1271:
                                                  call
193
         1276:
                       e8 25 fe ff ff
                                                  call
                                                           10a0 <clock@plt>
194
         127b:
                       48 89 45 e8
                                                          %rax, -0x18(%rbp)
                                                  mov
         127 f:
                       48 8b 45 e8
                                                  mov
                                                          -0x18(\%rbp),\%rax
                       48 2b 45 e0
                                                          -0x20(\%rbp),\%rax
         1283:
                                                  sub
                       66 Of ef c0
                                                  pxor
                                                          %xmm0,%xmm0
         1287:
198
                       f2 48 0f 2a c0
         128b:
                                                  cvtsi2sd %rax, %xmm0
         1290:
                       f2 0f 10 0d b0 0d 00
                                                          0xdb0(%rip),%xmm1
                                                  movsd
200
                                                                                       #
             2048 < IO_{stdin\_used} + 0x48 >
         1297:
                      00
201
         1298:
                       f2 Of 5e c1
                                                          %xmm1,%xmm0
                                                  divsd
         129c:
                       f2 0f 11 45 f0
                                                          \%xmm0, -0x10(\%rbp)
                                                  movsd
203
         12a1:
                       48 8b 45 f0
                                                          -0x10(\%rbp),\%rax
                                                  mov
         12a5:
                       66 48 0f 6e c0
                                                          %rax,%xmm0
205
                                                  movq
         12aa:
                       48 8d 05 74 0d 00 00
                                                          0xd74(%rip),%rax
                                                                                      # 2025
                                                  lea
206
              < IO stdin used+0x25>
         12b1:
                       48 89 c7
                                                          %rax,%rdi
                                                  mov
207
         12b4:
                       b8 01 00 00 00
                                                           $0x1,\%eax
                                                  mov
208
         12b9:
                       e8 02 fe ff ff
                                                  call
                                                           10c0 <printf@plt>
209
                      b8 00 00 00 00
         12be:
                                                           $0x0,\%eax
                                                  mov
         12c3:
                       48 8b 55 f8
                                                          -0x8(\%rbp),\%rdx
211
                                                  mov
         12c7:
                                                          % fs : 0 \times 28, % rdx
                       64 48 2b 14 25 28 00
                                                  sub
212
         12ce:
                       00 00
213
         12d0:
                       74 05
                                                  jе
                                                           12d7 < main + 0x10e >
214
                                                           10b0 < \_\_stack\_chk\_fail@plt >
         12d2:
                       e8 d9 fd ff ff
215
                                                  call
         12d7:
                       c9
                                                  leave
         12d8:
                       c3
                                                  ret
217
```

```
218
     Disassembly of section .fini:
219
220
     00000000000012\,\mathrm{dc}<\mathrm{_fini}>:
221
                          f3 Of 1e fa
          12 dc:
                                                           endbr64
222
          12e0:
                          48 83 ec 08
                                                           \mathbf{sub}
                                                                    0x8,\%rsp
          12e4:
                          48 83 c4 08
                                                                    $0x8,%rsp
                                                           add
          12e8:
                          c3
                                                           \mathbf{ret}
```

将其与上面的反汇编代码进行比较,可以发现其他库文件的反汇编代码,从而验证了链接器的功能。

# (五) 执行

在终端中输入./main 即可执行该程序。

图 6: 运行结果

# (六) LLVM IR 编程

# 四、总结

#### 如图7所示



图 7: Caption

#### 表

N/n\Algo	naive-conv	naive-pool	omp-conv	omp-pool	
64/2	0.0167	0.01255	0.04142	0.03799	
64/4	0.03599	0.0394	0.0458	0.0421	

表 2: 性能测试结果 (4 线程)(单位:ms)

#### 带单元格表格

Cos	То					
Cos	A	B	C	D	E	
	B	7	0	1	3	8
From	C	8	1	0	2	7
	D	8	3	2	0	5

表 3: 结点 C 距离向量表 (无毒性逆转)

## (一) 第二节

伪代码

Algorithm 1 初始化 obj 文件信息——对应 MeshSimplify 类中 readfile 函数,Face 类 calMatrix 函数

Input: obj 文件, 顶点、边、面列表

Output: 是否读取成功

- 1: **function** CALMATRIX(Face)
- 2:  $normal \leftarrow e1 \times e2$
- $3: normal \leftarrow normal/normal.length$
- $4: \qquad temp[] \leftarrow normal.x, normal.y, normal.z, normal \cdot Face.v1$
- 5: Matrix[i][j] = temp[i] \* temp[j]
- 6: **return** Matrix
- 7: end function
- 8: 根据 obj 的 v 和 f 区分点面信息, 读取并加入列表
- 9: scale ← 记录点坐标中距离原点最远的分量, 以便后续 OpenGL 进行显示
- 10: ori ← 记录中心点, 便于 OpenGL 显示在中心位置, 避免有的 obj 偏移原点较多
- 11: 根据三角面片信息, 计算一个面的三条边

- 12: 计算每个面的矩阵 ← calMatrix
- 13: 将每个面的矩阵加到各点, 由点维护
- 14: **return** True

代码

#### 逐列访问平凡算法

```
void ord()
{
    double head, tail, freq, head1, tail1, timess = 0; // timers
    init(N);
    QueryPerformanceFrequency((LARGE_INTEGER *)&freq );
    QueryPerformanceCounter((LARGE_INTEGER *)&head);
    for (int i = 0; i < NN; i++)
        for (int j = 0; j < NN; j++)
            col_sum[i] += (b[j][i]*a[j]);
    QueryPerformanceCounter((LARGE_INTEGER *)& tail);
    cout << "\nordCol:" <<(tail-head)*1000.0 / freq<< "ms" << endl;
}</pre>
```

## (二) 第三节

参考文献 [?] [?] 多行公式

$$a+b=a+b$$

$$\frac{a+b}{a-b}$$
(2)

行内公式:  $\sum_{i=1}^{N}$  超链接 YouTube 带标号枚举

- 1. 1
- 2. 2

不带标号枚举

- 1
- 2

切换字体大小