



МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РФ

**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«ЛИПЕЦКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»**

Факультет автоматизации и информатики
Кафедра автоматизированных систем управления

ЛАБОРАТОРНАЯ РАБОТА №3

по дисциплине “Архитектура вычислительных систем”

Студент АС-21-1

(подпись, дата)

Станиславчук С. М.

Руководитель

Ст. преподаватель

(подпись, дата)

Болдырихин О. В.

Липецк 2023

Цель работы:

Изучение основ устройства и принципов работы компьютера
принстонской архитектуры CISC-процессора.

Задание кафедры: Вариант 27

Написать на языке ассемблера программу, выполняющую преобразование числа в упакованный двоично-десятичный код.

При помощи отладчика прогнать программу покомандно и после выполнения каждой команды фиксировать состояние аккумулятора, указателя команд, других регистров, задействованных в программе, ячеек памяти данных.

Написать в программу подпрограммы: ближнюю и дальнюю. В программе должен быть стек. Нужно, чтобы хотя бы один параметр некоторой передавался подпрограмме через стек.

Исходные данные вводятся в память с клавиатуры, результаты выводятся на дисплей. Также используется динамик для подачи звукового сигнала при выводе данных.

Результаты анализа работы программы оформить в виде таблицы. Последовательность строк в таблице должна соответствовать последовательности выполнения команд в период прогона программы, а не их последовательности в тексте программы. В строке, соответствующей данной команде, содержимое регистров и памяти должно быть таким, каким оно является после ее выполнения.

Проанализировать таблицу, выполнить необходимые сравнения, сделать выводы.

№	Задача, выполняемая программой	Расположение исходных данных	Расположение результата
27	Преобразование числа в упакованный двоично-десятичный код	Дополнительный сегмент данных (по ES)	Сегмент данных (по DS) и сегмент команд

Ход работы:

1. Код программы

```
.model small

data_in segment
    input db 4 dup(0) ; Массив для ввода данных
    output db 8 dup(0) ; Массив, содержащий отдельные символы для каждого числа
data_in ends

data_out segment
    res1 db 0
    res2 db 0
data_out ends

stack segment
    dw 100 dup(0) ; Stack definition
stack ends

code segment
    assume DS:data_out, ES:data_in, CS:code, SS:stack
    ;-----
    near_conversion proc
        mov ax, data_in
        mov es, ax
        mov ax, data_out
        mov ds, ax

        mov si, 0 ; Initialize index for array traversal

    input_loop:
        ; Ввод символа с клавиатуры
        mov ah, 01h
        int 21h
        sub al, '0' ; Convert ASCII to integer

        ; Store the modified value in the input array
        mov input[si], al

        inc si
        cmp si, 4 ; Check if all digits are entered
        jl input_loop

        mov si, 0 ; Reset the index for array traversal

        ; Convert two-digit numbers and store it in al
        mov al, input[si] ; Load the first digit
        shl al, 4 ; Shift left to make room for the second digit
        add al, input[si + 1] ; Add the second digit

        mov res1, al ; Store the result in res1
```

```

; Move to the next two digits and store it in ah
mov ah, input[si + 2] ; Load the third digit
shl ah, 4 ; Shift left to make room for the fourth digit
add ah, input[si + 3] ; Add the fourth digit

mov res2, ah ; Store the result in res2

; Push the modified values (83, 99) to the stack
push ax

; Print the input array for verification
mov si, 0
print_input:
    mov dl, input[si]
    add dl, '0' ; Convert back to ASCII
    mov ah, 02h ; DOS function to print character
    int 21h

    inc si
    cmp si, 4
    jl print_input

; Call the far subroutine for further processing
call far ptr far_conversion

ret ; Return from subroutine

near_conversion endp
;-----

start:
    mov ax, stack
    mov ss, ax

    call near_conversion

;-----

play_audio:
    ; загрузка счетчика канала 2 значением 0E24h (нота "Ми")
    mov al, 24h ; сначала выводится младший байт
    out 42h, al
    mov al, 0Eh ; затем выводится старший байт
    out 42h, al
    ; включение сигнала и динамика
    in al, 61h
    or al, 00000011b
    out 61h, al

    ; выключение сигнала и динамика
    in al, 61h
    and al, 11111100b

```

```

        out 61h, al

;-----

        mov ax, 4C00h
        int 21h

code ends

;-----
far_code segment
    res3 db 0
    assume CS:far_code
    far_conversion proc far
        mov res3, al
        retf 2
    far_conversion endp
far_code ends
;-----

end start

```

2. Таблица состояния системы

Составим таблицу состояний системы после выполнения каждой команды
(таблица 1)

Таблица 1 – Состояния системы после выполнения команд программы

Номер команд ы	Адрес команд ы	Команда на машинном языке	Регистр команд	Команда на языке ассемблера	Указате ль команд	Содержание изменившихся регистров и ячеек памяти
1	0068	B8BE48	B8	mov ax, stack	006B	ax 48BE
2	0006B	8ED0	8ED0	mov ss, ax	006D	ss 48BE
3	0046	E890FF	E8	call near_conversion	0000	sp FFFE ss:sp -> 0070
4	0000	B8BC48	B8	mov ax, data_in	0003	ax 48BC
4	0003	8EC0	8EC0	mov es, ax	0005	es 48BC
5	0005	B8BD48	B8	mov ax, data_out	0008	ax 48BD
6	0008	8ED8	8ED8	mov ds, ax	000A	ds 48BD
7	000A	BE0000	BE	mov si, 0	000D	si 0000
=====INPUT LOOP=====						
STARTS:						
ITERATION 1						
8	000D	B401	B4	mov ah, 01h	000F	ax 01BD
9	000F	CD21	CD	int 21h	0011	ax 0138
ENTER: 8						
10	0011	2C30	2C	sub al, '0'	0013	ax 0108
11	0013	2688840000	2688840000	mov input[si], al	0018	
12	0018	46	46	inc si	0019	si 0001
13	0019	83FE04	83FE	cmp si, 4	001C	
14	001C	7CEF	7CEF	jl input_loop	000D	
=====INPUT LOOP=====						
ITERATION 2						
15	000D	B401	B4	mov ah, 01h	000F	
16	000F	CD21	CD	int 21h	0011	ax 0133
ENTER: 3						
17	0011	2C30	2C	sub al, '0'	0013	ax 0103
18	0013	2688840000	2688840000	mov input[si], al	0018	
19	0018	46	46	inc si	0019	si 0002
20	0019	83FE04	83FE	cmp si, 4	001C	
21	001C	7CEF	7CEF	jl input_loop	000D	
=====INPUT LOOP=====						
ITERATION 3						
22	000D	B401	B4	mov ah, 01h	000F	
23	000F	CD21	CD	int 21h	0011	ax 0139
ENTER: 9						
24	0011	2C30	2C	sub al, '0'	0013	ax 0109

25	0013	2688840000	2688840000	mov input[si], al	0018	
26	0018	46	46	inc si	0019	si 0003
27	0019	83FE04	83FE	cmp si, 4	001C	
28	001C	7CEF	7CEF	jnl input_loop	001D	
=====INPUT LOOP=====						
ITERATION 4						
29	000D	B401	B4	mov ah, 01h	000F	
30	000F	CD21	CD	int 21h	0011	ax 0139
ENTER: 9						
31	0011	2C30	2C	sub al, '0'	0013	ax 0109
32	0013	2688840000	2688840000	mov input[si], al	0018	
33	0018	46	46	inc si	0019	si 0004
34	0019	83FE04	83FE	cmp si, 4	001C	
35	001C	7CEF	7CEF	jnl input_loop	001E	
=====INPUT LOOP=====						
ENDS						
36	001E	BE0000	BE	mov si, 0	0021	si 0000
37	0021	268A840000		mov al, input[si]	0026	ax 0108
38	0026	D0E0	D0E0	shl al, 1	0028	ax 0110
39	0028	D0E0	D0E0	shl al, 1	002A	ax 0120
40	002A	D0E0	D0E0	shl al, 1	002C	ax 0140
41	002C	D0E0	D0E0	shl al, 1	002E	ax 0180
42	002E	2602840100	2602	add al, input[si+1]	0033	ax 0183
43	0033	A20000	A2	mov res1, al	0036	
44	0036	268AA40200	268A	mov ah, input[si+2]	003B	ax 0983
45	003B	D0E4	D0E4	shl ah, 1	003D	ax 1283
46	003D	D0E4	D0E4	shl ah, 1	003F	ax 2483
47	003F	D0E4	D0E4	shl ah, 1	0041	ax 4883
48	0041	D0E4	D0E4	shl ah, 1	0043	ax 9083
49	0043	2602A40300	2602A4	add ah, input[si+3]	0048	ax 9983
50	0048	88260100	88260100	mov res2, ah	004C	
51	004C	50	50	push ax	004D	sp FFFC; ss:sp -> 9983
52	004D	BE0000	BE	mov si, 0	0050	
=====OUTPUT LOOP=====						
STARTS:						
ITERATION 1						
53	0050	268A940000	268A	mov dl, input[si]	0055	ax 8408
54	0055	80C230	80C2	add dl, '0'	0058	dx 8438
55	0058	B402	B4	mov ah, 02h	005A	ax 0283
56	005A	CD21	CD	int 21h	005C	ax 0238
57	005C	46	46	inc si	005D	si 0001

58	005D	83FE04	83FE	cmp si, 4	0060	
59	0060	7CEE	7C	jnl print_input	0050	
=====OUTPUT LOOP=====						
ITERATION 2						
60	0050	268A94000 0	268A	mov dl, input[si]	0055	dx 8403
61	0055	80C230	80C2	add dl, '0'	0058	dx 8433
62	0058	B402	B4	mov ah, 02h	005A	
63	005A	CD21	CD	int 21h	005C	ax 0233
64	005C	46	46	inc si	005D	si 0002
65	005D	83FE04	83FE	cmp si, 4	0060	
66	0060	7CEE	7CEE	jnl print_input	0050	
=====OUTPUT LOOP=====						
ITERATION 3						
67	0050	268A94000 0	268A	mov dl, input[si]	0055	dx 8409
68	0055	80C230	80C2	add dl, '0'	0058	dx 8439
69	0058	B402	B4	mov ah, 02h	005A	
70	005A	CD21	CD	int 21h	005C	ax 0239
71	005C	46	46	inc si	005D	si 0003
72	005D	83FE04	83FE	cmp si, 4	0060	
73	0060	7CEE	7CEE	jnl print_input	0050	
=====OUTPUT LOOP=====						
ITERATION 4						
74	0050	268A94000 0	268A	mov dl, input[si]	0055	dx 8409
75	0055	80C230	80C2	add dl, '0'	0058	dx 8439
76	0058	B402	B4	mov ah, 02h	005A	
77	005A	CD21	CD	int 21h	005C	
78	005C	46	46	inc si	005D	si 0004
79	005D	83FE04	83FE	cmp si, 4	0060	
80	0060	7CEE	7CEE	jnl print_input	0062	
=====OUTPUT LOOP=====						
ENDS						
81	0062	9A0100CB4 8	9A01	call far ptr far_conversion	0001	cs 48CB; sp FFF8; ss:sp -> 0067
82	0001	2EA20000	2EA2	mov res3, al	0005	cs 48B3; sp FFFE; ss:sp -> 0070
83	0005	CA0200	CA02	retf 2	0067	
84	0067	C3	C3	ret	0070	sp 0000; ss:sp -> 0000
=====AUDIO PLAY ALGORITHM=====						
STARTS						
85	0070	B024	B0	mov al, 24h	0072	ax 0224
86	0072	E642	E6	out 42h, al	0074	
87	0074	B00E	B0	mov al, 0Eh	0076	ax 020E
88	0076	E642	E6	out 42h, al	0078	
89	0078	E461	E4	in al, 61h	007A	ax 0230

90	007A	0C03	0C	or al, 00000011b	007C	ax 0233
91	007C	E661	E6	out 61h, al	007E	
92	007E	E461	E4	in al, 61h	0080	ax 0231
93	0080	24FC	24FC	and al, 11111100b	0082	ax 0230
94	0082	E661	E6	out 61h, al	0084	cs 48B3
=====AUDIO PLAY ALGORITHM=====						
ENDS						
95	0084	B8004C	B8	mov ax, 4C00h	0087	ax 4C00; cs 48B3
96	0087	CD21	CD	int 21h	-	-

3. Проверка работы алгоритма на правильных числах

Упакованный двоично-десятичный код (Packed Binary Coded Decimal, PBCD) - это способ представления десятичных чисел в формате, где каждая десятичная цифра представлена в виде 4-битного двоичного числа. В упакованном PBCD каждая десятичная цифра (0-9) кодируется с использованием 4 битов, и эти коды объединяются вместе, чтобы представить десятичное число.

В ближней подпрограмме есть цикл, который считывает четыре однозначных числа и записывает их в сегмент ES, в следующем цикле объединяет первые два символа и вторые два символа в результате чего получается два двузначных числа: 83 и 99. После этого происходит перевод и склеивание битов этих чисел с последующим занесением результата в переменную res1 и res2, которые находятся в сегменте ES, выводим эти значения в цикле print_input (так как по логике программы мы должны вывести преобразованные результаты (HEX), это как раз те значения, которые мы подали на входе (DEC) и ожидаем увидеть на выходе: 83h и 99h). А затем этот результат в дальней подпрограмме заносим в сегмент DS, переменную res3. После завершения ближней подпрограммы производим кратковременное проигрывание ноты си. Пример работы программы представлен на рисунке 1.

```
C:\>mount D D:\DOSBox-0.74-3\  
Drive D is mounted as local directory D:\DOSBox-0.74-3\  
  
C:\>sample  
83998399
```

Рисунок 1 – Ввод входных значений “8393” с клавиатуры и вывод результата “8393” на дисплей в консоли Turbo Debugger (sample – название .asm файла)

5. Вывод

В ходе выполненной работы ознакомился с вводом-выводом значений, научился проигрывать звук. Изучил основы устройства и принципов работы компьютера принстонской архитектуры CISC-процессора.