

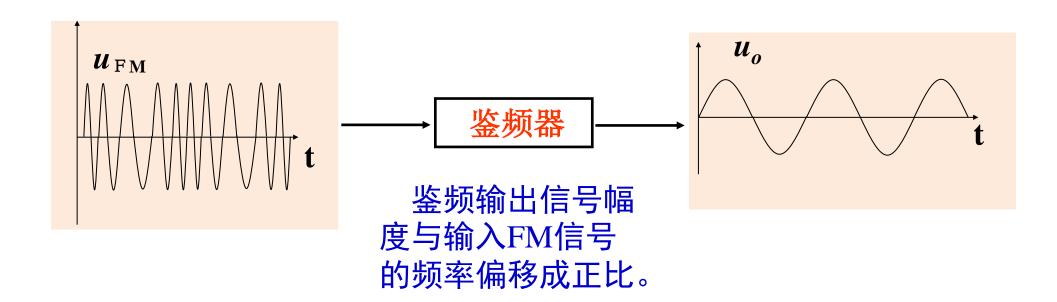
实验六 鉴频器

一. 实验目的

- 1. 了解鉴频器的基本原理。
- 2. 理解鉴频器的各种实现方法。
- 3. 掌握鉴频特性曲线及鉴频器性能指标的测量方法。

二. 实验原理

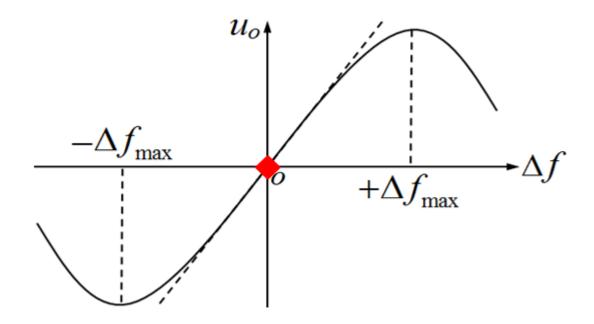
- 1. 鉴频(频率检波): 从调频信号中解调出原调制信号。
- 2. 鉴频器:实现鉴频功能的电路。



3. 鉴频器的主要性能指标

(1) 鉴频特性曲线 (S曲线)

指鉴频器的输出电压 $u_o(t)$ 与输入FM信号频率f或频偏 $\Delta f(t)$ 之间的关系曲线.



(2) 鉴频器的中心频率 f_0

即为鉴频特性曲线原点处($\Delta f = 0$)的频率。

(3)鉴频跨导(鉴频灵敏度)

$$S_d = \frac{\partial u_o}{\partial f} \bigg|_{f=f_0} \approx \frac{\Delta u_o}{\Delta f} \bigg|_{\Delta f=0}$$

即在中心频率附近,单位频偏所引起的输出电压的变化量。

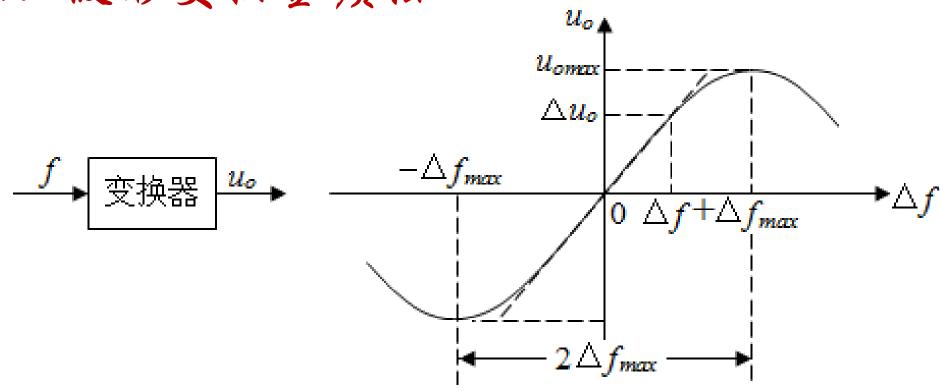
$\frac{-\Delta f_{\text{max}}}{-\delta f_{\text{max}}} \Delta f$

(4) 鉴频线性范围(鉴频带宽)

鉴频特性曲线接近于直线段的频率范围,用 $2\triangle f_{\max}$ 表示。

$$2\Delta f_{\text{max}}$$
 (鉴频带宽) $> 2\Delta f_{\text{m}}$ (调频带宽)

4. 波形变换鉴频法



 \diamondsuit 变换器将调频波瞬时频率f(或频偏 $\triangle f$)的变化变换成输出电压 u_o 变化。

5. 鉴频电路

斜率鉴频器

相位鉴频器

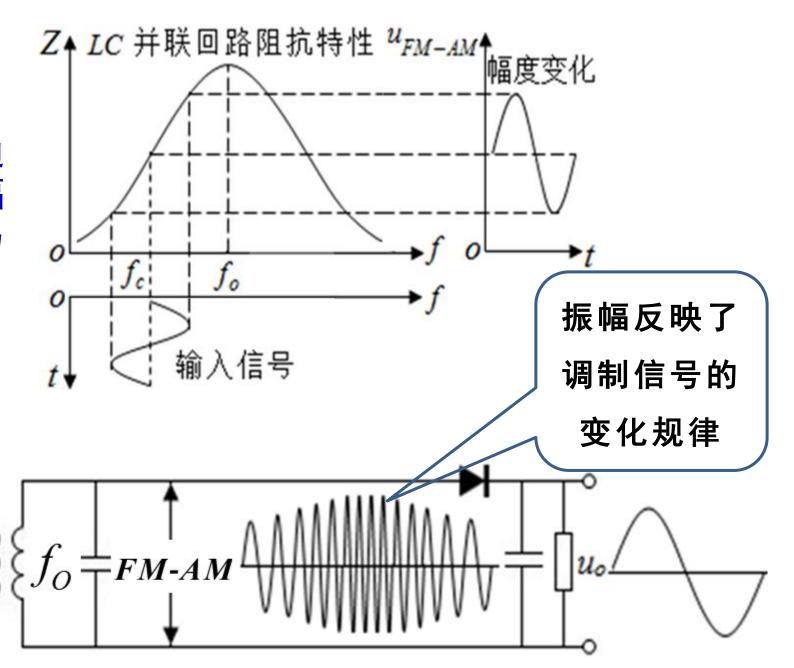
脉冲计数鉴频器

锁相鉴频法器

(1) 斜率鉴频

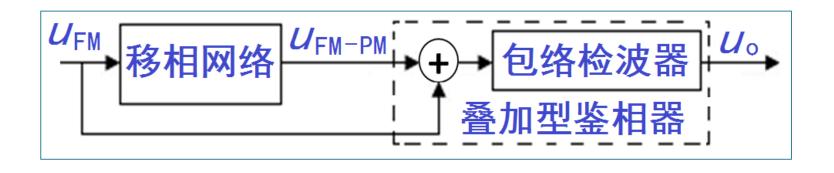
◇将等幅调频波通过线性频率—振幅变换网络,变换为FM—AM波。

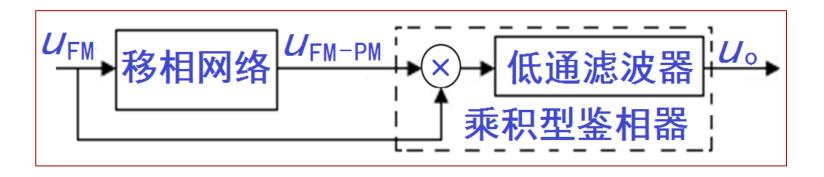
 u_{FM}



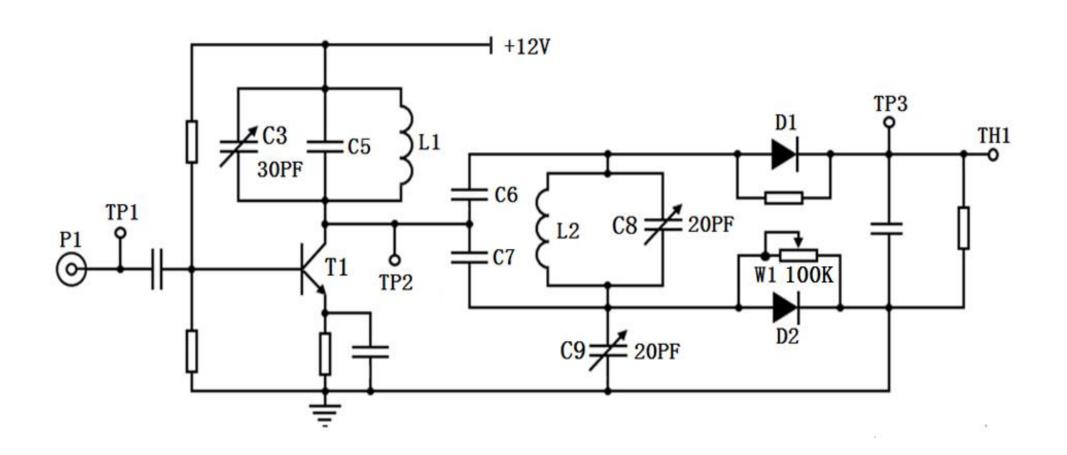
(2) 相位鉴频

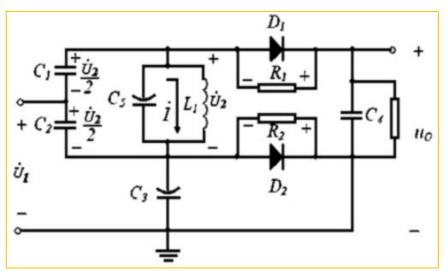
◇将等幅调频波通过线性频率—相位 变换网络,变换为FM—PM波。

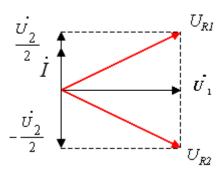




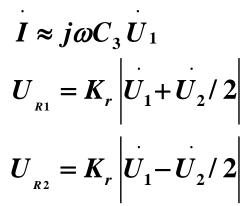
平衡叠加型电容耦合相位鉴频器

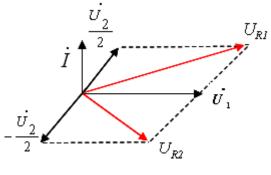




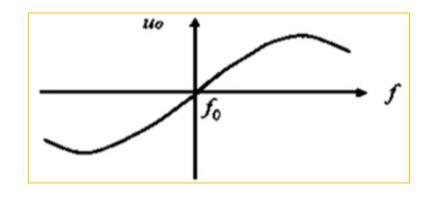


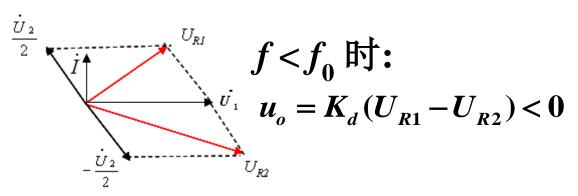
$$u_{i_1}$$
 $f = f_0$ 时:
 $u_o = K_d(U_{R1} - U_{R2}) = 0$



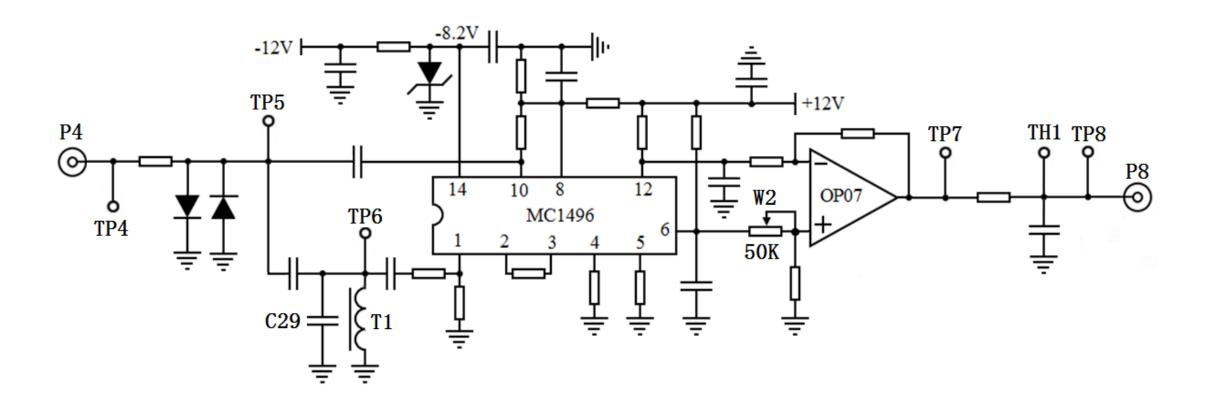


$$f > f_0$$
时,
 $u_o = K_d(U_{R1} - U_{R2}) > 0$



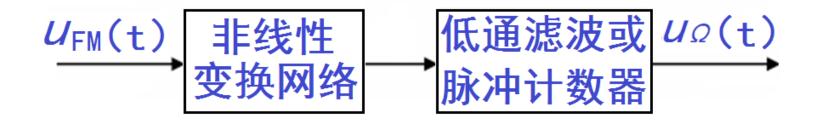


乘积型模拟乘法器鉴频

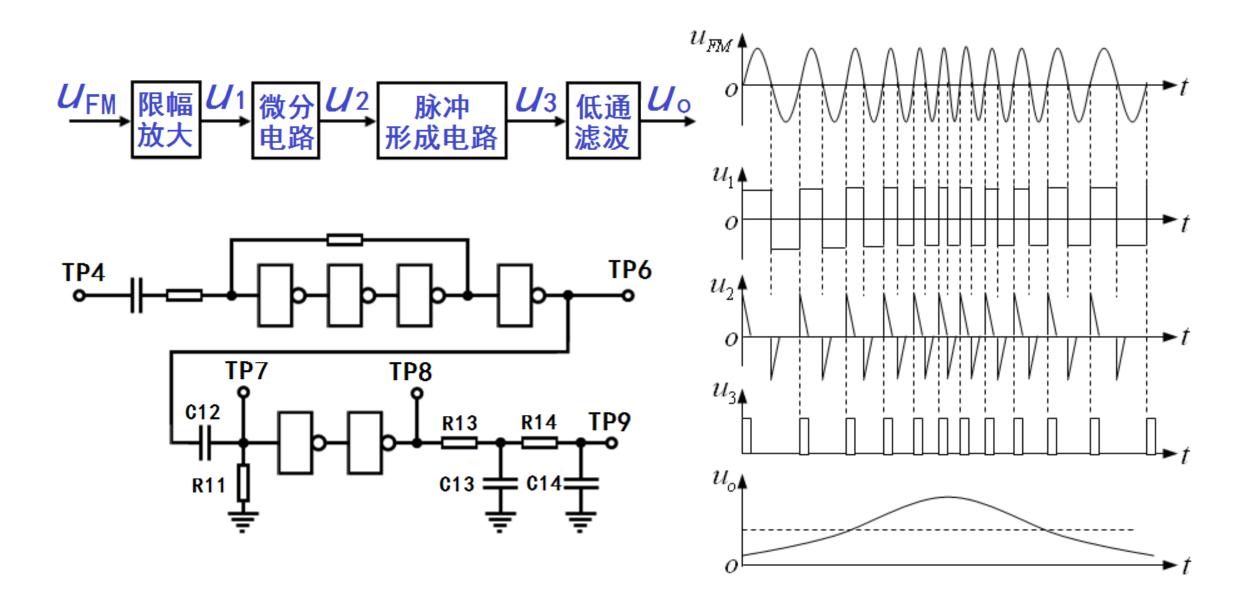


$$\begin{split} u_o &= U_1 \cos \omega_c t U_2 \cos \left(\omega_c t + \varphi_e \right) \\ &= \frac{1}{2} U_1 U_2 \cos \varphi_e + \frac{1}{2} U_1 U_2 \cos \left(2 \omega_c t + \varphi_e \right) ($$
此项可以被低通滤波器滤除)
$$\Rightarrow u_o = \frac{1}{2} U_1 U_2 \cos \varphi_e \\ &= \frac{1}{2} U_1 U_2 \cos \left(\frac{\pi}{2} - k_1 \Delta f \right) \\ &= \frac{1}{2} U_1 U_2 \sin \left(k_1 \Delta f \right) \\ & \stackrel{\text{if }}{=} U_1 U_2 \sin \left(k_1 \Delta f \right) \\ & \Rightarrow u_o \approx \frac{1}{2} U_1 U_2 k_1 \Delta f \end{split}$$

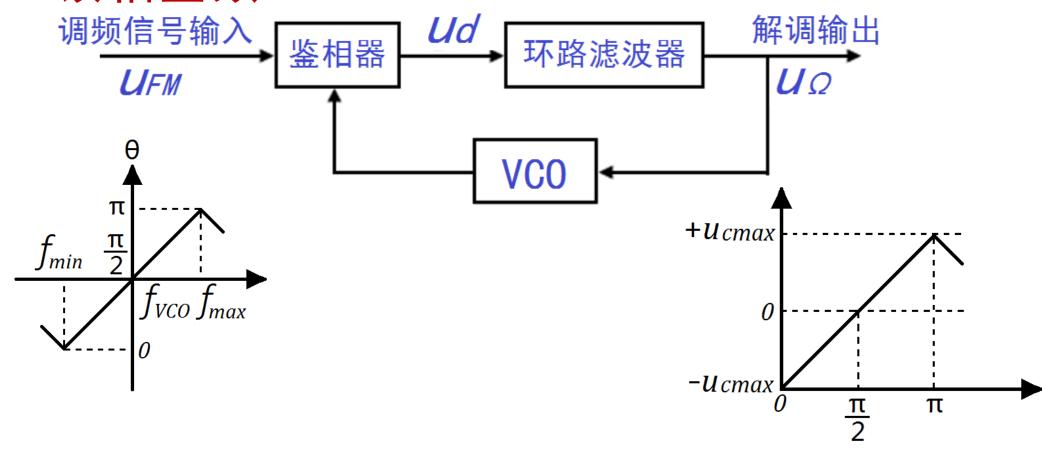
(3) 脉冲计数鉴频



◇基本思想是将调频波变换成瞬时频率与调频波相等的等 幅等宽脉冲序列,其平均分量就是原调制信号。

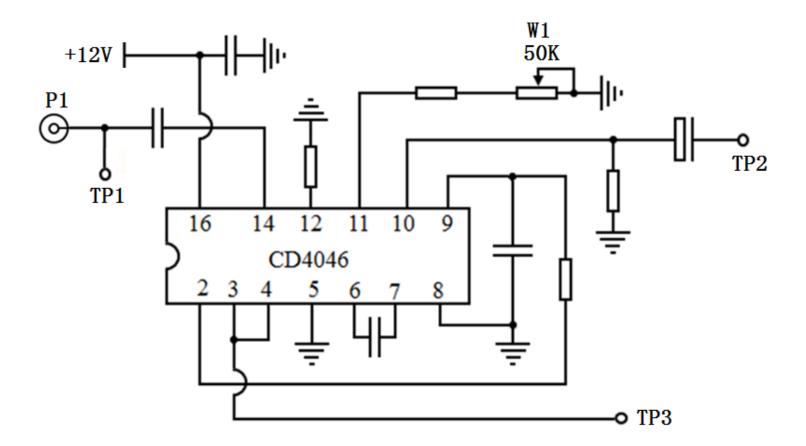


(4) 锁相鉴频



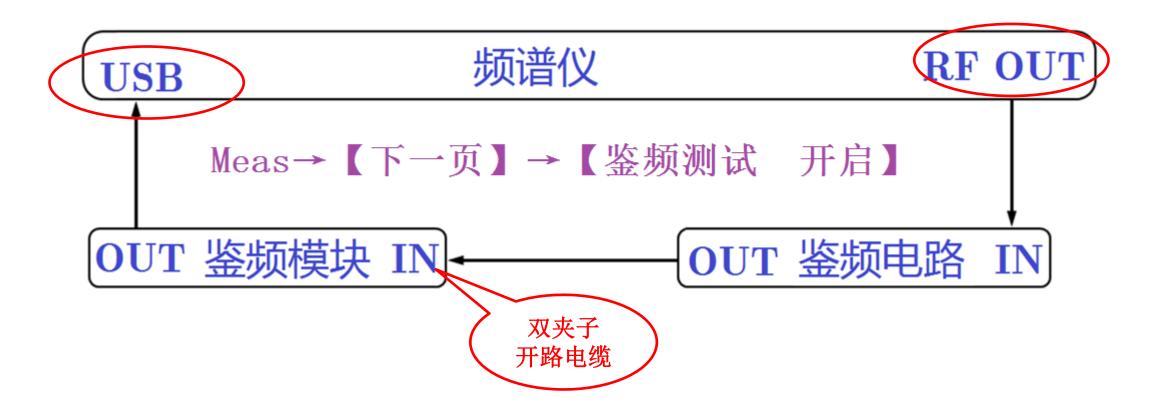
◇ 锁相环路用于调频信号的解调时,调频信号从鉴相器输入,环路入锁后,VCO的振荡频率将跟踪调频信号瞬时频率的变化。鉴相器检测VCO输出信号与输入调频波之间的瞬时相位差,并转化成误差电压,经环路(低通)滤波器滤除高频纹波后,输出低频调制信号。

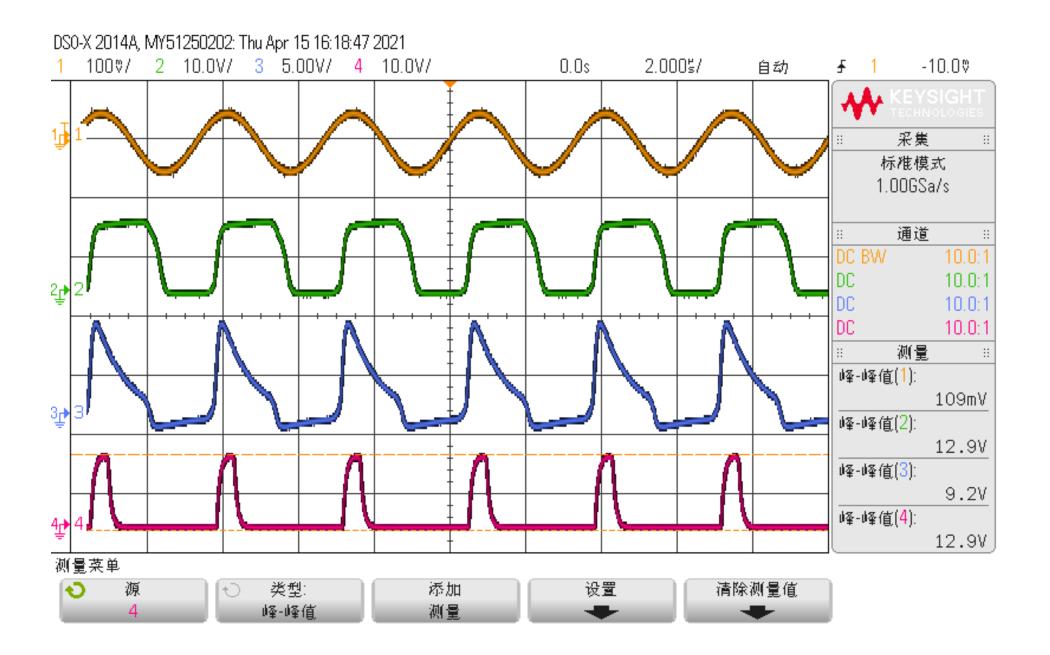
锁相鉴频电路

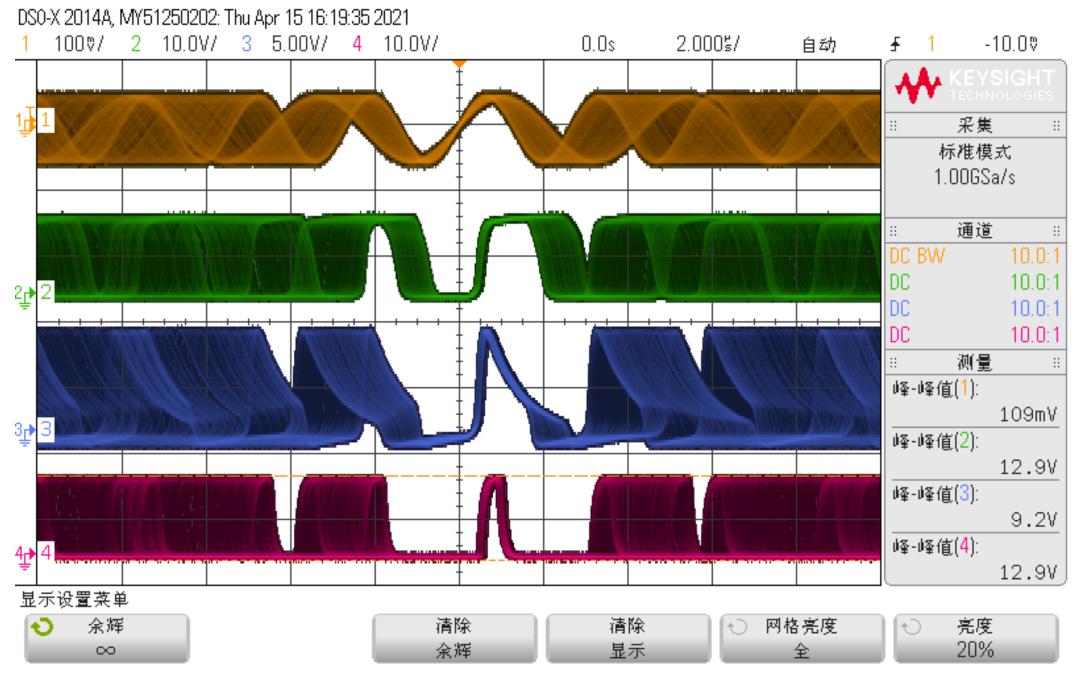


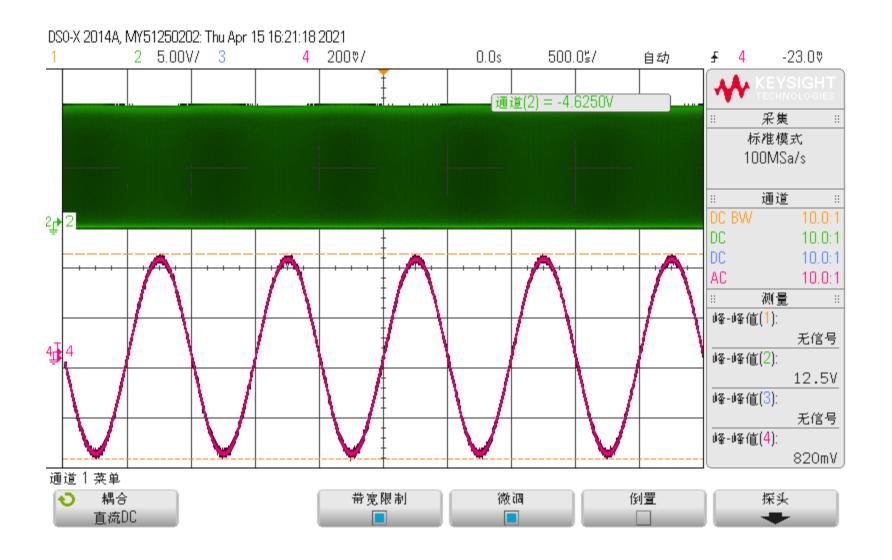
四、实验内容

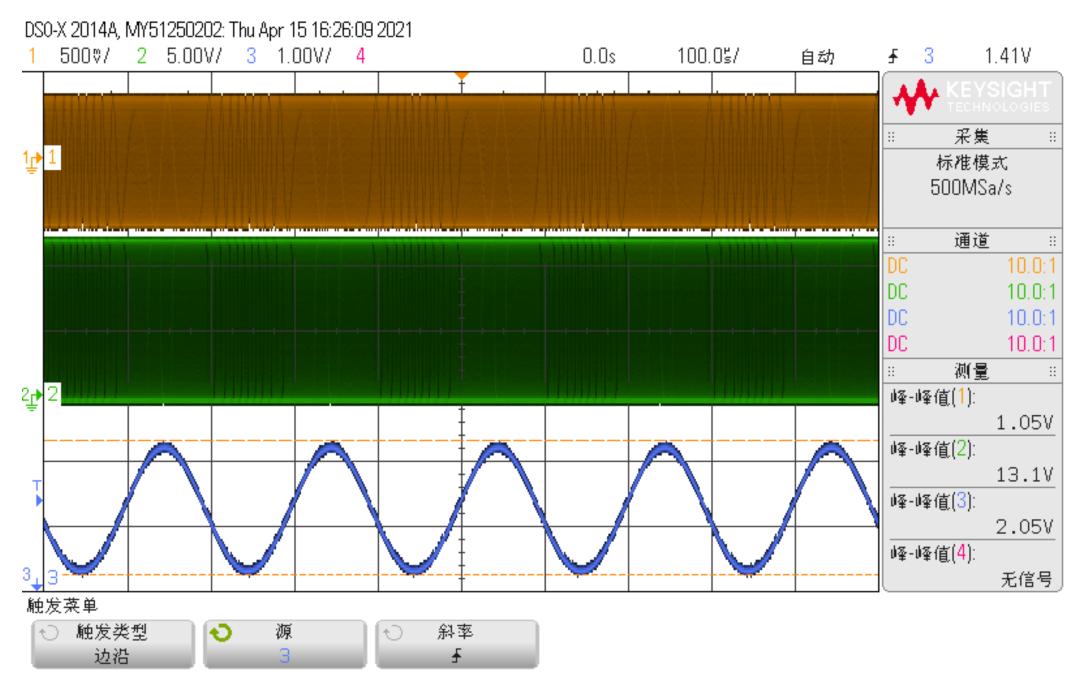
参见实验讲义

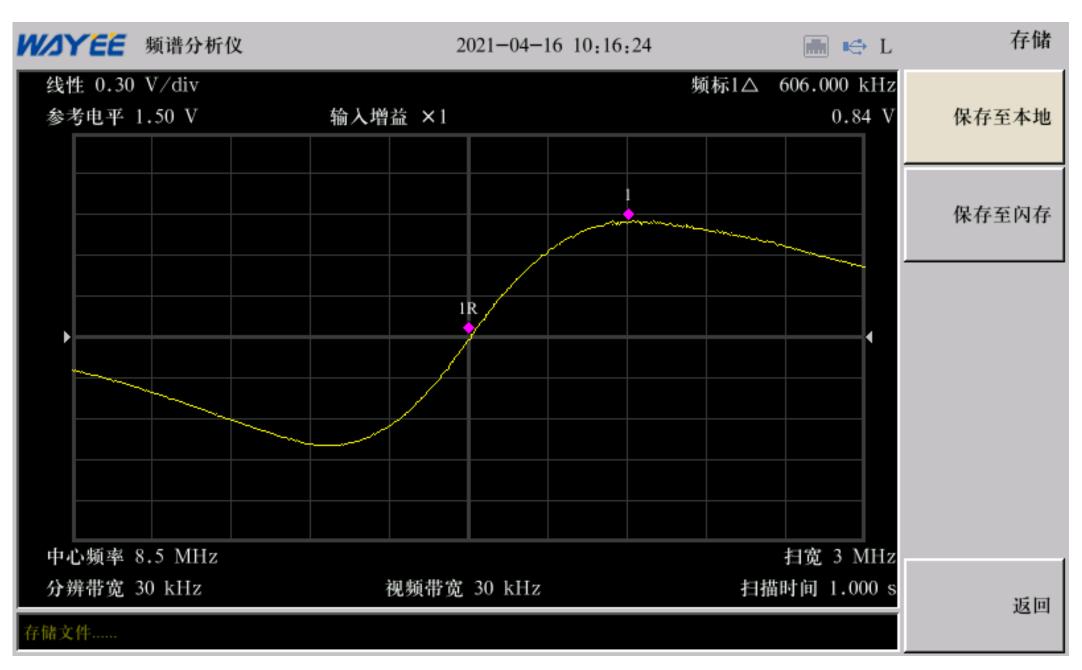












五、实验设备、器材

- 1. 主控、G03模块、G06模块、G07模块、G09模块
- 2. SDG5112 函数/任意波形发生器
- 3. DSO-X 2014A数字存储示波器
- 4.34450A台式万用表
- 5. SA1010频谱分析仪

六、思考题 (见讲义)



下次实验:

实验七 调幅发射与接收系统