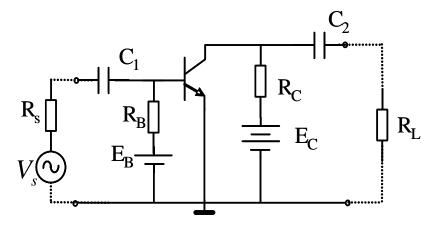


§ 3.2 BJT基本放大电路及分析方法

lugh@ustc.edu.cn 2016年9月23日

■基本结构

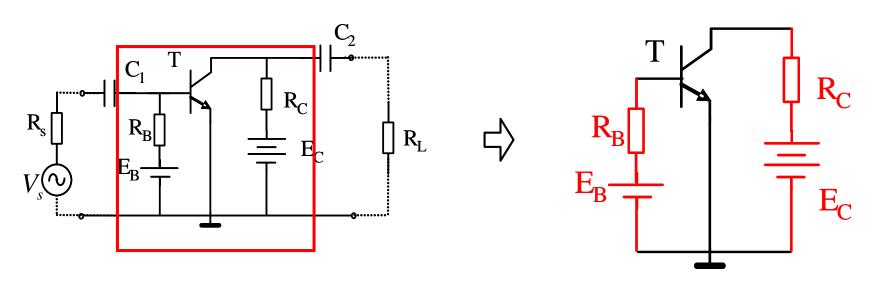


■说明

- □BJT基本放大电路以BJT作为核心器件
- □BJT的直流偏置电路
- □BJT的交流通路

■ 直流偏置电路

□ 在基本放大电路中,为了使有源器件具有合适的静态 工作点,以便于对交流信号进行处理而额外配置的直 流辅助电路,称为直流偏置电路





□偏置电压: E_B、E_C

□偏置电阻: R_B、R_C

E_B: 保证发射结正偏

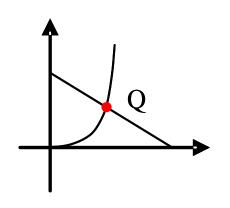
 $\begin{pmatrix} R_B \end{pmatrix}$ 提供合适的基极电流

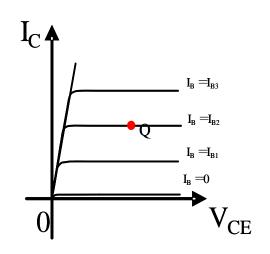
ー 电路 | E_c: 保证集电结反偏

R_c: 保证C极有合适的反偏电压

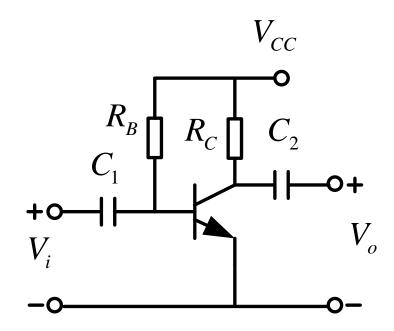
■ 直流偏置电路的作用

□对BJT基本放大电路来说,直流偏置电路的主要作用 是使有源器件BJT工作在线性放大区,并使其尽可能 具有较大的线性范围,以保证交流小信号能够实现无 失真线性放大

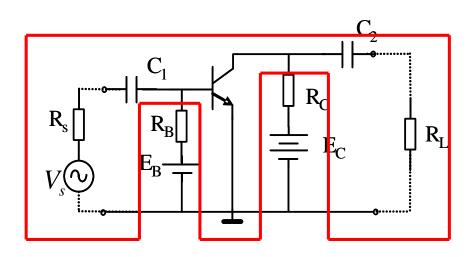


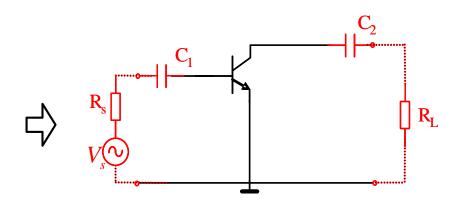


□单电源偏置形式



■ 交流通路





■ 交流放大电路中各元器件的作用

交流 $[V_s, R_s:$ 交流信号源和信号源交流内阻

放大 $\{R_L:$ 纯阻负载

电路 $|C_1, C_2:$ 耦合电容

■ 耦合电容的作用

- □ 将信号源交流信号耦合至BJT的输入端口,或将BJT输 出端口的交流信号耦合至负载
- □隔断交流信号源和负载电路对BJT直流工作点的影响
- □ 容值一般很大,可作为交流短路(中高频)直流开路

2. 放大电路的直流分析

■ 直流分析的目的

□ 获得有源器件BJT的直流工作点,包括I_{BQ}、I_{CQ}和V_{CEQ}, 并判断其工作状态

■ 直流分析方法

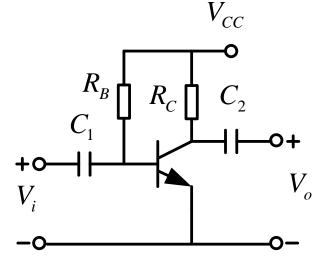
□图解法与估算法

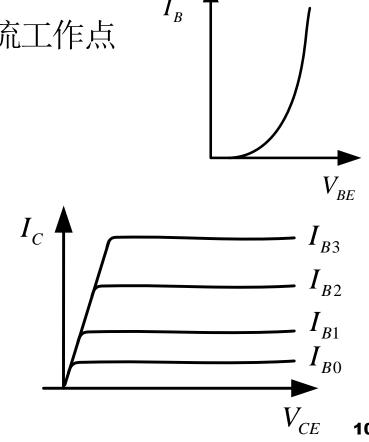
■ 使用图解法的前提条件

□必须已知BJT输入端口和输出端口的伏安特性曲线

■ 例: 晶体管基本放大电路的图解法直流分析

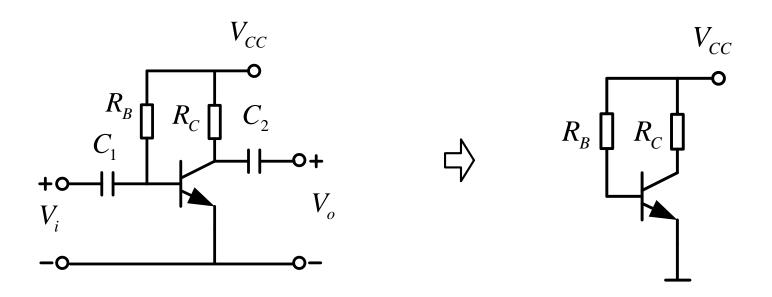
己知BJT伏安特性曲线,求电路的直流工作点





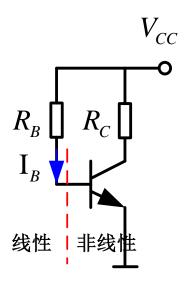
■第一步

□正确画出直流偏置电路



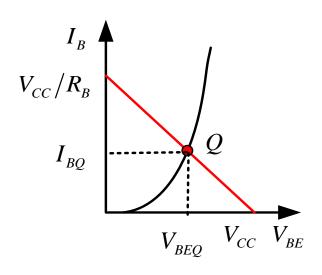
■第二步

□找出晶体管的直流输入端口,列出回路方程,即构造输入端口的直流负载线方程,在BJT输入端伏安特性曲线上绘出,并读出直流工作点



输入端直流负载线:

$$V_{CC} = I_B R_B + V_{BE}$$

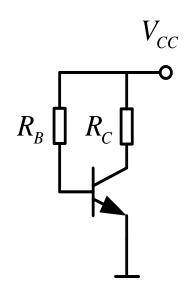


■说明

□默认集电结深度反偏, 故输入端口的一族曲 线可近似为一条曲线

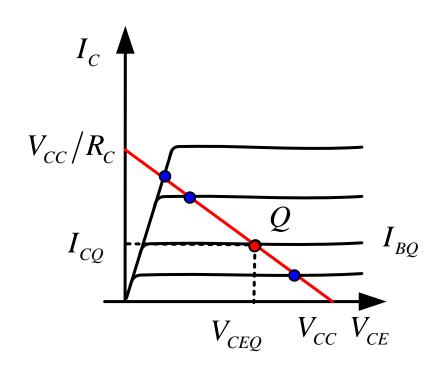
■ 第三步

□找出晶体管的直流输出端口,列出回路方程,即构造输出端口的直流负载线方程,在BJT输出端伏安特性曲线上绘出,并读出直流工作点



输出端直流负载线:

$$V_{CC} = I_C R_C + V_{CE}$$



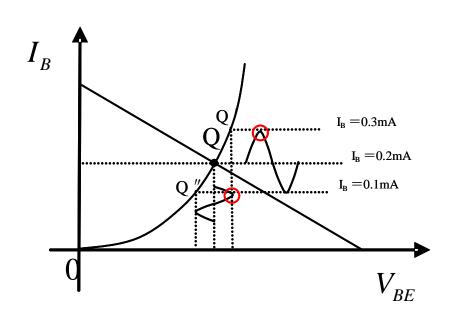
□找出交于基极静态电流 所对应的曲线上的点, 即为待求的工作点

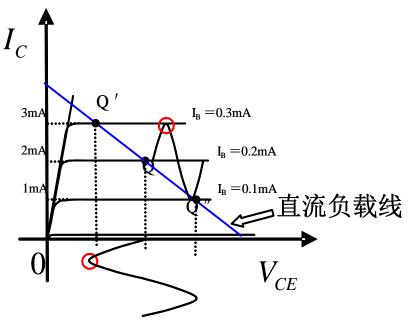
$$I_B = I_{BQ}$$

□进而得到

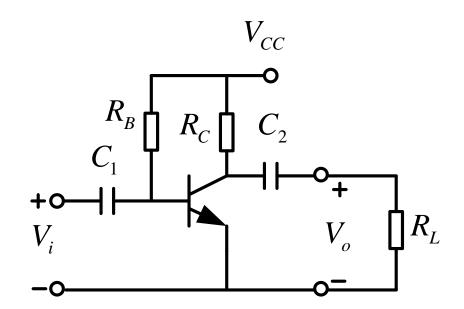
$$I_{\it CQ} - V_{\it CEQ}$$

■ 交流小信号放大过程的图解分析



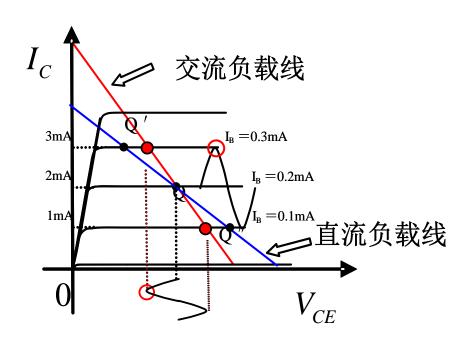


□ BJT基本放大电路外接交流负载RL



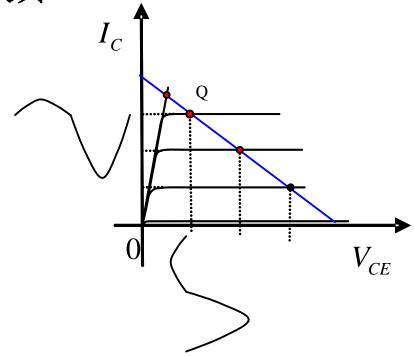
■ 交流负载线

□ 当输出端接一定的负载时,整个交流负载变为 $R_c \parallel R_L$,交流工作点就不再沿着直流负载线移动,而是沿着交流负载线移动



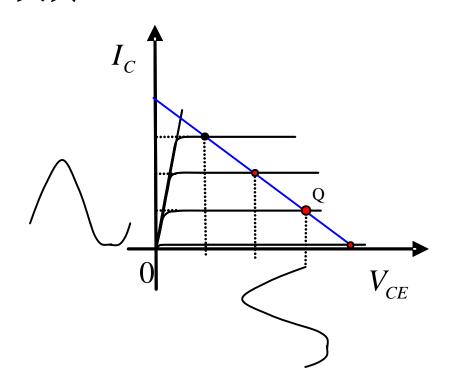
■ 饱和失真

□ 若Q点设置过高,则BJT可能会进入饱和区,引起输出电流I_c顶部被压缩和电压V_{CE}底部被压缩,所导致的失真称为饱和失真



■ 截止失真

□ 若Q点设置过低,则可能引起波形被限幅,所导致的失 真称为截止失真



(1) 冒無法

■ 图解法的优势

□过程简单,结果直观,动态范围、波形失真一目了然

■ 图解法的缺点

- □ 晶体管离散性大,几乎每种三极管的特性曲线都不完 全一致,需要事先精确测量才能做分析,使用不便
- □难以应付多BJT构成的放大电路

■ 估算法的基本思路

□处于放大状态的晶体管,发射结正偏,且为了获得一定动态范围的线性区域,通常将直流工作点设置在输入电流I_B快速上升的位置,电压V_{BE}变化很小,可近似为常数(发射结导通电压V_{BEON})

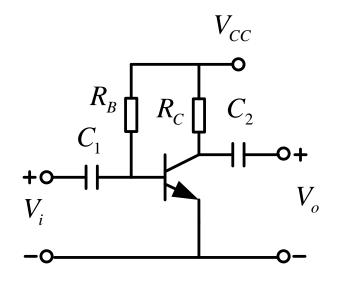
$$\begin{cases} \text{硅BJT:} \quad V_{BEON} = 0.7V \\ \text{锗BJT:} \quad V_{BEON} = 0.3V \end{cases}$$

□ 处于放大状态的晶体管,三个电极之间的电流满足如 下关系式

$$I_C = \beta I_B = \alpha I_E$$

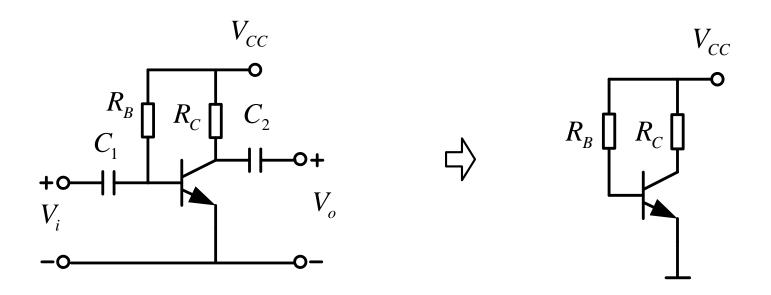
■ 例: 晶体管基本放大电路的估算法直流分析

若BJT处于放大状态,且 β 已知, $V_{BEON}=0.7V$,试求该电路的直流工作点

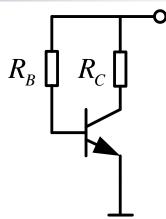


■第一步

□正确画出直流偏置电路







■ 第二步

□分别分析输入端口和输出端口电路,获得直流工作点

输入端
$$\begin{cases} V_{BEQ} = 0.7V \\ I_{BQ} = \frac{V_{CC} - V_{BEQ}}{R_B} \end{cases}$$

输出端
$$\begin{cases} I_{CQ} = \beta I_{BQ} \\ V_{CEQ} = V_{CC} - I_{CQ} R_C \end{cases}$$

■ 定基流偏置电路

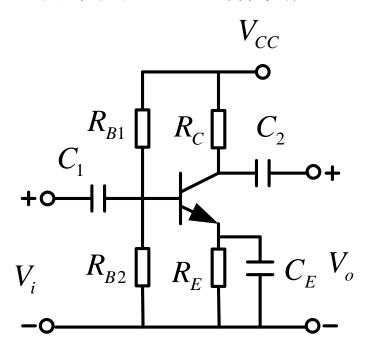
□由于电路的基极电流只与R_B有关,R_B确定则基极电流 恒定,故称之为定基流偏置电路

■ 定基流偏置电路存在的问题

- □ 此电路的输出端直流工作点受晶体管 β 值的影响较大
 - 晶体管 β 容易受温度的影响,因此定基流偏置电路 受温度影响大,温度稳定性差
 - 晶体管 β 参数的离散性较大

■ 分压式电流负反馈偏置电路

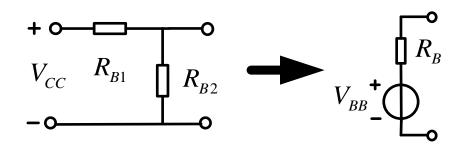
□较常用,可以解决定基流电路的缺点



直流分析时,R_E起作用,C_E 不起作用 交流分析时,C_E容值很大, 容抗很小, R_E不起作用

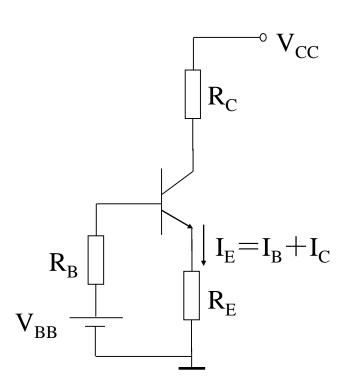
■ 戴维宁等效法处理输入端口

□ 求等效电压时为开路电压、电流时为短路电流; 求内 阻时电压源短路、电流源开路



$$R_{B} = R_{B1} || R_{B2}$$
 $V_{BB} = \frac{V_{CC} R_{B2}}{R_{B1} + R_{B2}}$

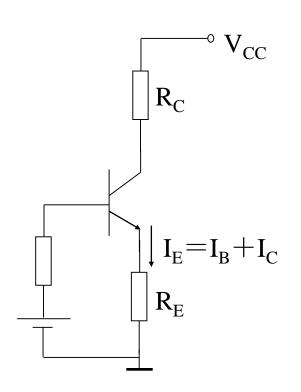
■ 分析输入端口



$$V_{BB} = I_{BQ}R_B + V_{BEQ} + (1+\beta)I_{BQ}R_E$$

$$\Rightarrow I_{BQ} = \frac{V_{BB} - V_{BEQ}}{R_B + (1+\beta)R_E}$$

■ 分析输出端口



$$I_{CQ} = \beta I_{BQ} = \frac{V_{BB} - V_{BEQ}}{\frac{R_B}{\beta} + \frac{(1+\beta)R_E}{\beta}}$$

$$\approx \frac{V_{BB} - V_{BEQ}}{\frac{R_B}{\beta} + R_E} \approx I_{EQ}$$

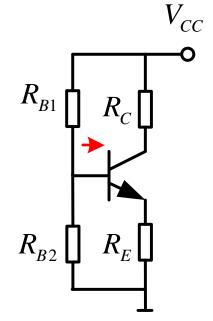
$$V_{CC} = I_{CQ}R_C + V_{CEQ} + \frac{I_{CQ}}{\alpha}R_E$$

$$\Rightarrow V_{CEQ} = V_{CC} - I_{CQ}\left(R_C + \frac{R_E}{\alpha}\right)$$

$$\approx V_{CC} - I_{CQ}\left(R_C + R_E\right)$$

■ 定基压偏置电路

□忽略晶体管的分流作用,则基极电压V_B值只与基极偏置电阻有关,偏置电阻固定则基极电压V_B也恒定,故称此电路为定基压偏置电路



$$V_{B} = \frac{V_{CC}R_{B2}}{R_{B1} + R_{B2}}$$

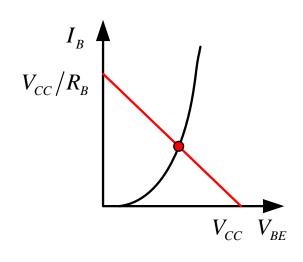
$$I_{EQ} = \frac{V_B - V_{BEQ}}{R_E}$$

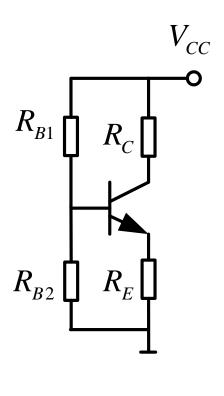


□ 定基压的直流偏置电路直流工作点对晶体管 β 值变化 不太敏感,对于晶体管 β 值的离散性有较好的适应性, 较定基流偏置电路更有实用价值

R_E有电流串联负反馈作用,可以稳定 直流工作点

Ic变大 -> **I**_E变大 -> **V**_E变大 -> **V**_{BE}下降-> **I**_B下降->**I**_C下降





BJT直流分析实例

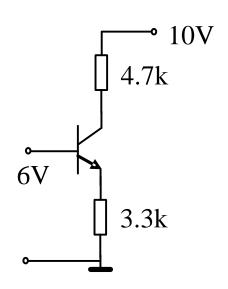
■ 分析步骤

- □第一步: 画出直流偏置电路; 判断发射结正偏还是反偏, 反偏即为截止状态, 正偏可能为放大或饱和状态
- □ 第二步: 假设BJT处于放大状态,运用BJT处于放大状态的直流等效模型,分析电路的直流工作点
- □ 第三步: 判断BJT处于放大状态的直流偏置条件是否满足, 若条件满足, 则假设成立, 所求直流工作点是电路的正确解, 求解结束
- □ 第四步: 若条件不满足,则假设不成立,用饱和状态 重新分析电路的直流工作点

BJT直流分析实例

■ 例: 晶体管基本放大电路的估算法直流分析

已知 β =100,线性区 V_{BEON} =0.7V,饱和时 V_{BEON} =0.7V, V_{CES} =0.3V,求静态工作点 I_{BO} 及 I_{CO} 。



BJT直流分析实例



假定三极管工作于线性区,则对输入端口,有

$$V_E = 6 - 0.7 = 5.3(V) \Rightarrow I_E = \frac{V_E}{3.3} = 1.6(mA) \Rightarrow I_C \approx I_E = 1.6(mA)$$

于是对输出端口,有

$$V_C = 10 - 4.7 \times 1.6 = 2.48(V) \Rightarrow V_{CE} = V_C - V_E = -2.82(V) < 0$$

此结果与前提假设相矛盾

因发射结已正偏,三极管应工作于饱和区,故

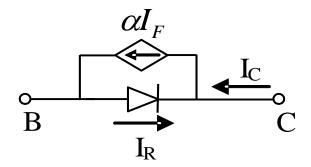
$$I_{EQ} = \frac{6 - 0.7}{3.3} = 1.6(mA) \Rightarrow V_C = V_E + V_{CES} = 5.3 + 0.3 = 5.6(V)$$

$$\Rightarrow I_{CQ} = \frac{10 - 5.6}{4.7} = 0.94(mA)$$

$$\Rightarrow I_{BQ} = I_{EQ} - I_{CQ} = 0.66(mA)$$

■思考

□本例中为什么出现V_{BC}>0 而集电极电流I_C的方向却从C 极流向B极?





□考虑R_E怎样变化,BJT可以工作于放大状态?

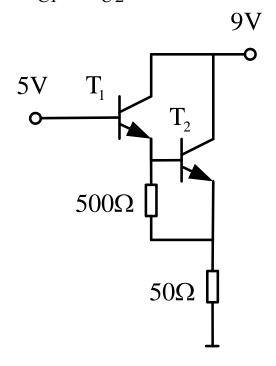
应使集电结反偏,即:
$$V_C > V_B = 6V$$

于是: $V_{C \min} = 6V \Rightarrow I_{C \max} = \frac{10-6}{4.7} = 0.85 (mA)$
 $\Rightarrow I_{E \max} \approx I_{C \max} = 0.85 (mA)$
 $\Rightarrow R_{E \min} = \frac{V_E}{I_{E \max}} = 6.2k\Omega$

要求 $R_E > R_{Emin} = 6.2k\Omega$,以保证三极管处于放大状态

■ 例: 多BJT电路的直流分析

设T1,T2具有相同参数, $\beta = 100$, $V_{BEON} = 0.7V$, $V_{CES} = 0.3V$,求 I_{C1} 及 I_{C2}





(1)假设T1,T2均工作于放大态,则有

$$\begin{cases} V_{E1} = 5 - V_{BEON} = 4.3V \\ V_{E2} = 5 - 2V_{BEON} = 3.6V \end{cases} \Rightarrow V_{CE1}, V_{CE2} >> V_{CES} \Rightarrow 假设成立$$

$$\Rightarrow I_{E2} = \frac{V_{E2}}{50} - \frac{V_{BEON}}{500} = 70.6 \text{mA} \Rightarrow I_{C2} \approx I_{E2} = 70.6 \text{mA}$$

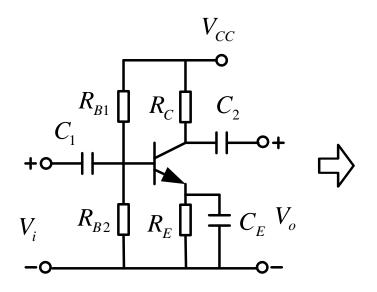
$$\Rightarrow$$
 $I_{E1} = I_{B2} + \frac{V_{BEON}}{500} = \frac{I_{C2}}{\beta} + \frac{V_{BEON}}{500} = 2.1 \text{mA}$

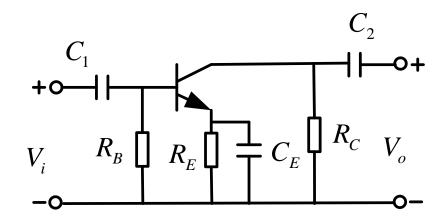
$$\Rightarrow$$
 $I_{C1} \approx I_{E1} = 2.1 \text{mA}$

3.放大电路的交流分析及BJT的交流小信号模型

■ 交流通路图

- □ 直流电压源接地、直流电流源开路,直流电压电流为电路提供 直流偏置;其变化量为**0**
- □ 其中R_B=R_{B1}||R_{B2}





3.放大电路的交流分析及BJT的交流小信号模型

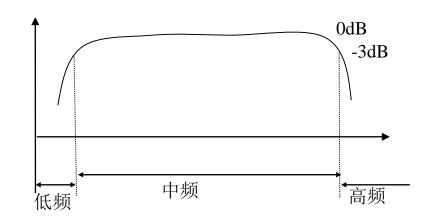


- □两种电容
 - 耦合电容,C₁、C₂和C_E,很大,中高频时可认为短路,频率很低(容抗不可忽略)时,需考虑其影响
 - PN结的结电容,pF量级,很小,中低频时可认为 开路,频率很高(容抗不可忽略)时,需考虑其影响

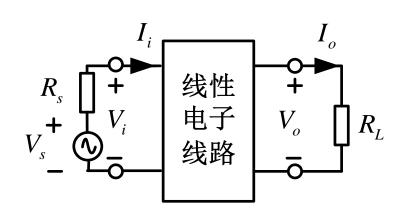
3.放大电路的交流分析及BJT的交流小信号模型

■ 分频段分析

- □中频部分:结电容认为开路;耦合电容认为短路。两种电容都不考虑其影响
- \square 高频部分:结电容起作用;耦合电容认为短路。求 ω_h
- \square 低频部分:耦合电容起作用,结电容认为开路。求 ω_{l}



■ 基本模型



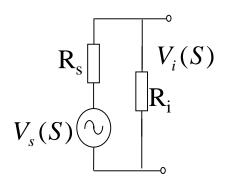
输入端电量
$$\begin{cases} V_s(s) \\ V_i(s) \\ I_i(s) \end{cases}$$

输出端电量
$$\begin{cases} V_o(s) \\ I_o(s) \end{cases}$$

□将系统看作线性二端口网络,传输方向便于级联



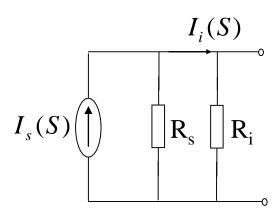
$$R_{i}(s) = \frac{V_{i}(s)}{I_{i}(s)}$$



$$\frac{V_i(S)}{V_s(S)} = \frac{R_i}{R_i + R_s}$$

□ 输入阻抗越大,得到电压源的 电压越大





$$\frac{I_i(S)}{I_s(S)} = \frac{R_s}{R_i + R_s}$$

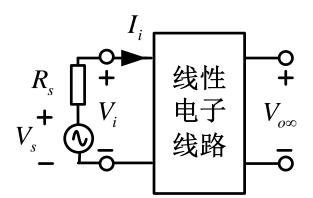
□ 输入阻抗越小,得到电流源的 电流越大

■輸出阻抗

$$R_o(s) = \frac{V_o(s)}{-I_o(s)}$$

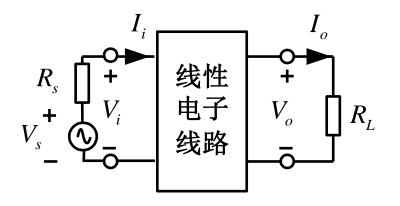


□开路电压增益函数



$$A_{V\infty}(s) = \frac{V_{o\infty}(s)}{V_{i}(s)}\Big|_{R_{L}=\infty}$$

□电压增益函数

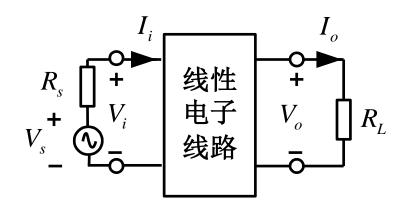


$$A_{V}(s) = \frac{V_{o}(s)}{V_{i}(s)}\Big|_{R_{L}}$$

□中频时的关系

$$A_{V} = A_{V\infty} \frac{R_{L}}{R_{o} + R_{L}}$$

□源电压增益函数



$$A_{Vs}\left(s\right) = \frac{V_{o}\left(s\right)}{V_{s}\left(s\right)}\Big|_{R_{L}}$$

□中频时的关系

$$A_{Vs} = \frac{V_o}{V_s}\Big|_{R_L}$$

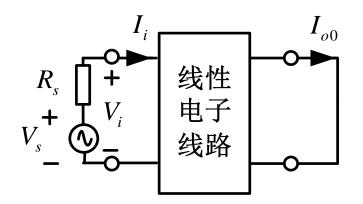
(1) 交流性健指标

□各中频电压增益函数之间的关系

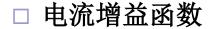
$$A_{Vs} = \frac{V_o}{V_s} \Big|_{R_L} = \frac{V_o}{V_i} \cdot \frac{V_i}{V_s} \Big|_{R_L} = A_V \frac{R_i}{R_i + R_s} = A_{V\infty} \frac{R_L}{R_o + R_L} \cdot \frac{R_i}{R_i + R_s}$$

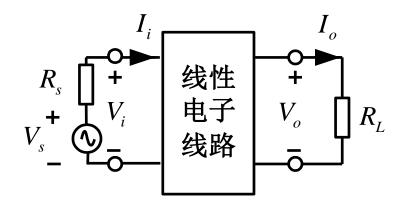


□短路电流增益函数



$$A_{I0}(s) = \frac{I_o(s)}{I_i(s)} \bigg|_{R_L} = 0 = \frac{I_{o0}(s)}{I_i(s)}$$

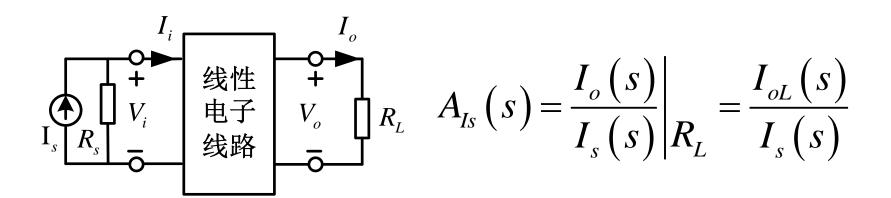




$$\begin{vmatrix} I_{o} \\ V_{o} \end{vmatrix} R_{L} \qquad A_{I}(s) = \frac{I_{o}(s)}{I_{i}(s)} R_{L} = \frac{I_{oL}(s)}{I_{i}(s)}$$

$$A_I = A_{I0} \frac{R_o}{R_o + R_L}$$

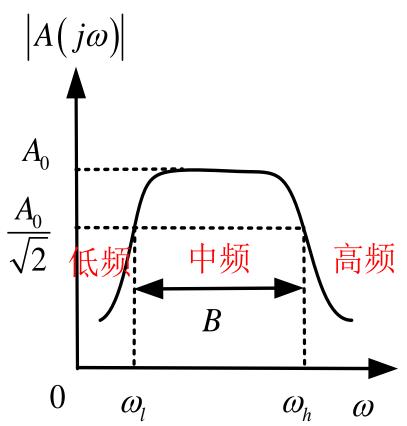
□源电流增益函数



□各中频电流增益函数之间满足关系式

$$A_{Is} = A_{I} \frac{R_{s}}{R_{i} + R_{s}} = A_{I0} \frac{R_{o}}{R_{o} + R_{L}} \cdot \frac{R_{s}}{R_{i} + R_{s}}$$

■ 频率特性



$$egin{cases} \{\mathbf{d}_{oldsymbol{\omega}_{1}} \\ \{\mathbf{d}_{oldsymbol{\omega}_{h}} = \mathbf{\omega}_{h} - \mathbf{\omega}_{1} \\ \mathbf{d}_{oldsymbol{\omega}_{h}} = \mathbf{\omega}_{1} \\ \mathbf{d}_{h} - \mathbf{\omega}_{1} \\ \mathbf{d}_{h} - \mathbf{\omega}_{1} \\ \mathbf{d}_{h} - \mathbf{\omega}_{1} \\ \mathbf{d}_{h} - \mathbf{\omega}_{1} \\ \mathbf{d}$$

□不同增益函数的频率特性也可能不同,或者说 3dB截止频率也不同



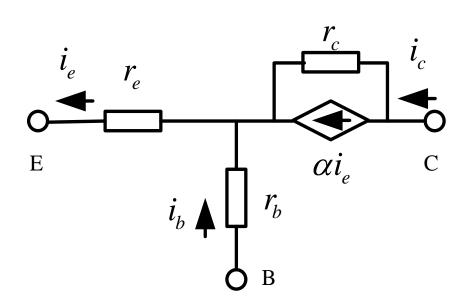
□ 指放大器可以稳定、正常地工作,不自激,特别是多级放大器

■ BJT作线性等效的前提条件

- □ 合适的静态工作点:将晶体管置于线性放大区,且具有较大的线性范围
- □交流小信号激励: 使输出信号不产生非线性失真
- □低频小信号模型:两个PN结的结电容不考虑,适用于中频、低频分析:
- □ 高频小信号模型: 两个PN结的结电容都考虑,适用于 高频分析;

BJT交流小信号模型 $\left\{ egin{array}{c} T \\ 低频 \left\{ h \\ 混合h \delta \phi \end{array} \right\}$ 线性模型 $\left\{ a \right\} \left\{ a \right\} \left$

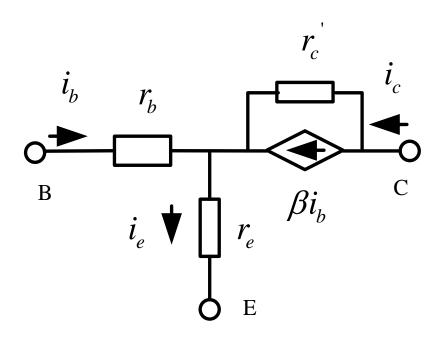
■ 共基组态T形等效模型



$$\begin{cases} r_e = \frac{26mV}{I_{EQ}} : 10^1 \Omega \\ r_b : 10^2 \Omega \end{cases}$$

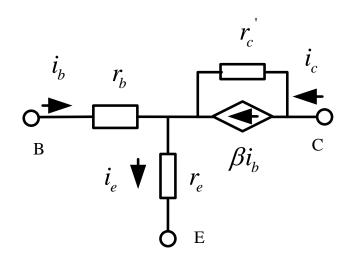
$$r_c = \frac{26mV}{I_{CBO}} : 10^6 \Omega$$

■ 共发组态T形等效模型



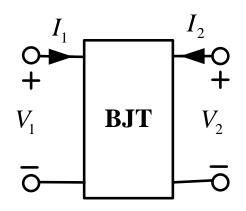
$$r'_{c} = \frac{26mV}{I_{CEO}} = \frac{r_{c}}{1+\beta}$$

- T形等效模型的优势
 - □T形模型中的参数与晶体管自身参数具有直接关系
- T形等效模型存在的问题
 - □输入输出之间有反馈元件,输入、输出端相互影响

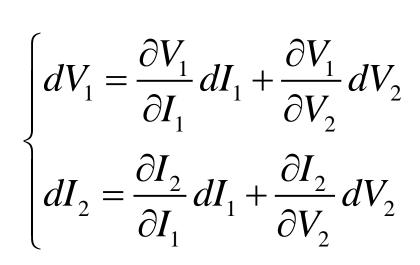


■ h参数模型

□ 将BJT看作双端口网络,通过建立h参数模型来描述 BJT,利用网络参数方程求解模型参数



$$\begin{cases} V_1 = f(I_1, V_2) \\ I_2 = f(I_1, V_2) \end{cases}$$



$$\begin{cases} v_1 = h_i i_1 + h_r v_2 \\ i_2 = h_f i_1 + h_o v_2 \end{cases}$$

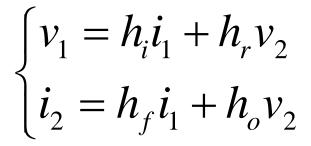
$$h_i = \frac{\partial V_1}{\partial I_1}\Big|_{V_2 = C} = \frac{v_1}{i_1}\Big|_{v_2 = 0}$$

$$h_r = \frac{\partial V_1}{\partial V_2}\Big|_{I_1 = C} = \frac{v_1}{v_2}\Big|_{i_1 = 0}$$

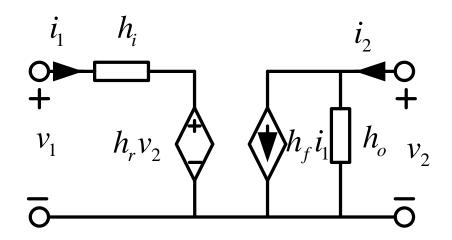
$$h_f = \frac{\partial I_2}{\partial I_1}\Big|_{V_2 = C} = \frac{i_2}{i_1}\Big|_{v_2 = 0}$$

$$h_o = \frac{\partial I_2}{\partial V_2} \Big|_{I_1 = C} = \frac{i_2}{v_2} \Big|_{i_1 = 0}$$

- □ h_i:输出交流短路时,交流输入阻抗
- □ h_r:输入交流开路时,反向电压传输系数
- □ h_f: 输出交流短路时,交流电流放大系数
- □ h_o: 输入交流开路时,交流输出导纳



■ h参数模型





□共发组态的h参数,用角标e表示

$$h_{ie}$$
, h_{re} , h_{fe} , h_{oe}

- □共基组态的h参数,用角标b表示
- □共集组态的h参数,用角标c表示

■ h参数模型的主要优势

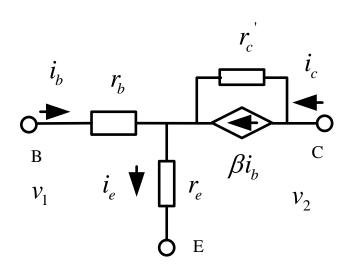
- □ h参数模型完全由网络参数方程导出,是单向化模型, 结构简单
- □尤其是共发组态时,输出端对输入端几乎没有反馈

■ h参数模型的主要问题

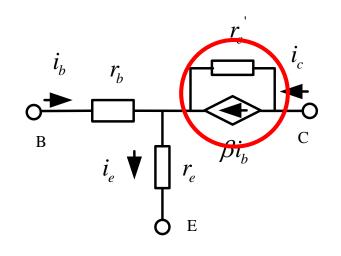
□模型参数与晶体管结构参数之间没有直接关系

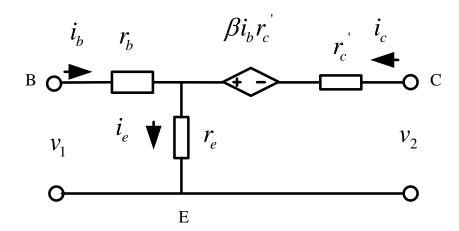
■ 混合h参数模型

□将T型模型与h参数模型相结合,建立基于T型模型的h 参数网络方程,揭示h参数与晶体管结构参数之间的内 在联系

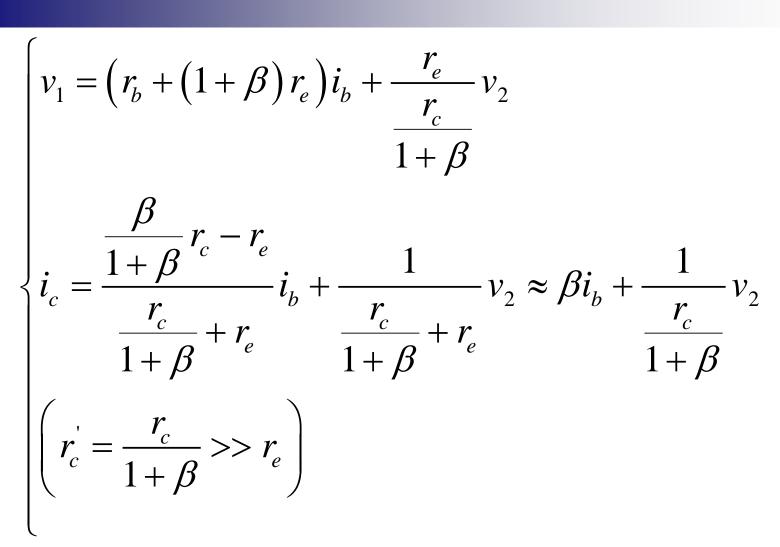


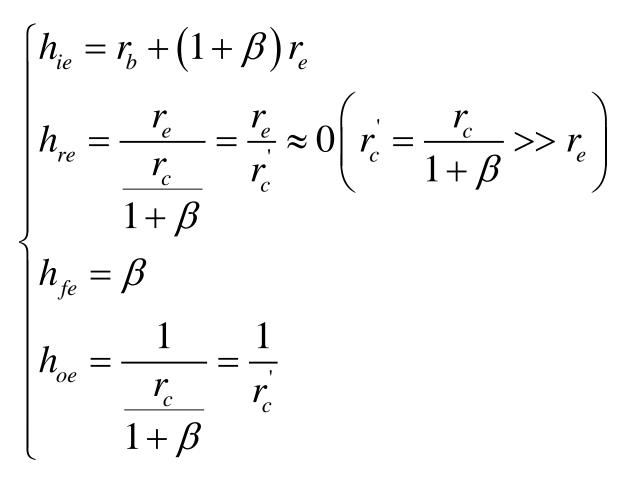
$$\begin{cases} v_1 = f(i_b, v_2) \\ i_c = f(i_b, v_2) \end{cases}$$



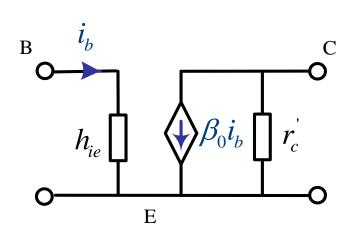


$$\begin{cases} v_{1} = i_{b}r_{b} + (i_{b} + i_{c})r_{e} \\ v_{2} = i_{c}\frac{r_{c}}{1+\beta} - \beta i_{b}\frac{r_{c}}{1+\beta} + (i_{b} + i_{c})r_{e} \end{cases}$$





■混合h参数模型



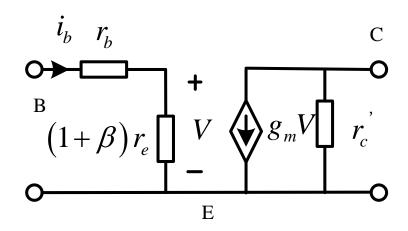
$$\begin{cases} h_{ie} = r_b + (1 + \beta_0) r_e \\ r_e = \frac{26 \text{mV}}{I_{EQ}} (室溫) \end{cases}$$

$$r_c' = \frac{r_c}{1 + \beta_0} \sim 10^5 \Omega$$

■ 混合h参数模型的优势

- □该模型是单向化模型,输入输出之间没有反馈元器件
- □模型参数与晶体管结构参数形成了明确的对应关系
- □ 该模型虽然从共发组态推导出来的,但是同样适用于 晶体管的其它组态的交流电路分析

■ 混合h参数模型的另一种结构形式



跨导:
$$g_m = 1/r_e$$

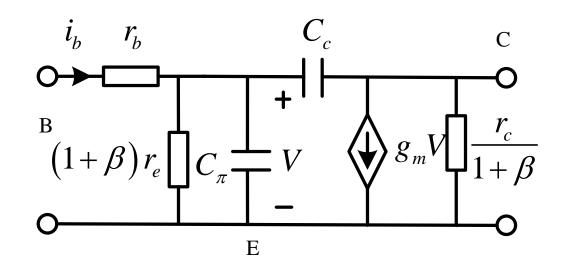
■说明

- □ 该模型输出端口的受控电流源由原来的电流控电流源 转化为电压控电流源,控制电压为发射结结电压
- □该模型主要用于分析BJT基本放大电路的高频特性

■ 高频小信号模型

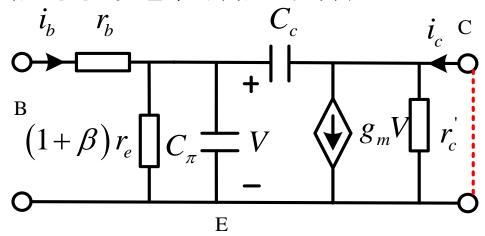
□ 在低频小信号模型的基础上,考虑两个PN结结电容对 高频信号的影响

■ 共发组态的混合 π 形模型

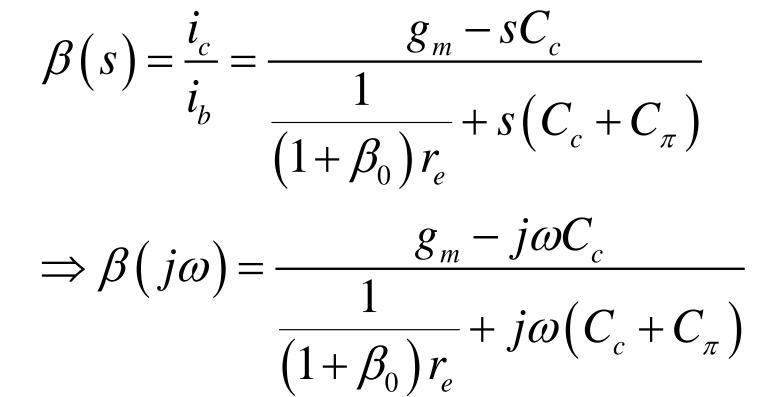


推导 ω_{β} 、 ω_{T} 与模型参数之间的关系

■ 求共发放大器的电流放大系数



$$\beta = h_{fe} = \frac{i_2}{i_1}\Big|_{v_2=0} \Rightarrow \begin{cases} i_c = g_m V - sC_c V \\ i_b = \frac{V}{\left(1 + \beta_0\right)r_e} + s\left(C_c + C_\pi\right)V \end{cases}$$



$$g_m = \frac{1}{r_e} >> \omega C_c, \beta_0 >> 1$$

$$\Rightarrow \beta(j\omega) = \frac{\beta_0}{1 + j\omega\beta_0 r_e (C_c + C_\pi)}$$

$$C_{\pi} >> C_{c} \Rightarrow \omega_{\beta} = \frac{1}{\beta_{0} r_{e} \left(C_{c} + C_{\pi}\right)} \approx \frac{1}{\beta_{0} r_{e} C_{\pi}}$$

$$\omega_T = \beta_0 \omega_\beta = \frac{1}{r_e C_\pi}$$

- **3.3**
- **3.5**
- **3.8**
- **3.10**
- 3.11 (b) (c)
- **3.15**
- **3.16**