



## فرم تعریف پروژه فارغ التحصیلی دوره کارشناسی

تاریخ: .....

شماره: .....

عنوان پروژه: برنامه‌ریزی کردن بردهای FPGA از طریق JTAG تحت شبکه با استفاده از برد Raspberry Pi	
امضاء:	استاد راهنمای پروژه: دکتر مرتضی صاحب الزمانی
مشخصات دانشجو:	
نام و نام خانوادگی: صالح خزاعی فدافن	گرایش: سخت افزار
شماره دانشجویی: ۹۱۳۱۰۸۹	ترم ثبت نام پروژه: دوم ۹۴-۹۵
داوران پروژه:	
۱- دکتر محمود ممتازپور	امضاء داور:
شرح پروژه (در صورت مشترک بودن بخشی از کار که بعهدہ دانشجو می باشد مشخص شود): با افزایش روز افزون کاربرد FPGAها در صنعت مسائل جدیدی در این زمینه مطرح شده‌اند. به دلیل اینکه امروزه شرکت‌های کامپیوتری تمایلی به در اختیار قرار دادن کد برنامه خود برای کاربر ندارند، کوچکترین تغییری در سیستم نیازمند ارسال کل برد برای شرکت اصلی و گاه هزینه‌های زیادی برای پایین آوردن بردها از روی دکل‌ها و ارسال برای شرکت‌ها بوجود آورده است. هدف از این پروژه آماده سازی یک سخت افزار میانی برای دریافت فایلی که باید بر روی FPGA برنامه‌ریزی شود از کاربر معتبر از طریق شبکه Ethernet و یا Wi-Fi، و برنامه‌ریزی کردن آن از طریق یک دستگاه برنامه‌ریز با پشتیبانی از JTAG بر روی بردهای FPGAی که این دستگاه برنامه‌ریز را پشتیبانی می کنند است.	
وسائل مورد نیاز: یک برد Raspberry Pi 2 B+، یک برد FPGA با قابلیت برنامه‌ریزی از طریق JTAG، دستگاه برنامه‌ریز	
محل انجام پروژه: دانشگاه صنعتی امیرکبیر	تاریخ شروع: اسفند ۱۳۹۴

این قسمت توسط دانشکده تکمیل میگردد:

تاریخ تصویب در گروه:	اسم و امضاء:
تاریخ تصویب در دانشکده:	اسم و امضاء:
اصلاحات لازم در تعریف پروژه:	

توجه: پروژه حداکثر یکماه و نیم پس از شروع ترمی که در آن در درس پروژه ثبت نام بعمل آمده است باید به تصویب

برسد.

نسخه ۱- دانشکده	نسخه ۲- استاد راهنما	نسخه ۳- دانشجو
-----------------	----------------------	----------------