

实验要求



主讲教师: 赵备

zhaobei@hdu.edu.cn

* 实验时间:

从第9周(4月28日,补五一)开始,每周四下午6-8节上课程设计课,上课地点1教225。

* 仅仅选了理论课的同学在实验课时间都不用上课。

*实验所用的软件:

同数字电路课,Xilinx公司的VIVADO或ISE 14.7。

模块实验实验任务及验收要求:

- 1) 完成模块实验11.3-11.7;
- 2)模块实验2人一组(也可以1个人单独一组),每组在模块实验11.3-11.7完全做好后,找老师验收:随机抽查1-2个实验;
- 3)验收必须要有实验代码、仿真测试程序及仿真波形、引 脚配置(约束文件);
- 4)验收时,仿真波形和上板操作验证至少要有1个,但都有各自的分数项,有且演示通过才能得到该分数项,缺一个则无法得到对应的分数,影响最终成绩。

2024/4/15

综合实验实验任务及验收要求:

- 1)完成实验11.8、11.9和11.10;
- 2)验收实验11.10:每个人独立验收;
- 3)验收时,仿真波形和上板操作验证至少要有1个,但都有各自的分数项,有且演示通过才能得到该分数项,缺一个则无法得到对应的分数,影响最终成绩。

2024/4/15

■ 实验报告要求:

- 1)个人所验收的综合实验必须各自独立写实验报告,在综合实验验收后完成(模版见QQ群:实验报告模板-CPU综合实验),在泛雅平台上交,上交时间在第16教学周结束前。
- 2) 上交文档格式: .doc或.docx格式,文件名必须按照如下格式命名: 学号姓名_实验10实验报告,

比如,13055101陈雪_实验10实验报告。

2024/4/15