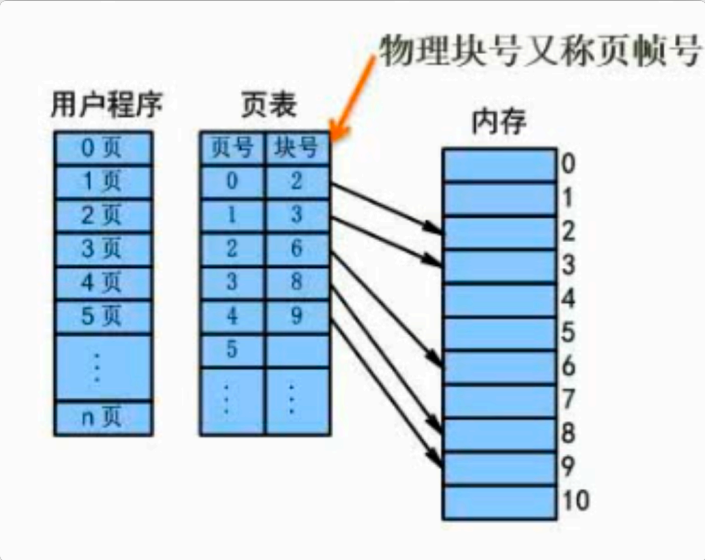


简介

将一个程序(进程)分成若干个块(也就是页)，把内存也分成大小一样的块。不一次性把整个程序加载到内存中，而是一页一页的加载到内存的块中。



考的题

考的是逻辑地址与物理的转换，会给出逻辑地址求物理地址。如给出逻辑地址 5A29H，让求它对应的物理地址。

前提知识

- 逻辑地址包括两部分：高位页号、低位页内地址
- 做题时的关键是求出逻辑地址中页号与页内地址的位数

求位数

- 页内地址的位数，是根据页的大小来求的，如果题中说页的大小为 4K 或 4KB
 - 页面大小为 4K → 需要 4K 个地址 → 需要 2^{12} 个地址 → 表示 2^{12} 种信息 → 需要 12 个 bit 位
- 5A29H(这个 H 表示 16f 进制)是 16 个 bit 位，16 个 bit 位低 12 位是页内地址，剩下的高位就是面号。根据这些位就可以得到页号。
 - 不要通过题目中页面的个数来计算页号的位数。

求物理地址

得到页号后，就可以得到块号，将块号(二进制去除高位 0)与页内地址(二进制去除高位 0)结合后就是物理地址。

例题

进程P有6个页面，页号分别为0~5，页面大小为4K，页面变换表如下所示。表中状态位等于1和0分别表示页面在内存和不在内存。假设系统给进程P分配了4个存储块，进程P要访问的逻辑地址为十六进制5A29H，那么该地址经过变换后，其物理地址应为十六进制__ (1) __；如果进程P要访问的页面4不在内存，那么应该淘汰页号为__ (2) __的页面。

页号	页帧号	状态位	访问位	修改位
0	2	1	1	0
1	3	1	0	1
2	5	1	1	0
3	—	0	0	0
4	—	0	0	0
5	6	1	1	1

(1) A. 1A29H B. 3A29H C. 5A29H D. 6A29H
(2) A. 0 B. 1 C. 2 D. 5

第一题

- 页面大小为 4K → 页内地址为 12 个 bit 位
- 获得页号

5	A	2	9
0101	1011	0010	1001
剩下的就是页号	页内地址		

- 页号 5 对应的块号是 6，6 再结合页内地址，得到的就是 6A29H，选 D.

第二题

要淘汰的只能是在内在了中的【状态位为 1】并且没有正在被访问的【访问位为 0】，选 B.