**第三次课时小组答辩要求**

任意指定一条指令，要求能够完成下述任务：

1. 说明该指令的作用和格式，其中格式指op码及其对应的SA/SB的构成；

2. 该指令在5段流水无cache的CPU中的执行流程，要分析每一段的详细执行过程。可以一组同学各自说明各自负责的部分；

3. 指定某一流水段，说明其功能、输入输出参数、VHDL代码实现。

**第四次课时测试要求**

1. 编译ExpCPU-16，分配管脚，下载到TEC-CA平台上；

2. 打开DebugController，读入汇编规则及汇编代码，编译后下载到TEC-CA的内存中；

3. 根据ExpCPU-16参考代码cpuentity中“—debug”部分的代码，设置相关的按键用于测试指令的执行结果；

4. 评估并记录执行结果；

5. 测试结束后，整个小组提交一份文档，内容包括：

A、指令集列表

B、第三次课时所讲指令的执行过程

C、各流水段的功能、输入输出、实现算法简述

D、测试代码、汇编规则及测试结果