

競賽參與

第2名	第51屆全國技能競賽 應用電子
優勝第11名	全國高中工業類學生技藝競賽 數位電子
優等	第1100315梯次小論文寫作比賽
第4名	第51屆全國技能競賽中區分區賽 應用電子
第6名	第50屆全國技能競賽中區分區賽 應用電子
第2名	英文學科競試 高職三年級組
第8名	英文學科競試 高職二年級組

● 全國 ● 區域 ● 校內

何承軒

彰師附工、國立雲林科技大學

專長與興趣



英文



數位邏輯



網頁設計

經歷與作品

專業證照

工業電子.....	丙級
數位電子.....	乙級
多益.....	960分
全民英檢.....	中級

GNOME 漢語翻譯團隊

加入長期缺乏人力的
GNOME 桌面環境漢語團隊，
協助 Linux 及其他自由軟體
在臺灣的推廣。

Vpp 前置處理器

用 Python 製作，
保持VHDL嚴謹的特色同時，
解決冗長 (verbose) 的問題，
且模組化程式碼。

社團與服務參與

- 於校刊「文青 45th」投稿
英文文章獲得刊登發表
- 於校刊「斜槓 46th」投稿
英文文章獲得刊登發表
- 全程參加 NCUExSIVS 2019
英語營
- 參與國際獅子會
捐血救人運動共13次
- 參與雲科汪汪社
協助送養校內流浪狗
- 於雲科網管小組維護宿舍網路

GenMIF 轉檔工具

使用 Pillow 函式庫
將相片轉換為 FPGA
記憶體方塊 (mif) 的工具，
可以自動壓縮或縮放圖片。

libitc 函式庫

17 模組 FPGA 函式庫：
提供從反彈跳到 I²C 等界面，
還有直流馬達、
TFT LCD 等控制器。

Deadtrees 文件製作器

用最新的網頁技術製作文件，
以 CSS 靈活的排版
及細部調整功能作出精準的
文件，並輸出為 PDF。

「股票分析工具」Web App

為「我想文創公司」製作的
網路應用程式專案，
提供股票圖表、新聞資訊
及公式運算等功能。

Awards

2nd place

51st National Skills Competition
Application Electronic

11th place

50th Industrial Techniques Competition
Digital Electronic

Excellence Award

National Short Essay Contest
Batch 1100315

4th place

Regional Competition of the 51st NSC
Central Region, Application Electronic

6th place

Regional Competition of the 50th NSC
Central Region, Application Electronic

2nd place

English Proficiency competition
3rd grade

8th place

English Proficiency competition
2nd grade

Cheng-Hsuan Ho

SIVS, YunTech

Interests



English



Digital
logic



Web
design

Certificates

Industrial Electronic . . . Level C

Digital Electronic Level B

TOEIC 960

GEPT Intermediate

Society Contributions

- Submitted English article in school magazine "文青 45th"
- Submitted English article in school magazine "斜槓 46th"
- Fully engaged in NCUExSIVS 2019 English summer camp
- Donated blood 13 times
- Joined YunTech dogs club, promoting stray dog adoptions
- Maintaining dormitories' Internet access in YunTech

● National ● Regional ● Intramural

Projects

GNOME Translation Team

Devoting work to GNOME's desktop environment transition team, Promoting Linux and other free softwares in Taiwan.

Vpp Preprocessor

Written in Python, designed to abridge VHDL's syntax modularize large codebase while keeping its strictness.

GenMIF Converter

Empowered by the Pillow library, turns pictures info FPGA memory initialization files, with scaling features.

libitc Library

FPGA library with 17 modules from debounce to I²C, with controllers like DC motors and TFT LCD.

Deadtrees Book Maker

Make documents with the latest web technologies, typeset with precision using CSS, and output PDF.

Stock analysis Web App

Web application designed for "我想文創公司", provides chart, news and price analysis for stocks.