```
State1: Par = receive()
                                                     Vreader = receive()
                                                     Vnvm = read(nvm)
                                                     if (Vreader == Vnvm)
           State_1
start -
                       	au_{13}
                                           State2:
                                                         par = \$(par)^2
                                                         goto State5
       	au_{12}
                                                     end
                                                     else if (Vreader > Vnvm)
                                           State4:
                                                         par = par + 216
State_2
                      State_3
               	au_{14}
                                     \tau_{33}
                                                         par = par/5
                                                         Vreader = Vreader - 2
                \tau_{43}
                                                         if (Vreader < Vnvm)
                                                            goto State3
                                                         end
                                                         else
           State_4
                                                            goto State5
    	au_{25}
                                                        end
                       \tau_{35}
                                                     end
                                                     else if (Vreader < Vnvm)
               \tau_{45}
                                           State3:
                                                         par = par * 2
                                                         par = par - 129
                                                         Vreader = Vreader + 1
                                                         if (Vreader < Vnvm)
           State_5
                                                            goto State3
                                                         end
                                                         else
                                                            goto State5
                                                         end
                                                     end
                                           State5: clear_registers
                                                     clear_memory
```