



## کنترل درخواست ورود در شبکه‌های ATM با استفاده از اتوماتانهای یادگیر با ساختار متغیر

حمید رضا شهریاری      محمد رضا میبدی

دانشگاه صنعتی امیرکبیر

دانشکده مهندسی کامپیوتر

(shahriar@ce.aku.ac.ir)

### چکیده

یکی از مسائل مهم در شبکه‌های ATM، کنترل درخواست ورود است، که سعی در جلوگیری از بروز تراکم در شبکه با استفاده از قبول یا رد درخواستهای اتصال می‌کند. روشهای متعددی از جمله روش پهنای ساند معادل و روش تقریب ترافیک سنگین و یا تخمین حد بالای اتلاف سلول ارائه شده‌اند. در این مقاله کنترل درخواست ورود با استفاده از اتوماتانهای یادگیر با ساختار متغیر بررسی شده است. اتوماتان یادگیر می‌تواند با استفاده از تجربیات سابق خود، خود را با وضعیت موجود شبکه تطبیق داده و در مورد قبول درخواستها تصمیم‌گیری نماید. در این روش از اتوماتان یادگیر برای تخمین ظرفیت معادل برای تعدادی منبع ترافیکی مشابه استفاده می‌شود. در این مقاله رفتار الگوریتمهای مختلف یادگیری از جمله الگوریتمهای یادگیری خطی استاندارد، سلسله‌مراتبی و یک الگوریتم یادگیری جدید برای کنترل درخواست ورود بررسی می‌شوند. برای این منظور با استفاده از شبیه‌سازی محیط شبکه ATM، الگوریتمهای مورد نظر از لحاظ بهره‌وری خط، تعداد درخواستهای پذیرفته شده و میزان اتلاف سلول مقایسه شده‌اند.

کلمات کلیدی: شبکه‌های ATM، کنترل تراکم، کنترل درخواست ورود، اتوماتان یادگیر

### ۱ مقدمه

ATM به عنوان راهکاری برای پیاده‌سازی B-ISDN پیشنهاد شده است [۱]. یکی از مباحث مهم در شبکه‌های ATM کنترل تراکم است. وظیفه اصلی روال کنترل تراکم، حفاظت از شبکه و کاربران در مقابل کاهش کارایی شبکه و استفاده بهینه کردن از منابع موجود است. روشهای کنترل تراکم می‌تواند به دو دسته بازدارنده و انفعالی تقسیم شود. در روشهای بازدارنده از بروز تراکم جلوگیری می‌شود، در حالی که در روشهای انفعالی از اطلاعات پس‌خور شبکه برای کنترل میزان تراکم استفاده می‌شود. یکی از روشهای مهم در روشهای بازدارنده کنترل درخواست ورود (CAC) است. از آنجا که ATM یک سرویس مبتنی بر اتصال است، قبل از آنکه کاربر شروع به انتقال داده روی شبکه ATM کند، یک اتصال باید ایجاد شود. CAC با این سوال در رویه‌رو است که آیا سوییچ می‌تواند یک اتصال جدید را قبول کند یا خیر. به علت وجود مشکلات نظیر مشکل تعیین و توصیف فرآیند ترافیک ورودی از کاربر و لزوم پاسخ و تصمیم‌گیری سریع در مورد پذیرش یا عدم پذیرش ارتباط، پیاده‌سازی CAC بر مبنای تخصیص آماری دشوار است [۲].

<sup>۱</sup> Congestion Control

<sup>۲</sup> Cell Admission Control

البته روشهای متعددی ارائه شده است که در آنها با اتخاذ تقریبهای لازم و بدون حل دقیق معادلات فوق از پیچیدگی مسأله کاسته شده است. از جمله روشهایی که سعی در تقریب یکی از پارامترهای سیستم می کنند، می توان به روش پهنای باند معادل [۳] و تقریب ترافیکهای سنگین [۴] اشاره کرد. در این روشها با استفاده از مدل کردن منبع ترافیکی به یک توزیع شناخته شده و تبدیل مسأله به یک مسأله صف، سعی در تقریب یک پارامتر تصمیم گیری مانند پهنای باند لازم یا احتمال اتلاف سلول می کنند. این روشها به یک توزیع خاص برای منابع ترافیکی متکی هستند. اگر منابع از این مدل پیروی نکنند، این روشها تخمین درستی نخواهد داشت. از همین رو روشهای پویا با قابلیت های یادگیری و استفاده از تجربیات سابق خود مورد توجه هستند. در این روشها یک الگوریتم یادگیر با مشاهده رفتار سیستم خود را با آن وفق می دهد و بر اساس رفتار مشاهده شده منابع، در مورد درخواستهای جدید تصمیم می گیرد. روشهای متعددی برای کنترل درخواست ورود با قابلیت یادگیری ارائه شده است. از جمله می توان به کنترل ترافیک با استفاده از شبکه عصبی [۵]، با استفاده از منطق فازی [۶]، یا استفاده از اتوماتان یادگیر [۷] و یا با استفاده از تخمین پویای آستانه [۸] اشاره کرد.

در [۷] از اتوماتان یادگیر برای کنترل درخواست ورود استفاده شده است. در این روش از یک اتوماتان یادگیر تصادفی تخمین زننده (SELA) استفاده شده است. برای استفاده در کنترل درخواست ورود دو عمل  $\{\alpha_0, \alpha_1\}$  برای اتوماتان تعریف شده است که  $\alpha_0$  نشان دهنده قبول درخواست جدید و  $\alpha_1$  نشان دهنده رد درخواست است. این اتوماتان با هر درخواست جدید یکی از اعمال  $\alpha_0$  یا  $\alpha_1$  را انتخاب کرده و سپس با استفاده از تخمین پهنای باند معادل پاسخ محیط را بدست آورده و بردار احتمالات متناظر با اعمال  $\alpha$  را بهنگام می کند.

در این مقاله از اتوماتانهای یادگیر برای کنترل درخواست ورود استفاده می شود. بدین منظور برای هر اتصال تخمینی از میزان پهنای باند لازم می زند و با استفاده از این تخمین درباره پذیرش درخواستها تصمیم می گیرد. اتوماتان به مرور زمان با دریافت عکس العملهای محیط، خود را با محیط وفق داده و تخمین بهتری ارائه می دهد. در ادامه این مقاله در بخش ۲ اتوماتان یادگیر با ساختار متغیر توضیح داده شده است. در بخش ۳ چگونگی کنترل درخواست ورود با استفاده از اتوماتانهای یادگیر با ساختار متغیر ارائه شده است. در انتها در بخش ۴ با استفاده از شبیه سازی شبکه ATM کارایی الگوریتمهای مختلف یادگیری از جمله الگوریتمهای یادگیری خطی استاندارد، الگوریتم پیشنهادی و اتوماتان سلسله مراتبی از جنبه های گوناگون همچون حداکثر اتصالات پذیرفته شده، میزان کارایی خط، درصد سلولهای از دست رفته و حداکثر تأخیر سلولها مقایسه شده است.

## ۲ اتوماتان یادگیر

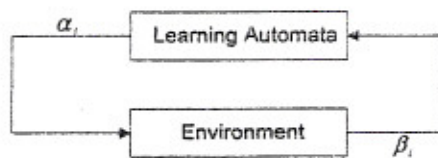
اتوماتان یادگیر یک اتوماتان است که در یک محیط تصادفی عمل می کند و احتمالات هر یک از اعمال را بر حسب ورودیهایی که از محیط دریافت می کند، بهنگام می کند. روش عملکرد یک اتوماتان یادگیر به این صورت است که یک عمل از مجموعه مجاز اعمال انتخاب کرده و عمل انتخاب شده را به یک محیط تصادفی اعمال می کند. در مقابل محیط با یک سیگنال پس خور پاسخ می دهد. این پاسخ باعث می شود که وضعیت داخلی اتوماتان برای عمل بعد بهنگام شود. اتوماتانهای یادگیر به دو گروه ساختار ثابت و متغیر دسته بندی می شوند. شکل ۱ نحوه ارتباط یک اتوماتان یادگیر با محیط نشان می دهد.

یک اتوماتان با ساختار متغیر را می توان با شش تایی  $\{B, \Phi, \alpha, P, G, T\}$  تعریف کرد که  $B$  مجموعه عملهای ورودی،  $\Phi$  مجموعه حالت های داخلی،  $\alpha$  مجموعه خروجیها،  $P$  بردار احتمالات انتخاب عملها است که در هر مرحله یکی انتخاب می شوند،  $G$  نگاشت خروجی و  $T$  الگوریتم یادگیری است [۹].

<sup>1</sup> Equivalent Capacity

<sup>2</sup> Heavy Traffic Approximation

<sup>3</sup> Stochastic Estimator Learning Algorithm



شکل ۱- اتوماتای یادگیر و محیط

واضح است که عامل مؤثر در کارایی اتوماتان یادگیر با ساختار متغیر الگوریتم یادگیری است که برای بهنگام کردن احتمالات هر یک از عملها استفاده می‌شود. الگوریتمهای یادگیری متعددی در [۹] و [۱۰] ارائه شده است. فرض کنید  $\alpha$  در زمان  $k$  مطابق توزیع  $p(k)$  انتخاب شده است. الگوریتم خطی زیر یکی از متداولترین الگوریتمهای یادگیری است:

$$p_j(k+1) = \begin{cases} p_j(k) + a[1 - p_j(k)] & j = i \\ (1-a)p_j(k) & j \neq i \end{cases} \quad (1) \quad \text{اگر پاسخ محیط مطلوب باشد:}$$

$$p_j(k+1) = \begin{cases} (1-b)p_j(k) & j = i \\ \frac{b}{r-1} + (1-b)p_j(k) & j \neq i \end{cases} \quad (2) \quad \text{اگر پاسخ محیط نامطلوب باشد:}$$

که  $a$  پارامتر پاداش و  $b$  پارامتر جریمه است ( $0 < a, b < 1$ ).  $a$  میزان پاداش (افزایش احتمال) و  $b$  میزان جریمه (کاهش احتمال) را تعیین می‌کند. در صورتی که  $b=0$  الگوریتم linear reward-inaction ( $L_{R-I}$ ) و در صورتی که  $a=b$  باشد، الگوریتم linear reward-penalty ( $L_{R-P}$ ) بدست می‌آید و اگر  $a \gg b$  باشد، الگوریتم  $L_{R-P}$  بدست می‌آید.

از اتوماتان یادگیر در کاربردهای بسیاری از جمله در مسیریابی بسته‌های داده‌ای در شبکه‌های داده‌ای [۱۱]، کنترل جریان در شبکه [۱۲] و کنترل ترافیک با شکل دادن ترافیک شبکه [۱۳]، کنترل صف [۱۴]، مهندسی شبکه‌های عصبی [۱۵]، [۱۶] و تناظر گراف [۱۷] استفاده شده است. برای مطالعه بیشتر درباره اتوماتانهای یادگیر و کاربردهای آن به [۹]، [۱۰]، [۱۸]، [۱۹]، [۲۰] و [۲۱] مراجعه نمایید.

### ۳ کنترل درخواست ورود با استفاده از اتوماتانهای یادگیر

در این قسمت نحوه کار الگوریتم توضیح داده می‌شود. اگر  $N$  منبع ترافیکی مشابه به یک سوئیچ متصل شده باشند، در صورتی که ظرفیت خط خروجی سوئیچ  $C$  باشد، باید  $C < N$  که  $C$  ظرفیت واقعی مورد نیاز برای هر اتصال است.  $C$  باید با توجه به خصوصیات منبع ترافیکی و کیفیت سرویس مورد نظر تعیین شود.

اگر محدوده یک پارامتر مشخص باشد، می‌توان مقدار آن را با اتوماتان یادگیر تخمین زد. بدین صورت که بازه بین حداقل و حداکثر مقدار ممکن برای پارامتر را به تعدادی بازه مساوی تقسیم کرده و به هر بازه یک عمل اتوماتان نسبت داده می‌شود. اتوماتان در هر بار یک عمل را با توجه به احتمال انتخاب آن انتخاب می‌کند و به محیط می‌دهد. محیط پس از اعمال کردن عمل اتوماتان، پاسخی مبنی بر مطلوب یا نامطلوب بودن عمل به اتوماتان داده و اتوماتان با استفاده از الگوریتم یادگیری بردار احتمال را بهنگام می‌کند. در شکل ۲ نحوه تعامل اتوماتان با محیط برای کنترل درخواست ورود مشاهده می‌شود.

در رابطه  $C < N$  با توجه به اینکه منابع از نوع VBR هستند،  $\rho < C < R$  خواهد بود که  $R$  حداکثر نرخ بیت و  $\rho$  میانگین نرخ بیت یک منبع ترافیکی است. برای تخمین پارامتر  $C$ ، فاصله  $[\rho, R]$  به  $2$  بازه مساوی تقسیم می‌شود. در ابتدا همه عملها دارای احتمال مساوی  $1/2$  هستند. اگر  $N$  منبع به سوئیچ متصل باشند و درخواست اتصال جدیدی وارد شود، در این صورت مقدار تخمین ظرفیت واقعی برابر  $\rho + \frac{(i-1)(R-\rho)}{r}$  خواهد شد. اگر  $C_{N+1} < C$  در رابطه  $C_{N+1} < C$  صدق کند، درخواست جدید پذیرفته می‌شود، در غیر این صورت رد می‌شود.

انتخاب معیاری مناسب برای پاسخ محیط و نیز الگوریتم یادگیری نقش اساسی در دقت تخمین خواهند داشت. نحوه پاسخ محیط به پذیرش یا رد درخواست قبلی و رخ دادن تراکم در اثر عمل قبلی بستگی دارد و به صورت زیر تعریف می‌شود:

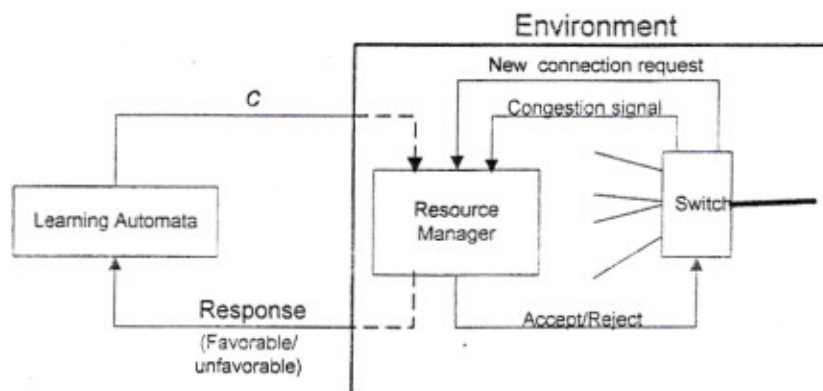
عمل  $\alpha$  مطلوب است اگر: (۱) تخمین  $C_i$  منجر به قبول درخواست شود و تراکم در سیستم رخ ندهد.

(۲) تخمین  $C_i$  منجر به رد درخواست شود و تراکم در سیستم رخ دهد.

عمل  $\alpha$  نامطلوب است اگر: (۱) تخمین  $C_i$  منجر به قبول درخواست شود و تراکم در سیستم رخ ندهد.

(۲) تخمین  $C_i$  منجر به رد درخواست شود و تراکم در سیستم رخ دهد.





شکل ۲- نحوه کنترل درخواست ورود با اتوماتان یادگیر

نکته دیگر آنکه در ابتدا درخواستها با استفاده از روش تخصیص حداکثر نرخ بیت پذیرفته می‌شوند و هنگامی که دیگر درخواستها با این روش قابل پذیرش نباشند، از الگوریتم ارائه شده استفاده می‌شود. نرخ از دست رفتن سلولها به عنوان معیار اصلی برای پاسخگویی محیط برگزیده شده است. برای آنکه پیش از بروز تراکم از وقوع احتمالی آن آگاه شد، دو آستانه بالا و پایین برای طول صف در نظر گرفته شده است. اگر طول صف از آستانه بالا بیشتر شد، فرض می‌شود که تراکم رخ داده و تا هنگامی که طول صف از آستانه پایین کمتر نشده، این فرض باقی خواهد ماند.

در این الگوریتم بر معیار حداکثر نرخ اتلاف سلول تأکید شده است، زیرا با حفظ حداکثر نرخ اتلاف سلول، می‌توان حداکثر تأخیر سلولها را با میزان کردن ظرفیت بافر یا حداکثر طول صف اعمال نمود. اگر حداکثر تأخیر سلولها  $T$  باشد، با فرض روش سرویس FCFS، ظرفیت بافر  $K=TC/L$  خواهد بود که  $C$  ظرفیت خط و  $L$  طول هر سلول است.

#### ۴ شبیه‌سازی و بررسی نتایج

برای شبیه‌سازی از شبیه‌ساز ATM که توسط موسسه NIST فراهم شده است استفاده شده است. پس از برطرف کردن خطاهای برنامه نویسی شبیه‌ساز، امکان کنترل درخواست ورود به آن اضافه شده است.

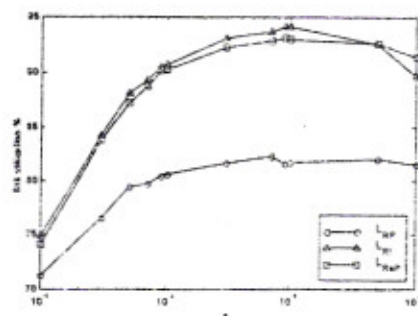
شبکه مورد استفاده شامل ۲۰۰ منبع ترافیکی انفجاری از نوع ON-OFF است که همگی به یک سوئیچ ATM متصل هستند. هر منبع دارای بازه‌های ON و OFF است که در بازه ON با حداکثر نرخ بیت  $R=10$  Mbps سلول تولید می‌کند و در بازه OFF سلولی تولید نمی‌شود. طول بازه‌های ON و OFF دارای توزیع نمایی با میانگین  $T_{on}$  و  $T_{off}$  است. میانگین زمان انفجار و میانگین ناحیه غیر فعال به ترتیب برابر  $T_{on}=0.4$  ms و  $T_{off}=1.6$  ms در نظر گرفته شده‌اند. درخواستهای اتصال به صورت فرآیند پواسون با میانگین  $\lambda=20$  (1/sec) از یک منبع ترافیکی در زمان بیکاری وارد می‌شوند. زمان اتصال هم دارای توزیع نمایی با میانگین  $h=100$  ms است. فرض می‌شود که حداکثر نرخ از دست رفتن سلولها  $10^{-4}$  است. همچنین آستانه بالای طول صف، برابر 10% و آستانه پایین صف برابر 5% طول صف فرض شده‌اند. طول زمان اجرا برابر با 7000 ms است و هر یک از اتوماتانها دارای  $r=100$  عمل هستند. به علت لگاریتمی بودن نمودارهای نرخ اتلاف سلول، عدد صفر با  $10^{-10}$  نشان داده شده است.

#### ۴-۱ استفاده از الگوریتمهای یادگیری خطی استاندارد

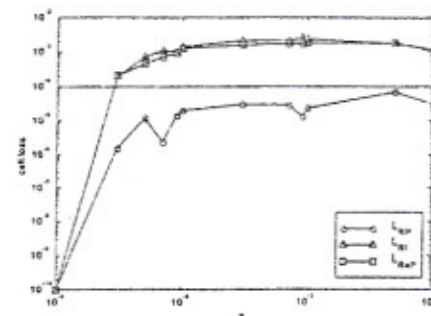
در این بخش با توجه به روش گفته شده از اتوماتانهای یادگیر  $L_{R,P}$  و  $L_{R,I}$  برای کنترل درخواست ورود استفاده می‌شود. الگوریتم یادگیری  $L_{R,P}$ : در الگوریتم یادگیری  $L_{R,P}$  پارامترهای پاداش و جریمه برابر هستند. بررسیهای انجام شده نشان می‌دهد که الگوریتم  $L_{R,P}$  در محیط ایستا، از هر نقطه اولیه، اتوماتان را به یک رفتار مصلحت‌گرا سوق می‌دهد [۹]. در آزمایش انجام شده محدوده مقادیر  $a$  و  $b$ ،  $0.0001$  تا  $0.1$  در نظر گرفته شد. نتایج شبیه‌سازی با الگوریتم  $L_{R,P}$  نشان می‌دهد که این الگوریتم برای این حالت به خوبی عمل کرده است. شکل ۳-الف نرخ اتلاف سلول را به ازای مقادیر مختلف  $a$  نشان می‌دهد. در این نمودار

<sup>1</sup> National Institute of Standards and Technology

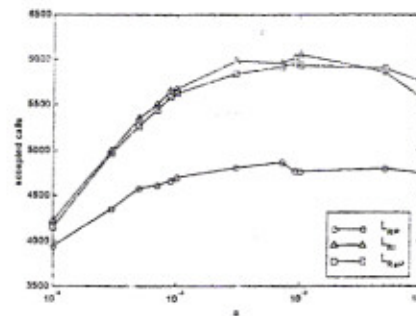
<sup>2</sup> Holding time



(ب) درصد بهره‌وری خط



(الف) نرخ اتلاف سلول



(ج) تعداد درخواستهای پذیرفته شده

شکل ۳- نتایج شبیه‌سازی کنترل درخواست ورود با استفاده از الگوریتمهای یادگیری خطی به ازای مقادیر مختلف پارامتر پاداش (a)

نرخ اتلاف سلول همواره کمتر از میزان تعیین شده  $\epsilon=10^{-2}$  است. نمودار نشان می‌دهد که با زیاد شدن مقادیر  $a$  و  $b$  به تدریج میزان اتلاف سلول افزایش می‌یابد. شکل ۳-ج تعداد درخواستهای پذیرفته شده را به ازای مقادیر مختلف  $a$  و  $b$  نشان می‌دهد. در این نمودار با افزایش مقادیر  $a$  و  $b$  تعداد درخواستهای پذیرفته شده افزایش یافته تا به ازای  $a=b=0.007$  تعداد اتصالها تقریباً ثابت می‌ماند.

الگوریتم یادگیری  $L_{R-I}$  در این الگوریتم تنها پاداش داده می‌شود و پارامتر جریمه صفر است. تحقیقات انجام شده نشان می‌دهد که در یک محیط ایستا الگوریتم یادگیری  $L_{R-I}$  باعث نزدیک به بهینه شدن رفتار اتوماتان می‌شود [۹]. نتایج شبیه‌سازی با الگوریتم  $L_{R-I}$  نشان می‌دهد که این الگوریتم برای این حالت به خرابی عمل نکرده است. نرخ اتلاف سلول بیش از حد تعیین شده است. البته به ازای  $a=0.0001$  نرخ اتلاف سلول صفر شده است ولی در عوض میزان بهره‌وری خط ۷۵٪ شده است. در حالیکه با توجه به نتایج الگوریتمهای دیگر از جمله  $L_{R-II}$ ، با حداکثر اتلاف سلول ۰/۰۰۰۱ بهره‌وری ۸۱٪ قابل دسترسی است. از آنجا که محیط غیر ایستا بوده و اجته‌الهای جریمه هر از چندگاهی تغییر می‌کنند، الگوریتم  $L_{R-I}$  مناسب به نظر نمی‌رسد. زیرا الگوریتم  $L_{R-I}$  توزیع احتمالات را به یک عمل سوق می‌دهد. به عنوان مثال در ابتدای شبیه‌سازی عمل  $\alpha_0$  مطلوب است، ولی پس از بروز تراکم به یک عمل نامطلوب بدل می‌شود. اگر در این الگوریتم، اتوماتان به یک عمل همگرا شد و احتمال انتخاب آن عمل یک شد، دیگر تا به انتها الگوریتم در آن عمل گیر کرده و عمل دیگری انتخاب نمی‌شود، هر چند آن عمل پس از مدتی نامطلوب شود.

الگوریتم یادگیری  $L_{R-EP}$  در الگوریتم یادگیری  $L_{R-EP}$  پارامتر پاداش چندین برابر از پارامتر جریمه بزرگتر است. این الگوریتم یک الگوریتم نزدیک به بهینه است [۱۵]. در اینجا پارامتر جریمه برابر  $b=a/10$  در نظر گرفته شده است. در شکل ۳-الف نرخ اتلاف سلول بر حسب پارامتر پاداش در مقایسه با دیگر الگوریتمهای یادگیری نشان داده شده است. در این نمودار به ازای تمام مقادیر به جز  $a=0.0001$  الگوریتم نتوانسته است حداکثر نرخ اتلاف سلول را حفظ نماید. به ازای مقادیر کم  $a$  تعداد اتصالهای پذیرفته شده و در نتیجه نرخ اتلاف سلول، کمتر است، تا آنجا که به ازای  $a=0.0001$  نرخ اتلاف سلول به صفر می‌رسد. در مقابل میزان بهره‌وری خط در این نقطه برابر به ۷۴٪ می‌رسد. رفتار این الگوریتم در کنترل تراکم بسیار مشابه الگوریتم  $L_{R-II}$  است. به طور کلی الگوریتمهای یادگیری  $L_{R-II}$  و  $L_{R-EP}$  به خوبی عمل نکرده‌اند. این به علت غیر ایستا بودن محیط و تغییر شرایط شبکه است. در حالی که الگوریتم یادگیری  $L_{R-EP}$  نتوانسته است به ازای تمامی مقادیر پارامتر پاداش کیفیت سرویس را حفظ نماید.

با توجه به بررسیهای انجام شده در مورد تخمین پارامتر توسط اتوماتان به نظر می‌رسد بتوان نحوه تخمین اتوماتان را بهبود بخشید. به ویژه در مواردی که می‌توان از پاسخ محیط اطلاعات بیشتری بدست آورد. به همین منظور سعی شد الگوریتم یادگیری دیگری برای اتوماتان ارائه شود که با استفاده از اطلاعات قبلی درباره محیط، در هر بار تعداد بیشتری عمل را پاداش یا جریمه دهد. برای بهنگام کردن مقادیر بردار احتمال از الگوریتمی مشابه الگوریتم یادگیری LRP استفاده می‌شود. با این تفاوت که در این الگوریتم جریمه به چند عمل تعلق می‌گیرد، ولی پاداش تنها به یک عمل داده می‌شود. هنگامی که یک درخواست جدید پذیرفته می‌شود ولی این درخواست منجر به بروز تراکم می‌شود، مشخص می‌شود که مقدار تخمین  $c_i$  کمتر از حد واقعی بوده که  $c_i N < C$  شده است. از آنجا که  $c_1 < c_2 < \dots < c_i < c^*$  خواهیم داشت:  $c_1 < c_2 < \dots < c_i < c^*$  که  $c^*$  مقدار بهینه  $C$  است. بنابراین هیچ یک از مقادیر  $c_1, c_2, \dots, c_i$  مطلوب نخواهند بود و باید به همه آنها جریمه تعلق بگیرد. به طریق مشابه هنگامی که یک درخواست جدید رد می‌شود ولی تراکمی در شبکه رخ نمی‌دهد، مشخص می‌شود که مقدار تخمین  $c_i$  بیش از حد واقعی بوده و باید جریمه شود. مقادیر  $c_1, c_2, \dots, c_i$  هم که بزرگتر از  $c_i$  هستند، مستوجب جریمه خواهند بود. به عبارتی دیگر الگوریتم یادگیری به صورت زیر خواهد بود:

اگر  $c_i$  مطلوب باشد:

$$p_j(k+1) = \begin{cases} p_j(k) + a[1 - p_j(k)] & j = i \\ (1-a)p_j(k) & j \neq i \end{cases} \quad (3)$$

اگر  $c_i$  نامطلوب باشد و درخواست قبلی پذیرفته شده باشد:

$$p_j(k+1) = \begin{cases} (1-b)p_j(k) & j \leq i \\ \frac{b}{r-i} + (1-b)p_j(k) & j > i \end{cases} \quad (4)$$

اگر  $c_i$  نامطلوب باشد و درخواست قبلی رد شده باشد:

$$p_j(k+1) = \begin{cases} (1-b)p_j(k) & j \geq i \\ \frac{b}{i-1} + (1-b)p_j(k) & j < i \end{cases} \quad (5)$$

که  $a$  و  $b$  پارامترهای پاداش و جریمه هستند.

اگر انتخاب اتوماتان منجر به قبول درخواست می‌گردد، در صورت وجود تراکم در شبکه، انتخاب به عنوان یک عمل نامطلوب به اتوماتان پس داده می‌شود. یعنی در واقع پذیرش درخواست به سوئیچ ابلاغ نمی‌شود. این مرحله تا انتخاب عملی که منجر به رد درخواست شود، تکرار می‌شود. این تغییر باعث تصحیح تصمیمهای اتوماتان می‌شود، بدون آنکه این تصمیمهای اشتباه در محیط اعمال گردند.

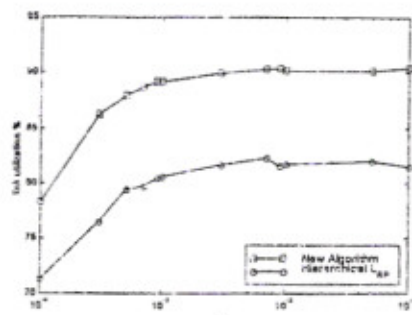
شکل ۴ نتایج شبیه‌سازی کنترل درخواست ورود با الگوریتم جدید را نشان می‌دهد. نمودار ۵-الف نرخ اتلاف سلول را برای مقادیر مختلف  $a$  نشان می‌دهد. به ازای  $a=0.0001$  کمترین نرخ اتلاف سلول برابر با  $4/1 \times 10^{-5}$  است. در این نقطه تعداد ۴۵۱۷ درخواست پذیرفته شده است که میزان بهره‌وری خط به ۷۸/۳۲٪ رسیده است. با افزایش پارامتر  $a$  تعداد درخواستهای پذیرفته شده افزایش یافته و در نتیجه نرخ اتلاف سلول و میزان بهره‌وری خط هم افزایش می‌یابد. یعنی در دیگر نقاط نرخ اتلاف سلول از آستانه تعیین شده فراتر رفته است.

این الگوریتم درواقع حالت خاصی از اتوماتانهای یادگیر سلسله‌مراتبی است. در بخش بعد به بررسی کنترل درخواست ورود با استفاده از اتوماتان یادگیر سلسله‌مراتبی می‌پردازیم.

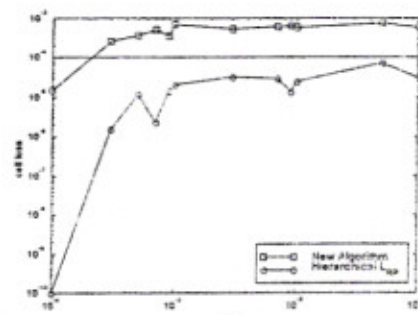
### ۳-۴ اتوماتان یادگیر سلسله‌مراتبی

یکی از پارامترهای مهم در کارایی تخمین اتوماتان، انتخاب تعداد مقادیر ممکن برای پارامتر و نیز محدوده‌ای که مقادیر در نظر گرفته شده در آن قرار دارند، است. برای بالا بردن دقت تخمین پارامتر نیاز به افزایش تعداد عملهای اتوماتان است که این کار می‌تواند باعث کاهش چشمگیر در همگرایی اتوماتان شود. یکی از روشهایی که برای حل مشکل فوق پیشنهاد شده است، استفاده از ساختارهای سلسله‌مراتبی یا ساختار درختی است [۹]. در ریشه این درخت یک اتوماتان وجود دارد که هر عمل آن متناظر با یک زیر

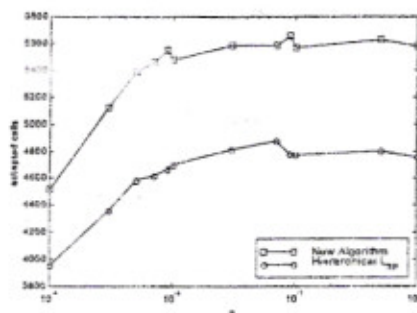




(ب) درصد بهره‌وری خط



(الف) نرخ اتلاف سلول



(ج) تعداد درخواستهای پذیرفته شده

شکل ۴- نتایج شبیه‌سازی با اتوماتان ارائه شده و سلسله مراتبی بر حسب پارامتر پاداش ( $a=b$ ).

درخت است. برگهای درخت متناظر با عملهای نهایی انتخاب شده توسط اتوماتان هستند که به محیط داده می‌شود. برای انتخاب یک عمل نخست در ریشه یک عمل با توجه به بردار احتمال عملها انتخاب می‌شود. سپس در زیر درخت متناظر با این عمل این کار تکرار می‌شود. این کار تکرار شده تا یکی از برگهای درخت انتخاب می‌شود. پاداش یا جریمه دادن هم از ریشه به سمت پایین در هر سطح با توجه به عمل انتخاب شده در آن سطح انجام می‌شود.

برای تخمین پهنای باند معادل می‌توان از یک اتوماتان یادگیر سلسله‌مراتبی استفاده کرد. در اینجا از یک درخت دو سطحی که هر گره آن یک اتوماتان  $L_{RP}$  با ۱۰ عمل است، استفاده شده است. نسبت جریمه یا پاداش دادن به گره پدر و فرزند یکسان است. برای شبیه‌سازی محدوده  $0.0001$  تا  $0.1$  برای  $a$  و نیز  $b$  انتخاب شد. شکل ۴ نتایج شبیه‌سازی بر حسب  $a$  را نشان می‌دهد. این روش به خوبی توانسته است حتی به ازای تمام مقادیر  $a$  نرخ اتلاف سلول را کمتر از حد تعیین شده نگاه دارد.

## ۵ خلاصه و نتیجه‌گیری

در این مقاله کنترل درخواست ورود با استفاده از اتوماتانهای یادگیر با ساختار متغیر بررسی شد. در این روش از اتوماتانهای یادگیر برای تخمین ظرفیت واقعی مورد نیاز برای منابع مشابه متصل به سوئیچ ATM استفاده شد. با استفاده از این تخمین برای پذیرش یا رد درخواستها تصمیم‌گیری می‌شود. اتوماتان یادگیر با استفاده از پاسخهای محیط به انتخابهای گذشته مبتنی بر مطلوب یا نامطلوب بودن آنها، تصمیم‌گیریهای بعدی را تصحیح می‌کند. محیط با توجه به قبول یا رد درخواست قبلی و با توجه به آخرین نمونه‌برداری از نرخ از دست رفتن سلول و طول صف به اتوماتان پاسخ می‌دهد. شبیه‌سازیها نشان دادند که الگوریتمهای با رفتار نزدیک به بهینه مانند  $L_{RP}$  و  $L_{RP}$  برای کنترل درخواست ورود مناسب نیستند، زیرا محیط غیر ایستا بوده و عمل بهینه تغییر می‌کند. طبیعی است که در سوئیچ‌های سریع، عملیات CAC باید سریع انجام گردد و از این رو حتی الامکان ساختار CAC باید ساده باشد. CAC در حقیقت یک عملیات نرم افزاری است که در داخل سوئیچ ATM قرار گرفته و موظف به تصمیم‌گیری در مورد پذیرش یا رد درخواست ارتباط ورودی می‌باشد. الگوریتمهای مبتنی بر اتوماتان یادگیر می‌توانند تصمیم‌گیری را سریع انجام دهند. در جدول ۱ بهترین نتیجه هر الگوریتم مشاهده می‌شود. بهترین نتیجه هر الگوریتم آن است که با حفظ حداکثر نرخ اتلاف سلول (یا حداقل نرخ اتلاف سلول) بیشترین نرخ بهره‌وری حاصل شده باشد. اتوماتان یادگیر سلسله‌مراتبی و اتوماتان  $L_{RP}$  بهترین نتیجه را در میان اتوماتانهای بررسی شده داشته‌اند.

جدول ۱- خلاصه نتایج شبیه‌سازی کنترل درخواست ورود با استفاده از تخمین پهنای باند معادل

نوع اتوماتان	پارامتر	تعداد درخواستهای پذیرفته شده	بهره‌وری خط (%)	اتلاف سلول
$L_{R-1}$	$a=0.003$	۴۹۹۳	۸۴/۲۴	$2 \times 10^{-7}$
$L_{R-EP}$	$a=0.003, b=a/10$	۴۹۷۳	۸۳/۹	$2 \times 10^{-7}$
$L_{R-P}$	$a=b=0.009$	۴۷۷۸	۸۱/۶۲	$1/3 \times 10^{-5}$
الگوریتم ارائه شده	$a=b=0.001$	۴۵۱۷	۷۸/۳۲	$1/4 \times 10^{-5}$
سلسله‌مراتبی با $L_{R-P}$	$a=b=0.009$	۴۸۱۳	۸۱/۸۲	$1/8 \times 10^{-5}$

مراجع

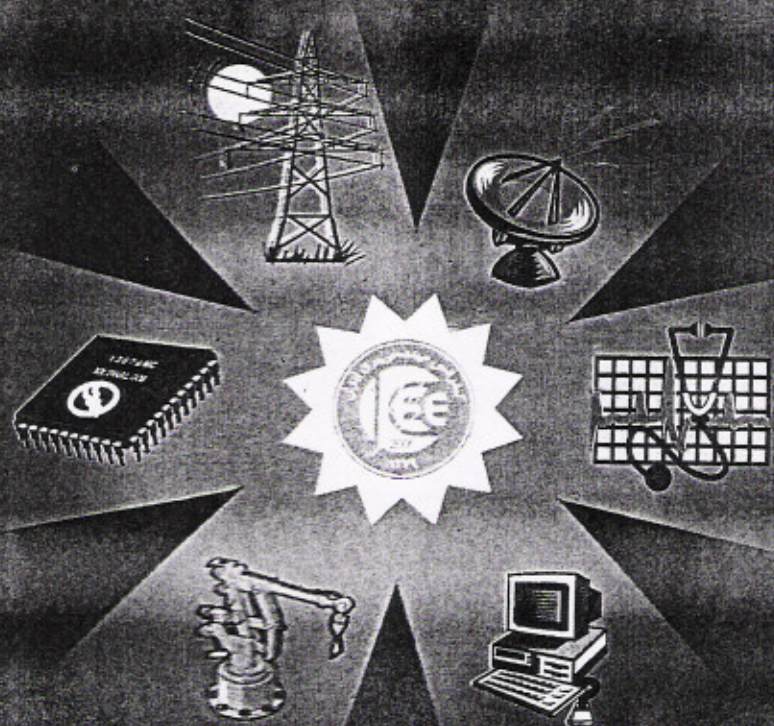
- [1]. ITU-T, "Broadband Aspects of ISDN ITU-T Recommendation I.121", 1991.
- [2]. H. G. Perros, K. M. Elsayed, "Call Admission Control Schemes: A Review", IEEE Commun. Magazine, Nov. 1996, pp. 82-91.
- [3]. R. Guerin, H. Ahmadi, M. Naghshineh, "Equivalent Capacity and Its Application to Bandwidth Allocation in High-Speed Networks", IEEE JSAC, Vol. 9, 1991, pp. 968-81.
- [4]. K. Sohraby, "On the Asymptotic Behavior of Heterogeneous Statistical Multiplexer With Applications", Proc. INFOCOM'92, pp. 839-47.
- [5]. A. Hiramatsu, "ATM Communication Network Control by Neural Networks", IEEE Trans on Neural Networks, Vol. 1, No. 1, March 1990.
- [6]. Chang-Ju Chang, Ray-Guang Cheng, "Traffic Control in an ATM Network Using Fuzzy Set Theory", Proceedings IEEE INFOCOM, Vol. 3, 1994.
- [7]. A. V. Vasilakos, N. H. Loukas and A. F. Atlasis, "The Use of Learning Algorithms in ATM Networks Call Admission Control Problem: A Methodology", Proc. IEEE Local Computer Networks, 1995, pp. 407-412.
- [8]. A. T. Burrell, P. Papantoni-Kazakos, "Real Time Learning and Traffic Monitoring for the Traffic Management of ATM Networks", International Conference on Telecommunications, Jun. 1998, Vol. 2, pp. 21-25.
- [9]. P. Mars, J. R. Chen, R. Nambiar, "Learning Algorithms, Theory and Applications in Signal Processing, Control and Communications", CRC Press, 1996.
- [10]. K. S. Narendra and M. A. L. Thathachar, "Learning Automata: An Introduction", Prentice-Hall, Englewood cliffs, 1989.
- [11]. A. V. Vasilakos, S. A. Koubias, "On Routing and Performance Comparison of Techniques for Packet-Switched Networks Using Learning Automata", IEEE Int. Symposium on Circuits and Systems 1988, pp. 109-113.
- [12]. P. Mars, K. S. Narendra, "Routing, Flow Control and Learning Algorithms", In Proc. 1st IEE Int. Conf. on Communication Networks, 1987.
- [13]. A. V. Vasilakos and A. F. Atlasis, "LB-SELA: Rate based Access Control for ATM Networks", In Proc. IEEE INFOCOM'94, 1994, pp. 1552-1559.
- [14]. M. R. Meybodi and S. Lakshmivarhan, "A Learning Approach to Assignment in a Two class M/M/1 Queuing System with Unknown Parameters", Proc. of Third Yale Workshop on Applications of Adaptive Systems Theory, Yale University, pp. 106-109, 1983.
- [15]. M. R. Meybodi and H. Beigy, "Neural Network Engineering Using Learning Automata: Determination of Desired Size for Three Layer Feed-forward Neural Networks", Proc of 5th Annual Int. Computer Society of Iran Computer Conf. CSICC'2000, Tehran, Iran, (to appear).
- [16]. P. Bahir and M. R. Meybodi, "A Method for Adaptation of Vigilance Factor and Choice Parameter in Fuzzy ART Systems", Proc. of 7th Iranian Conf. on Electrical Engineering, ICEE'99, Tehran, Iran, Vol. 3, pp. 12-27.
- [17]. H. Beigy and M. R. Meybodi, "Graph Isomorphism Using Learning Automata", Proc of 5th Annual Int. Computer Society of Iran Computer Conf. CSICC'2000, Tehran, Iran, (to appear).
- [18]. K. S. Narendra and M. A. L. Thathachar, "Learning Automata: An Introduction", Prentice-Hall, Englewood cliffs, 1989.
- [19]. M. R. Meybodi and S. Lakshmivarhan, "Optimality of a General Class of Learning Algorithms", Information Science, Vol. 28, pp. 1-20, 1982.
- [20]. M. R. Meybodi, "Results on Strongly Absolutely Expedient Learning Automata", Proc. of OU Inference Conf. 86, ed. D. R. Moates and R. Butrick, Athens, Ohio: Ohio Univ. Press, pp. 197-204, 1984.
- [21]. S. Lakshmivarhan, "Learning Algorithms: Theory and Applications", New York, Springer-Verlag, 1991.



مستثنی

# کنفرانس مهندسی برق ایران

۲۸ تا ۳۰ اردیبهشت ۱۳۷۹ - دانشکده برق و کامپیوتر - دانشگاه صنعتی اصفهان



مجموعه مقالات

مفدا

جلد

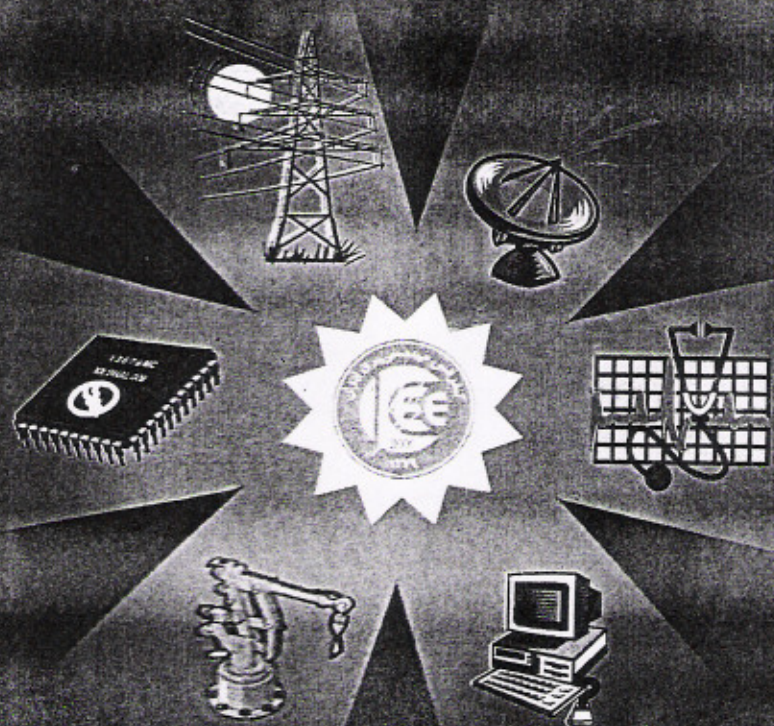
## ICEE 2000



مستثنی

# کنفرانس مهندسی برق ایران

۲۸ تا ۳۰ اردیبهشت ۱۳۷۹ - دانشکده برق و کامپیوتر - دانشگاه صنعتی اصفهان



مجموعه مقالات

مفدا

جلد

## ICEE 2000