

ଭାବିତୁ କଥା କଥା କଥା

ଗଣନା ହେଉଥିଲା କେବଳ ସମ୍ପଦ କଥା ଏବଂ କଥା ଏବଂ
କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା
କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା କଥା

{szamani, mehdipur, meyboodi} @ce.akau.ac.in

କୃତି କଥା କଥା କଥା କଥା କଥା କଥା କଥା

VLSI କଥା କଥା କଥା

ମହାବିଶ୍ୱାସ କଥା

କଥା କଥା

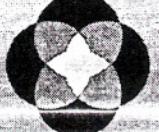
କଥା କଥା

କଥା କଥା କଥା କଥା କଥା କଥା

କଥା କଥା କଥା କଥା କଥା କଥା କଥା

ICME2003

1997-98 ପାଠ୍ୟ କଥା

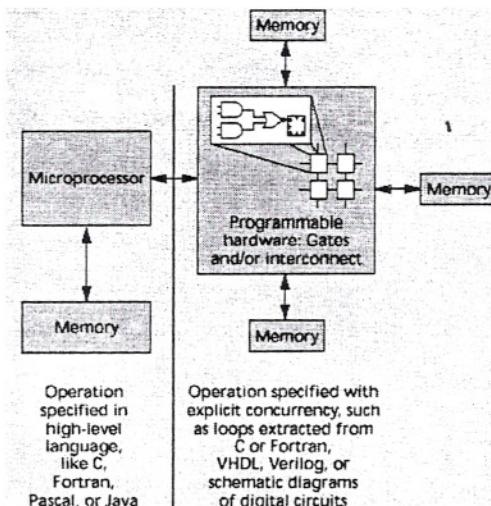


କଥା କଥା କଥା କଥା

କଥା କଥା କଥା କଥା

۱- مقدمه: سیستم‌هایی که از اجزاء منطقی با قابلیت برنامه‌ریزی مجدد (مانند FPGA) برای پیاده‌سازی واحدهای محاسباتی و مجموعه دستورالعمل‌های خاص در جهت بهبود کارآیی یک کاربرد خاص بهره می‌گیرند، سیستم‌های محاسبات قابل پیکربندی نامیده می‌شوند. این سیستم‌ها می‌توانند پیکربندی مجدد شده و بر اساس ملزومات الگوریتم، وابستگی داده‌ها و باملات موجود با اجزاء خارجی، از همان اجزای سخت‌افزاری برای یک پیاده‌سازی یک طرح دیگر استفاده کنند [۲][۳].

قابلیت پیکربندی مجدد سخت‌افزار زمانی که در حال کار می‌باشد، امکان پیاده‌سازی سیستم‌های سخت‌افزار پویای قابل پیکربندی را فراهم می‌کند. سیستم‌هایی که دارای قابلیت بازپیکربندی هستند عموماً شامل یک پردازنده و یک FPGA به ران کمک‌پردازنده می‌باشند که اغلب با نام RFU^۱ نامیده می‌شوند. مدل کلی این سیستم‌ها در شکل ۱ آمده است. RFU را توان در زمان اجرای برنامه بر روی پردازنده برای انجام سریع برخی محاسبات برنامه‌ریزی کرد. در زمان اجرا بخشی از کد حال اجرا بر روی RFU نگاشت می‌شود. اگر در همین زمان نیاز به پیکربندی مجدد و انتقال بخش دیگری از برنامه به RF باشد و برای این انتقال محلی وجود نداشته باشد، بایستی بخش از RFU را برای بارگذاری بخش جدیدتر خالی کرد. مدیریت این عملیات نیاز به ابزارهای طراحی فیزیکی قدرتمندی می‌باشد. مدیریت RFU می‌تواند بصورت Offline و Online انجام شود. در حالت Offline جریان برنامه از قبل مشخص است. بنابراین بهینه‌سازی RFU‌ها و زمانبندی آنها را نمایند از قبل صورت گیرد. در نسخه Online، تصمیم‌گیری در رابطه با اینکه کدامیک از عملیات بایستی پیکربندی شود را معلوم نیست. و چون جریان برگامه نامشخص است (مانند سیستم‌های Multithreading)، پیکربندی RFU بصورت On the fly انجام می‌گیرد [۳][۲].



شکل ۱: اجزای سیستم محاسبات قابل باز پیکربندی

عن مقاوله به ارائه نتایج حاصل از پیاده‌سازی سخت‌افزاری اتوماتای یادگیر سلولی بر روی یک افزاره قابل باز پیکربندی همچنین از اتوماتای یادگیر سلولی سخت‌افزاری برای رفع نویز در تصاویر سیاه و سفید استفاده کرده و مقایسه‌ای ج حاصل از پیاده‌سازی نرم‌افزاری و سخت‌افزاری را ارائه خواهیم داد. اتوماتای یادگیر سلولی ترکیبی از اتوماتی سلولی ای یادگیر است که اخیراً ارائه شده است و برای مدل‌سازی سیستم‌هایی با اجزا ساده و رفتار پیچیده قابل استفاده است. سلولی^۲ در اوآخر دهه ۱۹۴۰ به عنوان مدلی برای بررسی رفتار سیستم‌های پیچیده پیشنهاد شد. یک اتوماتای سلولی

^۱- Reconfigurable Functional Unit
^۲- Cellular Automata

مشکل از یک شبکه منظم از سلول‌ها است که هر سلول می‌تواند چند مقدار مختلف داشته باشد. اتماتای یادگیر^۱ نیز در اوایل دهه ۱۹۶۰ مطرح شد. یک اتماتای یادگیر در محیطی تصادفی عمل نموده و قادر است بر اساس ورودیهای دریافت شده از محیط، احتمال انجام عملیات خود را بروز در آورد تا بدین طریق کارآئی خود را بهبود بخشد. هر اتماتای یادگیر بر اساس یک الگوریتم یادگیری عمل نموده و در طی زمان یاد می‌گیرد که چگونه از طریق فعل و انفعال با محیط، بهترین عمل را انتخاب نماید. مدل اتماتای یادگیر سلولی^۲ (CLA) ترکیبی از دو مدل فوق است که در آن هر سلول در اتماتای سلولی مجهز به یک اتماتای یادگیر است که تعیین کننده وضعیت سلول است. اتماتای سلولی یادگیر دارای کاربردهای متعددی از جمله مدلسازی شبکه‌های تجارت و پردازش تصاویر می‌باشد.

در بخش‌های ۲،۲ و ۴ به ترتیب به معرفی اتماتای سلولی اتماتای سلولی یادگیر و اتماتای یادگیر سلولی خواهیم پرداخت. در بخش ۵ نیز نحوه پیاده‌سازی CLA بر روی سیستم قابل بازپیکربندی را ارائه داده و سپس در بخش ۶ رفع نویز در تصاویر را مورد بررسی قرار می‌دهیم. در بخش آخر گزارش به ارائه نتایج حاصل از پیاده‌سازی‌های انجام شده می‌پردازیم.

۲- اتماتای سلولی

اتماتای سلولی یک مدل ریاضی برای سیستم‌هایی است که در آنها چندین مؤلفه ساده برای تولید الگوهای پیچیده‌تر با هم همکاری می‌کنند. در اتماتای سلولی یک مجموعه منظم از سلول‌ها وجود دارد که هر کدام می‌توانند با چند مقدار متفاوت مقداردهی شوند. این سلول‌ها بطور همگام و در زمانهای گستره بر طبق یک قانون محلی^۳ به هنگام رسانی می‌شوند. در تعیین مقدار جدید برای هر سلول، مقادیر سلول‌های همسایه نیز تأثیرگذار است. شبکه مربوط به سلول‌ها می‌تواند بصورت یک بعدی، دو بعدی و غیره باشد. با توجه به تعداد مقادیری که سلول‌ها می‌توانند اختیار کنند، اتماتای سلولی به دو نوع دودویی و چند مقداره تقسیم می‌شود. شکل همسایگی در اتماتای سلولی نیز ممکن است پریودیک و یا غیرپریودیک باشد. انتخاب قوانین مختلف برای بهنگام‌رسانی، انواع متفاوتی از اتماتای سلولی را بوجود می‌آورد. این قانون ممکن است بصورت قطعی و یا احتمالاتی باشد. قانون مورد استفاده در اتماتای سلولی را می‌توان به شکل‌های مختلفی نمایش داد. یک شیوه معمول برای نمایش قوانین استفاده از یک شماره برای هر قانون است. در این روش، شماره قانون برابر با معادل دهدی مقدار جدید سلول مرکزی به ازای تمامی ترکیبات مختلف سلول‌های همسایه است. به عنوان مثال در اتماتای سلولی یک بعدی، شماره قانون ۵۴ بصورت "۰۱۰۱۰۰" بیان شده و مطابق با شکل ۲ باعث بروزرسانی مقادیر هر سلول مرکزی $a_i(t)$ نسبت به دو سلول همسایه خود یعنی $a_{i+1}(t)$ و $a_{i-1}(t)$ می‌شود. شکل کلی این قوانین که قوانین عمومی^۴ نامیده می‌شوند، بصورت زیر است:

$$a_i(t+1) = \Phi[a_{i-1}(t), a_i(t), a_{i+1}(t)] \quad (1)$$

$(a_{i-1}(t), a_i(t), a_{i+1}(t))$	(۱,۱,۱)	(۱,۱,۰)	(۱,۰,۰)	(۱,۰,۱)	(۰,۱,۱)	(۰,۱,۰)	(۰,۰,۱)	(۰,۰,۰)
$a_i(t+1)$	۰	۰	۱	۱	۰	۱	۱	۰

شکل ۲: نحوه اعمال قانون در اتماتای سلولی

^۱- Learning Automata
^۲- Cellular Learning Automata
^۳- Local Rule
^۴- General

مشکل از یک شبکه منظم از سلول‌ها است که هر سلول می‌تواند چند مقدار مختلف داشته باشد. اتوماتای یادگیر^۱ نیز در اوایل دهه ۱۹۶۰ مطرح شد. یک اتوماتای یادگیر در محیطی تصادفی عمل نموده و قادر است بر اساس ورودیهای دریافت شده از محیط، احتمال انجام عملیات خود را بروز در آورد تا بدین طریق کارآبی خود را بهبود بخشد. هر اتوماتای یادگیر بر اساس یک الگوریتم یادگیری عمل نموده و در طی زمان یاد می‌گیرد که چگونه از طریق فعل و انفعال با محیط، بهترین عمل را انتخاب نماید. مدل اتوماتای یادگیر سلولی^۲ (CLA) ترکیبی از دو مدل فوق است که در آن هر سلول در اتوماتای سلولی مجهز به یک اتوماتای یادگیر است که تعیین کننده وضعیت سلول است. اتوماتای سلولی یادگیر دارای کاربردهای متعددی از جمله مدلسازی شبکه‌های تجارت و پردازش تصاویر می‌باشد.

در بخش‌های ۳، ۴ و ۵ به ترتیب به معرفی اتوماتای سلولی اتوماتای یادگیر و اتوماتای یادگیر سلولی خواهیم پرداخت. در بخش ۶ نحوه پیاده‌سازی CLA بر روی سیستم قابل بازپیکربندی را ارائه داده و سپس در بخش ۷ رفع نویز در تصاویر را مورد بررسی قرار می‌دهیم. در بخش آخر گزارش به ارائه نتایج حاصل از پیاده‌سازی‌های انجام شده می‌پردازیم.

۲- اتوماتای سلولی

اتوماتای سلولی یک مدل ریاضی برای سیستم‌هایی است که در آنها چندین مؤلفه ساده برای تولید الگوهای پیچیده‌تر با هم همکاری می‌کنند. در اتوماتای سلولی یک مجموعه منظم از سلول‌ها وجود دارد که هر کدام می‌توانند با چند مقدار متفاوت مقداردهی شوند. این سلول‌ها بطور همگام و در زمانهای گستره بر طبق یک قانون محلی^۳ به هنگام رسانی می‌شوند. در تعیین مقدار جدید برای هر سلول، مقادیر سلول‌های همسایه نیز تأثیرگذار است. شبکه مربوط به سلول‌ها می‌تواند بصورت یک بعدی، دو بعدی و غیره باشد. با توجه به تعداد مقادیری که سلول‌ها می‌توانند اختیار کنند، اتوماتای سلولی به دو نوع دودویی و چند مقداره تقسیم می‌شود. شکل همسایگی در اتوماتای سلولی نیز ممکن است پریودیک و یا غیرپریودیک باشد. انتخاب قوانین مختلف برای بهنگام‌رسانی، انواع متفاوتی از اتوماتای سلولی را بوجود می‌آورد. این قانون ممکن است بصورت قطعی و یا احتمالاتی باشد. قانون مورد استفاده در اتوماتای سلولی را می‌توان به شکل‌های مختلفی نمایش داد. یک شیوه معمول برای نمایش قوانین استفاده از یک شماره برای هر قانون است. در این روش، شماره قانون برابر با معادل دهدۀ مقدار جدید سلول مرکزی به ازای تمامی ترکیبات مختلف سلول‌های همسایه است. به عنوان مثال در اتوماتای سلولی یک بعدی، شماره قانون ۵۴ بصورت "۱۱۰۱۱۰" بیان شده و مطابق با شکل ۲ باعث بروزرسانی مقادیر هر سلول مرکزی $a_i(t)$ نسبت به دو سلول^۴ همسایه خود یعنی $a_{i+1}(t)$ و $a_{i-1}(t)$ می‌شود. شکل کلی این قوانین که قوانین عمومی^۵ نامیده می‌شوند، بصورت زیر است:

$$a_i(t+1) = \Phi[a_{i-1}(t), a_i(t), a_{i+1}(t)] \quad \text{رابطه (1)}$$

$(a_{i-1}(t), a_i(t), a_{i+1}(t))$	(۱,۱,۱)	(۱,۱,۰)	(۱,۰,۱)	(۱,۰,۰)	(۰,۱,۱)	(۰,۱,۰)	(۰,۰,۱)	(۰,۰,۰)
$a_i(t+1)$	۰	۰	۱	۱	۰	۱	۱	۰

شکل ۲: نحوه اعمال قانون در اتوماتای سلولی

^۱- Learning Automata

^۲- Cellular Learning Automata

^۳- Local Rule

^۴- General

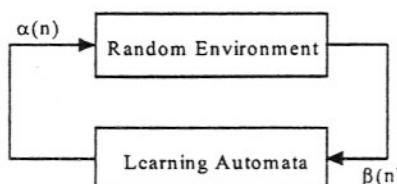
۳- اوتوماتی یادگیر

اتوماتای یادگیر یک مدل انتزاعی است که تعداد محدودی عمل را می‌تواند انجام دهد. هر عمل انتخاب شده توسط محیطی احتمالی ارزیابی شده و پاسخی به اوتوماتای یادگیر داده می‌شود. اوتوماتای یادگیر از این پاسخ استفاده نموده و عمل خود را برای مرحله بعد انتخاب می‌کند. شکل ۳ ارتباط بین اوتوماتای یادگیر و محیط را نشان می‌دهد.

محیط^۱: محیط را می‌توان توسط سه تابی $E = \{\alpha, \beta, c\}$ نشان داد که در آن $\alpha = \{\alpha_1, \alpha_2, \dots, \alpha_r\}$ مجموعه ورودیها،

$\beta = \{\beta_1, \beta_2, \dots, \beta_m\}$ مجموعه خروجیها و $c = \{c_1, c_2, \dots, c_r\}$ مجموعه احتمالهای جریمه می‌باشد. هر گاه β مجموعه دو عضوی باشد، محیط از نوع P می‌باشد. در چنین محیطی $\beta_1 = 1$ به عنوان جریمه و $\beta_2 = 0$ به عنوان پاداش در نظر گرفته می‌شود. در محیط از نوع Q ، $\beta(n)$ می‌تواند به طور گسته یک مقدار از مقادیر محدود در فاصله $[0, 1]$ و در محیط از نوع S ، $\beta(n)$ متغیر تصادفی در فاصله $[0, 1]$ است.

c_i احتمال اینکه عمل α_i نتیجه نامطلوب^۲ داشته باشد می‌باشد. در محیط ایستا^۳ مقادیر c_i بدون تغییر می‌مانند، حال آنکه در محیط غیر ایستا^۴ این مقادیر در طی زمان تغییر می‌کنند. اوتوماتای یادگیر به دو گروه با ساختار ثابت و با ساختار متغیر تقسیم می‌گردند. در ادامه به شرح مختصری از اوتوماتای یادگیر با ساختار متغیر که در این مقاله استفاده شده است می‌پردازیم



شکل ۳: ارتباط بین اوتوماتای یادگیر و محیط

اتوماتای یادگیر با ساختار متغیر^۵: اوتوماتای یادگیر با ساختار متغیر توسط ۴ تابی $\{\alpha, \beta, p, T\}$ نشان داده می‌شود که در نن $\alpha = \{\alpha_1, \alpha_2, \dots, \alpha_r\}$ مجموعه عمل های اوتوماتا، $\beta = \{\beta_1, \beta_2, \dots, \beta_m\}$ مجموعه ورودیهای اوتوماتا، $p = \{p_1, p_2, \dots, p_r\}$ بردار احتمال انتخاب هر یک از عملها و $T[\alpha(n), \beta(n), p(n)] = p(n+1)$ الگوریتم یادگیری می‌باشد. در این نوع از اوتوماتاها، اگر عمل α_i در مرحله n ام انتخاب شود و پاسخ مطلوب از محیط دریافت نماید، احتمال $p_i(n)$ افزایش یافته و سایر احتمالها کاهش می‌یابند. و برای پاسخ نامطلوب احتمال $p_i(n)$ کاهش یافته و سایر احتمالها افزایش می‌یابند. در هر حال، تغییرات به گونه‌ای صورت می‌گیرد تا حاصل جمع $p_i(n)$ ها همواره ثابت و مساوی یک باقی بماند. الگوریتم زیر یک نمونه از الگوریتمهای یادگیری خطی در اوتوماتای با ساختار ثابت است.

الف- پاسخ مطلوب

$$\text{رابطه (۲)}$$

$$p_i(n+1) = p_i(n) + a[1 - p_i(n)]$$

$$p_j(n+1) = (1-a)p_j(n) \quad \forall j \quad j \neq i$$

$$\text{رابطه (۳)}$$

ب- پاسخ نامطلوب

$$\text{رابطه (۴)}$$

^۱- Environment
^۲- Unfavorable
^۳- Stationary
^۴- Non-Stationary
^۵- Variable Structure

$$p_j(n+1) = \frac{b}{r-1} + (1-b)p_j(n) \quad \forall j \quad j \neq i$$

رابطه (۵)
در روابط فوق، a پارامتر پاداش و b پارامتر جریمه می باشد. با توجه به مقادیر a و b سه حالت زیر را می توان در نظر گرفت. زمانیکه a و b با هم برابر باشند، الگوریتم را L_{RP} ^۱ می نامیم. زمانیکه b از a خیلی کوچکتر باشد، الگوریتم را L_{REP} ^۲ می نامیم و زمانیکه b مساوی صفر باشد، الگوریتم را L_{RI} ^۳ می نامیم.

۱. اتوماتای یادگیر سلوالی

اتوماتای یادگیر سلوالی که اخیراً پیشنهاد شده است، مدلی برای سیستم‌هایی است که از اجزاء ساده‌ای تشکیل شده اند و رفتار هر جزء بر اساس رفتار همسایگانش و نیز تجربیات گذشته اش تعیین و اصلاح می شود. اجزاء ساده تشکیل دهنده این مدل، از طریق کنش و واکنش با یکدیگر می توانند رفتار پیچیده‌ای از خود نشان دهند. هر اتوماتای یادگیر سلوالی، از یک اتوماتای سلوالی تشکیل شده است که هر سلوال آن به یک یا چند اتوماتای یادگیر مجهز می باشد که وضعیت این سلوال را مشخص می سازد. مانند اتوماتای سلوالی، یک قانون محلی در محیط حاکم است که تعیین می کند که آیا عمل انتخاب شده توسط یک اتوماتان در یک سلوال بایستی پاداش داده شود و یا جریمه شود. عمل دادن پاداش و یا جریمه منجر به بروز در آوردن ساختار اتوماتای یادگیر سلوالی بمنظور نیل به یک هدف مشخص می گردد.

یک اتوماتای یادگیر سلوالی به صورت پنج تایی $\langle L, V, Q, \Omega, \Phi \rangle$ نشان داده می شود. $L = \{l_1, l_2, \dots, l_n\}$ مجموعه سلوالهای موجود در اتوماتای یادگیر سلوالی می باشد که در یک شبکه کارتزین قرار گرفته اند $V = \{v_i, i \in L\}$ مجموعه سلوالهای همسایه یک سلوال در اتوماتای یادگیر سلوالی است. $Q = \{q_1, q_2, \dots, q_k\}$ مجموعه اعمال مجاز یک اتوماتای ساکن در یک سلوال و $\Omega = \{x : L \rightarrow Q\} = Q^N$ فضای حالت و Φ قانون حاکم بر اتوماتای یادگیر سلوالی می باشد.

• همسایگی

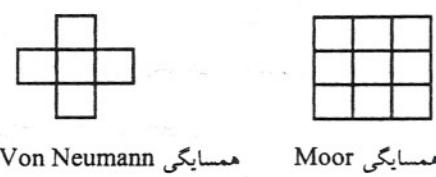
مجموعه $V = \{v_i, i \in L\}$ در صورتی سلوالهای همسایه یک سلوال در اتوماتای یادگیر سلوالی است که دارای دو خصوصیت زیر باشد:

$$1) \quad i \notin v_i \quad \forall i \in L \quad \text{رابطه (۶)}$$

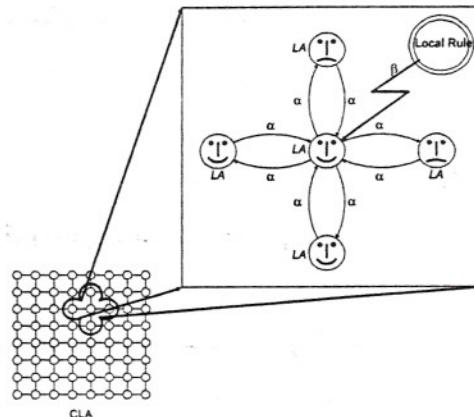
$$2) \quad i \in v_j \quad \text{iff} \quad j \in v_i \quad \forall i, j \in L \quad \text{رابطه (۷)}$$

در آن صورت i را همسایگی j می نامند. در اتوماتای یادگیر سلوالی می توان از ساختارهای مختلفی برای همسایگی استفاده نمود. در حالت کلی هر مجموعه مرتب از سلوالها را می توان به عنوان همسایه در نظر گرفت اما معمول‌ترین آنها همسایگی ون نیومن و همسایگی مور می باشند که به نزدیکترین همسایگان مشهور می باشند. این همسایگی‌ها در شکل ۴ نشان داده شده اند.

^۱- Linear Reward Pealty
^۲- Linear Reward Epsilon Pealty
^۳- Linear Reward Inaction



شکل ۴: دو نوع همسایگی در CA دو بعدی (سمت چپ) همسایگی ون نیومن (سمت راست) همسایگی موئر



شکل ۵: اتماتای یادگیر سلوی (CLA)

• عملکرد اتماتای یادگیر سلوی

عملکرد اتماتای یادگیر سلوی را می توان بصورت زیر شرح داد. در ابتدا هر اتماتای یادگیر در اتماتای یادگیر سلوی کی از اعمال از مجموعه اعمال خود را انتخاب می کند. این عمل می تواند بر اساس مشاهدات قبلی و یا بصورت تصادفی انتخاب می شود. عمل انتخاب شده با توجه به اعمال انتخاب شده توسط سلوول های همسایه و قانون حاکم بر اتماتای یادگیر سلوی پاداش داده می شود و یا جریمه می گردد. با توجه به اینکه عمل انتخاب شده پاداش گرفته و پا جریمه شده است، ختار داخلی اتماتا بروز می گردد. عمل بروز در آوردن تمام اتماتا در اتماتای یادگیر سلوی بصورت همزمان انجام می گردد. بعد از بروز درآوردن هر اتماتا در اتماتای یادگیر سلوی، دوباره یک عمل از مجموعه اعمال خود را انتخاب و انجام دهد. نتیجه عمل منجر به دادن پاداش و یا جریمه به آن عمل می گردد. فرآیند انتخاب عمل و دادن پاداش یا جریمه تا زمانی که سیستم به یک حالت پایدار برسد و یا یک معیار از قبل تعریف شده ای برقرار شود ادامه می یابد. عمل بروز در آن ساختار اتماتای یادگیر سلوی توسط الگوریتم یادگیری در هر سلوول انجام می گیرد. شکل ۵ اتماتای یادگیر سلوی را نمایند که در آن از همسایگی ون نیومن استفاده شده است. در این شکل، اتماتاهایی که خوشحال هستند در مرحله پاداش و اتماتاهایی که ناراحت هستند در مرحله قبل جریمه شده اند.

• قوانین

قوانین در اتماتای یادگیر سلوی به سه دسته *general*, *totalistic* و *outer totalistic* تقسیم می گردند. در قوانین *general* مقدار یک سلوول در مرحله بعدی به مقادیر همسایه های آن سلوول بستگی دارد. [Wolf ۸۶][Mitc]

در قوانین *totalistic* مقدار یک سلول تنها به مجموع همسایه‌های آن سلول بستگی دارد و در قوانین *outer totalistic* مقدار یک سلول در مرحله بعدی هم به مقادیر همسایه‌های آن سلول و هم به خود سلول بستگی دارد.

قوانين general: برای بیان قوانین *general* از همسایگی و نیومن استفاده کرده و همسایگان را بصورتی که در شکل ۷ نشان داده شده است نامگذاری می‌کنیم. برای قوانین *general* تعریف شده در زیر هر اتماتان در CLA دارای دو عمل می‌باشد. اگر اتماتان عمل α_1 را انتخاب کند سلول آن اتماتا به صورت پر و اگر اتماتا عمل α_2 را انتخاب کند سلول آن اتماتا به صورت خالی نشان داده می‌شود. برای آشنائی با *general* چند نمونه از این قوانین در زیر آمده است.

قانون And All: در این قانون زمانی به عمل انتخاب شده توسط اتماتا پاداش داده می‌شود که خود اتماتا و تمام هشت همسایه اش عمل α_1 را انتخاب کرده باشند و در غیر اینصورت عمل انتخاب شده توسط اتماتا جریمه می‌شود. قانون *And All* به صورت زیر بیان می‌شود.

$$\text{AND}(A_1, A_2, A_3, B_1, B_2, B_3, C_1, C_2, C_3) \quad (8)$$

با توجه به اینکه ارزش عبارت منطقی فوق ورودی اتماتا می‌باشد، می‌توان قانون فوق را به صورت دیگری نیز بیان کرد. بر اساس قانون فوق اگر یک اتماتا در CLA عمل α_2 را انتخاب کند آن عمل قطعاً جریمه خواهد شد. و اگر یک اتماتا در CLA عمل α_1 را انتخاب کند و همچنین تمام هشت همسایه این اتماتا عمل α_1 را انتخاب کرده باشند عمل انتخاب شده توسط این اتماتا یعنی عمل α_1 پاداش خواهد گرفت و در غیر اینصورت جریمه می‌شود. لازم به ذکر است که برای قوانین *True* مقدار *general* برای یک قانون بعنوان پاسخ مناسب محیط در نظر گرفته می‌شود.

قانون Or All: در این قانون زمانی به عمل انتخاب شده توسط اتماتا پاداش داده می‌شود که خود اتماتا یا یکی از هشت همسایه اش عمل α_1 را انتخاب کرده باشند و در غیر اینصورت عمل انتخاب شده توسط اتماتا جریمه می‌شود. قانون *Or All* به صورت زیر بیان می‌شود.

$$\text{OR}(A_1, A_2, A_3, B_1, B_2, B_3, C_1, C_2, C_3) \quad (9)$$

به بیان دیگر بر اساس قانون فوق اگر یک اتماتا در CLA عمل α_1 را انتخاب کند آن عمل قطعاً پاداش خواهد گرفت. و اگر یک اتماتا در CLA عمل α_2 را انتخاب کند و حداقل یکی از هشت همسایه این اتماتا عمل α_1 را انتخاب کرده باشند عمل انتخاب شده توسط این اتماتا پاداش خواهد گرفت و در غیر اینصورت جریمه می‌شود.

قوانين Totalistic: این دسته از قوانین همانند نوع مشابه خود در اتماتای سلولی می‌باشد با این تفاوت که از نتیجه قانون برای پاداش یا جریمه استفاده می‌شود. این قوانین به صورت $N-M$ نشان داده می‌شوند که $M=\{M_1, M_2, \dots\}$ و $N=\{N_1, N_2, \dots\}$ می‌باشد و به صورت زیر تفسیر می‌گردد. اگر اتماتای سلول مرکزی در CLA عمل α_1 را انتخاب کند و تعداد اتماتاهای همسایه که عمل α_1 را انتخاب کرده باشند متعلق به مجموعه M باشد اتماتای مرکزی جریمه شده در غیر اینصورت پاداش داده خواهد شد. اگر اتماتای سلول مرکزی در CLA عمل α_2 را انتخاب کند و تعداد اتماتاهای همسایه که عمل α_1 را انتخاب کرده باشند متعلق به مجموعه N باشد اتماتای مرکزی جریمه در غیر اینصورت پاداش داده خواهد شد.

	A	B	C
1			
2			
3			

شکل ۶: نحوه نامگذاری همسایگی

۲. پیاده سازی CLA بر روی سیستم قابل بازپیکربندی

CLA دارای چند خاصیت ذاتی است که موجب می شود، پیاده سازی آن به وسیله یک سیستم محاسبات قابل بازپیکربندی به نحو مناسبی امکان پذیر شود. موازات ذاتی موجود در سلول ها، نیاز به حافظه کم، وجود ارتباطات محلی بین سلول های مجاور و وجود الگوهای تصمیم گیری نسبتاً ساده از جمله عواملی هستند که بیانگر مناسب بودن این مسئله برای پیاده سازی بر روی یک سیستم قابل بازپیکربندی می باشند. CLA برای حل مسائل مختلف مورد استفاده قرار گرفته است. در حل برخی مسائل لازم است که قوانین یادگیری در ضمن آموزش CLA تغییر یابند. گاهاً نیز قوانین یادگیری ثابت بوده و پارامترهای سریبوط به قوانین و یا مسئله دچار تغییر می شوند. انجام هر نوع تغییر در قوانین یادگیری و یا پارامترهای آن باعث ایجاد نیبرات جزئی و یا کلی در سخت افزار پیاده سازی شده برای سلول های CLA می شود. بنابراین، در طول تکرارهای مختلف وزش CLA، لازم است که پیکربندی آن دچار تغییر شود. پیاده سازی این سیستم، به شکل نرم افزاری و سخت افزاری گرفته است. در ادامه به بررسی جزئیات این پیاده سازیها و ارائه نتایج حاصل می پردازم.

• پیاده سازی نرم افزاری

پیاده سازی نرم افزاری CLA در محیط C++Builder ۵ انجام شده است. کامپایل و بهینه سازی لازم بر روی کد CLA روت گرفته است. در شکل ۷، بخش اصلی این برنامه را مشاهده می کنید. در پیاده سازی انجام شده، از اتماتای یادگیر با تار ثابت استفاده شده است که دارای دو عمل می باشد. پیاده سازی اتماتای سلولی نیز بر اساس قانون Majority می باشد. این قانون اگر مجموع تعداد عمل (اول) انجام شده (از دو عمل موجود)، توسط هر سلول و همسایه های آن از یک حد آستانه باشد، در این صورت سلول مورد نظر همان عمل اول را برای انجام دادن انتخاب خواهد نمود. مقدار حد آستانه قابل تغییر می باشد. در پیاده سازی سخت افزاری، این مسئله می تواند باعث ایجاد تغییر در سخت افزار سلول باشد. با اندازه گیری زمان اجرای کد فوق بر روی یک ماشین PC با پردازنده پنتیوم ۴ با ۱۲۵۰ مگابایت حافظه RAM و ۲۱۰۰ مگاهرتز، نتایج جدول ۱ حاصل شده است. آزمایش های انجام شده برای CLA با ابعاد مختلف و با دوره های تفاوت انجام گرفته است. دو نتیجه مهم حاصل از آزمایش ها به صورت زیر است:

مان اجرای برنامه کاملاً وابسته به ابعاد CLA تغییر می کند.

مان اجرای برنامه به صورت خطی به تعداد تکرار الگوریتم وابسته است.

پیاده سازی سخت افزاری

ه مسازی انجام شده، ماجول هایی برای اتماتای یادگیر و اتماتای سلولی پیاده سازی شده است. در شکل ۷ دیاگرام اری مربوط به مدار ستز شده یک سلول اتماتای یادگیر سلولی مجهر به اتماتای یادگیر $L_{2N,2}$ که از قانون M استفاده می کند دیده می شود. برای پیاده سازی سخت افزاری، کد مربوط به هر یک از اجزای CLA با استفاده از

VHDL نوشته شده و بعد از شبیه‌سازی عملکرد آن با استفاده از نرم‌افزار Modelsim ۵.۵، ستر آن به وسیله نرم‌افزار Leonardo Expectrum ۲۰۰۱ بر روی افزاره برنامه‌پذیر انجام شده است.

توصیف ارائه شده برای CLA بر روی انواع FPGA پیاده‌سازی شده است. نتایج حاصل نشان می‌دهد که امکان پیاده‌سازی CLA بر روی انواع مختلف FPGA با فرکانس حداقل ۲۰۰ مگاهرتز وجود دارد. مشاهده می‌شود که امکان پیاده‌سازی سخت‌افزاری CLA بر روی افزارهای برنامه‌پذیر با فرکانس ۲۰۰ مگاهرتز نیز وجود دارد. با توجه به موازی بودن ساختار CLA می‌توان به کارآیی بالایی نسبت به پیاده‌سازی نرم‌افزاری که ماهیت سریال دارد دست یافت.

```

CLA(){
    _ init_cla();
    for (k= 0; k< MaxIter ; k++){
        for (t= 1; t<= INPUT_PATTERNS; t++){
            _ init_input_patterns ();
            rD_Ca();
            for (i= 0; i< MaxRow; i++)
                for (j= 0; j< MaxCol; j++)
                    la[i][j]= LN-1;
        }
    }
}

```

شکل ۷: شبیه‌کد نرم‌افزاری CLA

جدول ۱ : زمان اجرای نرم‌افزاری CLA

ابعاد CLA	تعداد تکرار	زمان سپری شده (بر حسب میلی ثانیه)
10x10	10000	260
10x10	50000	1320
20x20	10000	990
20x20	50000	5000
30x30	10000	2230
30x30	50000	11250

مشکلی که در پیاده‌سازی سخت‌افزاری CLA بر روی FPGA به چشم می‌آید. افزایش I/O مورد نیاز در صورت افزایش ابعاد CLA می‌باشد. برای رفع این مشکل سلول CLA مطابق شکل ۸ طوری طراحی شده است که امکان جابجایی نتیجه حاصل از سلول به سلول بعدی وجود داشته باشد. خروجی هر سلول به ورودی سلول سمت راست آن قابل انتقال است. بنابراین کافی است با فعال کردن ورودی observe از هر سلول و اعمال سیگنال ساعت، خروجی آن را به سلول بعدی و در نهایت با تکرار این فرآیند به آخرین سلول سمت راست انتقال دهیم. برای یک CLA با ابعاد $N \times N$ به تعداد N سیگنال ساعت لازم است تا وضعیت تمامی سلول‌ها کاملاً قابل مشاهده باشد.

مشکل دیگر مسأله محدود بودن ظرفیت FPGA برای پیاده‌سازی CLA است. در صورت افزایش ابعاد CLA ممکن است ناچار به استفاده از سیستم مولتی-FPGA باشیم که مطمئناً این مسأله در ضمن افزایش هزینه‌های پیاده‌سازی باعث کاهش کارآیی نیز خواهد شد.

۳. استفاده از اتماتای یادگیر سلولی برای رفع نویز

یکی از کاربردهای اتماتای یادگیر سلولی در پردازش تصویر می‌باشد. در این بخش به بیان جزئیات و نتایج حاصل از پیاده‌سازی سخت‌افزاری CLA که از آن برای رفع نویز در تصاویر سیاه و سفید استفاده شده است می‌پردازیم. فرآیند یادگیری CLA را در شکل ۹ مشاهده می‌کنید. در این فرآیند از اتماتای یادگیر $L_{2N,2}$ شامل دو عمل استفاده شده است. یک عمل متناظر با رنگ سیاه و عمل دیگر متناظر با رنگ سفید انتخاب شده است. همچنین از قانون Majority برای پاداش و یا جریمه دادن به سلول‌ها استفاده می‌شود. بر اساس این قانون اگر تعداد سلول‌های همسایه‌ای که یک عمل را انتخاب کرده‌اند بهمراه خود سلول از یک حد آستانه (مثلاً تعداد نصف تعداد سلول‌های موجود در همسایگی) بیشتر شود به سلول مورد نظر پاداش و در غیر اینصورت جریمه داده می‌شود. در الگوریتم اولیه از همسایگی نوع مور استفاده می‌شود. در یک الگوریتم بهبود یافته که از آن برای پیاده‌سازی سیستم قابل باز پیکربندی استفاده کرده‌ایم از دو نوع همسایگی مور و ون نیومن استفاده می‌شود. به این ترتیب که اگر تعداد مجموع سلول‌هایی که یک عمل را انتخاب کرده‌اند با مقدار آستانه برابر باشد در اینصورت همسایگی از نوع مور به ون نیومن تغییر می‌یابد. این تغییر همسایگی در تغییر ساختار سخت‌افزار نیز تاثیرگذار است. الگوریتم اخیر که از همسایگی ترکیبی بهره می‌گیرد، بر اساس شبیه‌سازی نرم‌افزاری انجام شده دارای نتایج بهتری نسبت به روش اولیه است.

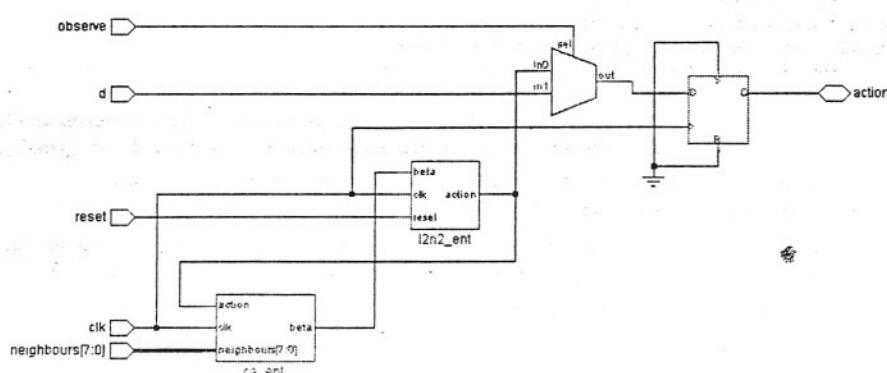
۴. نتایج حاصل

آزمایش‌های انجام شده حاکی از آن است که استفاده از روش پیاده‌سازی سخت‌افزاری باعث بهبود قابل توجه در زمان جرای فرآیند می‌شود. پیاده‌سازی روش رفع نویز مبتنی بر CLA بر روی تراشه VIRTEX از شرکت Xilinx انجام شده است. زمان لازم برای اجرای نسخه‌های نرم‌افزاری و سخت‌افزاری اندازه‌گیری شده است. در آزمایش‌های انجام شده، به صاویر ۳۰٪ نویز اضافه و سپس از روش‌های نرم‌افزاری و سخت‌افزاری برای رفع نویز در تصاویر استفاده شده است. CLA ۳۰٪ استفاده مناسب با اندازه تصاویر دارای ابعاد 128×128 بوده است. با توجه به زمانهای اجرای حاصل که در جدول ۳ نمایش شده است، CLA قابل پیکربندی کارآیی روش رفع نویز را حداقل به اندازه ۳۰۰۰ برابر نسبت به روش نرم‌افزاری بود بخشیده است. از مزایای مهم دیگر این روش به غیر از کارآیی قابل توجه آن، عدم وابستگی زمان اجرای روش سخت‌افزاری به ابعاد CLA می‌باشد که این به دلیل ساختار موازی ذاتی موجود در آن است. در حالی که در روش نرم‌افزاری به بل ماهیت سریال آن، زمان اجرا به همان نسبتی که تعداد سلول‌ها زیاد می‌شود افزایش پیدا می‌کند. در شکل ۱۰ نمونه‌ای از صاویر رفع نویز شده را مشاهده می‌کنید.

مراجع

- [۱] Adamatzky, A., "Identification of Cellular Automata", Taylor & Francis Ltd., ۱۹۹۴.
- [۲] K. Compton, S. Hauck, "Reconfigurable Computing: A Survey of Systems and Software", ACM Computing Surveys(CSUR), vol. ۳۴, Issue ۲, June ۲۰۰۲.
- [۳] S. Hauck, A. Agrawal, "Software Technologies for Reconfigurable Systems", Northwestern University Department Of Electrical and Computer Engineering, Technical report, ۱۹۹۷.
- [۴] Kharazmi, M. R. and Meybodi, M. R., "Application of Cellular Learning Automata to Image Segmentation", Proceeding of Tenth Conference on Electrical Engineering (۱۰th ICEE), University of Tabriz, Vol. ۱, pp. ۲۹۸-۳۰۶, ۲۰۰۱.
- [۵] Lakshmivarahan, S., "Learning Algorithms: Theory and Applications", New York, Springer Verlag, ۱۹۸۱.
- [۶] Mars, P., Chen, J.R. and Nambir, R., "Learning Algorithms: Theory and Applications in Signal Processing, Control and Communications", CRC Press, Inc., pp. ۰-۲۴, ۱۹۹۶.
- [۷] Meybodi, M.R. and Lakshmivarahan, S., " ε - Optimality of a General Class of Absorbing Barrier Learning Algorithms", Information Sciences, Vol. ۲۸, pp. ۱-۲۱, ۱۹۸۲.
- [۸] Meybodi, M. R. and Beygi, H.Taherkhani, M., "Cellular Learning Automata", Proceedings of ۷th Annual CSI Computer Conference, Computer Engineering Department, University of Isfahan, pp. ۱۵۳-۱۵۷, ۲۰-۲۲ Feb ۲۰۰۱.
- [۹] Meybodi, M. R. and Khojasteh, M. R., "Cellular Learning Automata as a Model for Commerce Networks", Proceedings of ۷th Annual CSI Computer Conference, CE Department, University of Isfahan, pp. ۲۸۴ -۲۹۵, ۲۰-۲۲ Feb. ۲۰۰۱.
- [۱۰] Mitchell, M., "Computation in Cellular Automata: A Selected Review", Technical Report, Santa Fe Institute, Santa Fe, U.S.A., ۱۹۹۷.

- [۱۱] Narendra, K.S. and Thathachar, M.A.L., "Learning Automata: An Introduction", Prentice Hall, Inc., ۱۹۸۹.
- [۱۲] Taherkhani, M., "Proposing and Studying of Cellular Learning Automata as a Tool for Modeling Systems", M.Sc. Thesis, Computer Eng. Dept., Amirkabir University of Technology, Tehran, Iran, ۲۰۰۰.
- [۱۳] Toffoli, T. and Margolus, N., "Cellular Automata Machines", the MIT Press, ۱۹۸۷.
- [۱۴] Wolfram, S., "Statistical Mechanics of Cellular Automata", Review of Modern Physics, ۵۵, pp. ۶۰۱-۶۴۴, ۱۹۸۳.



شکل ۸: سلول سخت افزاری

جدول ۲: نتایج حاصل از پیاده سازی CLA بر روی انواع FPGA

نوع FPGA مورد استفاده حداکثر تأخیر (بر حسب نانو ثانیه)

	۰۴.۵۰	ACEX
	۲۰.۲۲	APEX۲۰K
	۲۲.۴۰	FLEX۱۰K
	۳۹.۰۰	MAX۵...
	۱۹.۰۰	MAX۷...
	۱۹.۱۸	SPARTAN XL
	۱۱.۱۰	VIRTEX E
	۲۶.۵۰	XC۹۵۰۰ XV

جدول ۳: مقایسه زمان های اجرای نرم افزاری و سخت افزاری

Image No.	Software running time(sec)	Hardware running time(μsec)	speedup

۱	۰.۸	۲۱۰	۳۸۰۹
۲	۰.۷۵	۱۹۷	۳۸۲۶
۳	۰.۸۷	۲۱۰	۴۱۴۲
۴	۰.۸	۱۸۲	۴۳۹۵
۵	۰.۰۶	۱۴	۴۲۸۰
۶	۰.۷۴	۱۰۴	۴۸۰۵
۷	۰.۱۳	۴۲	۳۰۹۰

Assign a cell of CLA to each pixel of image

Select one of the two actions for each cell of CLA randomly

While stability criteria is not satisfied do

* Majority algorithm for emitting reward or penalty

For each cell in CLA do

If the number of neighborhood cells and cell itself which performs an identical action is greater than a threshold value (e.g. ۰) then Beta= +(reward) otherwise Beta= -(penalty)

* Learning Automaton receives Beta and determines an appropriate action as follows

If Beta= +(cell has received reward) then

If current state of learning automata (state_no) is less than the number of states for each action (N) then state_no = state_no + ۱ otherwise state_no = state_no - ۱

If Beta= -(cell has received penalty) then

If state_no = N then state_no = rN else if state_no = rN then state_no = N Otherwise

state_no = state_no + ۱;

* Determining appropriate action for cell

If state_no <= N and state_no >= ۱ then action= + (select black color for respective pixel) Otherwise action= - (select white color for respective pixel)

شکل ۹: فرآیند یادگیری CLA برای رفع نویز در تصاویر سیاه و سفید



(ج)



(ب)



(الف)

شکل ۱۰: حذف نویز در تصاویر سیاه و سفید (الف) تصویر اولیه (ب) تصویر نویزی (ج) تصویر رفع نویز شده