



دانشکده مهندسی کامپیوتر

بسمه تعالی
آزمایشگاه معماری کامپیوتر
نیمسال اول ۹۹-۰۰
آزمایش ۹



دانشگاه صنعتی امیرکبیر

مدرس: فاطمه خجسته دانا

		<i>Instruction</i>		<i>Semantics</i>
*	<i>brz</i>	<i>brz</i>	<i>register,target</i>	<i>Branch on register zero</i>
*	<i>brnz</i>	<i>brnz</i>	<i>register,target</i>	<i>Branch on register not zero</i>
	<i>add</i>	<i>add</i>	<i>dest,src1,src2</i>	<i>Adds the two values at src1 and src2 and stores the result in dest</i>
	<i>Sub</i>	<i>Sub</i>	<i>dest,src1,src2</i>	<i>Subtracts the two value src1 from the src2 (src1 – src2) and stores the result in dest</i>
	<i>load</i>	<i>load</i>	<i>Rd,addr</i>	<i>Loads the Rd register with the value at address addr</i>
	<i>store</i>	<i>store</i>	<i>addr,Rs</i>	<i>Stores the value in Rs register at address addr</i>
*	<i>Ror</i>	<i>Ror</i>	<i>Rdest,Rsrc,Src2</i>	<i>Rotates contents of Rsrc right by Src2 bit positions and stores the result in Rdest.</i>
*	<i>Rol</i>	<i>Rol</i>	<i>Rdest,Rsrc,Src2</i>	<i>Rotates contents of Rsrc left by Src2 bit positions and stores the result in Rdest.</i>
	<i>And</i>	<i>And</i>	<i>Rdest,Rsrc1,Rsrc2</i>	<i>Bitwise AND of Rsrc1 and Rsrc2 is stored in Rdest.</i>
	<i>Xor</i>	<i>Xor</i>	<i>Rdest,Rsrc1,Rsrc2</i>	<i>Bitwise XOR of Rsrc1 and Rsrc2 is stored in Rdest.</i>
	<i>Or</i>	<i>Or</i>	<i>Rdest,Rsrc1,Rsrc2</i>	<i>Bitwise OR of Rsrc1 and Rsrc2 is stored in Rdest.</i>
	<i>Not</i>	<i>Not</i>	<i>Rdest,Rsrc</i>	<i>Bitwise NOT of Rsrc is stored in Rdest.</i>
*	<i>show</i>	<i>Show</i>	<i>reg</i>	<i>Show reg register content</i>
*	<i>halt</i>	<i>Hlt</i>		<i>Stops instruction execution and places the processor in a HALT state</i>
*	<i>shl</i>	<i>shl</i>	<i>Rdest,Rsrc1,count</i>	<i>Shift the contents of register Rsrc1 left by count bit positions and places the result in Rdest. Shifted-out bits are filled with zeros.</i>
*	<i>shr</i>	<i>Shr</i>	<i>Rdest,Rsrc1,count</i>	<i>Shift the contents of register Rsrc1 right by count bit positions and place the result in Rdest. Shifted-out bits are filled with zeros.</i>



دانشکده مهندسی کامپیوتر

بسمه تعالی
آزمایشگاه معماری کامپیوتر
نیمسال اول ۹۹-۰۰
آزمایش ۹



دانشگاه صنعتی امیرکبیر

مدرس: فاطمه خجسته دانا
