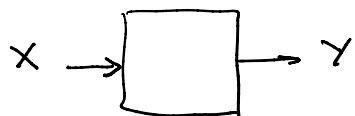


Układy cyfrowe i algebra Boole'a

wtorek, 4 października 2022 14:16

Układ cyfrowy



X - wektor n sygnałów wejściowych $X = (x_{n-1}, x_{n-2}, \dots, x_0)$

Y - wektor m sygnałów wyjściowych $Y = (y_{m-1}, y_{m-2}, \dots, y_0)$

Sygnały przyjmują określone liczby poziomów (z_{nana})
(\Rightarrow przekształcane do układów analogowych)

Układ logiczny

Układ cyfrowy = 2 poziomach sygnału (0/H, L/H),

wykonuje operacje zgodnie z algorytmem Boole'a

→ układ kombinacyjny - wyjście zależy tylko od wejścia

→ układ sekwencyjny - wyjście zależy od wejścia i stanu wcześniego

Algebra Boole'a

B - zbiór elementów

\vee - alternatywa (OR, +)

\wedge - koniunkcja (AND, ·)

\neg - negacja (NOT, $\bar{ }$)

0,1 - wyrażające symbole

Prawa algebry Boole'a

- Przemienność

$$a \cdot b = b \cdot a$$

$$a + b = b + a$$

- Łączność

$$(a \cdot b) \cdot c = a \cdot (b \cdot c)$$

$$(a + b) + c = a + (b + c)$$

- Rozdzielcość

$$a \cdot (b + c) = a \cdot b + a \cdot c$$

$$a + (b \cdot c) = (a + b) \cdot (a + c)$$

- Identyczność

$$a + 0 = a$$

$$a \cdot 1 = a$$

- Dopełnienie

$$a \cdot \bar{a} = 0$$

$$a + \bar{a} = 1$$

- Idempotencja

$$x \cdot x = x$$

$$x + x = x$$

- Identyczność

$$x \cdot 0 = 0$$

$$x + 1 = 1$$

- Pochłaniające

$$(x \cdot y) + x = x$$

oznaczenia

$$(x \cdot y) + x = x$$

$$(x + y) \cdot x = x$$

$$(x \cdot \bar{y}) + y = x + y$$

• Prawa de Morgana

$$\overline{x \cdot y} = \bar{x} + \bar{y}$$

$$\overline{x + y} = \bar{x} \cdot \bar{y}$$

• Podwójna negacja

$$\overline{\bar{x}} = x$$

• Sklejanie

$$(x \cdot y) + (\bar{x} \cdot \bar{y}) = x$$

$$(x + y) \cdot (\bar{x} + \bar{y}) = x$$

Funkcja logiczna

$$Y = f(X)$$

$Y \rightarrow m\text{-elementowy wektor binarny}$

$X \rightarrow n\text{-elementowy wektor binarny}$

matematyczny model układu kombinacyjnego

np. funkcje 1 zmiennej

x	f_0	f_1	f_2	f_3	
0	0	0	1	1	$f_0 = 0$
1	0	1	0	1	$f_1 = x$ $f_2 = \bar{x}$ $f_3 = 1$

są 4 możliwe funkcje 1 zmiennej

jest 16 możliwych funkcji 2 zmiennych itd.

przyjmujemy oznaczenia

$x, x_+ \rightarrow 2 \text{ bity } (2\text{-elementowa wektor})$

przyjmujemy oznaczenia
 $x_1, x_0 \rightarrow 2$ bity (2-elementowy wektor)
 └─ najmniejszy znaczący bit
 └─ największy znaczący bit

Wybrane funkcje 2 zmiennych

x_1	x_0	AND	OR	NOR	XOR	NAND
0	0	0	0	1	0	1
0	1	0	1	0	1	1
1	0	0	1	0	1	1
1	1	1	1	0	0	0

$$OR \rightarrow x_1 + x_0$$

$$AND \rightarrow x_1 \cdot x_0$$

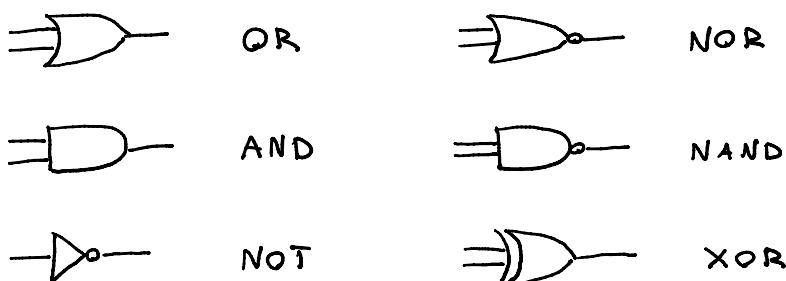
$$NAND \rightarrow \overline{x_1 \cdot x_0}$$

$$NOR \rightarrow \overline{x_1 + x_0}$$

$$XOR \rightarrow \overline{x_1 \cdot x_0} + x_1 \overline{x_0}$$

dla n zmiennych jest $2^{(2^n)}$ możliwych funkcji

Bramki logiczne algebry Boole'a



Sposoby zapisu funkcji

→ Opis słowny

→ Postacie algebraiczne

- Alternatywna postać normalna (APN)
- Koniunkcyjna postać normalna (KPN)

- Inne
- Zapis dziesiątkowy
 → Tabela prawdy
 → Mapa Karnaugha

Minimalizacja

upraszczanie wyrażeń booleanowskich, aby
 zrealizować funkcję z możliwą najmniejszą
 liczbą elementów

Tabela prawdy

	x_2	x_1	x_0	y
0	0	0	0	0
1	0	0	1	0
2	0	1	0	0
3	0	1	1	1
4	1	0	0	1
5	1	0	1	1
6	1	1	0	1
7	1	1	1	1

Naturalny Kod Binarny

Postać dziesiątkowa

$$y = \sum_{3}^{} (\underbrace{3, 4, 5, 6, 7}_{\text{jedynki funkcji}})$$

↓
3 zaktualne wejścia

$$y = \prod_{3}^{} (\underbrace{0, 1, 2}_{\text{zero funkcji}})$$

Alternatywna Postać Normalna

$$y = \overline{x}_2 x_1 x_0 + x_2 \overline{x}_1 \overline{x}_0 + x_2 \overline{x}_1 x_0 + x_2 x_1 \overline{x}_0 + x_2 x_1 x_0$$

Koniunkcyjna Postać Normalna

$$y = (x_2 + x_1 + x_0)(x_2 + x_1 + \overline{x}_0)(x_2 + \overline{x}_1 + x_0)$$

Mapa Karnaugha

$x_1 x_2$	00	01	11	10	
0	0	0	1	0	Kod Graya
1	1	1	1	1	
	4	5	7	6	

Kod Graya dla 1 bitu

0
1

dla 2 bitów

0	0	0	0
1	1	1	1
← kroki na odwrótne oddzielenie	→ na góry 0 na dół 1		
0	1	1	0

itd.