

Wtody kombinacyjne - najszybsze
Wtody iteracyjne - wolniejsze ale dają dobrą dekompozycję
look up table - ROM - przyjemne, może być drogie

wtad selekcyjny

2 najmniej wolniejsze

bramkowane zegara w wtadach selekcyjnych

→ problemy

nic należy podawać sterować na wejście zegarowe bloków selekcyjnych

a szczytowe sygnały w prost z ROM

- przy przetwarzaniu stanów pojawiają się szpilki (w pamięci ROM też)

szpilki powodują wtady

generalnie nie należy podawać zegara co generuje szpilki na wejścia asynchroniczne

Wejścia asynchroniczne mogą być

stacjonarne - bardziej odporne na szpilki

dynamiczne - nieodporne na szpilki (kiedy wejście zegarowe)

nic można ingerować w sygnał zegarowy - wprowadza się szpilki

System cyfrony

wyjąć ACK można wyprawidzie bezpośrednio z ROM

Każdy sposób ma swoje specyficzne wady i zalety